



Haute Ecole de la Province de Liège

Transistors à effet de champ: Labo 1

AL-ZUBAIDI Ahmed, DUSPEAUX Antoine, RONDIA Arthur

13 novembre 2024

1 Partie A : Etude DC

1.1 Simulations Multisim

1.1.1 Justification des choix pour le montage diviseur en tension

1.1.2 Droite de charge sur V_{ds} et identification de Q

1.1.3 Simulation du montage sur Multisim

1.2 Manipulations physiques

1.2.1 Circuit sur breadboard

1.2.2 Mesure des paramètres du circuit et justification des différences

1.2.3 Calcul de la puissance dissipée

2 Partie B : Etude AC

2.0.1 Montage amplificateur source commune, schéma équivalent et impédances

2.0.2 Estimation de la transconductance et calcul du gain théorique

2.0.3 Mesures à l'oscilloscope pour $f = 20$ kHz

2.0.4 Mesures à l'oscilloscope pour un balayage entre 100 Hz et 200 kHz, diagrammes de Bode et justifications

3 Conclusion