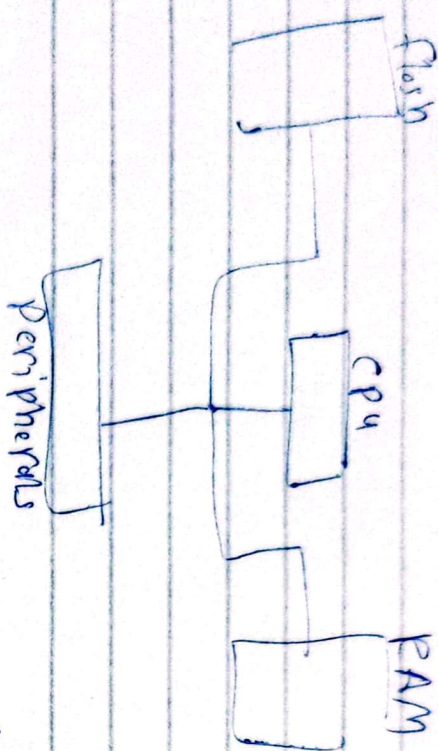


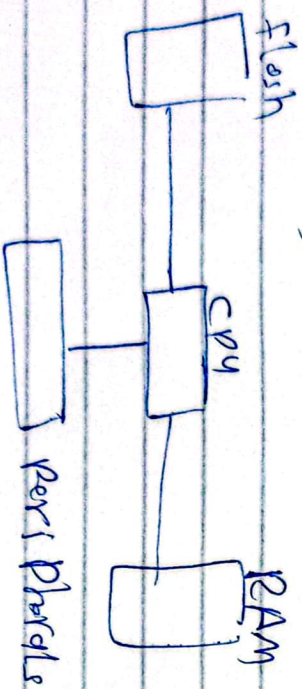
يوجد نظامين Bus

3) Von neu Mann



لا يُنفذ سوى أمر واحد في اللحظة الواحدة لوحد Bus واحد فقط

2) Harvard Bus



1) يوجد 3 Buses أسرع دوائر من النوع السابق

2) ينفذ حتى 3 عمليات (أولى) في اللحظة الواحدة

3) الفكرة الأساسية أن كل شيء أساساً من حيث معالجة CPU Bus

ماتر حل الهندسيان المتوفرة MC هي أنماطها

1) وحدة الفس 1) صورة اجمع

2) معالجة التي اصل مع الاخره الاخرى

3) استعمال كل نظام محدود 1) قائل للبرمجة

أسهل من تجميع البرنامج

ولكن ما هي سبب التحكم المتفر (MC) ؟

1) CPU → بعد البرنامج (احساسية وامكانية

2) RAM → دأري مؤقته

3) Flash memory → EEPROM → تخزين البرنامج بها كذاكرة

دأري (CPU) الدوائر منها

فقط ايساتان بها حتى تجد انقطاع الاخرى

4) Buses → أساساً كترية (جداً المتحكم ببعضها

5) Peripherals → طرفيات أخرى

6) Clock pulses → هزات لتتغير ترتيبها الداخلي

داخل النظام المدمج

مع كل نقطة ينفذ أمر أو تعليمات معينة

وهذا مع بداية الكاشاش توصد RAM

تخزين بها بداية

تتميز الكود