## **INTERFACE V.24**

PIN	N° CCITT	N°EIA	NOM	DTE	DCE	FONCTION (ANGLAIS)	FONCTION (FRANCAIS)
1	<mark>101</mark>	(AA)	FG			FRAME GROUND	MASSE MECANIQUE
2	<mark>103</mark>	(BA)	TD	•		TRANSMITTED DATA	TRANSMISSION DES DONNEES
3	<mark>104</mark>	(BB)	RD		•	RECEIVE DATA	RECEPTION DE DONNEES
4	<mark>105</mark>	(CA)	RTS	•		REQUEST TO SEND	DEMANDE POUR EMETTRE
<mark>5</mark>	<mark>106</mark>	(CB)	CTS		•	CLEAR TO SEND	PRET A EMETTRE
6	<mark>107</mark>	(CC)	DSR		•	DATA SET READY	POSTE DE DONNEES PRET
7	<mark>102</mark>	(AB)	SG			SIGNAL GROUND	MASSE ELECTRIQUE
8	109	(CF)	DCD			DATA CARRIER DETECT	DETECTEUR DU SIGNAL DE LIGNE RECU SUR LA VOIE DE DONNEES
9			PTV			POSITIVE DC TEST VOLTAGE	TEST ALIM + DU DCE
10			NTV			NEGATIVE DC TEST VOLTAGE	TEST ALIM - DU DCE
11	BELL	208A	QM		-	EQUALIZER MODE	
12	122	(SCF)	(S)DCD			SEC. DATA CARRIER DETECT	DETECTEUR DU SIGNAL RECU EN LIGNE SUR LA VOIE DE RETOUR
13	121	(SCB)	(S)CTS			SEC. CLEAR TO SEND	PRET A EMETTRE SUR LA VOIE DE RETOUR
14	118	(SBA)	(S)TD	•		SEC. TRANSMITTED DATA	TRANSMISSION DES DONNEES SUR LA VOIE DE RETOUR
	BELL	208A	NS	•		NEW SYNC	
15	114	(DB)	тс		•	TRANSMITTER CLOCK	HORLOGE EN TRANSMISSION
16	119	(SBB)	(S)RD		•	SEC. RECEIVED DATA	RECEPTION DE DONNEES SUR LA VOIE DE RETOUR
	BELL	208A	DCT		-	DIVIDED CLOCK TRANSMITTER	
17	115	(DD)	RC		•	RECEIVER CLOCK	HORLOGE EN RECEPTION
18	141					LOCAL LOOPBACK	
	BELL	208A	DCR			DIVIDED CLOCK RECEIVER	
19	120	(SCA)	(S)RTS	•		SEC. REQUEST TO SEND	DEMANDE POUR EMETTRE SUR LA VOIE DE RETOUR
<mark>20</mark>	<mark>108.2</mark>	(CD)	DTR	•		DATA TERMINAL READY	EQUIPEMENT TERMINAL DE DONNEES PRET
21	110	(CG)	SQ		•	SIGNAL QUALITY DETECT	DETECTEUR DE LA QUALITE DU SIGNAL DE DONNEES
22	125	(CE)	RI			RING INDICATOR	INDICATEUR D'APPEL
23	111	(CH)	DRS			DATA RATE SELECTOR	SELECTEUR DU DEBIT BINAIRE
	112	(C)	DRS			DATA RATE SELECTOR	SELECTEUR DU DEBIT BINAIRE
24	113	(DA)	(SCTE)	•		EXT. TRANSMITTER CLOCK	HORLOGE EN EMISSION
25	142					BUSY/TEST INDICATOR	