|  |
| --- |
| **电子科技大学** |
| 现代电子综合实验课程报告 |
|  |
| 姓名：  学号：  老师：  学院： |

|  |
| --- |
|  |

**目录**

[**一． 实验名称：基于FPGA的频率计的逻辑实现 2**](#_Toc480926819)

[**二． 实验目的： 2**](#_Toc480926820)

[**三． 实验任务 2**](#_Toc480926821)

[**四． 实验原理 2**](#_Toc480926822)

[**五． 实验步骤 3**](#_Toc480926823)

[**1. 分频器 3**](#_Toc480926824)

[**2. 闸门选择 4**](#_Toc480926825)

[**3. 门控电路 5**](#_Toc480926826)

[**4. 计数器 6**](#_Toc480926827)

[**5. 锁存器 7**](#_Toc480926828)

[**6. 扫描显示电路 7**](#_Toc480926829)

[**7. 顶层文件 8**](#_Toc480926830)

[**8. 引脚配置 9**](#_Toc480926831)

[**9. 下载程序到实验板 9**](#_Toc480926832)

[**六． 误差分析 9**](#_Toc480926833)

[**七． 实验总结 9**](#_Toc480926834)

[**八． 程序附录 10**](#_Toc480926835)

[**1. 分频器代码段： 10**](#_Toc480926836)

[**2. 闸门选择代码段： 11**](#_Toc480926837)

[**3. 门控电路代码段： 12**](#_Toc480926838)

[**4. 计数器代码段： 13**](#_Toc480926839)

[**5. 锁存器代码段： 15**](#_Toc480926840)

[**6. 扫描显示代码段： 16**](#_Toc480926841)

[**7. 顶层文件代码段： 18**](#_Toc480926842)

[**8. 引脚配置代码段UCF： 23**](#_Toc480926843)