### Q Point Stabilization Problem of BJT Amplifier Circuit

BJT放大电路静态工作点的稳定问题

## 第5章 双极结型三极管及其放大电路

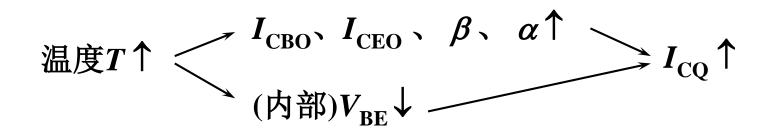
第4节 BJT放大电路静态工作点的稳定问题

## 内容

# 温度对静态 工作点的影响

射极偏置电路

5.1节曾讨论过,温度变化将导致下列结果:



要想使 $I_{\text{CQ}}$ 基本稳定不变,就要求在温度升高时,电路能自动地适当减小基极电流 $I_{\text{BO}}$ 。

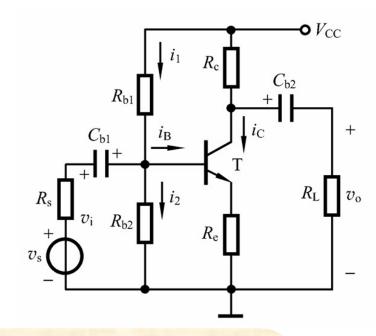
## 1. 基极分压式射极偏置电路

(1) 稳定工作点的原理

目标:温度变化时,使 $I_{CO}$ 维持恒定

如果温度变化时,<u>b点电位能基本不变</u>,

则可实现静态工作点的稳定。



#稳定静态工作点起到关键作用的器件是什么?

## 1. 基极分压式射极偏置电路

(1) 稳定工作点的原理

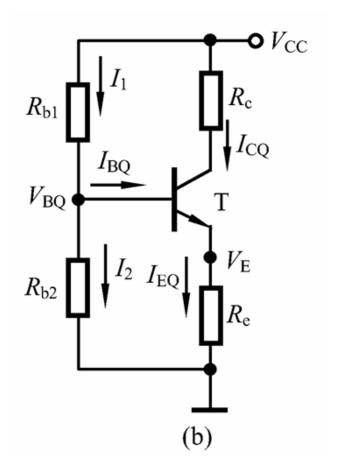
#### b点电位基本不变的条件:

$$I_1>>I_{\mathrm{BQ}}$$
,  $V_{\mathrm{B}}>>V_{\mathrm{BEQ}}$  此时,  $V_{\mathrm{B}}pprox rac{R_{\mathrm{b2}}}{R_{\mathrm{b1}}+R_{\mathrm{b2}}}\cdot V_{\mathrm{CC}}$ 

 $V_{\rm B}$ 与温度无关

 $R_{\rm e}$ 取值越大,反馈控制作用越强

一般取 
$$I_1 = (5~10)I_{BQ}$$
,  $V_B = 3~5V$ 



直流通路

### 1. 基极分压式射极偏置电路

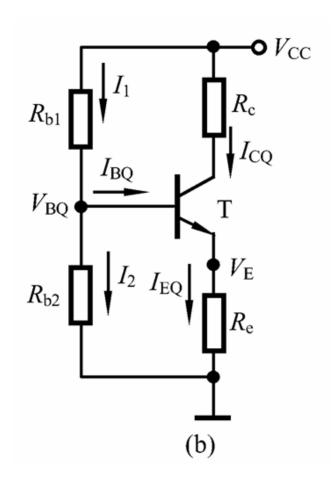
- (2) 放大电路指标分析
  - ①静态工作点估算

$$V_{\rm B} \approx \frac{R_{\rm b2}}{R_{\rm b1} + R_{\rm b2}} \cdot V_{\rm CC}$$

$$I_{\text{CQ}} pprox I_{\text{EQ}} = \frac{V_{\text{B}} - V_{\text{BEQ}}}{R_{\text{e}}}$$

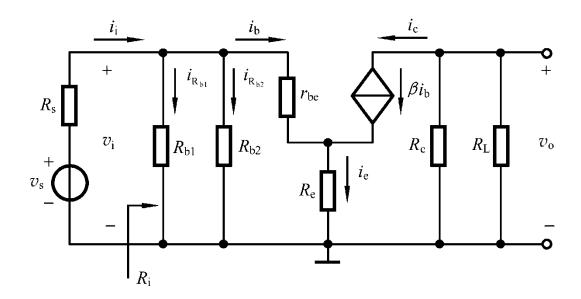
$$V_{\text{CEQ}} = V_{\text{CC}} - I_{\text{CQ}} R_{\text{c}} - I_{\text{EQ}} R_{\text{e}} \approx V_{\text{CC}} - I_{\text{CQ}} (R_{\text{c}} + R_{\text{e}})$$

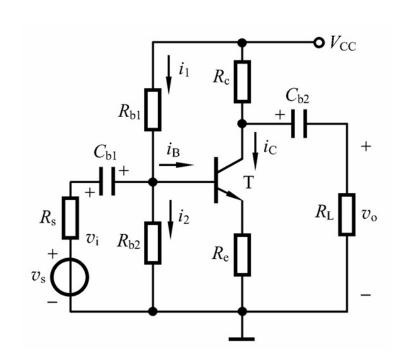
$$I_{\mathrm{BQ}} = \frac{I_{\mathrm{CQ}}}{\beta}$$



## 1. 基极分压式射极偏置电路

- (2) 放大电路指标分析
- ②电压增益
- 〈A〉画小信号等效电路





#### 5.4.2 射极偏置电路

Analog Electronic Technology

#### (2) 放大电路指标分析

#### ②电压增益

〈B〉确定模型参数  $\beta$ 已知,求 $r_{\rm be}$ 

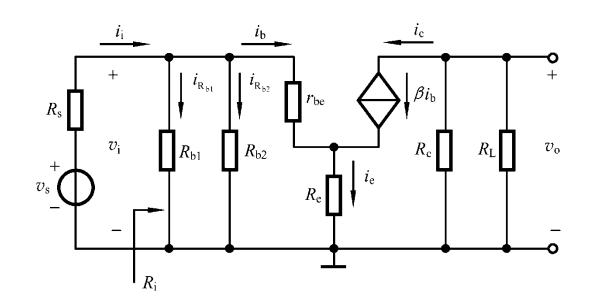
$$r_{\rm be} \approx 200\Omega + (1+\beta) \frac{26({\rm mV})}{I_{\rm EO}({\rm mA})}$$

<C>增益

输出回路:  $v_0 = -\beta \cdot i_b(R_c \parallel R_L)$ 

输入回路:  $v_i = i_b r_{be} + i_e R_e = i_b r_{be} + i_b (1 + \beta) R_e$ 

电压增益: 
$$A_v = \frac{v_o}{v_i} = \frac{-\beta \cdot i_b(R_c \parallel R_L)}{i_b[r_{be} + (1+\beta)R_e]} = -\frac{\beta \cdot (R_c \parallel R_L)}{r_{be} + (1+\beta)R_e}$$

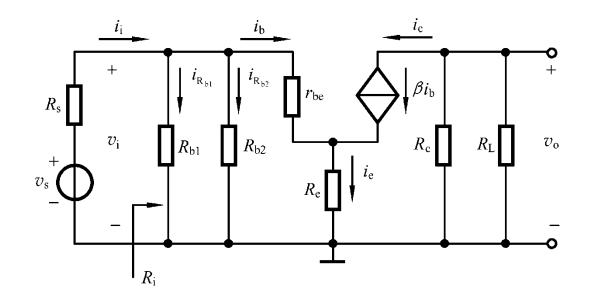


- (2) 放大电路指标分析
  - ③输入电阻

根据定义 
$$R_{\rm i} = \frac{v_{\rm i}}{i_{\rm i}}$$

由电路列出方程

$$\begin{cases} i_{i} = i_{R_{b}} + i_{b} \\ i_{R_{b}} = i_{R_{b}1} + i_{R_{b}2} \\ v_{i} = i_{R_{b}} (R_{b1} || R_{b2}) \\ v_{i} = i_{b} r_{be} + i_{e} R_{e} = i_{b} r_{be} + i_{b} (1 + \beta) R_{e} \end{cases}$$



则输入电阻 
$$R_{\rm i} = \frac{v_{\rm i}}{i_{\rm i}} = R_{\rm b1} \| R_{\rm b2} \| [r_{\rm be} + (1+\beta)R_{\rm e}]$$

放大电路的输入电阻不包含信号源的内阻

#### (2) 放大电路指标分析

#### 4输出电阻

求输出电阻的等效电路

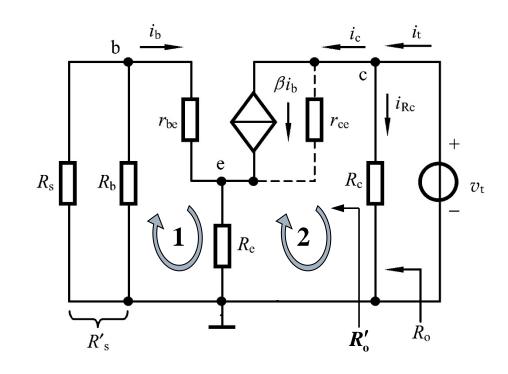
- 网络内独立源置零
- 负载开路
- 输出端口加测试电压

为便于分析,考虑r<sub>ce</sub>的影响 对回路1和2列KVL方程

$$\begin{cases} i_{b}(r_{be} + R'_{s}) + (i_{b} + i_{c})R_{e} = 0 \\ v_{t} - (i_{c} - \beta i_{b})r_{ce} - (i_{c} + i_{b})R_{e} = 0 \end{cases}$$

则 
$$R_o' = \frac{v_t}{i_c} = r_{ce} \left(1 + \frac{\beta \cdot R_e}{r_{be} + R_s' + R_e}\right)$$

其中 
$$R'_{s} = R_{s} || R_{b1} || R_{b2}$$

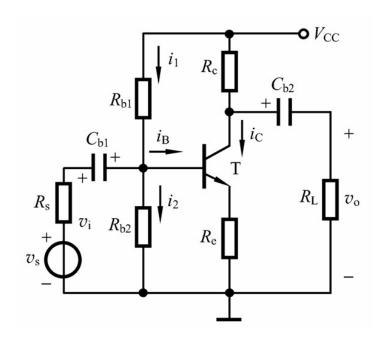


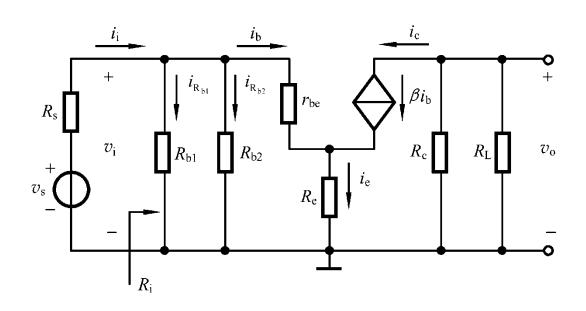
$$R_{\rm o} = R_{\rm c} \parallel R_{\rm o}'$$
当  $R_{\rm o}' >> R_{\rm c}$  时,
 $R_{\rm o} \approx R_{\rm c}$ 

(一般 
$$R'_{\rm o} > r_{\rm ce} >> R_{\rm c}$$
)

## 5.4.2 射极偏置电路

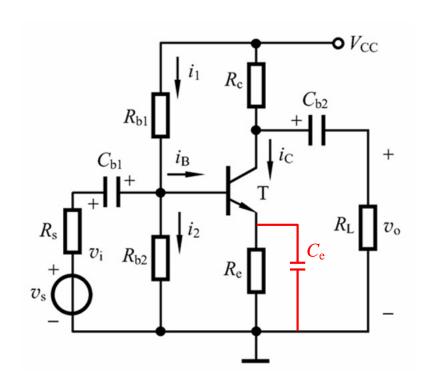
Analog Electronic Technology

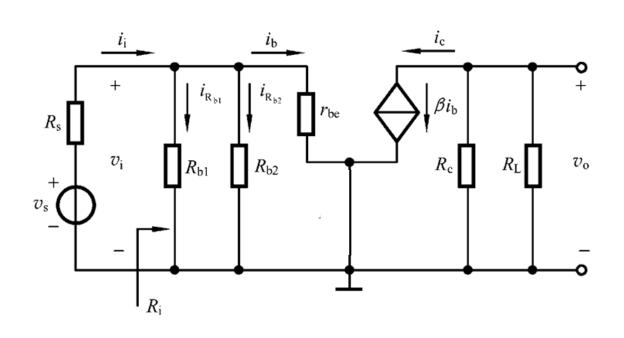




电压增益: 
$$A_v = \frac{v_o}{v_i} = -\frac{\beta \cdot (R_c \parallel R_L)}{r_{be} + (1+\beta)R_e}$$

如何提升增益?

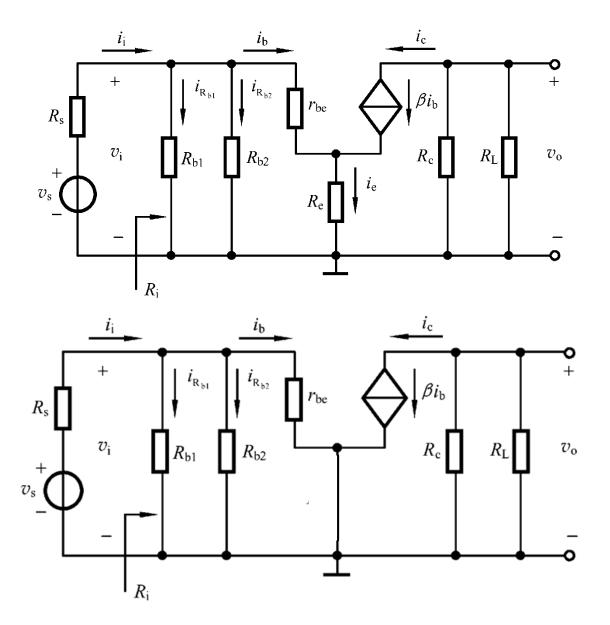




电压增益: 
$$A_v = \frac{v_o}{v_i} = -\frac{\beta \cdot (R_c \parallel R_L)}{r_{be}}$$

## 5.4.2 射极偏置电路

Analog Electronic Technology



#### 电压增益:

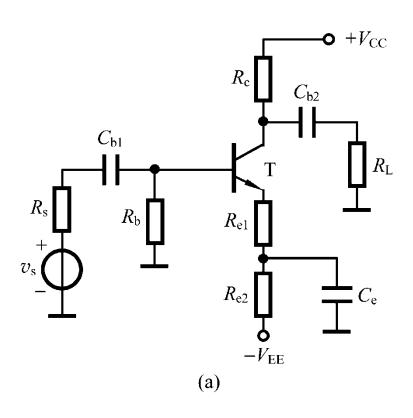
$$A_{v} = \frac{v_{o}}{v_{i}} = -\frac{\beta \cdot (R_{c} \parallel R_{L})}{r_{be} + (1 + \beta)R_{e}}$$

#### 电压增益:

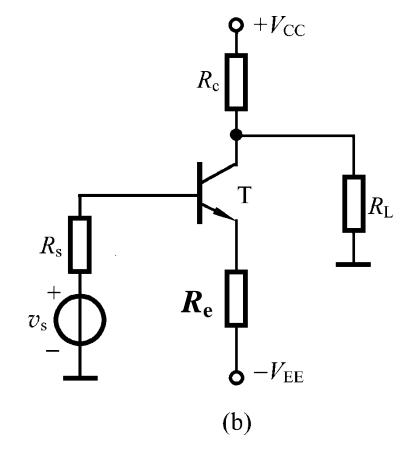
$$A_{v} = \frac{v_{o}}{v_{i}} = -\frac{\beta \cdot (R_{c} \parallel R_{L})}{r_{be}}$$

## 2. 含有双电源的射极偏置电路

(1) 阻容耦合



## (2) 直接耦合





## 作业题:

216页习题 5.4.3。