

实验报告

实验课堂表现						实验报告成绩	实验总成绩	
A ()	В ()	C (·)		30	

实验名称: _ 步进电机挖制综合设计实验

电气与电子工程学院 电工电子技术实验中心

【成绩】

【教师签名】

【实验目的】

通过步进电机控制实验.学习并行接口电路及其控制程序的设计原理5方法。

【实验原理及内容】

山与世电机的控制

步也电机是得电的心中信号按换及角位移的一种机电对数·模转提器。1930位转角位移5辆人的脉冲个数成正电,其转电5辆人脉冲的频率成正电转动产向5辆人脉冲对绕归加电的顺序有关。

好世时心转方形·即名相说组循环·能流通的D产式

- A. B.心只表示好电机的四相:
- ①·单4指: 13-13-1.2.17).按此顺序循环;
- ①·双4据: AB -> 131-10-) DA, 挖山顺序循环;
- ③·草8拍:BB+B+B+BL-) C+iD+D+D+DA+A, 挑此顺序循环.
- ◎双多指·部→AR→BR→BR→BR→BR→BR→BR·提出川於循环。
- 日默认加电的顺序是顺助针旋转. 另题对针旋转则顺序摘成。
- 12)、步逝和38分模块较电路的理如图、模块板上包括接口的对象的效如相与进步机和38分电路也林顿管TIP、维护四电路2H577分均序指形分及开关341年3932等。

实治内容

和用家运车台和与出油机器办模块相进行破件包接、利用软件建成开发环境进行多块由机物件控制程序的设计、调试、直到使处地中距离的设计。调试、直到使处地中距离的抢制力相与世界的方式。它行自己没是按键车推制的机的启停。

8255 FOO 3 编 12the th: Auto th. Ox 30 H. Bottout OX 301 H. LOHONDOX 2024, DO HONC

2K302H

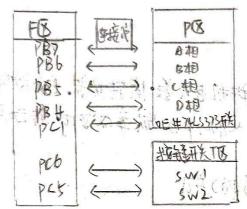
【实验设备】

计算机、实验平台、岁进中机驱动模块板.

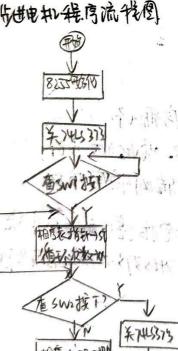
【实验方案及步骤】

1.硬件连接

跳路沒置、模块电源LOS JP8批超。



2.5世电机程.亨流代图

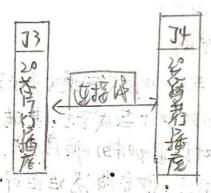


F 744373

好啊!

相自表描针知

28/8/2



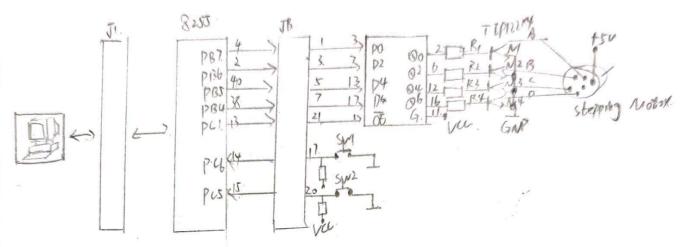
子。硬件推测及程序设计

(1)、希敦华集成环境下进行硬件推测达到矿 to a the strong too

134 对8857日后片初始北海偏写完整程序,

单规定3定要求相关对称。 (4). 包行转序. 验证李饰罗程厅正面性观

【实验电路图】



步曲电机 300 动模块电路原理图.

【实验数据处理及分析】

继电机相序表.

	A	B	L	D	7		-	
	7137	PBL	PBS	PB4	P133	PBZ	PIBI	PBO
AB	. 1	1	0	0				
BC	0	1	1	3	. 0	0	0	0
w	h	0	1	1				
PA	L.	0	0	1			,	

由档序表得: ocoh, 60h, 30h, 90h

由原碑图得. 阳编出. PCI 低位编出. PC6 PUS. 高位编入.

· 初始化 8255日: 1000/000 → 88h.

8255c 端D复位/置位控制字.

	07	Pb	P5	04	D3	172	DI	170
· ·	自己写作 1 504%		不使	9	PLO	编口	(000-	高的研
					.0	0	1_	1
置PLI=0 量PLI=0 查PLI=0					0	٥	1	0.
BREE	0	0	0	0	1	ı	0	0.
色PLS:a	*				1	0	1	٥.

电影· 本置PU=1 美刚746373 时 mov al, 03h.

置Pc1=0到开74CS37x时 may al, Ozh.

在switeFCPUS=0)时 al,out

直 Sul 18F1 Pcb20) Bt al, och.

双帕

【实验结论】

通过时电机控制实验,学习3并行接口电路时控制程序的设计原理的法。 实验信果: 通过实验平台和步胜电机驱动顿性行硬件连接, 到用自软件集实 开发环境进行步进电机软件控制转序的设计、调试后在实验平台按下SW2启 动电机观察到电机按顺时针的转动。

果猪中注意点

- 办编号中机控制任何的延时要设置小点 否则会导致电机不能正常转动, ₺di, offth.
- O当F区据的双为DD 阱. 行际段的 端的世纪要改为BD地址 OX分14,
- 图号相序表对如遇 contrudy. 需在C前加口,因为避不能作为快步制也也开头。
- 的注意四相以成序如果《扬顺序·原在·循环次数处植生的角髓价格。ox 0

【思考题】

【原始记录】

•			
	;* StepM.asm(步进电机控制接口实验)	mov dx,303h	;置
	*	PC1=0,打开 74LS37	
	;* 步进电机控制程序 Source File	mov al,02h	
	*	out dx,al	
	;* Copyright (c) 2005 by HUST	reload: mov si,offset psta	; 设
	*	相序表指针	
	;*	mov cx, 4	;设4
	*	拍循环次数	
	code segment	lop: mov dx,302h	;查
	assume cs:code,ds:code	SW1 按下? (PC6=0 ?)	
	org 100h	in al,dx	
	start:jmp begin	and al, 0ch	
	psta db 0c0h,60h,30h,90h;相序表	jz quit	;已按
	message db 'Press sw2 to	下,退出	
	start !' ;系统提示	<pre>mov al,[si]</pre>	;未按
	db 0dh,0ah	下,送相序代码到 PA 口	
	db 'If you want to quit, press	mov dx,301h	
	sw1!'	out dx,al	
	db 0dh,0ah,'\$'	mov di, Offfh	
	begin: mov ax,cs	mov bx, Offffh	;延时
	mov ds,ax	delay: dec bx	
	mov ah,09h ;显示	jnz delay	
	提示信息	dec di	
	mov dx, seg message	jnz delay	
	mov ds, dx	inc si	;相序
	mov dx, offset message	表指针+1	
	int 21h	dec cx	;循环
	mov dx,303h ;初始	次数-1	
	化 8255A	jnz lop	;未到
	mov al,88h	4 次,继续	
	out dx,al	<pre>jmp reload</pre>	;己到
	mov al,03h ;置	4次,重新赋值	
	PC1=1 关闭 74LS373	quit: mov dx,303h	;置
	out dx,al	PC1=1,关闭 74LS373	
	L: mov dx,302h ;查	mov al,03h	
	SW2 按下? (PC5=0)	out dx, al	
	in al,dx	mov ah, 4ch	;程序
	and al,Oah ;未接	退出	
	<i>下,等待</i>	int 21h	
	jnz L	code ends	
		end start	