2018~ 2019 学年第 2 学期

姓名

班级

| 级 | 学号 | 姓名 | 考试科目 | 徽机原理及应用 | A卷 | 闭卷 |
|-------|------------------------|-------------------------|------------------|-------------|-----------|-----|
| , | 填空圈 (30 分, 名 | 母空1分) | | | | |
| 养 | 卜码表示的 & 位二词 | 性制数 10010100 的 真 | 其值为 | _ • | | |
| 2 | 和 | 集成在一块芯 | 片上称为微处理 | HH o | | |
| 3. 片 | 间总线由 | 地址总线和 | 总线组成, | 8086CPU 的地址 | 总线有 | 条。 |
| 4. 若 | 段寄存器 CS=200 | 0H,IP=1234H,则E | 即将执行物理地 | 业为 | 处的指令。 | |
| 5. 指 | 令 MOV AL, BX | +5]中源操作数的寻 | 址方式是 | ٠ | | |
| 6. 寄 | 存器 | , Bl | P可用于寄存器 | 间接寻址方式。 | | |
| 7. 指 | 令 MOV DS.SS 是 | 指令。(填正 | 确或错误) | | | |
| 8. P | USH 指令执行时先 | 将寄存器减2 | ,再将操作数日 | 区入堆栈栈顶。 | | |
| 9. 移 | 8位指令中若移位位 | 五数大于 1,则应先将 | F 移位位数放入智 | 序存器中。 | , | |
| 10.逻 | 辑右移指令执行时 | ,最低位移入标志智 | 寄存器的 | 示志位中。 | | |
| 11.数 | 据定义伪指令 DB | 用来定义类型属性为 | 可的变量。 | | | |
| 12.存 | 储器片选控制方法 | 通常有 | E | ф. | | |
| 13.用 | 1K*1 位的 RAM | 芯片组成 4K*8 位的 | RAM 存储系统 | ,需要 | : 1K*1 位的 | RAM |
| 芯片。 | 9 | | | | | |
| 14 己 | 知某微型计算机系 | 统的 RAM 容量为 | 4K*8 位, 首地b | 上为 1000H,则4 | 最后一个存何 | 诸单元 |
| 的地 | 址是 | | | | | |
| 15.程 | 序控制的数据传送 | 方式分为、_ | 和中断传送 | . | | |
| 16.CI | PU 同外设交换的信 | 言息有三种类型,即_ | | 11控制信息。 | | |
| 17.— | 片 8259A 可管理_ | 级中断,两片 { | 3259A 级联可管3 | 理级中断 | a | |
| 18.82 | 59A 的中断屏蔽备 | 在器中基一位置 L.B | 寸,表示 | 这一级中断进入 | 系统。(填允 | ;许或 |
| 禁止 |) | | | | | |
| 19.可 | 编程并行接口芯片 | 8255A 有个 8 | 位的数据端口, | 其中只允许端口 | 工作 | 于双 |

2018~ 2019 学年第 2 学期

| 班织 | 及 | _ 学号 | 姓名 | 考试科目 微机原理及 | <u>应用</u> A卷 | 闭卷 |
|-----|--------|------------------|-------------|-------------|--------------|----|
| | 向选通输 | 入/输出方式。 | | | | |
| | 二、简单 | 分析题(30分, | 每题5分) | | | |
| | 1、写出 4 | 种不同的指令 | 使寄存器 AX 清零。 | | | |
| | 2、程序段 | 如下, | | | | |
| | MOV | AL,4 | | | | |
| | SAL | AL,1 | | | | |
| | MOV | BL,AL | | | | |
| | MOV | CL,2 | | | | |
| | SALA | AL,CL | | | | |
| | ADD | AL,BL | | | | |
| | 该程序 | 序段的功能是什 | ·么?运行后 AL= | | | |
| | | | | | | |
| 1 | 3 程序段 | 如下: | | | | |
| | | MOV AX,123 | 4H | | | |
| | | MOV DL,0 | | | | |
| | NEX | T:AND AX.AX | | | | |
| | | JZ OVER | | | | |
| | | SHR AX,1 | | | | |
| | | JNC NEXT | | | | |
| | | INC DL | | | | |
| | | JMP NEXT | | | | |
| 1 | OVE | R:HLT | | | | |
| | 该程 | 字段的功能是什 | -么?运行后 AL=? | | | |
| | | | | | | |
| | 4、设AX | =3456H,BX=66 | 53H,试分析下列程序 | 段执行完后会转向哪里? | | |
| | | ADD AX,BX | | | | |
| | | JNC LI | | | | |
| | | JNO L2 | | | | |
| | L1: | CMP AX,BX | | | | |
| | | JNO L3 | | | | |
| | | JNC L4 JMP L5 | | | | |
| - 9 | | JIVIT LJ | | | | |

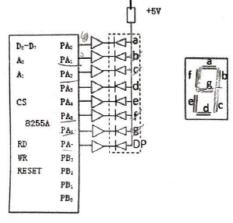
2018~ 2019 学年第 2 学期

姓名_______考试科目 微机原理及应用 A 卷 闭卷 学号 班级

5、根据下面所提供的某 80X86 微机内存中的数据,确定 INT 12H 指令执行后中断服务程 序的入口地址 CS: IP 是多少?

0000: 0040 A4 00 35 66 5D E3 20 B0 00 20 00 10 C5 19 9B DD

o、接口电路如下图,设 8255A的端口 A 地址为 80H,要求显示数字(4)请编写控制程序段。



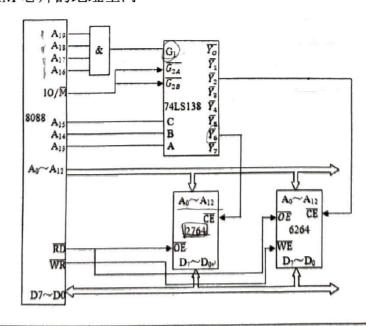
三 编程题(10分)

编写循环程序段,实现计算 1+2+3+4+5+6+...+100,结果存入 RESULT 内存单元中。

四、存储器应用题(10分)

存储器与 CPU 的连接示意图如下图,分析:

- (H)分配给 2764ROM 芯片的地址空间
- (2)分配给 6264SRAM 芯片的地址空间



2018~ 2019 学年第 2 学期

班级_____ 学号____

姓名

考试科目 微机原理及应用

A卷_

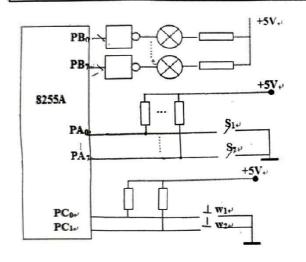
闭卷

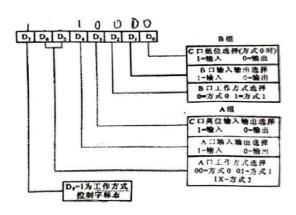
五、8255A接口芯片应用题(10分)

8255A 芯片与发光二极管、开关和按键的连接图如下,设 8255A 端口地址范围为 80H~83H,试完成 8255A 的初始化编程,并编写程序段实现下列控制:

- (1) 用 A 端口输入 8 个开关量值, 用 B 端口控制 8 个发光二极管显示开关量值(闭合则对应的二极管亮, 断开二极管熄灭)
- (2) 在 C 端口接两个控制键, w1 键按下,则循环读取 A 端口开关量值并用 B 端口显示 (闭合二极管亮,断开二极管熄灭); w2 键按下,让发光二极管全部熄灭并停止工作。

说明:此题 117070101,2,3,117070401,2,3,4,5 做(1)小题, 117070801,2,3,117070201,2,3 做(2)小题。





8255A 方式控制字

六、8253 定时器/计数器应用题(10分)

- 8253 的计数通道 0 连接如图所示 试回答:
 - (1) 计数通道 0 工作于何种方式,并写出工作方式名称: 4
- (2) 写出计数通道 0 的计数初值 (列出计算式)
- (3) 写出初始化程序(设 8253 端口地址范围为 40H~43H)

