# 第四章 处理器体系结构 ——流水线的实现Part I

教 师: 吴锐 计算机科学与技术学院 哈尔滨工业大学

#### 目录

- 流水线的通用原则
  - ■目标
  - ■难点
- 设计流水化的Y86-64处理器
  - ■调整SEQ
  - 插入流水线寄存器
  - ■数据和控制冒险

## 真实世界的流行线: 洗车

顺序



流水化



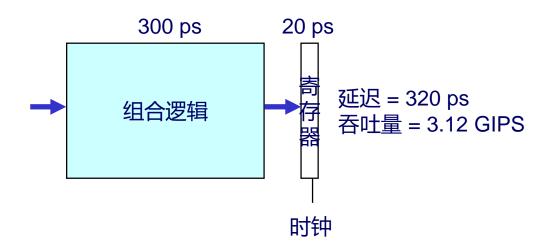
#### 并行



#### ■ 思路:

- 把过程划分为几个 独立的阶段
- 移动目标,顺序通 过每一个阶段
- 在任何时刻,都会 有多个对象被处理

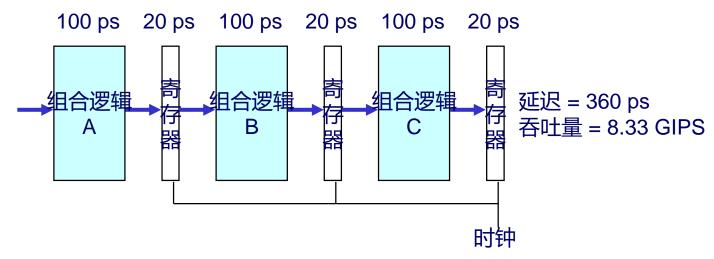
## 计算实例



#### ■分析

- 计算需要300ps
- 将结果存到寄存器中需要20ps
- 时钟周期至少为320ps

## 3阶段流水线



#### ■分析

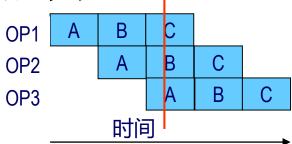
- 将计算逻辑划分为3个部分,每个部分100ps
- 当一个操作结束A阶段后,可以马上开始一个新的操作
  - 即每120 ps可以开始一个新的操作
- 整体延迟时间增加
  - 从开始到结束一共360ps

# 流水线图 (一种时序图)

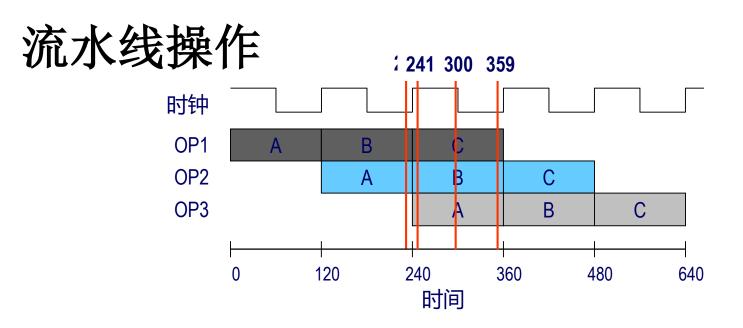
■ 未流水化

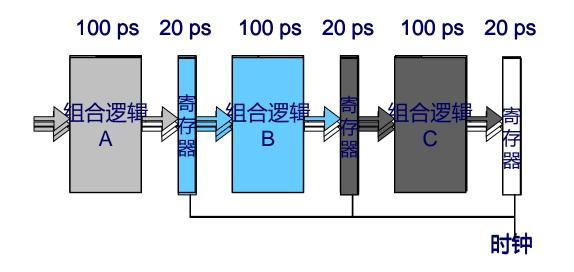


- 新操作只能在旧操作结束后开始
- 3阶段流水化

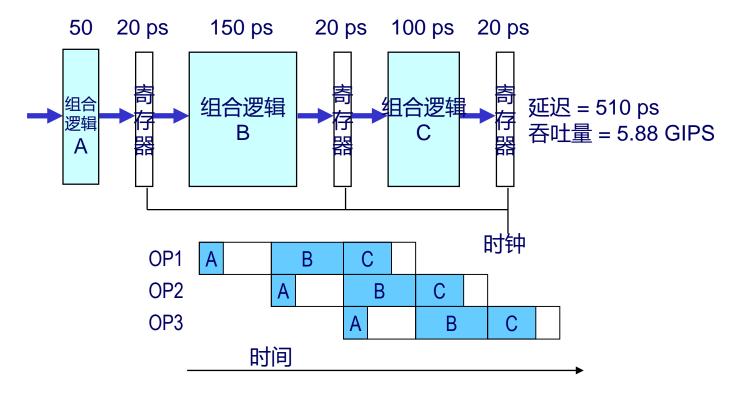


■ 可以同时处理至多3个操作





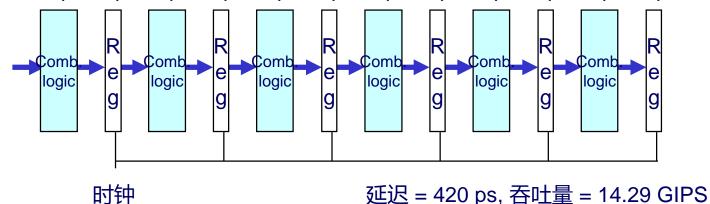
## 局限性: 不一致的延迟



- 吞吐量由花费时间最长的阶段决定
- 其他阶段的许多时间都保持等待
- 将系统计算划分为一组具有相同延迟的 阶段是一个严峻的挑战

## 局限性: 寄存器天花板

50 ps20 ps50 ps20 ps50 ps20 ps50 ps20 ps50 ps20 ps50 ps20 ps



- 当尝试加深流水线时,将结果载入寄存器的时间会对性能产生显著影响
- 载入寄存器的时间所占时钟周期的百分比:

■ 1阶段流水: 6.25%

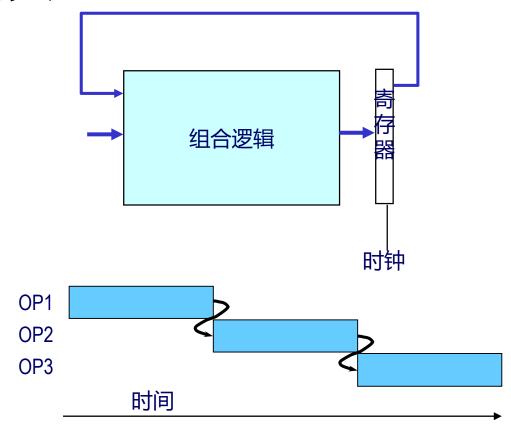
(20/320)

■ 3阶段流水: 16.67% (60/360)

■ 6阶段流水: 28.57% (120/420)

■ 现代高速处理器具有很深的流水线, 电路设计者必须 很小心的设计流水线寄存器, 使其延迟尽可能的小。

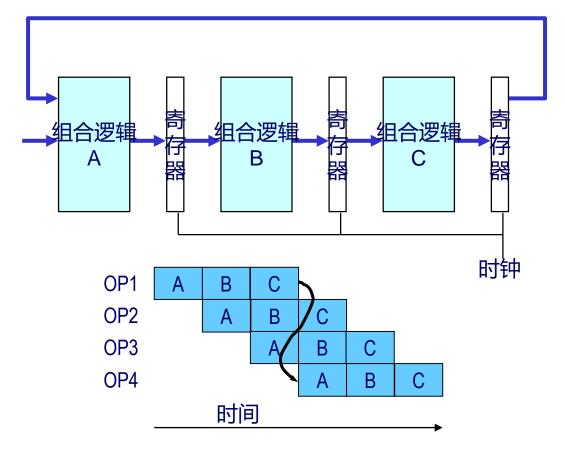
## 控制相关



#### ■分析

■每个操作依赖于前一个操作的结果

## 控制冒险



- 结果没有被及时的反馈给下一个操作
- 流水线改变了系统的行为

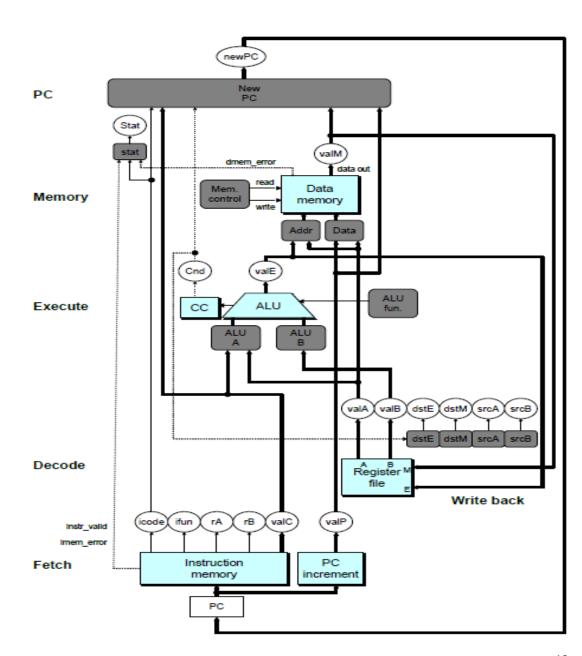
## 处理器中的数据相关

```
irmovq $50, %rax
addq %rax, %rbx
mrmovq 100(%rbx), %rdx
```

- 一条指令的结果作为另一条指令的操作数
  - 读后写数据相关
- 这些现象在实际程序中很常见
- 必须保证我们的流水线可以正确处理:
  - 得到正确的结果
  - 最小化对性能的的影响

### SEQ的硬件结构

- 阶段顺序发生
- 一次只能处理
  - 一个操作



## SEQ+的硬件结构

■ 顺序实现

■ 重启动PC阶段放在 开始

#### ■ PC 阶段

- 选择PC执行当前指 令
- 根据前一条指令的 计算结果

#### ■ 处理器状态

- PC不再保存在寄存 器中
- 但是,可以根据其 他信息决定PC

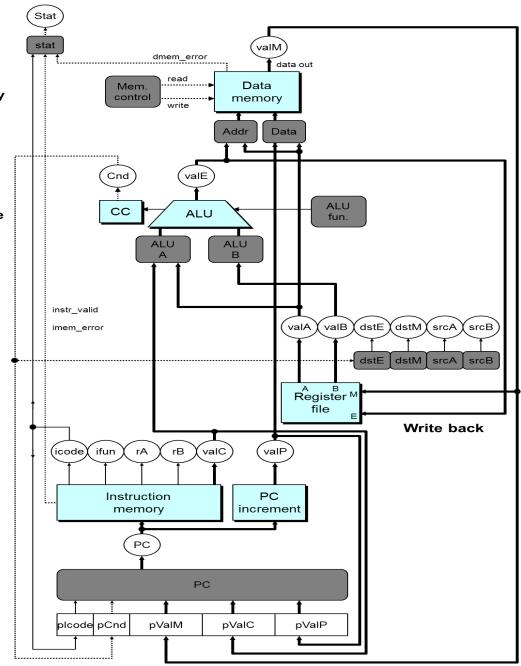
Memory

**Execute** 

Decode

**Fetch** 

PC



W\_valE, W\_valM, W\_dstE, W\_dstM

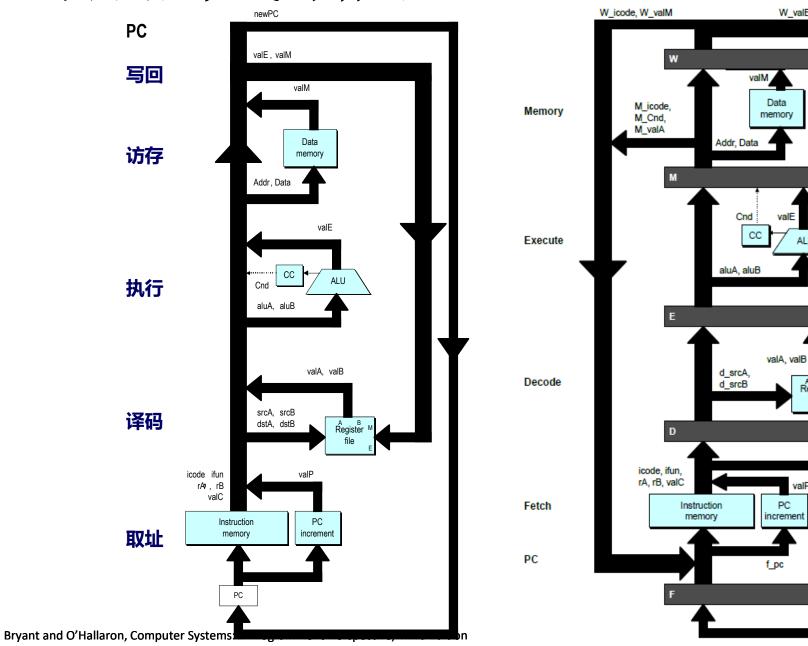
Register M

PC

Write back

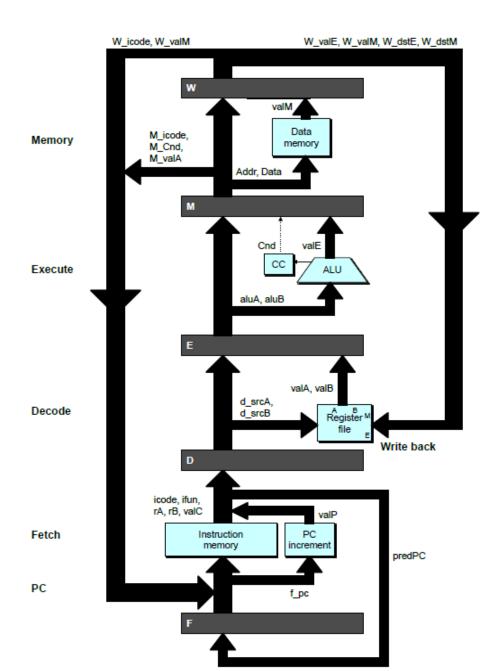
predPC

# 添加流水线寄存器



## 流水线阶段

- ■取指
  - 选择当前PC
  - ■读取指令
  - 计算PC的值
- 译码
  - 读取程序寄存器
- ■执行
  - 操作ALU
- 访存
  - 读或写存储器
- ■写回
  - ■更新寄存器文件

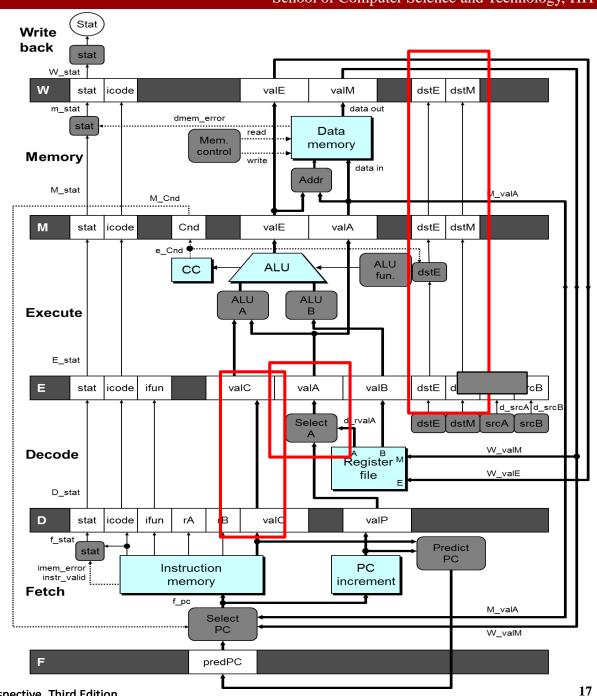


## PIPE- 硬件结构

■ 流水线寄存器 保存指令执行 的中间值

#### ■前向路径

- 值从一个阶段 送到下一个阶 段
- 不能跳过过去 的阶段
  - e.g., valC 通 过解码阶段



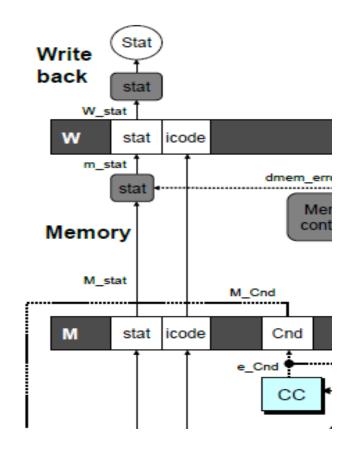
### 信号命名规则

#### S\_Field

■ 流水线S阶段的寄存器的 相关字段的名称

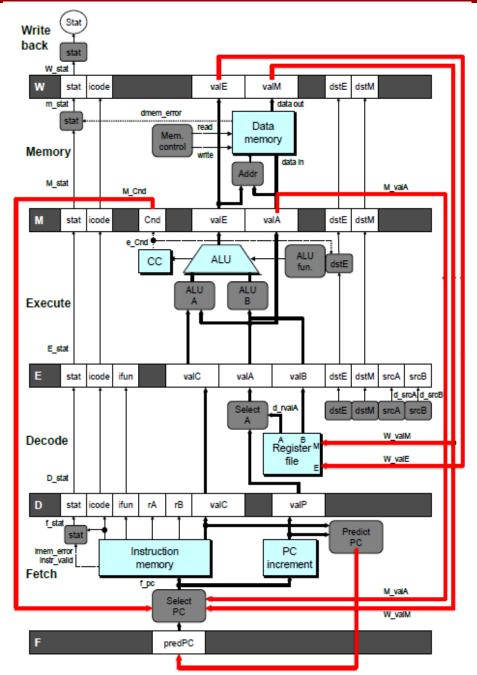
#### s\_Field

■ 流水线S阶段的相关字段 的相关值



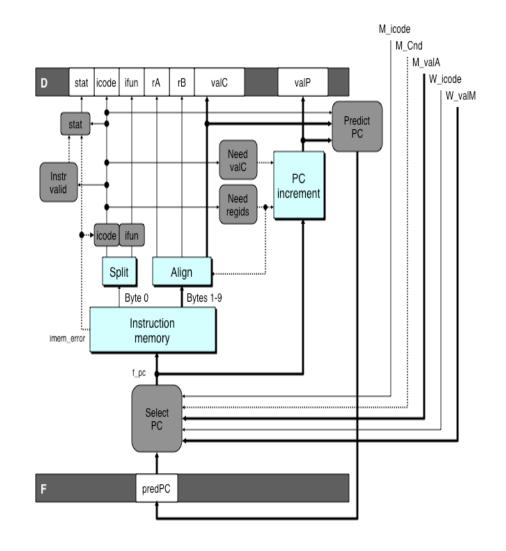
## 反馈路径

- 预测下一个PC
  - 猜测下一个PC 的值
- ■分支信息
  - 跳转或不跳转
  - 预测失败或成 功
- ■返回点
  - 从内存中读取
- ■寄存器更新
  - 通过寄存器文 件写端口



### 预测PC

- 当前指令完成取指后, 开始一条新指令的取 指
  - 没有足够的时间决 定下一条指令
- 猜测哪条指令将会被 取出
  - 如果预测错误,就还原



## 预测策略

#### ■ 非转移指令

- 预测PC为valP
- 永远可靠

#### ■调用指令或无条件转移指令

- 预测PC为valC(调用的入口地址或转移目的地址)
- 永远可靠

#### ■ 条件转移指令

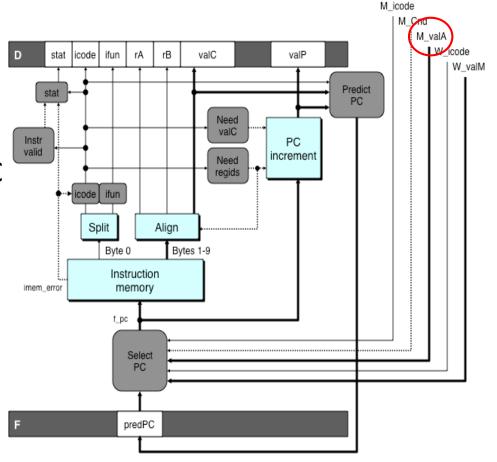
- 预测PC为valC (转移目的地址)
- 如果分支被选中则预测正确
  - 研究表明成功率大约为60%

#### ■ 返回指令

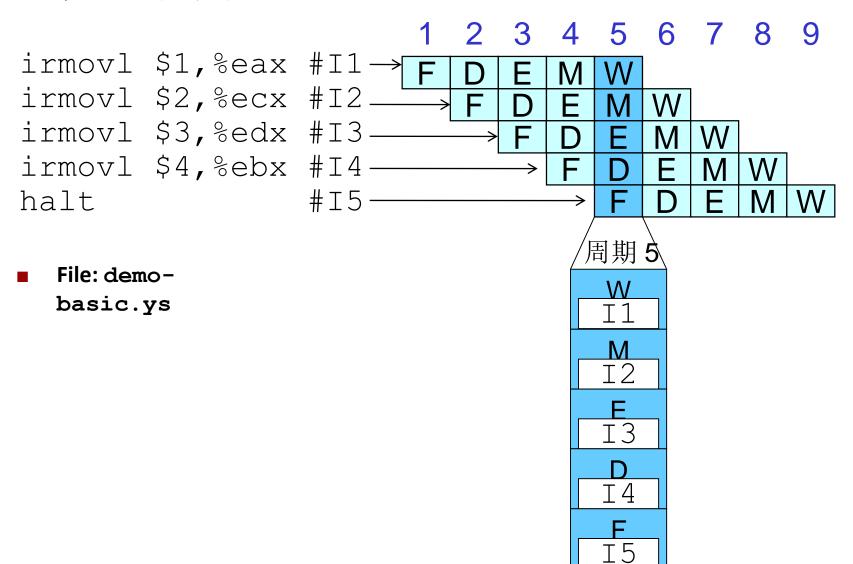
■ 不进行预取

## 从预测错误中恢复

- 跳转错误
  - 查看分支条件,如果 指令进入访存阶段
  - 从valA中得到失败的PC
- 返回指令
  - 获取返回地址,当ret 到达写回阶段



## 流水线示例



# 数据相关: 3 Nop's

#### # demo-h3.ys

0x000 irmovo\$10, %dx 0x00a irmovo \$3, %ax

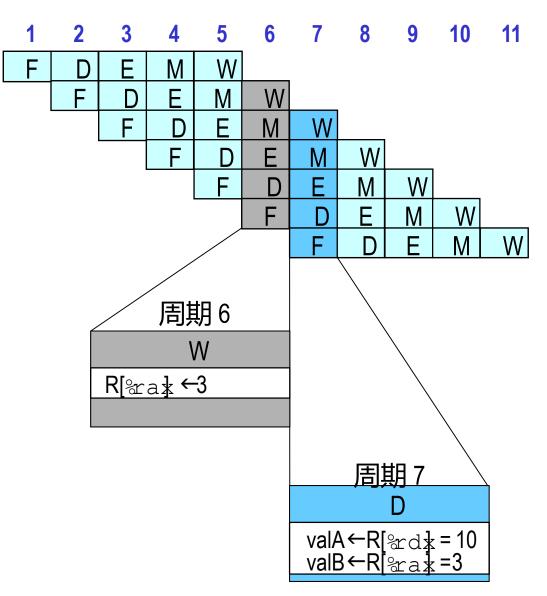
0x014:nop

0x015:nop

0x016:nop

0x017:addq%rdx%rax

0x019: halt



# 数据相关: 2 Nop's

#### # demo-h2.ys

0x000:irmovq\$10, %rdx

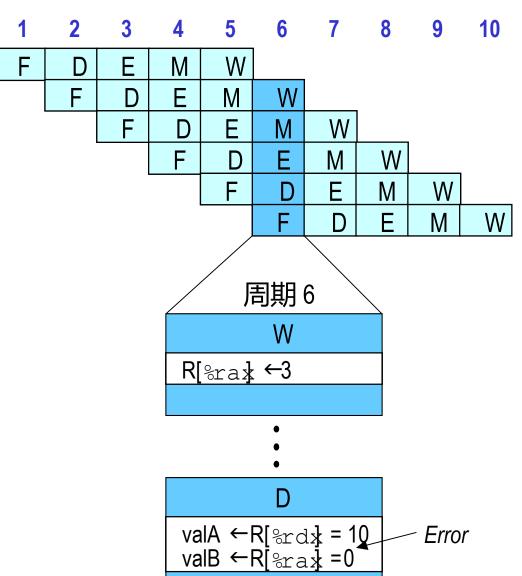
0x00a:irmovq \$3,%rax

 $0 \times 014 : nop$ 

0x015:nop

0x016:addq %rdx %rax

0x018: halt



## 数据相关: 1 Nop

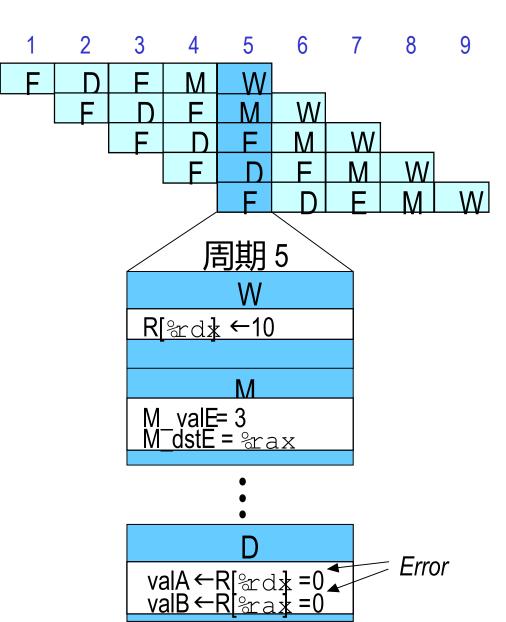
#### # demo-h1.ys

0x000:irmovq\$10,%rdx
0x00a:irmovq\$3,% rax

0x014:nop

0x015:addq%rdx,%rax

0x017: halt



### 数据相关: No Nop

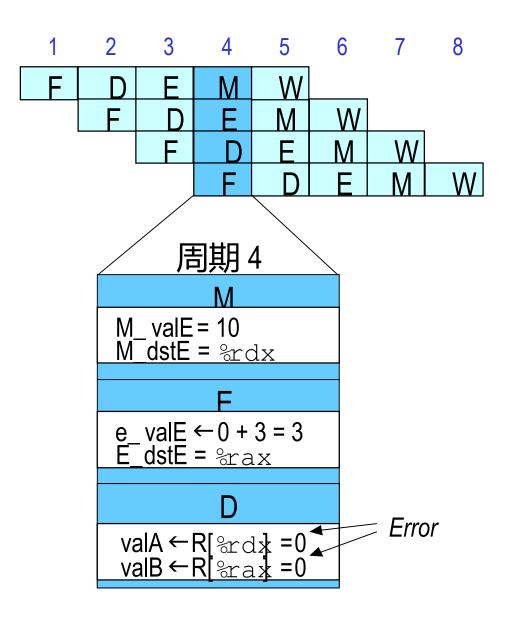
#### # demo-h0.ys

0x000:irmovq\$10,%rdx

0x00a:irmovq \$3,%ax

0x014:addq %rdx %rax

0x016: halt



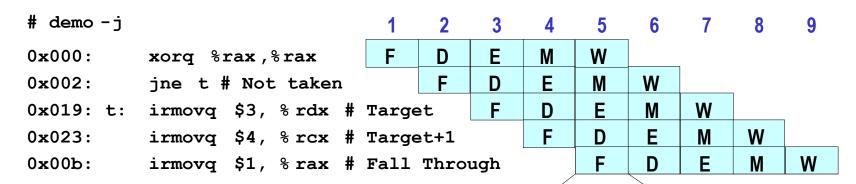
### 分支预测错误示例

demo-j.ys

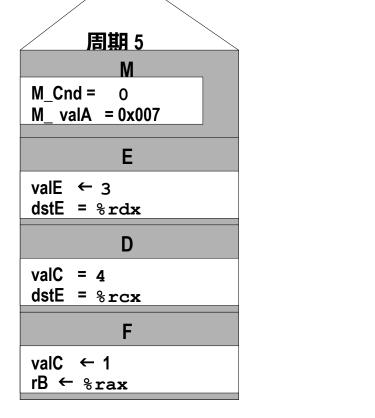
```
0x000:
             xorq %rax,%rax
  0x002:
             jne t
                                  # Not taken
  0x00b:
             irmovq $1, %rax
                                  # Fall through
  0 \times 015:
             nop
  0 \times 016:
             nop
  0 \times 017:
             nop
            halt
  0x018:
  0x019: t: irmovq $3, %rdx
                                  # Target (Should not
execute)
  0x023:
             irmovq $4, %rcx  # Should not execute
  0x02d:
             irmovq $5, %rdx
                                  # Should not execute
```

#### ■ 应该只执行前8条指令

### 错误预测追踪



■ 在分支目标处,错误 地执行了两条指令



#### 返回示例

#### demo-ret.ys

```
0x000:
           irmovq Stack,%rsp # Intialize stack
pointer
0x00a:
                              # Avoid hazard on %rsp
         nop
0x00b:
         nop
0x00c: nop
0x00d: call p
                              # Procedure call
0x016:
         irmovq $5,%rsi
                              # Return point
         halt
0x020:
0x020: .pos 0x20
0x020: p: nop
                               # procedure
0 \times 021:
         nop
0x022:
         nop
0x023: ret
0x024:
         irmovq $1,%rax
                            # Should not be
executed
0x02e:
         irmovq $2,%rcx
                               # Should not be
executed
0x038:
         irmovq $3,%rdx
                            # Should not be
executed
0x042:
         irmovg $4,%rbx # Should not be
executed
0x100: .pos 0x100
0x100: Stack:
                               # Initial stack pointer
```

■ 需要大量的nop指令来避免数据冒险

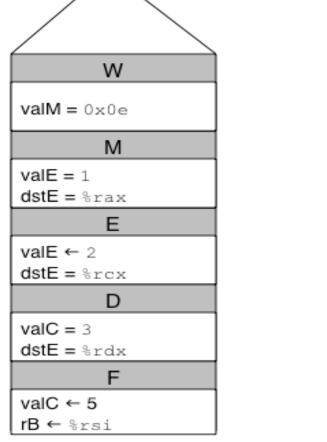
W

# 错误的返回示例

# demo-ret

Ε W F D Μ  $0 \times 033$ : ret Ε M W  $0 \times 034$ : irmovg \$1,%rax # Oops! D F Е M W D 0x03e: irmovq \$2,%rcx # Oops! F 0x048: D Ε M W irmovq \$3,%rdx # Oops! F E D M 0x052: irmovq \$5,%rsi # Return

■ 在ret之后,错误地 执行了3条指令



## 流水线总结

#### ■概念

- 将指令的执行划分为5个阶段
- 在流水化模型中运行指令

#### ■局限性

- 当两条指令距离很近时,不能处理指令之间的(数据/控制)相关
- 数据相关
  - 一条指令写寄存器,稍后会有一条指令读寄存器
- 控制相关
  - 指令设置PC的值,流水线没有预测正确
  - 错误分支预测和返回

#### ■ 改进流水线

■ 下节再讲