R31 تا R0 تا R0 تا R0 تا R0 در یک ماشین دارای R1 ثبات همه منظوره R0 تا R0 تا R0 است. ماشین دو آدرسه حجم حافظه R0 کلمه (هر کلمه دو واحد آدرس پذیر R0 بیتی) است و از شیوه های نشانید هی ثباتی، غیر مستقیم ثباتی، مستقیم، و بلافاصله استفاده میکند. دستورات ماشین در دو قالب زیر کد میشوند:

Format I		opco		address / data	
		3 bit	s 5 bits	16 bits	
Instruction		OpCode	Operation		
mov	r, address	000	$R_r \leftarrow (M_a)$	address);	
mov	address,r	001	$M_{address} \leftarrow$	$-(R_r);$	
mov	r, #data	010	$R_r \leftarrow date$	<i>a</i> ;	
jnz	r, address	011	if $(R_r) \neq 0$	) then $PC \leftarrow address$ ;	
jz	r, address	100	if $(R_r) = 0$	then $PC \leftarrow address$ ;	
jneg	r, address	101	if $(R_r) < 0$	) then $PC \leftarrow address$ ;	
loop	r, address	110	$R_r \leftarrow (R_r)$	$-1$ ; if $(R_r) \neq 0$ then $PC \leftarrow add$	lress

Format II  Instruction				
		OpCode	Operation	
mov	r1,r2	111000	$R_{r1} \leftarrow (R_{r2});$	
add	r1,r2	111001	$R_{r1} \leftarrow (R_{r1}) + (R_{r2});$	
sub	r1,r2	111010	$R_{r1} \leftarrow (R_{r1}) - (R_{r2});$	
and	r1,r2	111011	$R_{r1} \leftarrow (R_{r1}) \land (R_{r2});$	
or	r1,r2	111100	$R_{r1} \leftarrow (R_{r1}) \vee (R_{r2});$	
xor	r1,r	111101	$R_{r1} \leftarrow (R_{r1}) \oplus (R_{r2})$	
mov	r1,(r2)	111110	$R_{r1} \leftarrow (M_{(R_{r2})});$	
mov	(r1),r	111111	$M_{(R_{r1})} \leftarrow (R_{r2});$	

۱- برنامه ای بنویسید به زبان اسمبلی بنویسید که آرایه A را در حافظه به صورت نزولی مرتب کند. (۲ نمره) ۲- برنامه زیر چه میکند؛ (۲ نمره)

ORG 0 add R1,R31 R1,R0 add R31,#30 mov R0,counter mov mov R0,(R0)sum1: dw F01Fh 2000h sum2: dw sum3: 02DFh dw counter: dw 9F00h buffer: dw 14FFh dw temp: **END** 

- ۳- حافظه اصلی کامپیوتر بالا را با تراشههای حافظه 8Kx4bits RAM طوری طرح کنید که تا حد امکان تحملپذیر خرابی تراشهها باشد. (۲ نمره)
- ۴- با فرض داشتن حافظه نهان با نگاشت مستقیم به حجم ۸ کلمه (بلوکهای ۳۲ بیتی)، او لا نقشه بلوکی حافظه نهان و چگونگی تقسیم فیلدهای آدرس را نشان دهید. تعداد نقصان حافظه نهان را برای اجرای برنامه سوال ۲ بدست آورید. (۲ نمره)

موفق باشيد \_ سربازي آزاد