

Декодер.

Это домашнее задание на два очка. Необходимо составить логическую схему декодера для семисегментного индикатора. На вход декодера подается 4-х битное число, на выходе формируются управляющие сигналы индикатора (7 сигналов, A – G, см. рисунок).

Схему в любом формате (скан рукописной схемы, электронный формат...) положите в репозиторий.

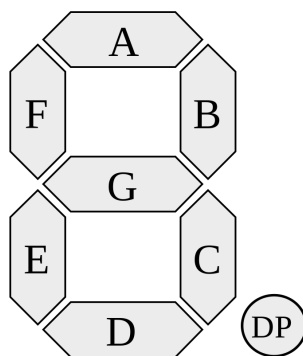


Рис. 1: Сигналы 7seg.