

- MICROINSTRUÇÕES EXECUTADAS DE FORMA SEQUENCIAL E UNITÁRIA

- PROBLEMA: A execução sequencial e unitária não permite que o barramento “segure” conteúdo. Desta forma, os registradores não conseguem armazenar dados em seus conteúdos.

- **SOLUÇÃO:** Os *Triggers* dos componentes só podem se abrir se o barramento possuir valor. Desta forma, mais de um *Trigger* ou *Tri-State* ficará aberto ao mesmo tempo, conforme tabela de microprogramação a seguir:

ENDEREÇO			MICRO-INSTRUÇÕES																				EXECUÇÃO DA INSTRUÇÃO				
			20	19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1					0
			SINAIS DE SAÍDA DA UC																								
Decimal	Hexa	Binário					RI_CLEAR	ACC_BUS	ACC_CLEAR	ACC_TG	ULA_BUS	COMP_TG	ADD_TG	ULA_TG	UC_BUS	RI_TG	RDM_BUS	RDM_TG	RAM_BUS	RAM_TG	REM_TG	PC_BUS	PC_TG	Instrução na Memória RAM	Ação após término	Label	Microinstruções na Memória ROM
0	00	00000000																									000002
1	01	00000001																	1	1	1						000015
2	02	00000010																						00		FETCH (busca)	000060
3	03	00000011														1											000080