

Cilce	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
Read PC Write IR	100 Load	101 Load	102 Load	103 MUL	104 SQR	105 MUL	106 MUL	107	108	109 SUB	110 Ble	111	112 SQRT	113	114	115 SUB	116	117	118 DIV	119	120	121 Store	122	123	124
Write R_A Write R_B		R8	R8	R8	R1 #4	R2	R1 #2	R3 R4			R5 R1	R5 R1		R3			R1 R2			R3 R6			R1 R8		
Write AR Write DR			R8+a	R8+b	R8+c				R3·R4															R8+x R1	
Write CR Write Mem Write PC				R1	R2	R3	R4	R5	R6	R1			R3			R1			R3			R1			DR 125
	101	102	103	104	105	106	107	108	109	110	111	112	113	114	115										
R1 R2 R3 R4 R5 R6 R7				<i>a</i>	<i>a</i> <i>b</i>	<i>a</i> <i>b</i> <i>c</i>	<i>a</i> <i>b</i> <i>c</i> <i>4a</i>	<i>a</i> <i>b</i> <i>c</i> <i>4a</i> <i>b</i> ²	<i>a</i> <i>b</i> <i>c</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>4ac</i> <i>b</i> <i>c</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>4ac</i> <i>b</i> <i>c</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>4ac</i> <i>b</i> <i>c</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>4ac</i> <i>b</i> <i>b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>4ac</i> <i>b</i> <i>b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>4ac</i> <i>b</i> <i>b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>√b</i> ² − <i>4ac</i> <i>b</i> <i>b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>√b</i> ² − <i>4ac</i> <i>b</i> <i>b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>√b</i> ² − <i>4ac</i> <i>b</i> <i>b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>	<i>√b</i> ² − <i>4ac</i> <i>b</i> <i>−b</i> + <i>√b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>			<i>−b</i> + <i>√b</i> ² − <i>4ac</i> <i>2a</i> <i>−b</i> + <i>√b</i> ² − <i>4ac</i> <i>4a</i> <i>b</i> ² <i>2a</i>			