Travaux Pratique 11

Ce sujet est en lien avec le cinquième chapitre du cours, et concerne la programmation répartie. Les mêmes commentaires que ceux des derniers TP s'appliquent ici aussi.

Dans ce sujet, vous poursuivez votre découverte enchantée de MPI en utilisant une topologie en **grille de** $p \times p$ **processeurs** au total, numérotés depuis 0. Ainsi, chaque processeur de numéro q peut envoyer et recevoir (mode bidirectionnel) un message aux processeurs de numéro q-1, q+1, q-p et q+p (modulo p). En pratique vous utiliserez un tore, mais avec des algorithmes prévus pour une grille \bigcirc .

Toute communication vers un processeur qui n'est pas sur la même colonne ou la même ligne est strictement interdite ...

Votre travail est à rendre (il le sera à chaque fois) sous la forme du code (et uniquement la partie « student ») accompagnée d'un rapport au format PDF, le tout dans une archive compressée au format ZIP. Ne respecter pas ces contraintes, et votre note en sera diminuée de quelques points.

Vous ne devez modifier que ce qui se trouve dans le répertoire « ./student/ »!

Notez que chaque exercice vient avec un squelette, qui s'occupe de la ligne de commande, du lancement de votre code (défini dans une classe particulière), et d'une vérification sommaire du résultat (lorsque c'est possible). Utilisez l'option « -h » ou « --help » pour connaître le fonctionnement de la ligne de commande ...

Exercice 1 : Découverte de la topologie en grille

Commencez ici par étudier la documentation de la fonction MPI Comm_split et son utilisation dans le tore.

Ensuite, étudiez le code fourni, afin de bien comprendre comment cette fonction est utilisée pour construire une topologie logique en tore/grille, en "découpant" un groupe de $n \times n$ processeurs en lignes et colonnes. Ce court programme affiche, pour chaque processeur, ses deux rangs (un dans chaque groupe, donc l'un pour sa ligne et l'autre pour sa colonne).

Ce mécanisme permet ainsi de communiquer par ligne de processeurs et par colonne de processeurs.

Exercice 2: Transposition de matrice

En utilisant une topologie logique en grille, vous allez maintenant écrire un algorithme qui utilise des diffusions sur les lignes et les colonnes. En pratique, cet algorithme calcule la transposée d'une matrice. N'essayez pas de faire une version parallèle au sein de chaque processus, mais d'écrire un algorithme fonctionnel.

Attention vous ne devez utiliser que des SEND et des RECV sur les deux anneaux accessibles par chaque processeur...

La classe matrice est nouvelle : elle propose une distribution par bloc de cellules et non plus par bloc de lignes. En clair, au lieu d'avoir $m \times n$ éléments par processeur de la matrice, vous avez maintenant $b_h \times b_w$ éléments.

Voici un petit exemple de résultat attendu :

```
TP11\correction> MPIEXEC -np 4 .\win32\Release\Transposition.exe
```

Exercice 3 : Produit de deux matrices : méthode de base

Dans cet exercice, vous devez implanter la première fonction « basique » vue en cours permettant de multiplier deux matrices. Testez différentes tailles de matrices et de grille, et notez bien les temps de calcul.

Exercice 4: Méthode de Cannon

Dans cet antépénultième exercice, vous devez implanter le produit de deux matrices en utilisant l'algorithme de Cannon. Testez différentes tailles de matrices et de grille, et notez bien les temps de calcul.

Exercice 5: Méthode de Fox

Dans ce pénultième exercice, vous devez implanter le produit de deux matrices en utilisant l'algorithme de Fox. Testez différentes tailles de matrices et de grille, et notez bien les temps de calcul.

Exercice 6 : Méthode de Snyder

Dans ce dernier exercice, vous devez implanter le produit de deux matrices en utilisant l'algorithme de Snyder. Testez différentes tailles de matrices et de grille, et notez bien les temps de calcul.