Universidade Federal do Rio Grande do Sul Departamento de Informática Aplicada

INF01147 - Compiladores

Prof. Lucas M. Schnorr - http://www.inf.ufrgs.br/~schnorr/

Lista de Exercícios #12

Geração de TAC, Checagem de Tipos, Expressões Booleanas, Controle de Fluxo

1. Determine os endereços relativos para os identificadores seguintes considerando o esquema de tradução abaixo:

```
• float x;

• record { float x; float y; } p;

• record { int tag; float x; float y; } q;

P \rightarrow M D

M \rightarrow \epsilon { offset = 0; }

D \rightarrow T id; { top.put(id.lexeme, T.tipo, offset); offset += T.width; } D_1

D \rightarrow \epsilon

T \rightarrow record '{' X D '}' Y

X \rightarrow \epsilon { Env.push(top); top = new Env(); Stack.push(offset); offset = 0; }

Y \rightarrow \epsilon { T.tipo = record(top); T.width = offset; top = Env.pop(); offset = Stack.pop(); }

2. Utilize o esquema de tradução abaixo para construir diferentes tipos válidos:

T \rightarrow B { t = B.type; w = B.width; } C

B \rightarrow int { B.type = integer; B.width = 4; }

B \rightarrow float { B.type = float; B.width = 8; }

C \rightarrow \epsilon { C.type = t; C.width = w; }

C \rightarrow [ num ] C_1 { array(num.value, C_1.type); C.width = num.value * C_1.width; }
```

- 3. O que é avaliação em curto-circuito? Quais suas vantagens e desvantagens?
- 4. Qual a diferença entre avaliação numérica e por controle considerando expressões booleanas?
- 5. Considerando o esquema de tradução para avaliação numérica de expressões booleanas abaixo, gere código intermediário as seguintes expressões lógicas:
 - a < b and not c > d
 - a < b or c < d and e < f
 - not a < b or not c > d and x < q
 - not (a < b or not c > d) and x < q

```
E \rightarrow E_1 \text{ or } E_2
                              { E.nome = temp();
                                   gera(E.nome = E_1.nome or E_2.nome)
    \rightarrow E<sub>1</sub> and E<sub>2</sub>
                            { E.nome = temp();
                                   gera(E.nome = E_1.nome and E_2.nome)
    \rightarrow not E_1
                               { E.nome = temp();
                                   gera(E.nome = not E_1.nome)
     \rightarrow (E<sub>1</sub>)
                               \{ E.nome = E_1.nome \}
    \rightarrow E<sub>1</sub> op E<sub>2</sub>
                               { E.nome = temp();
                                   gera(if E_1.nome op.simb E_2.nome goto proxq+3);
                                   gera(E.nome = 0);
                                   gera(goto proxq+2);
                                   gera(E.nome = 1); }
     \rightarrow true
                               { E.nome = temp();
                                 gera(E.nome = 1); }
\mathbf{E}
            false
                               { E.nome = temp();
                                 gera(E.nome = 0); }
```

6. Avalie as expressões do exercício 5. considerando o esquema para avaliação por fluxo de controle abaixo.

Universidade Federal do Rio Grande do Sul Departamento de Informática Aplicada

INF01147 - Compiladores

Prof. Lucas M. Schnorr - http://www.inf.ufrgs.br/~schnorr/

```
В
                   \{B_1.\mathsf{t=B.t}; B_1.\mathsf{f=rot}();\} B_1 or \{B_2.\mathsf{t=B.t}; B_2.\mathsf{f=B.f};\} B_2
                   { B.code=B_1.code || label(B_1.f) || B_2.code }
     В
                   \{B_1.\mathsf{t=rot}(); B_1.\mathsf{f=B.f};\} B<sub>1</sub> and \{B_2.\mathsf{t=B.t}; B_2.\mathsf{f=B.f};\} B<sub>2</sub>
                   \{ \text{ B.code=}B_1.\text{code } || \text{ label}(B_1.\text{t}) \ || \ B_2.\text{code } \}
     В
                 not { B_1.t=B.f; B_1.f=B.t; } B_1 { B.code=B_1.code; }
     В
                 (B_1) { B.code=B_1.code; B.t=B_1.t; B.f=B_1.f; }
     В
           → true { B.code=gera(goto B.t); }
     В
           \rightarrow false { B.code=gera(goto B.f); }
     В

ightarrow 
ightarrow 
m E_1\ relop\ E_2\ \{ B.code=E_1.code ||\ E_2.code ||
                   gera(if E_1.local relop.lexval E_2.local goto B.t) \parallel
                   gera(goto B.f); }
 Considerando o esquema de tradução abaixo:
              attr { S.code=gera(attr.lexval) || gera(goto S.next) }
        \rightarrow if { B.t=rot(); B.f=S.next; }
               (B) { S_1.next=S.next; }
               S_1 \ \{ \text{ S.code=B.code } || \text{ gera(B.t:)} \ || S_1.\text{code } \}
   S
        \rightarrow if { B.t=rot(); B.f=rot(); }
               (B) { S_1.next=S.next; }
               S_1 else { S_2.next=S.next; }
               S_2 { S.code=B.code || gera(B.t:) || S_1.code ||
                      gera(B.f:); || S_2.code }
  \mathbf{S}
        \rightarrow while { B.f=S.next; B.t=rot(); }
               (B) { S.begin=rot(); S_1.next=S.begin; }
               S_1 \ \{ \text{ S.code=gera(S.begin:)} \ || \ \text{B.code} \ ||
                     gera(B.t:) \parallel S_1.code \parallel gera(goto S.begin) 
  В
                \{B_1.\mathsf{t=B.t}; B_1.\mathsf{f=rot}();\} B_1 or \{B_2.\mathsf{t=B.t}; B_2.\mathsf{f=B.f};\} B_2
                { B.code=B_1.code || label(B_1.f) || B_2.code }
   В
                \{B_1.\mathsf{t=rot}(); B_1.\mathsf{f=B.f};\} B<sub>1</sub> and \{B_2.\mathsf{t=B.t}; B_2.\mathsf{f=B.f};\} B<sub>2</sub>
                \{ \text{ B.code=}B_1.\text{code } || \text{ label}(B_1.\text{t}) \ || \ B_2.\text{code } \}
   В
              not { B_1.t=B.f; B_1.f=B.t; } B_1 { B.code=B_1.code; }
   В
       \rightarrow (B<sub>1</sub>) { B.code=B_1.code; B.t=B_1.t; B.f=B_1.f; }
   В
       → true { B.code=gera(goto B.t); }
   В
       \rightarrow false { B.code=gera(goto B.f); }

ightarrow 
ightharpoonup E_1 re\log E_2 { B.code=E_1.code \parallel E_2.code \parallel
                gera(if E_1.local relop.lexval E_2.local goto B.t) ||
                gera(goto B.f); }
 Gere o código TAC para os trechos de código seguintes:
1.
            if (not (a < b or not c > d) and x < q) {
                 x = z;
           }
2.
           while (a < b \&\& e != f) {
               if (c < d)
                   x = y + z;
               }else{
                   x = x - z;
```

Universidade Federal do Rio Grande do Sul Departamento de Informática Aplicada

INF01147 - Compiladores

Prof. Lucas M. Schnorr - http://www.inf.ufrgs.br/~schnorr/

```
}
}
3. if (x > a){
    x = a;
} else {
    x = q;
}
```

4.

switch (a){

}

case d: x = c;
case b: x = b;
default: x = c;

Altere o esquema de tradução para fluxo de controle acima e adicione regras de tradução para construções do tipo:

```
1.
      if (not (a < b or not c > d) and x < q) {
        x = z;
      else if (x > b)
        x = k;
      else if (a > e)
        x = q;
2.
      if (x > a)
       x = a;
      else if (x > b)
        x = k;
      }else{
        x = q;
3.
      for (i = x; x < a; s = a)
        if (x > a){
          x = a;
      }
```

Traduza para TAC o código acima utilizando o esquema de tradução modificado.