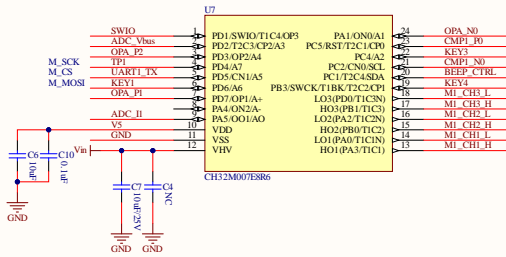
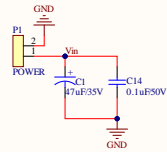


MCU主控

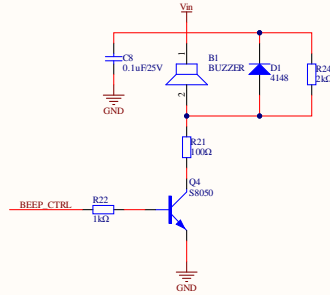


引脚分配时，需注意将高速和大电流引脚避开敏感采样线
如UART1_TX等在连接虚拟示波器时为高速信号线，
尽量避免和模拟采样信号平行走，建议在串口加RC以降低边沿斜率
Vhv极限值不能超过26V，按照电压调整C7耐压值
C4为版本兼容所留，可去

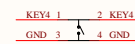
电源输入



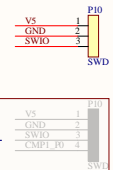
无源蜂鸣器



按键



SWD端口

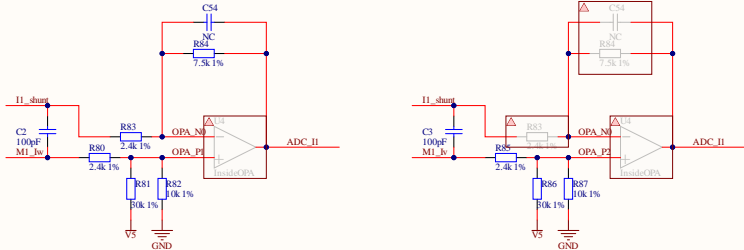


该系列MCU具有单线烧写功能
当PC5打开复位功能时，为避免无法烧录，
建议引出该引脚至SWD接口
烧写时通过LINK复位

串口



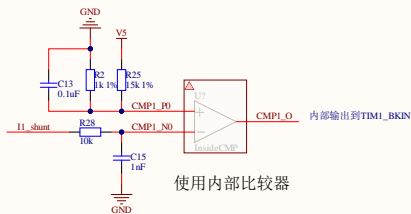
相电流采样



使用内部运放

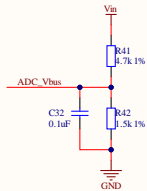
内部运放为P端轮询运放，R83、R84、C54为N端共用

比较器过流



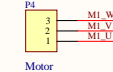
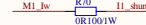
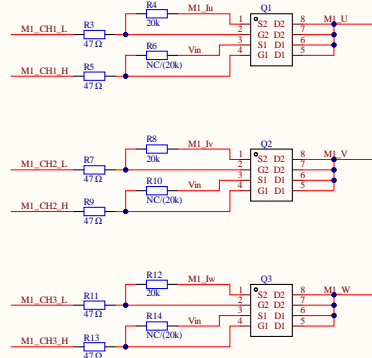
使用内部比较器

母线电压检测



根据Vin的值来调整各个电阻的阻值和封装

逆变电路



选择开尔文连接方式引线
伪差分布线
根据实际电流选取电阻阻值和封装

驱动器内部有GS电阻
外部GS级电阻，可全部去除，或仅去一侧GS电阻(如上桥)
栅极驱动阻值根据走线长短粗细等实际情况调整，以减小栅极震荡为目的