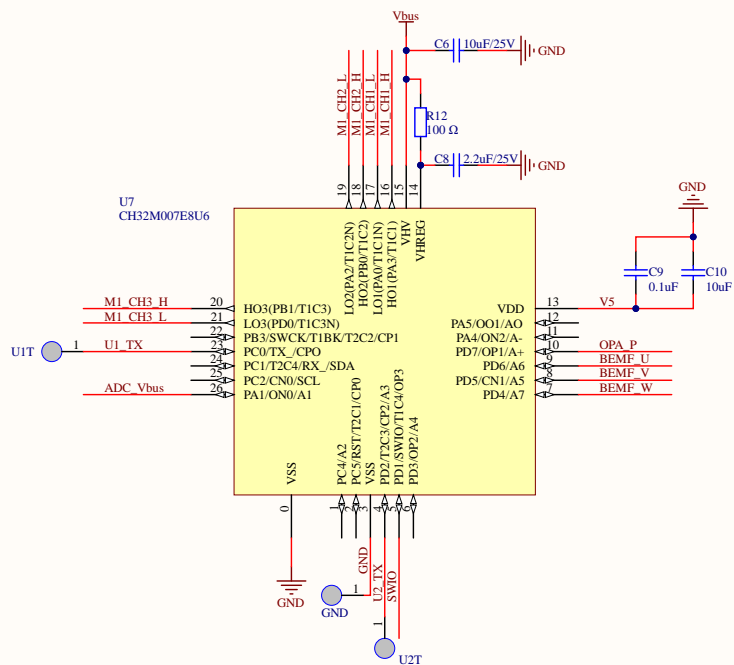
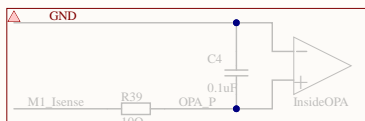
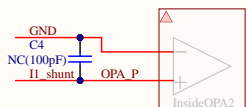


MCU主控



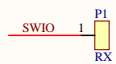
Vhv极限值不能超过26V，按照电压调整C6，C8耐压值
引脚分配时，需注意将高速和大电流引脚避开敏感采样线
尽量避免高速信号线和模拟采样信号平行走线

母线电流采样

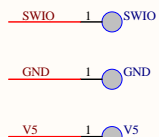


OPA电流放大，使用内部PGA放大后采样
使用内部过流比较
电阻电容等器件靠近内部运放端
若较长距离走采样线，建议加上C4
需要外部滤波时，则可以加上R39

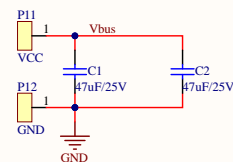
外部控制接口



SWD端口

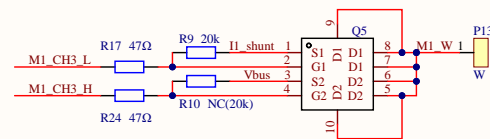
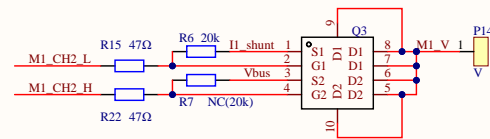
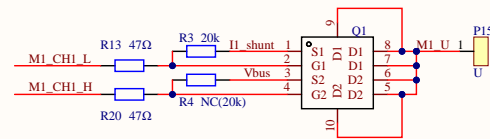


电源输入接口

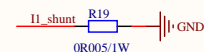


若体积允许，可替换为低成本电解电容
按照电压调整C1，C2耐压值

逆变电路

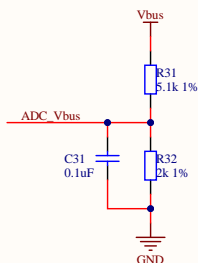


驱动器内部有GS电阻
外部GS级电阻，可全部去除，或仅去一侧GS电阻(如上桥)
栅极驱动阻值根据走线长短粗细等实际情况调整，以减小栅极震荡为目的



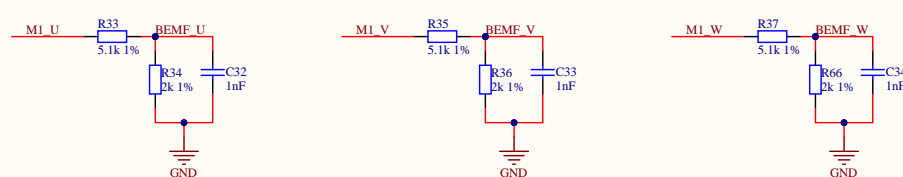
选择开尔文连接方式引线
伪差分布线
根据实际电流选取电阻阻值和封装

母线电压采样



根据Vbus的值来调整各个电阻的阻值和封装

反电动势采样



根据Vbus的值来调整各个电阻的阻值和封装