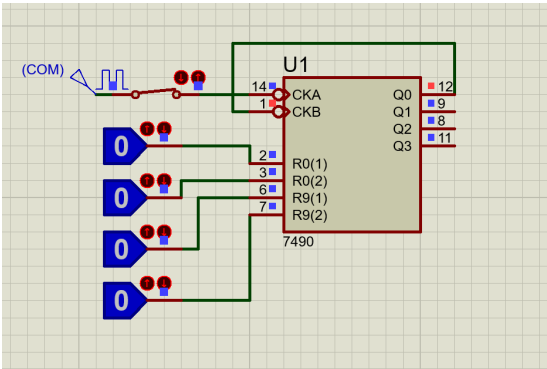
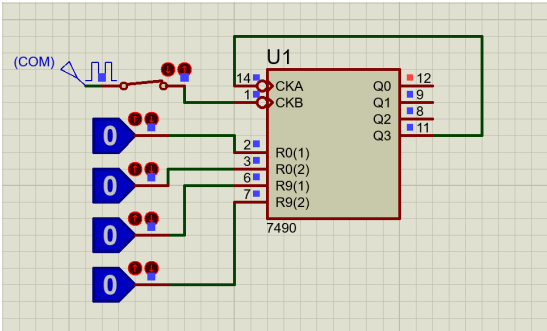


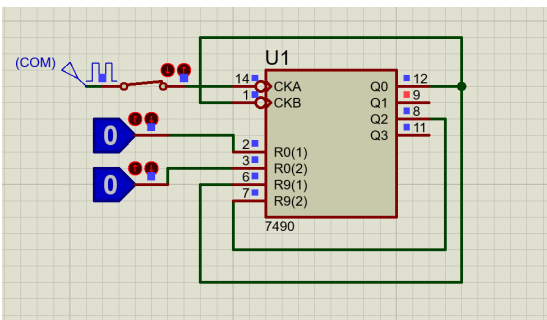
实验 1 (1): 8421 检测



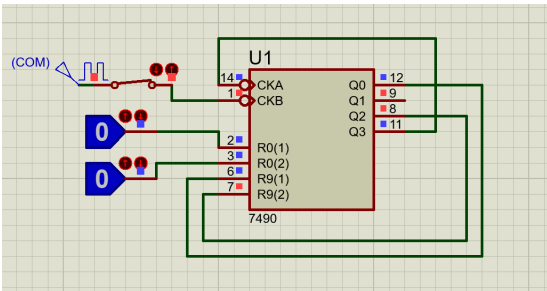
实验 1 (2): 5421 检测



实验 2 (1): 8421 改为六进制

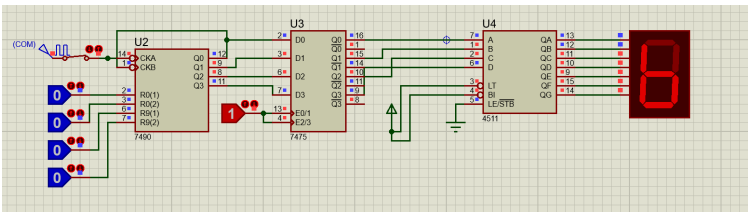


实验 2 (2): 5421 改为七进制

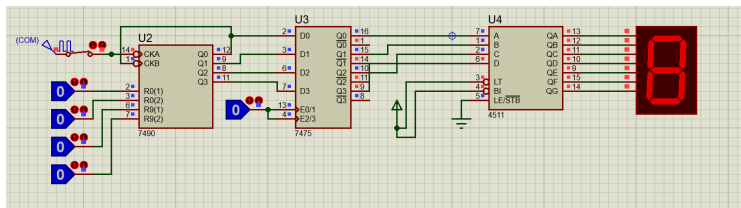


实验 3: 十进制电路

(1) 未锁存:



(2) 锁存:



实验 4: 分频

一个周期内: CP: 10 个下降沿

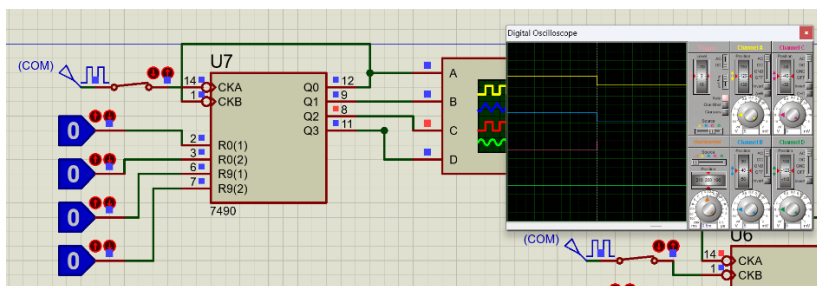
8421:

QD: 1 个下降沿: 9- \rightarrow 0; 10/1=10 分频

QC: 1 个下降沿: 7- \rightarrow 8; 10/1=10 分频

QB: 2 个下降沿: 3- \rightarrow 4, 7- \rightarrow 8; 10/2=5 分频

QA: 5 个下降沿: 1- \rightarrow 2, 3- \rightarrow 4, 5- \rightarrow 6, 7- \rightarrow 8, 9- \rightarrow 0; 10/5=2 分频



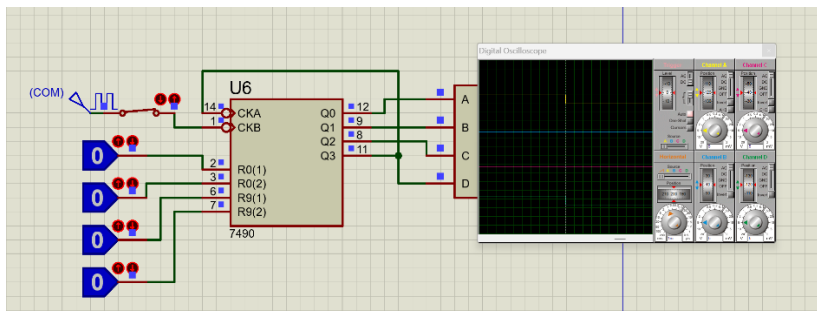
5421:

QA: 1 个下降沿: 9- \rightarrow 0; 10/1=10 分频

QD: 2 个下降沿: 4- \rightarrow 5, 9- \rightarrow 0; 10/2=5 分频

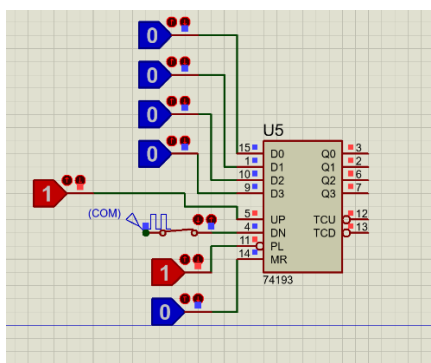
QC: 2 个下降沿: 3- \rightarrow 4, 8- \rightarrow 9; 10/2=5 分频

QB: 4 个下降沿: 1- \rightarrow 2, 3- \rightarrow 4, 6- \rightarrow 7, 8- \rightarrow 9; 10/4=2.5 分频



不同之处: 占空比不同

实验 5: 74193 测试



实验 6 (选做): 十二进制减法计数器

