|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Checklist: Plan de pruebas** | | | | |
| 1. **Identificación del proyecto y del producto** | | | | |
| **Proyecto: Control de acceso de Microcontroladores** | | | | |
| **Producto:** | | | | |
| 1. **Inspector** | | | | |
| **Jesús Albino Calderón Jesus Albino C.\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**  **Nombre y firma** | **Rol:\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_Gerente de Soporte\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_** | | | |
| **e-mail:** |
| 1. **Checklist** | | | | |
|  | | **Sí** | **No** | **N/A** |
| **Adherencia** | |  |  |  |
| * ¿El documento se adhiere a los estándares establecidos? | | X |  |  |
| **Claridad** | |  |  |  |
| * ¿El plan es de fácil lectura? | | X |  |  |
| * ¿La terminología utilizada es consistente con la empleada por los desarrolladores? | | X |  |  |
| **Completitud** | |  |  |  |
| * ¿Se describen adecuadamente las funciones que serán probadas? | | X |  |  |
| * ¿Se especifica el alcance de las pruebas? | | X |  |  |
| * ¿Se define cuáles son los elementos que no se probaran? | | X |  |  |
| * ¿Se definen los criterios de aceptación o rechazo para todas las pruebas? | | X |  |  |
| * ¿Se establecen las condiciones sobre las cuales las pruebas serán suspendidas? | | X |  |  |
| * ¿Se especifica claramente el enfoque de las pruebas? | | X |  |  |
| * ¿Se definen correctamente las pruebas de regresión? | | X |  |  |
| * ¿Se especifica los entregables de cada prueba? | |  | X |  |
| * ¿Se especifican los requerimientos de entornos de hardware, software, herramientas de pruebas requeridas? | | X |  |  |
| * ¿Se describe la programación de la etapa de pruebas con el suficiente nivel de detalle? | | X |  |  |
| * ¿Se han definido los roles y responsabilidades para todos los individuos involucrados en las pruebas? | | X |  |  |
| * ¿Se menciona la participación de personal para la verificación de las actividades de prueba? | | X |  |  |
| **Correctitud** | |  |  |  |
| * ¿Son realistas los criterios de entrada y salida de las pruebas? | | X |  |  |
| * ¿El conjunto de casos de pruebas incluye la cobertura de entradas ilegales y conflictivas? | | X |  |  |
| * ¿El conjunto de casos de pruebas contempla el uso adecuado de los valores de entrada por defecto? | | X |  |  |
| * ¿El conjunto de casos de pruebas contiene un número apropiado de rutas de error? | | X |  |  |
| * ¿Son suficientes y adecuadas las pautas para ejecutar el plan de pruebas? | | X |  |  |
| **Factibildad** | |  |  |  |
| * ¿Es posible realizar las actividades descritas en el plan con la calendarización, el presupuesto y la tecnología disponibles?? | | X |  |  |
| **Mantenibilidad** | |  |  |  |
| * ¿Se contemplan en el plan de pruebas el manejo de los cambios que podrían ocurrir en la especificación de requerimientos, diseño o código? | | X |  |  |
| **Trazabilidad** | |  |  |  |
| * ¿Son los criterios de aceptación de las pruebas trazables con los requerimientos? | | X |  |  |
| * ¿El conjunto de casos d prueba contempla las interfaces definidas? | | X |  |  |

|  |  |
| --- | --- |
| **Resultados de la verificación:** | **Acciones a realizar:** |
| **Plan de pruebas** | **Todo bien** |