

Actividad 22-1. Celdas de 8 Bits

Desarrollar un conjunto de 3 celdas con capacidad de 8 Bits usando un subcircuito. Debe usar lo estudiado en la clase de diseño de subcircuitos.

El contenido de celda es al valor de ASCII (mayúscula) de la **inicial** de su apellido paterno, materno y nombre de valor Hexadecimal. **Nota:** si se repite una inicial coloque **7E**, si hay **2 repeticiones la segunda letra será 09**. En el Proteus en la cadena nombre deberá aparecer Su nombre empezando por el apellido Paterno Materno Nombre entre paréntesis como se muestra el carácter ASCII, por ejemplo Huerta(48) López (4C) Yadira (59)

Ejemplo Huerta López Yadira deberá guardar (ver tabla ASCII)

Celda0=48_{hex} (F) Celda1=4C_{Hex} (L) Celda2=59_{hex} (Y)

Ejemplo Fernández López Laura deberá guardar (ver tabla ASCII)

Celda0=66_{hex} (F) Celda1=4C_{Hex} (L) Celda2=7E_{hex} Como se repitió la L

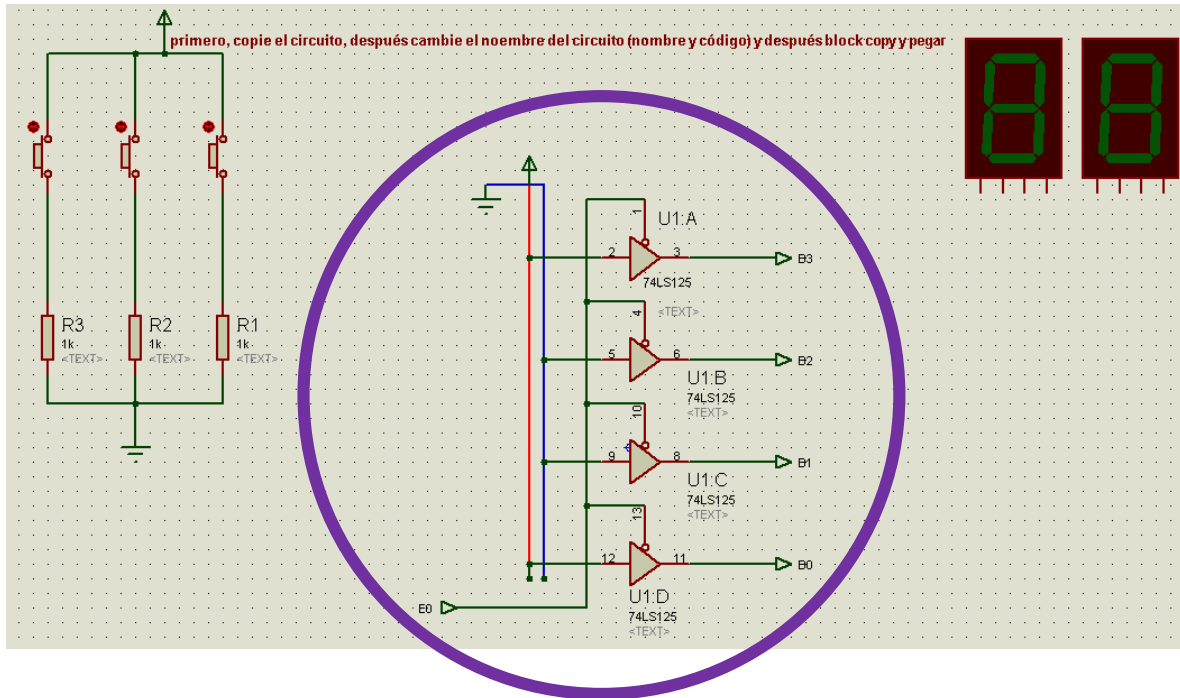
Ejemplo: Pedro Pérez Patiño

Celda0=50_{hex} (P) Celda1=7E_{hex} Como se repitió la P Celda2=0A_{Hex} (L) Dado que hay 2 letras iguales P

Oct	Hex	Dec	Carácter	Oct	Hex	Dec	Carácter	Oct	Hex	Dec	Carácter	Oct	Hex	Dec	Carácter
0	00	0	NUL NUL	40	20	32	!	100	40	64	@	140	60	96	~
1	01	1	SOH Start Of Heading	41	21	33	!"	101	41	65	A	141	61	97	a
2	02	2	STX Start of Text	42	22	34	"#\$	102	42	66	B	142	62	98	b
3	03	3	ETX End of Text	43	23	35	"#\$%	103	43	67	C	143	63	99	c
4	04	4	EOT End of Transmission	44	24	36	"#\$%&	104	44	68	D	144	64	100	d
5	05	5	ENO ENquiry	45	25	37	"#\$%&'	105	45	69	E	145	65	101	e
6	06	6	ACK ACKnowledge	46	26	38	"#\$%&'(106	46	70	F	146	66	102	f
7	07	7	BEL BEL	47	27	39	"#\$%&'()*	107	47	71	G	147	67	103	g
10	08	8	BS BackSpace	50	28	40	"#\$%&'()*+	110	48	72	H	150	68	104	h
11	09	9	TAB horizontal TAB	51	29	41	"#\$%&'()*+,	111	49	73	I	151	69	105	i
12	0A	10	LF new Line Feed	52	2A	42	"#\$%&'()*+,.	112	4A	74	J	152	6A	106	j
13	0B	11	VT Vertical Tab	53	2B	43	"#\$%&'()*+,.-	113	4B	75	K	153	6B	107	k
14	0C	12	FF new page From Feed	54	2C	44	"#\$%&'()*+.,/	114	4C	76	L	154	6C	108	l
15	0D	13	CR Carriage Return	55	2D	45	"#\$%&'()*+.,/:	115	4D	77	M	155	6D	109	m
16	0E	14	SO Shift Out	56	2E	46	"#\$%&'()*+.,/:	116	4E	78	N	156	6E	110	n
17	0F	15	SI Shift In	57	2F	47	"#\$%&'()*+.,/:	117	4F	79	O	157	6F	111	o
20	10	16	DLE Data Link Escape	60	30	48	"#\$%&'()*+.,/:	120	50	80	P	160	70	112	p
21	11	17	DC1 Device Control 1	61	31	49	"#\$%&'()*+.,/:	121	51	81	Q	161	71	113	q
22	12	18	DC2 Device Control 2	62	32	50	"#\$%&'()*+.,/:	122	52	82	R	162	72	114	r
23	13	19	DC3 Device Control 3	63	33	51	"#\$%&'()*+.,/:	123	53	83	S	163	73	115	s
24	14	20	DC4 Device Control 4	64	34	52	"#\$%&'()*+.,/:	124	54	84	T	164	74	116	t
25	15	21	NAK negative acknowledge	65	35	53	"#\$%&'()*+.,/:	125	55	85	U	165	75	117	u
26	16	22	SYN SYNchronous idle	66	36	54	"#\$%&'()*+.,/:	126	56	86	V	166	76	118	v
27	17	23	ETB End of Transmission, Block	67	37	55	"#\$%&'()*+.,/:	127	57	87	W	167	77	119	w
30	18	24	CAN CANcel	70	38	56	"#\$%&'()*+.,/:	130	58	88	X	170	78	120	x
31	19	25	EM End of Medium	71	39	57	"#\$%&'()*+.,/:	131	59	89	Y	171	79	121	y
32	1A	26	SUB SUBstitute	72	3A	58	"#\$%&'()*+.,/:	132	5A	90	Z	172	7A	122	z
33	1B	27	ESC ESCape	73	3B	59	"#\$%&'()*+.,/:	133	5B	91	[173	7B	123	{
34	1C	28	FS File Separator	74	3C	60	"#\$%&'()*+.,/:	134	5C	92	\	174	7C	124	
35	1D	29	GS Group Separator	75	3D	61	"#\$%&'()*+.,/:	135	5D	93]	175	7D	125	}
36	1E	30	RS Record Separator	76	3E	62	"#\$%&'()*+.,/:	136	5E	94	^	176	7E	126	~
37	1F	31	US Unit Separator	77	3F	63	"#\$%&'()*+.,/:	137	5F	95	_	177	7F	127	DELETE

Use el circuito base adjunto, cada sub circuito debe conectara a la salida los dos display decodificadores y cada subcircuito se conecta a los interruptores de selección como en el ejercicio de clase.

Nota: solo debe crear una copia del circuito base, para crear el otro grupo de 8 bits.



Deberá entregar un archivo de Proteus en la versión solicitada (7.5) con el nombre:

Paterno Materno actividad1 4cm13

Debe contar con lo especificado, de no ser así se bajarán puntos al trabajo.