



Circuitos Lógicos II

19-2



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

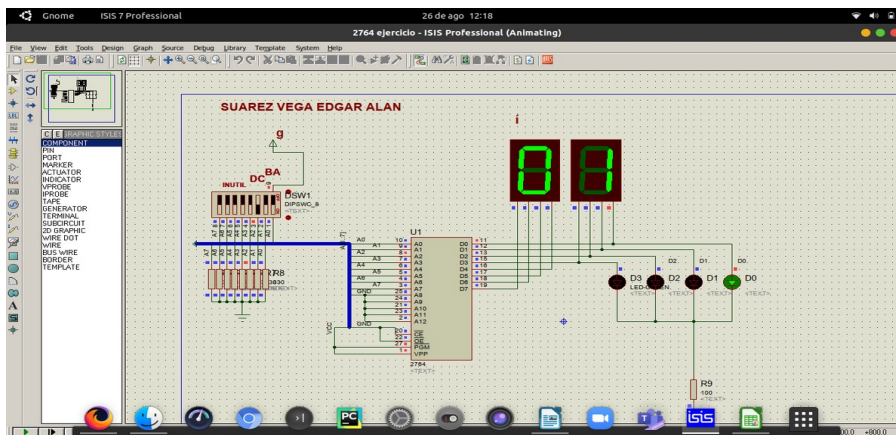
Fecha 26/08/21

Desarrollar un comparador de magnitud de 2 bits
con el criterio :

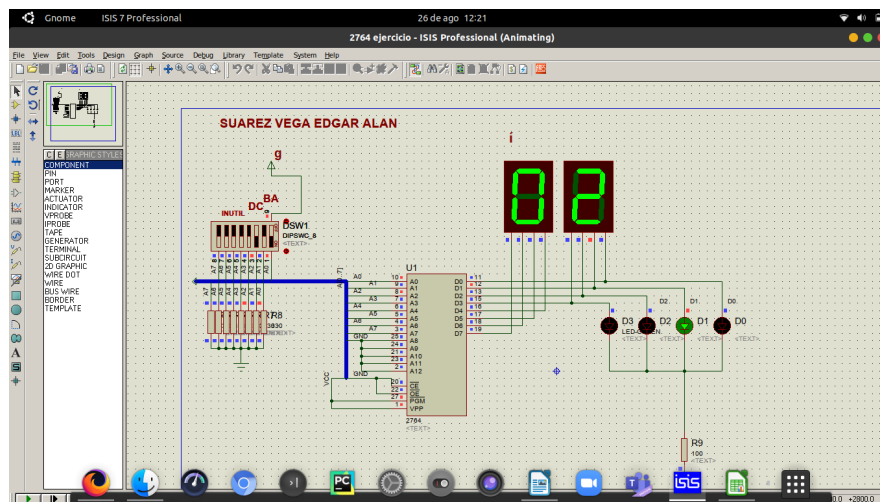
- Detectar la condicion $DC > BA$ en salida D0
- Detectar la condicion $DC = BA$ D1
- Detectar la $DC < BA$ D2
- En la Direccion 16 a 31 se colocara un convertidor binario a Gray



Caso 1 , $DC > BA$



Caso 2 , $DC = BA$





Circuitos Lógicos II

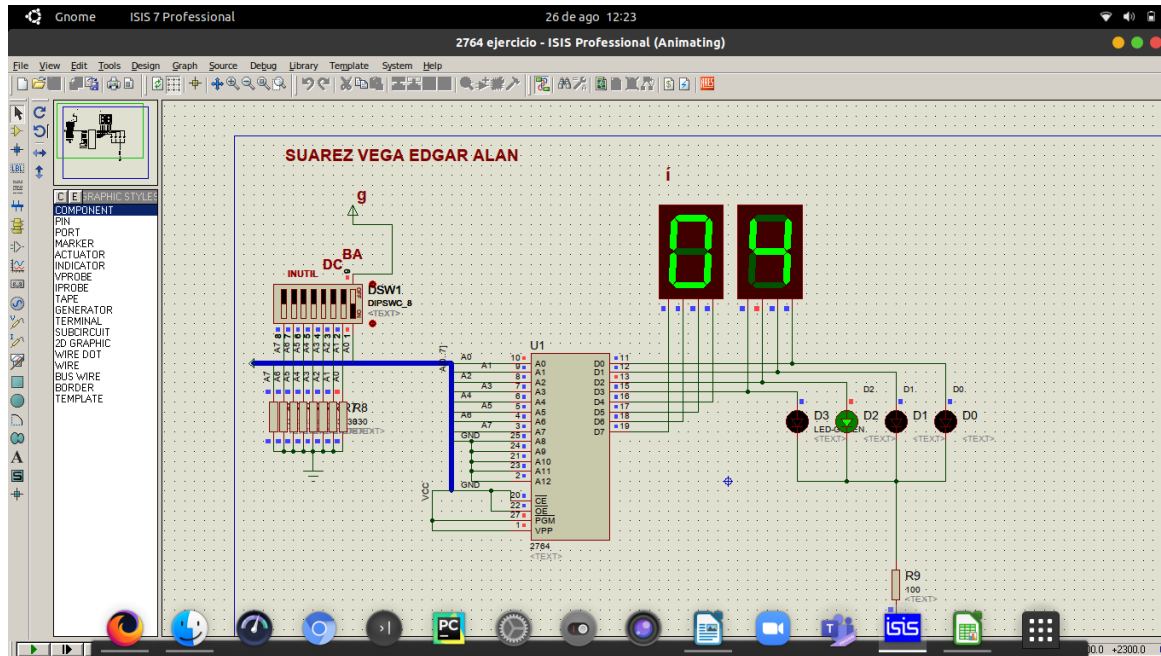
19-2



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

Fecha 26/08/21

Caso 3 , $DC < BA$





Circuitos Lógicos II

19-2



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

Fecha 26/08/21

código gray

una vez modificada la

tabla de verdad

agregamos el archivo

.hex la modificación y

corremos el programa

