



Circuitos Lógicos II

22-1



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

Fecha 9/09/21



Este Arreglo de memorias se considera como si fuera una sola (dado que las direcciones y el control estan juntas) para tener una memoria con capacidad de 13 direcciones (8k)

A localidad **41** hex

contenido MEMORIA1 1100 1111 / CF

contenido MEMORIA2 1000 1000 / 88

b localidad **62** hex

contenido MEMORIA1 1111 1000 / F8

contenido MEMORIA2 1000 1000 / 88

c localidad **63** hex

contenido MEMORIA1 0111 0000 / 70

contenido MEMORIA2 1000 1000 / 88

Z localidad **5A** hex

contenido MEMORIA1 0011 0011 / 33

contenido MEMORIA2 0100 0100 / 44

Para ingresar estos valores en las respectivas memorias, abrimos el archivo de excel de memorias y localizamos las 4 localidades de memoria, podemos primero ingresar los de la memoria 1 y copiar la salida de archivo que genera y copiar y pegar eso en el archivo .hex de la memoria1 y después en excel metemos los contenidos de la memoria 2 y hacemos lo mismo, copiamos el archivo resultante y pegamos en el .hex de memoria 2.

despues ya solo los cargamos en las memorias respectivamente.

Cada memoria controla 8 segmentos del display de 16 segmentos



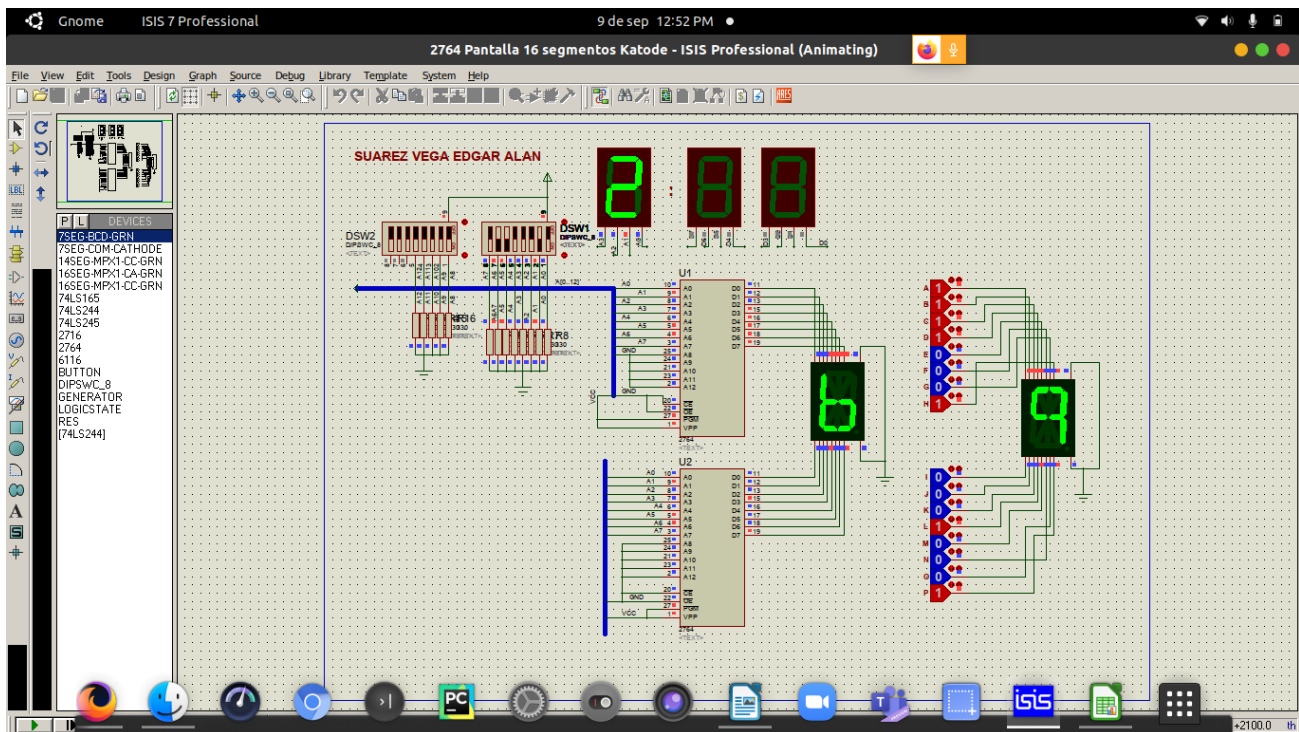
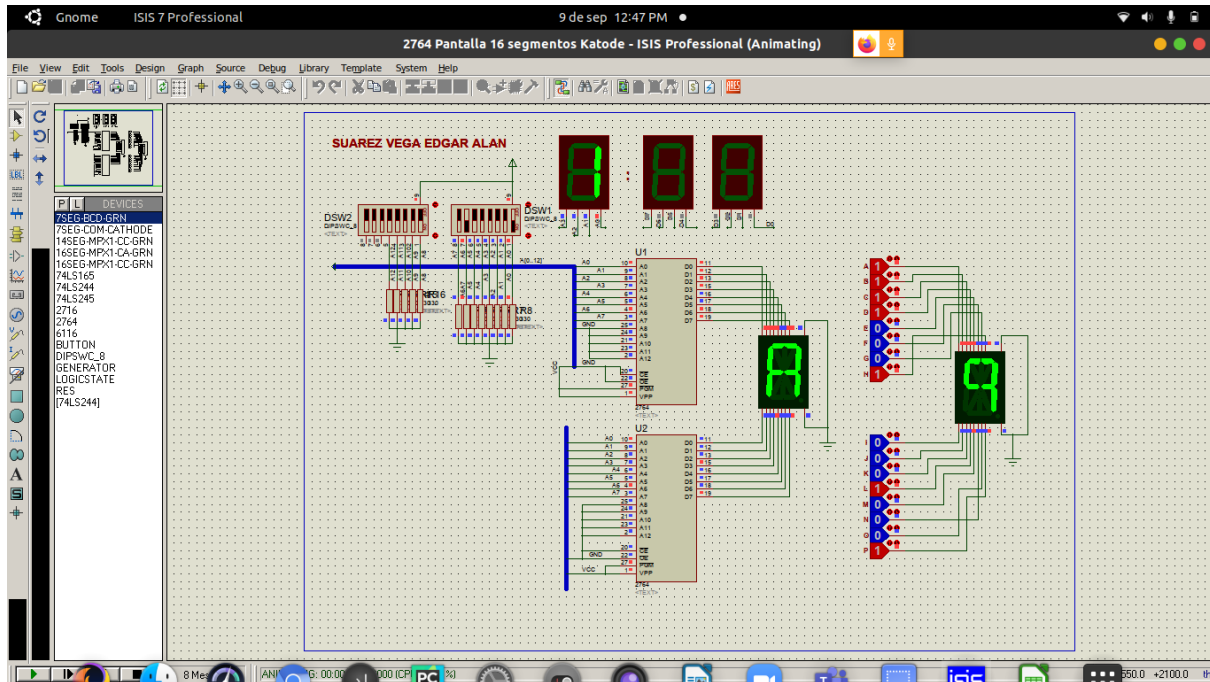
Circuitos Lógicos II

22-1



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

Fecha 9/09/21





Circuitos Lógicos II

22-1



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

Fecha 9/09/21

