



Circuitos Lógicos II

19-2



Nombre del Alumno: Suarez Vega Edgar Alan Grupo 4CM13

Fecha 19/08/21



Un dispositivo de Tercer estado, tiene alta impedancia, presenta una alta resistencia 20 mega ohms por lo que se considera que el circuito esta desconectado.

Podemos decir que es un circuito que aislá electrónicamente el componente.

Cada celda tiene un buffer de tercer estado, permitiendo conectar la salida de cada una de ellas hacia una general.

- Es crear un aislamiento que trabaja independientemente

