



Escuela de Ingenierías Industriales

Titulación: Grado en Ingeniería Electrónica, Robótica y Mecatrónica

Asignatura: Electrónica Digital

Tema 3: Teoría de la Conmutación. Puertas Lógicas



TEMA 3: TEORÍA DE LA CONMUTACIÓN. PUERTAS LÓGICAS

3.1. Álgebra de Boole

- 3.1.1 Axiomas y teoremas.
- 3.1.2 Variables y funciones booleanas: Representación. Minterms y Maxterms.
- 3.1.3 Teorema de expansión de Shannon. Formas normalizadas y formas canónicas.
- 3.1.4 Equivalencia de funciones booleanas.
- 3.1.5 Funciones booleanas de dos variables.

3.2. Puertas lógicas.

- 3.2.1 Conjunto completo de operadores.
- 3.2.2 Circuitos lógicos.
- 3.2.3 Escalas de integración.

3.3. Lenguajes de descripción del hardware (HDL).

Álgebra de Boole: Axiomas y Teoremas Boole (1854) - Shannon (1938) Álgebra de Conmutación.

$$(B, +, \bullet)$$

Postulados de Huntington

AX	OPERACIÓN +	OPERACIÓN •	DESCRIPCIÓN
1°	$\forall (x, y) \in B$ $x + y \in B$	$\forall (x, y) \in B$ $x \bullet y \in B$	B es cerrado respecto a ambas operaciones
2°	$\forall x \in B$ $\exists 0 \mid 0 + x = x$	$\forall x \in B$ $\exists 1 \mid 1 \bullet x = x$	Existe un elemento identidad para cada una de las operaciones
3°	$\forall (x, y) \in B$ $x + y = y + x$	$\forall (x, y) \in B$ $x \bullet y = y \bullet x$	Ambas operaciones son conmutativas
4°	$\forall (x, y, z) \in B$ $x \bullet (y + z) = (x \bullet y) + (x \bullet z)$	$\forall (x, y, z) \in B$ $x + (y \bullet z) = (x + y) \bullet (x + z)$	Cada operación es distributiva respecto a la otra
5°	$\forall x \in B$ $\exists \bar{x} x + \bar{x} = 1$	$\forall x \in B \\ \exists \bar{x} x \bullet \bar{x} = 0$	Existe el elemento complementario
6°	$\exists x, y \in$	$B x \neq y$	Existen por lo menos dos elementos distintos en B

Algunos Teoremas Básicos

T1: Dualidad	Si G es identidad -> G ^D es identidad				
T2:	$\forall x \in B \qquad x+1=1 \qquad x \bullet 0 = 0$				
T3: Ley de Idempotencia	$\forall x \in B \qquad x + x = x \qquad x \bullet x = x$				
T4: Ley de Involución	$\forall x \in B \qquad \bar{\bar{x}} = x$				
T5: Ley de Absorción	$\forall x, y \in B$ $x + (x \bullet y) = x$ $x \bullet (x + y) = x$				
T6: Ley asociativa	$\forall (x, y, z) \in B \qquad x + (y + z) = (x + y) + z \qquad x \bullet (y \bullet z) = (x \bullet y) \bullet z$				
T7: Leyes de De Morgan	$\forall x, y \in B$ $\overline{x+y} = \bar{x} \bullet \bar{y}$ $\overline{x \bullet y} = \bar{x} + \bar{y}$				

Ej: T3: Ley de Idempotencia

 $\forall x \in B$ x + x = x

Por Dualida T1

 $\forall x \in B \qquad x \bullet x = x$

Demostración

$$x + x = 1 \bullet (x + x)$$

$$= (x + \bar{x}) \bullet (x + x)$$

$$= x + (\bar{x} \bullet x)$$

= 0 + x

 $= x + (x \bullet \bar{x})$ = x + 0

Ax 5º Elemento complementario de la operación +

Ax 4º Distributiva de la op. + sobre •

Ax 3º Conmutatividad de la operación •

Ax 5º Elemento complementario de la operación •

Ax 3º Conmutatividad de la operación +

Ax 2º Elemento Identidad del la operación +

= x

Demostración de Algunos Teoremas Básicos

Ej: T5: Ley de Absorción

$$\forall x, y \in B$$
 $x + (x \bullet y) = x$

Demostración

$$x + (x \bullet y) = (1 \bullet x) + (x \bullet y)$$

$$x + (x \bullet y) = (x \bullet 1) + (x \bullet y)$$

$$= x \bullet (1 + y)$$

$$= x \bullet [1 \bullet (1 + y)]$$

$$= x \bullet [(y + \bar{y}) \bullet (1 + y)]$$

$$= x \bullet [(y + \bar{y}) \bullet (y + 1)]$$

$$= x \bullet [(y + 1) \bullet (y + \bar{y})]$$

$$= x \bullet [y + (1 \bullet \bar{y})]$$

$$= x \bullet 1$$

$$= 1 \bullet x$$

$$= x$$

Ax 2º Elemento Identidad del la operación •

Ax 3º Conmutatividad de la operación •

Ax 4º Distributiva de la op. ● sobre +

Ax 2º Elemento Identidad del la operación •

= $x \bullet [(y + \bar{y}) \bullet (1 + y)]$ Ax 5° Elemento complementario de la operación +

= $x \bullet \lceil (y + \overline{y}) \bullet (y + 1) \rceil$ Ax 3° Conmutatividad de la operación +

Ax 3º Conmutatividad de la operación •

Ax 4º Distributiva de la op. + sobre •

Ax 2º Elemento Identidad del la operación •

Ax 5º Elemento complementario de la operación +

Ax 3º Conmutatividad de la operación •

Ax 2º Elemento Identidad del la operación •

Por Dualida T1

$$\forall x, y \in B$$
 $x \bullet (x+y) = x$

Demostración de Algunos Teoremas Básicos

Ej: El elemento complementario es único

$$\forall x, y \in B$$
 SI $\begin{cases} x \bullet y = 0 \\ x + y = 1 \end{cases} \Rightarrow y = \bar{x}$

Demostración

Su pongamos que se cumple
$$x \bullet y = 0$$
 $x + y = 1$ pero $y \neq \bar{x}$

$$y=0+y$$
 Ax 2° Elemento Identidad del la operación +
 $=(x\bullet\bar{x})+y$ Ax 5° Elemento complementario de la operación •
 $=y+(x\bullet\bar{x})$ Ax 3° Conmutatividad de la operación +
 $=(y+x)\bullet(y+\bar{x})$ Ax 4° Distributiva de la op. + sobre •
 $=1\bullet(y+\bar{x})$ Ax 3° Conmutatividad de la operación + e hipótesis $x+y=1$
 $=(x+\bar{x})\bullet(y+\bar{x})$ Ax 5° Elemento complementario de la operación +
 $=(\bar{x}+x)\bullet(\bar{x}+y)$ Ax 3° Conmutatividad de la operación +
 $=\bar{x}+(x\bullet y)$ Ax 4° Distributiva de la op. + sobre •
 $=\bar{x}+0$ Hipótesis $x\bullet y=0$
 $=\bar{x}$ Ax 3° Conmut. y Ax 2° Element Id. de la operación +

Se llega una contradicción: se ha supuesto que $y \neq \bar{x}$ pero asumiendo las hipótesis se obtiene que $y = \bar{x}$

Luego el teorema es cierto.

Demostración de Algunos Teoremas Básicos

Ej: T7: Leyes de Demorgan

$$\forall x, y \in B \qquad \overline{x+y} = \bar{x} \bullet \bar{y}$$

Demostración

Su pongamos que
$$x \bullet \bar{y} = w$$
 $z \in B$ Ax 1° B es cerrado $z \in B$ Ax 5° Elemento complementario y es único (lo hemos demostrado)

Vamos a ver que se cumple $z \bullet w = 0$ z + w = 1

$$z \bullet w = 0$$

$$z + w = 1$$

$$z \bullet w = (x + y) \bullet (\bar{x} \bullet \bar{y})$$

$$= (x \bullet \bar{x} \bullet \bar{y}) + (y \bullet \bar{x} \bullet \bar{y}) \text{ Ax 4° Distribution}$$

$$= (0 \bullet \bar{y}) + (0 \bullet \bar{x}) \text{ Ax 5° Complement}$$

$$= 0 + 0 \text{ T2:}$$

$$= 0 \text{ T3: Idempotencia o Ax 2°}$$

$$z = (x + y) \bullet (\bar{x} \bullet \bar{y})$$

$$= (x \bullet \bar{x} \bullet \bar{y}) + (y \bullet \bar{x} \bullet \bar{y}) \text{ Ax 4° Distributiva}$$

$$= (0 \bullet \bar{y}) + (0 \bullet \bar{x}) \text{ Ax 5° Complementario}$$

$$= 0 + 0 \quad \text{T2:}$$

$$= 0 \quad \text{T3: Idempotencia o Ax 2°}$$

$$z + w = (x + y) + (\bar{x} \bullet \bar{y})$$

$$= (x + y + \bar{x}) \bullet (x + y + \bar{y}) \text{ Ax 4° Distributiva}$$

$$= (x + \bar{x} + y) \bullet (x + y + \bar{y}) \text{ Ax 3° Commutativa}$$

$$= (1 + y) \bullet (1 + x) \quad \text{T6° y Ax 5° Complementario}$$

$$= 1 \bullet 1 \quad \text{T2:}$$

$$= 1 \quad \text{T3: Idempotencia o Ax 2°}$$

Por tanto si $z \bullet w = 0$ $\Rightarrow \bar{z} = w$ y por tanto $x + y = \bar{x} \bullet \bar{y}$

Por Dualida T1

$$\forall x, y \in B \qquad \overline{x \bullet y} = \bar{x} + \bar{y}$$

Convenio de precedencia de operadores

Al evaluar una expresión del algebra de Boole, se sigue la siguiente relación de precedencia:

- 1º Se evaluan las expresiones entre paréntesis
- 2º La operación de complementar u operación NOT.
- 3º La operación u operación AND
- 4º La operación + u operación OR

Ej: La expresión
$$x + (y \bullet z) = (x + y) \bullet (x + z)$$
 es equivalente a $x + y \bullet z = (x + y) \bullet (x + z)$ que también escribiremos como $x + yz = (x + y)(x + z)$

Ej: La expresión
$$x \bullet (y+z) = (x \bullet y) + (x \bullet z)$$
 es equivalente a $x \bullet (y+z) = x \bullet y + x \bullet z$ que también escribiremos como $x(y+z) = xy + xz$

Álgebra de Boole Bivalente

Sea el conjunto $B = \{0, 1\}$ y las operaciones $(+, \bullet)$ definidas en la tabla. $(B, +, \bullet)$ forman un álgebra de Boole.

x	у	x + y	$x \bullet y$	\bar{x}
0	0	0	0	1
0	1	1	0	1
1	0	1	0	0
1	1	1	1	0

- 1º Ambas operaciones son cerradas, como muestra la tabla; tanto 0, 1 son elementos de B
- 2º **0** es el elemento identidad de la operación + **1** es el elemento identidad de la operación •
- 3º Es claro que ambas operaciones son conmutativas
- 4º Cada operación es distributiva respecto de la otra

$$x \bullet (y+z) = (x \bullet y) + (x \bullet z)$$

$$x + (y \bullet z) = (x + y) \bullet (x + z)$$

- 5° 0 es el complementario del 1 y viceversa
- 6º Existen dos elementos, el **0** y el **1** que son distintos

xyz	y+z	$x \bullet (y+z)$	<i>x</i> • <i>y</i>	$x \bullet z$	$(x \bullet y) + (x \bullet z)$
000	0	0	0	0	0
001	1	0	0	0	0
010	1	0	0	0	0
011	1	0	0	0	0
100	0	0	0	0	0
101	1	1	0	1	1
110	1	1	1	0	1
111	1	1	1	1	1

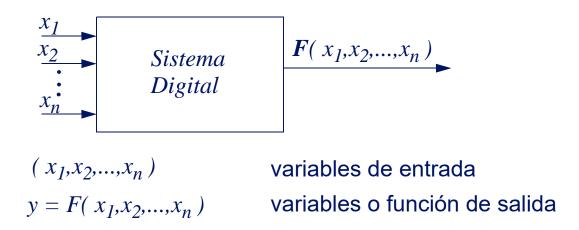
Definiciones:

- Una función Booleana F es una aplicación biyectiva definida sobre B^N (BxBx ...xB),
 o producto cartesiano de N álgebras de Boole, sobre un álgebra de Boole B
- Los elementos genéricos de B se denominan variables booleanas y se representan con letras x, y, z, etc.
- Los elementos de \mathbf{B}^{N} son vectores o n-uplas del la forma $X=(x_1,x_2,...,x_n)$, donde cada $x_i \in \mathbf{B}_i$

$$F: \mathbf{B}^{\mathbf{N}} \longrightarrow \mathbf{B}$$
$$(x_1, x_2, ..., x_n) \longrightarrow x$$

Una forma de representar una función booleana es mediante una Expresión algebraica

Funciones Booleanas sobre algebras de Boole bivalente modelan el comportamiento de los Sistemas Digitales



Funciones booleanas de dos variables: Operadores Lógicos

Sea
$$B = \{0, 1\}$$

 $(B, +, \bullet)$
 $F: \mathbf{B} \times \mathbf{B} \longrightarrow \mathbf{B}$
 $(x_1, x_2) \longrightarrow x$

Solo existen
16 funciones booleanas

diferentes de dos variables

Muchas de ellas se asocian a un sistema digital combinacional básico:

Operador lógico

Puerta lógica de dos entradas

Nota que solo existen $2^{(2^n)}$ funciones booleanas distintas de n variables

x y	0 0	0 1	10	1 1	Nombre F(x,y)
f_0	0	0	0	0	F(x,y)=0
\mathbf{f}_1	0	0	0	1	AND(x,y)
f_2	0	0	1	0	F(x,y)=xy'
f_3	0	0	1	1	F(x,y)=x
f ₄	0	1	0	0	F(x,y)=x'y
f_5	0	1	0	1	F(x,y)=y
f_6	0	1	1	0	XOR(x,y)
\mathbf{f}_7	0	1	1	1	OR(x,y)
f_8	1	0	0	0	NOR(x,y)
f ₉	1	0	0	1	XNOR(x,y)
f ₁₀	1	0	1	0	F(x,y)=y'
f ₁₁	1	0	1	1	F(x,y)=x+y'
f ₁₂	1	1	0	0	F(x,y)=x'
f ₁₃	1	1	0	1	F(x,y)=x'+y
f ₁₄	1	1	1	0	NAND(x,y)
f15	1	1	1	1	F(x,y)=1

Operadores Lógicos: Puertas Lógicas

Nombre	Símbolo	Función	Tabla de verdad	Nombre	Símbolo	Función	Tabla de verdad
AND	x y F	$F = x \bullet y$	xy F 00 0 01 0 10 0 11 1	INV	<u>x</u> F	$F = \bar{x}$	x F 0 1 1 0
OR	x y T	F = x + y	xy F 00 0 01 1 10 1 11 1	BUFF	<u>x</u> F	F = x	x F 0 0 1 1
NAND	x y	$F = \overline{x \bullet y}$	xy F 00 1 01 1 10 1 11 0	XOR	ř V	$F = x\bar{y} + \bar{x}y$ $F = x \oplus y$	xy F 00 0 01 1 10 1 11 0
NOR	x y y	$F = \overline{x + y}$	xy F 00 1 01 0 10 0 11 0	XNOR	± y Do₌F	$F = xy + \bar{x}\bar{y}$ $F = x \oplus y$	xy F 00 1 01 0 10 0 11 1

La función de cada operador lógico se implementa mediante un circuito electrónico basado en transistores

Puertas Lógicas

Las puertas lógicas son circuitos electrónicos con transistores que, si se utilizan adecuadamente,
 muestran un comportamiento semejante al de las funciones booleanas básicas (operadores lógicos).

Esto es, si se aplica a cada una de sus entradas señales digitales, con dos **niveles de tensión**, los cuales se interprestan como valores asociados a una **variable booleana**, y se interpreta la señal eléctrica a su salida como una señal digital de dos niveles de tensión asociados a una **variable booleana** de salida.

Desde el punto de vista del **diseño lógico**, los valores exactos de estos niveles de tensión no son importantes, lo que interesa es que sean dos niveles de tensión distintos y bien diferenciados.

Los niveles, o rangos concretos, de tensión asociados al cero y uno lógicos se denominan **niveles lógicos**, y son característicos de la tecnología electrónica concreta empleada para implementar las puertas lógicas.

• Según el tipo de transistores empleados en el diseño, se distinguen distintas familias lógicas.

Las más usuales son:

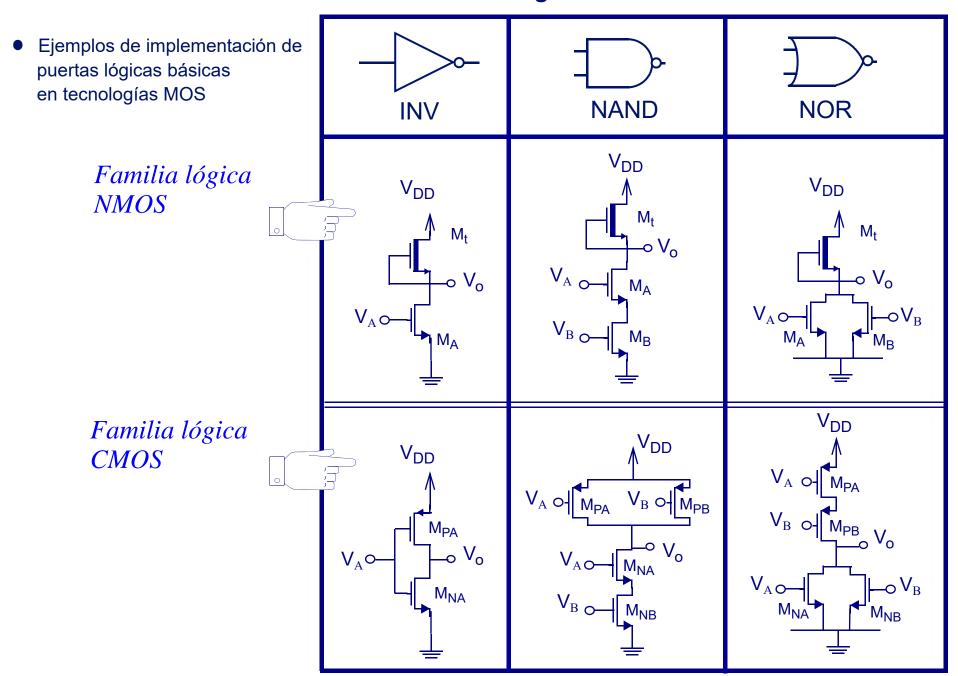
- TTL . Lógica Transistor-Transistor. Emplea transistores bipolares.
- ECL. Lógica de Emisor aCoplado. Emplea transistores bipolares.
- CMOS. Logica con transistores Metal-Oxido-Semiconductor.
- BiCMOS. Lógica con transistores Bipolares y CMOS.

cada una de las cuales presenta distintas características eléctricas.

Entre ellas las más destacadas son:

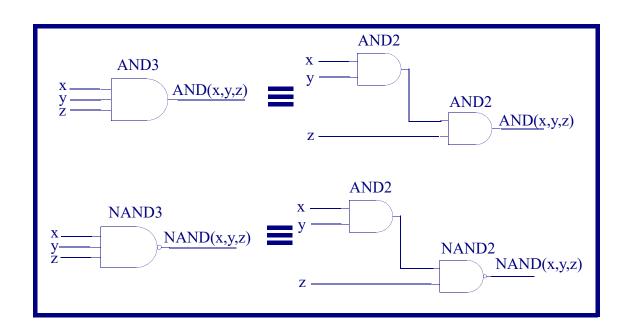
- Los niveles lógicos.
- Margenes de ruido.
- Características de entrada/salida. Fan-in, Fan-out.
- Tiempo de propagación.
- Consumo de potencia.

Puertas Lógicas



Puertas Lógicas

Las puertas lógicas, salvo NOT y BUF, pueden expandirse para obtener operadores de múltiples entradas.
 La expansión es directa para aquellos operadores que son asociativos como AND, OR, XOR y XNOR,
 y necesita alguna operación intermedia para aquellos operadores que no lo son como NAND, NOR.



- Ej: (propuesto) Construir una AND y una OR de 4 y 5 entradas respectivamente, empleando operadores lógicos de dos entradas.
- Ej: (propuesto) Construir una NAND y una NOR de 4 y 5 entradas respectivamente, empleando operadores lógicos de dos entradas

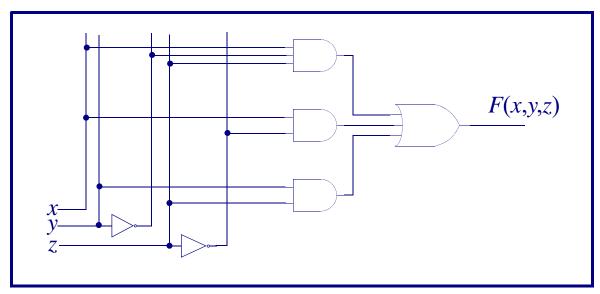
Puertas Lógicas: Circuitos Lógicos

 Disponiendo de puertas AND y OR de cualquier número de entradas y puertas NOT, podremos construir, tomando como base una expresión que contenga estos operadores, un circuito de puertas lógicas que se comporte como modela dicha función.

Ej: Sea
$$F: \mathbf{B} \times \mathbf{B} \times \mathbf{B} \longrightarrow \mathbf{B}$$

$$F(x,y,z) = xyz + xz + yz$$

Diagrama o circuito lógico



Ej: Dibujar el circuito lógico que se realiza físicamente la función booleana:

$$F_3(x, y, z) = (x + y + z) \cdot (x + \bar{y} + \bar{z}) \cdot (\bar{x} + y + z)$$

Representación de funciones booleanas:

- Expresión algebraica: Construida con variables y operaciones booleanas. No es única.

$$F(x, y, z) = (x \bullet y) + (\bar{y} \bullet z) + (\bar{x} \bullet y \bullet \bar{z})$$

$$F(x, y, z) = (x \bullet y \bullet \bar{z}) + (\bar{y} \bullet z) + (\bar{x} \bullet y \bullet \bar{z}) + (x \bullet y \bullet z)$$

- **Tabla de verdad**: Tabla que recoge el valor de la función para todas las combinaciones de las variables del espacio origen sobre el que se define la función. Es única.

x y z	$\boldsymbol{\mathit{F}}$
0 0 0	0
0 0 1	1
0 1 0	1
0 1 1	0
100	0
1 0 1	1
1 1 0	1
1 1 1	1

Definición:

- Se dice que dos expresiones booleanas son equivalentes:
 - Si dan lugar a la misma tabla de verdad.

Ejemplo:

$$F_1(x, y, z) = y(x + \bar{x}\bar{z}) + \overline{(y + \bar{z})}$$

$$F_2(x, y, z) = xy + \bar{y}z + \bar{x}y\bar{z}$$

Son equivalentes
$$F_1(x, y, z) \equiv F_2(x, y, z)$$

Les corresponde la misma tabla de Verdad

Definiciones:

- Se llama **literal** a una variable binaria x o a su complementaria \overline{x}
- Se llama término producto de una función booleana, a todo producto de literales
- Se llama término producto canónico de una función booleana, a todo término producto en el que aparezcan todas las variables de la función.
- Se llama término suma de una función booleana, a toda suma de literales.
- Se llama término suma canónico de una función booleana, a todo término suma en el que aparezcan todas las variables de la función.

Función suma de términos producto

$$F(x, y, z) = (x \bullet y) + (\bar{y} \bullet z) + (\bar{x} \bullet y \bullet \bar{z})$$

Términos producto Término producto canónico

Función producto de términos suma

$$F_1(x, y, z) = (x + y) \bullet (\bar{y} + z) \bullet (\bar{x} + y + \bar{z})$$

Términos suma Término suma canónica

Definiciones:

• Se llama **minitérmino** o **minterm** de n variables, a cada una de las funciónes booleanas de n variables formadas por un único término producto canónico.

Cada minterm cumple la propiedad de tomar el valor lógico **1**, para una y sólo una de las 2ⁿ combinaciones de sus variables de entrada.

Cada minterm se suele nombrar como m_i , donde i representa al valor entero de la combinación de entrada para la cual el minitérmino vale 1.

$$F(x, y, z) = (\bar{x} \bullet y \bullet \bar{z}) = m_2$$

 Se llama maxitérmino o maxterm de n variables, a cada una de las funciónes booleanas de n variable formadas por un único término suma canónico.

Cada maxterm cumple la propiedad de tomar el valor lógico **0**, para una y sólo una de las 2ⁿ combinación de sus variables de entrada.

Cada maxterm se suele nombrar como M_i , donde i representa al valor entero de la combinación de entrada para la cual el maxitérmino vale $oldsymbol{0}$.

$$F_1(x, y, z) = (x + \bar{y} + z) = M_2$$

• Existen tantos maxterm y minterm como combinaciones de las variables de entrada.

Por tanto, para funciones de nº de variables de entrada, existen 2ⁿ minterms y 2ⁿ maxterm

Se cumple además que $m_i = \overline{M_i}$ para todo i.

$$m_2 = (\bar{x} \bullet y \bullet \bar{z}) = \overline{(x + \bar{y} + z)} = \overline{M}_2$$

Minterm y Maxterm de tres variables. F(x,y,z)

x y z	Minterm	Término Producto	Maxterm	Término Suma
0 0 0	m_0	$\bar{x}\bar{y}\bar{z}$	M_0	x+y+z
0 0 1	m_1	$\bar{x}\bar{y}z$	M_1	$x+y+\bar{z}$
010	m ₂	$\bar{x}y\bar{z}$	M ₂	$x + \bar{y} + z$
011	m ₃	$\bar{x}yz$	M ₃	$x + \bar{y} + \bar{z}$
100	m ₄	$x\bar{y}\bar{z}$	M_4	$\bar{x} + y + z$
101	m ₅	$x\bar{y}z$	M ₅	$\bar{x} + y + \bar{z}$
110	m ₆	$xy\bar{z}$	M ₆	$\bar{x} + \bar{y} + z$
111	m ₇	xyz	M ₇	$\bar{x} + \bar{y} + \bar{z}$

Minterm y Maxterm de n variables. $F(x_1, x_2, \dots, x_n)$

En general existe 2ⁿ mintern y maxterm para funciones de n variables

Teorema de Expansión de Shannon

$$\forall F|F \colon \mathbf{B}_b^N \to B_b \ \ \mathbf{y} \ \forall (x_1, x_2, ..., x_n) \in B_b^N$$
 a)
$$F(x_1, x_2, ..., x_n) = (x_1 \bullet F(1, x_2, ..., x_n)) + (\overline{x_1} \bullet F(0, x_2, ..., x_n))$$
 b)
$$F(x_1, x_2, ..., x_n) = (x_1 + F(0, x_2, ..., x_n)) \bullet (\overline{x_1} + F(1, x_2, ..., x_n))$$

Veamos un ejemplo de aplicación del teorema a):

$$F(x, y, z) = xy + \bar{y}z + \bar{x}y\bar{z}$$

$$F(x, y, z) = x \cdot F(1, y, z) + \bar{x} \cdot F(0, y, z) = x \cdot (y + \bar{y}z) + \bar{x} \cdot (\bar{y}z + y\bar{z}) = xy + x\bar{y}z + \bar{x}\bar{y}z + \bar{x}y\bar{z}$$

Si ahora sobre esta expresión repetimos el teorema a) para la variable y

$$F(x, y, z) = y \cdot F(x, 1, z) + \bar{y} \cdot F(x, 0, z) = y \cdot (x + \bar{x}\bar{z}) + \bar{y} \cdot (xz + \bar{x}z) = xy + \bar{x}y\bar{z} + x\bar{y}z + \bar{x}\bar{y}z$$

Si repetimos el teorema a) para la variable z

$$F(x, y, z) = z \cdot F(x, y, 1) + \bar{z} \cdot F(x, y, 0) = z \cdot (xy + x\bar{y} + \bar{x}\bar{y}) + \bar{z} \cdot (xy + \bar{x}y) = xyz + x\bar{y}z + \bar{x}\bar{y}z + xy\bar{z} + \bar{x}y\bar{z}$$

Llegamos finalmente a: $F(x,y,z) = m_7 + m_5 + m_1 + m_6 + m_2$

que es la suma de los minitérminos de tres variables para los cuales F(x,y,z) vale 1, según hemos visto en su tabla de verdad.

Este resultado se puede generalizar

x y z	F
0 0 0	0
0 0 1	1
0 1 0	1
0 1 1	0
100	0
1 0 1	1
1 1 0	1
111	1

Formas canónicas de una función booleana

Vamos a aplicar el teorema de expansión de Shannon a) a cada una de las variables de una función genérica de tres variables F(x,y,z), comenzamos por la variable x.

$$F(x, y, z) = x \cdot F(1, y, z) + \bar{x} \cdot F(0, y, z)$$

Repetimos el teorema a) para la variable y

$$F(x, y, z) = y \cdot [x \cdot F(1, 1, z) + \bar{x} \cdot F(0, 1, z)] + \bar{y} \cdot [x \cdot F(1, 0, z) + \bar{x} \cdot F(0, 0, z)]$$

$$F(x, y, z) = xy \cdot F(1, 1, z) + \bar{x}y \cdot F(0, 1, z) + x\bar{y} \cdot F(1, 0, z) + \bar{x}\bar{y} \cdot F(0, 0, z)$$

Repetimos el teorema a) para la variable z

$$F(x, y, z) = z \cdot [xy \cdot F(1, 1, 1) + \bar{x}y \cdot F(0, 1, 1) + x\bar{y} \cdot F(1, 0, 1) + \bar{x}\bar{y} \cdot F(0, 0, 1)] +$$

$$\bar{z} \cdot [xy \cdot F(1, 1, 0) + \bar{x}y \cdot F(0, 1, 0) + x\bar{y} \cdot F(1, 0, 0) + \bar{x}\bar{y} \cdot F(0, 0, 0)] =$$

$$= xyz \cdot F(1, 1, 1) + \bar{x}yz \cdot F(0, 1, 1) + x\bar{y}z \cdot F(1, 0, 1) + \bar{x}\bar{y}z \cdot F(0, 0, 1) +$$

$$xy\bar{z} \cdot F(1, 1, 0) + \bar{x}y\bar{z} \cdot F(0, 1, 0) + x\bar{y}\bar{z} \cdot F(1, 0, 0) + \bar{x}\bar{y}\bar{z} \cdot F(0, 0, 0)$$

Vemos finalmente que: $F(x,y,z) = F(0).m_0 + F(1).m_1 + F(2).m_2 + F(3).m_3 + F(4).m_4 + F(5).m_5 + F(6).m_6 + F(7).m_7$

F(x,y,z) puede expresarse como la suma del producto de cada minterm de tres variables por el valor de la función para la combinación binaria asociada a cada minterm.

Esta es la Forma canónica de F en forma de suma de productos (SDP).

Si repetimos el ejemplo aplicando el teorema de Shannon b) se obtendrá que F(x,y,z) se puede expresar:

$$F(x,y,z) = [F(0) + M_0] \cdot [F(1) + M_1] \cdot [F(2) + M_2] \cdot [F(3) + M_3] \cdot [F(4) + M_4] \cdot [F(5) + M_5] \cdot [F(6) + M_6] \cdot [F(7) + M_7]$$

F(x,y,z) puede expresarse como el producto de la suma de cada maxterm de tres variables y el valor de la función para la combinación binaria asociada a cada maxterm.

Esta es la Forma canónica de F en forma producto de sumas (PDS).

Formas canónicas de una función booleana

$$\forall F | F : \mathbf{B}_b^N \to B_b \ \ \mathbf{y} \ \forall (x_1, x_2, ..., x_n) \in B_b^N$$

Forma canónica	suma de minitérminos
$F(x_1, x_2,, x_n) = \sum_{i=0}^{2^n - 1} (a_i \cdot m_i)$	Donde m_i es el <i>i</i> -ésimo minterm de n variables Donde a_i es el valor de la función para i, $F(i)$
$F(x_1, x_2,, x_N) = \sum_{N} (i, j, k,, p)$	donde i,j,k,,p son los índices de los minterm para los que F toma el valor 1.
Forma canónica p	producto de maxitérminos
$F(x_1, x_2,, x_n) = \prod_{i=0}^{2^n - 1} (a_i + M_i)$	Donde M_i es el i -ésimo maxterm de n variables Donde a_i es el valor de la función para i, $F(i)$
$F(x_1, x_2,, x_N) = \prod_{N} (i', j', k',, p')$	donde i,j,k,,p son los índices de los maxterm para los que F toma el valor 0.

Formas canónicas de una función booleana

Ejemplo:
$$F(x, y, z) = xy + \bar{y}z + \bar{x}y\bar{z}$$

$$F(x, y, z) = xyz + x\bar{y}z + \bar{x}\bar{y}z + xy\bar{z} + \bar{x}y\bar{z}$$

$$F(x, y, z) = m_7 + m_5 + m_1 + m_6 + m_2$$

Se dice que $\{m_1,m_2,m_5,m_6,m_7\}$ son los Minitérminos de la función F Su expresión canónica en forma suma de productos se representa:

$$F(x, y, z) = \sum_{3} (1, 2, 5, 6, 7)$$

Su expresión canónica en forma producto de sumas se representa:

$$F(x, y, z) = \prod_{3} (0, 3, 4)$$

$$F(x,y,z) = M_0 M_3 M_4$$

$$F(x, y, z) = (x + y + z) \cdot (x + \bar{y} + \bar{z}) \cdot (\bar{x} + y + z)$$

Se dice que $\{M_0, M_3, M_4,\}$ son los Maxitérminos de la función F

хуг	\boldsymbol{F}	
0 0 0	0	$ M_0$
0 0 1	1	\leftarrow m ₁
0 1 0	1	\leftarrow m ₂
0 1 1	0	$ M_3$
100	0	$ M_4$
1 0 1	1	\leftarrow m ₅
1 1 0	1	\leftarrow m ₆
111	1	← _m ₇

Formas canónicas y formas normales de las funciones booleanas

Definiciones:

- Se dice que dos expresiones booleanas son equivalentes:
 - Si dan lugar a la misma tabla de verdad, o bien,
 - Si se pueden expresar en la misma forma canónica

Ejemplos:	$F_1(x, y, z) = y(x + \bar{x}\bar{z}) + \overline{(y + \bar{z})}$			
	$F_2(x, y, z) = xy + \bar{y}z + \bar{x}y\bar{z}$			
	$F_3(x, y, z) = (x + y + z) \cdot (x + \bar{y} + \bar{z}) \cdot (\bar{x} + y + z)$			

x y z	$\boldsymbol{\mathit{F}}$
0 0 0	0
0 0 1	1
0 1 0	1
0 1 1	0
100	0
1 0 1	1
1 1 0	1
111	1

Les corresponde la misma tabla de Verdad

Son equivalentes
$$F_1(x, y, z) \equiv F_2(x, y, z) \equiv F_3(x, y, z)$$

Dan lugar a la misma expresión en forma canónica
$$F(x, y, z) = \sum_{3} (1, 2, 5, 6, 7)$$

- Se dice que una expresión algebraica está normalizada si tiene una de estas dos formas:
 - Una suma de términos producto. Forma normal disyuntiva
 - Un producto de términos suma. Forma normal conjuntiva.

Toda función booleana puede expresarse en forma normalizada SDP y PDS

Ejemplos:

Expresión en forma normal disyuntiva, no canónica

$$F_2(x, y, z) = xy + \bar{y}z + \bar{x}y\bar{z}$$

Expresión en forma normal conjuntiva, forma canónica

Expresión no normalizada

$$F_3(x, y, z) = (x + y + z) \cdot (x + \overline{y} + \overline{z}) \cdot (\overline{x} + y + z)$$

$$F_1(x, y, z) = y(x + \overline{x}z) + \overline{(y + \overline{z})}$$

Puertas Lógicas: Conjunto completo de operadores

- Se dice que un conjunto de operadores es funcionalmente completo si cualquier función booleana puede representarse empleando únicamente operadores de ese conjunto.
 - El conjunto de operadores **AND**, **OR** y **NOT** es funcionalmente completo debido a que cualquier función booleana puede expresarse de forma canónica como suma de productos o producto de sumas, las cuales pueden realizarse mediantes los operadores antes citados.
 - Las sumas mediante operadores **OR** y los productos mediante operadores **AND**.
- Puede demostrarse que los operadores NAND y NOR por separado forman también, cada uno de ellos, un conjunto completo de operadores.

Ejemplo: NAND(
$$x$$
, y) = \overline{xy}

Vamos a tratar de expresar los operadores AND, OR y NOT mediante operadores NAND.

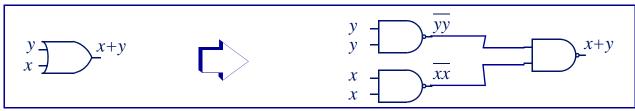
$$NOT(x) = \overline{x} = \overline{xx} = NAND(x,x)$$



 $AND(x,y) = xy = NOT(\overline{xy}) = NOT(\overline{NAND}(\overline{xy})) = NAND(NAND(x,y), NAND(x,y))$

$$x \rightarrow xy$$
 $x \rightarrow xy$
 $x \rightarrow xy$

$$OR(x,y) = x + y = NOT(\overline{x} \overline{y}) = NAND(\overline{x} \overline{y}) = NAND(NAND(x,x), NAND(y,y))$$



Propuesta: (Repetir este ejemplo para el operador NOR)

Escalas de integración

 Las puertas lógicas se fabrican sobre obleas o láminas de material semiconductor, generalmente silicio, y se encapsulan en bloques cerámicos o plásticos, formando componentes compactos denominados circuitos integrados (IC).

Según el nº de puertas lógicas, o de transistores, incluidos en un IC, y por tanto de la complejidad de este, se habla diferentes escalas de integración

SSI, Small Scale Integration

MSI, Medium Scale Integration

LSI, Large Scale Integration

VLSI, Very Large Scale Integration

ULSI. Ultra Large Scale Integration

Hasta 12 puertas

Hasta 100 puertas

Hasta 1.000 puertas

Hasta 10.000 puertas

Mas de 10.000 puertas

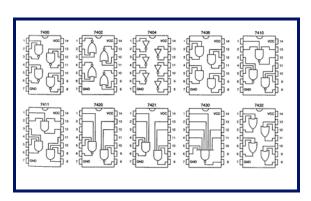
Hasta 100 transistores

Hasta 1.000 transistores

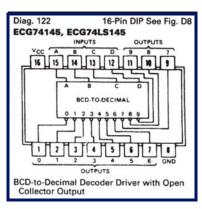
Hasta 10.000 transistores

Hasta 100.000 transistores

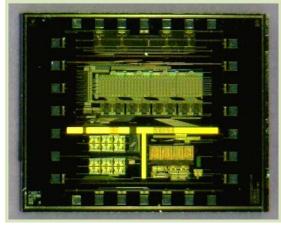
Mas de 100.000 transistores



Chips SSI



Chip LSI

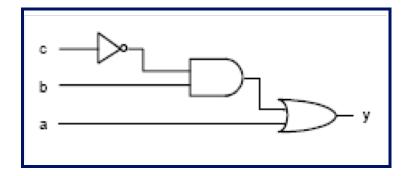


Chip VLSI

Lenguajes de Descripción del Hardware (HDL): Operadores Lógicos

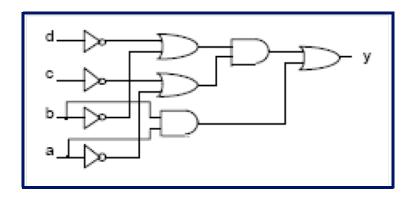
Nombre	Símbolo Función	HDL	Nombre	Símbolo	HDL
AND	$ \begin{array}{c} a \\ b \\ \hline F = x \bullet y \end{array} $	i) y <= a and b;ii) y <= a when b = '1' else '0';	INV	$ \frac{a}{y} = \bar{a} $	i) y <= not a;ii) y <= '1' when a = '0' else '0';
OR	$ \begin{array}{c} a \\ b \\ y \\ y \\ y \\ a + b \end{array} $	i) y <= a or b;ii) y <= a when b = '0' else '1';	BUFF	$ \begin{array}{c} \underline{a} \\ y \\ y = a \end{array} $	i) y <= a; ii) y <= '1' when a = '1' else '0';
NAND	$\frac{a}{b} \qquad \qquad$	i) y <= a nand b; ii) y <= '0' when (a = '1') and (b = '1') else '1';	XOR	$y = a\bar{b} + \bar{a}b$ $y = a \oplus b$	 i) y <= a xor b; ii) y <= not a when b = '1' else a; iii) y <= '0' when a = b else '1';
NOR	$y = \overline{a+b}$	i) y <= a nor b; ii) y <= '1' when (a = '0') and (b = '0') else '0';	XNOR	$y = ab + \bar{a}\bar{b}$ $y = \bar{a} \oplus \bar{b}$	 i) y <= not (a xor b); ii) y <= a when b = '1' else a; iii) y <= '1' when a = b else '0';

Lenguajes de Descripción del Hardware (HDL): Circuitos Lógicos



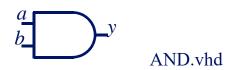
$$y = F(a, b, c) = a + \overline{c}b$$

 $y \le a \text{ or (b and not c)};$



$$y = F(a, b, c, d) = ab + (\bar{b} + d)(\bar{c} + \bar{a})$$

 $y \le ((not d or not b) and (not c or not a)) or (b and a);$



```
library IEEE;
use IEEE.std_logic_1164.all;
entity and2 is
   port (
        a : in STD_LOGIC;
        b : in STD_LOGIC;
        y : out STDLOGIC;
        y: out STDLOGIC;
        );
end and2;

architecture and2 of and2 is
begin
        y <= a and b;
end and2;</pre>
```