

Albert Comas Pacheco

#### **Pregunta 4**

El que fa el segon circuit és una multiplicació amb  $n$  iteracions. Carga el multiplicant a R6 i el multiplicador a R7 (en el nostre cas es fent-ho manualment posant al KEY-DATA el valor). El que fa és deixar el 16 bits de menor pes de la multiplicació de  $R6 * R7$  en el registre R5 fent PRINT-DATA. L'execució acaba i torna a fer una nova un cop detecta que R7 té zeros.