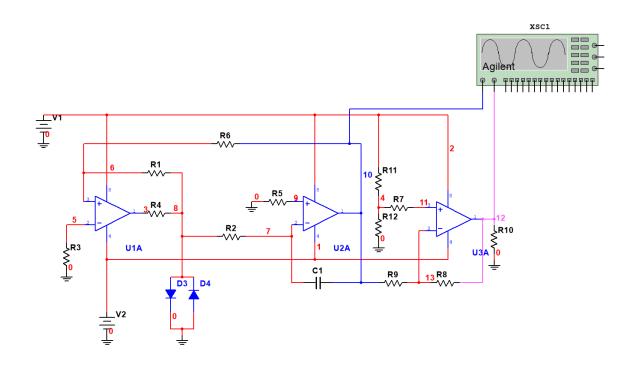
实验3——三角波产生电路(运放应用电路)

姓名: 钟 源 学号: 04022212 得分: ____

设计题:使用集成运放和其它必要的元器件,设计一个三角波产生电路,其峰峰值为 3V(允许+/-5%误差),周期 5mS(允许+/-5%误差),且最低电平高于 0V。(使用集成运放采用+/-5V直流电源)。电路结构可以参考下图。



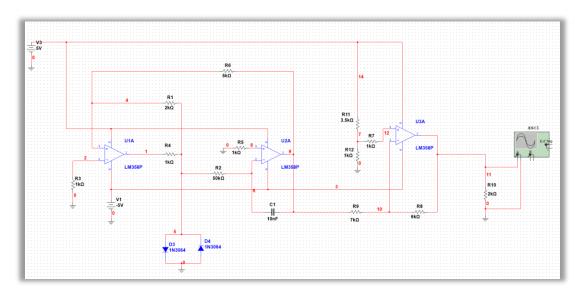
实验任务:

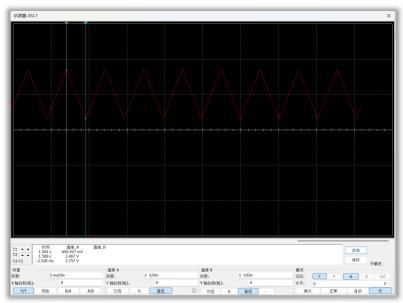
- 1. 写出设计思路,特别是如何保证峰峰值、振荡周期与最低电平值;
- 请在面包板上完成实验电路,用示波器测量输出三角波的频率、峰峰值(提供实验电路 照片和示波器测试波形截图)。

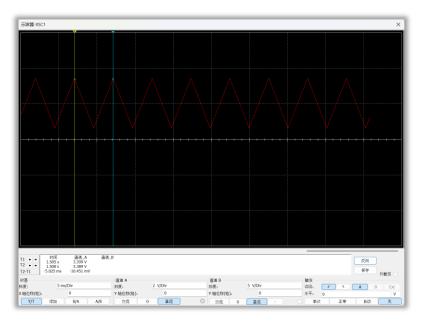
1.设计思路:

(1) 理论计算:

取V., =5V, V,	nun = 0.7V						_
(1)		٠		٠	٠	٠	٠
11/11/2	V _{oH} = V _{plon} = 0.7V	V - v -	. 471/		*		
					*		
	Ø₹ Å. ,	Voj <u>Ri</u>		·R,			
	\ \V_+^2 \	Ri+R6	—+ V ₀₂ ·	R,+P6			
	被而下i爬着 V _{IL} = -	Ri Von = -	R. VDION	,			
	上/限为 V _{EH} = -	R. Vol = -	Re Voice	,	•	٠	
(2)积油路:			•	•	*	٠	٠
	A L" Fow 1/4 "Each ."	V _{or}	•		٠	٠	*
	A,由"虚断"和虚短",元=						
	故 1/2 = - 1	<u>ς</u> /, % d	ť				
	可见 Voj = Voj > 0时, Voj 液	(t) Vol= 16 <	ρα _δ ν,	骸.			
	故 Voz (max) = VzH, V	Corposin) = VII , X	Voz(pp) =	$\frac{2R_b}{R_i}V_0$	(m)		
	前機中有162=-	K, t	•	•		•	•
	取记者是有一个	$\frac{Z_6}{V_{p(p)}} = \frac{T}{2}$, <u>I</u>	.V _{o(m)} =	⇒ T:	4RRG	
(3)减;器				•		.^1	٠
()/ ·///(\ /\/)	1 /1 R. 1 Ru	v R	8 1/		*		٠
	$V_{05} = \left(\left + \frac{R_8}{R_4} \right \right), \frac{R_0}{R_1 + R_{12}}$				*		
	故 Var(pg= Z Rg Voz= Z		V _{p(m)}				
	Vos follows = (H+ Rg) + A	Ru Parka Va)				
(4).确定参							
	全 [T= 4R	R, = 5>/0	3,	•	*	•	*
		2 R8 R6 - 10		,	•	٠	٠
		R _{9.} R, S (+ - Rs) , (+			۶۷	٠	٠
		,4, (
	可得· R1 = 5					4= 5-/0-4	
	越定 C,=10.1F, R				· V	٠	
		= bkn . R					
	R	:35k/L, R	n=1k/1		-	,	_

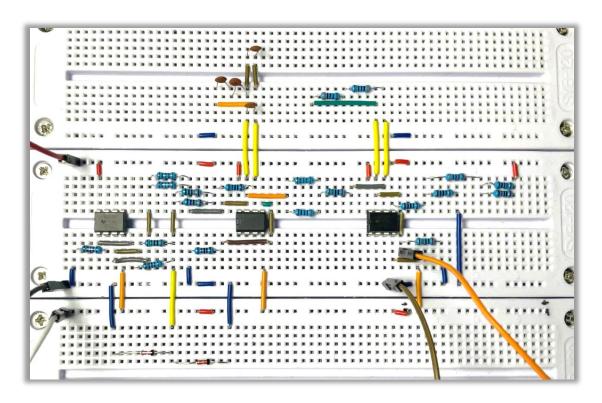






2.实验结果:

(1) 电路照片:



(2) 测量结果:

