01076006 Digital System Fundamentals 2562/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

<u>การทดลองที่ 9</u> พื้นฐานวงจร ALU

<u>วัตถุประสงค์</u>

- 1. เพื่อศึกษาวิธีการออกแบบวงจร ALU
- 2. เพื่อให้เข้าใจการออกแบบวงจรดิจิตอลด้วยวิธี Schematic
- 3. เพื่อให้สามารถออกแบบวงจรดิจิตอล โดยกระบวนการ Top-Down Design

การทดลอง

- 1. ให้นักศึกษานำเอกสารใบตรวจการทดลองให้อาจารย์ผู้ควบคุมการทดลองเชนรับรองเอกสารก่อนเริ่มทำ การทดลองภายใน 1 ชม.
- 2. ให้นักศึกษาออกแบบและสร้างวงจร ALU โดยมีข้อกำหนดดังนี้
 - 2.1. เป็นวงจรคำนวณเลขจำนวนเต็ม 8 บิต ไม่คิดตัวทด ไม่คิดตัวยืม
 - 2.2. รับอินพุทขนาด 8 บิท จำนวน 2 ชุดจาก**สวิทซ์เลื่อนและดิพสวิทซ์** โดยสวิทซ์เลื่อนเป็นตัวตั้ง (ขึ้น 1 ลง 0)
 - 2.3. สามารถกระทำการทำงานได้ดังนี้
 - 2.3.1. ADD (บวก)
 - 2.3.2. SUB (ลบ)
 - 2.3.3. XOR (เอ็กซ์คลูซีฟออร์)
 - 2.3.4. SHL (ลอจิกคอลชิฟ ซ้าย 1 ครั้ง จากตัวตั้ง)
 - 2.4. แสดงผลลัพธ์บนตัวแสดงผลเจ็ดส่วนเป็นเลขฐาน 16 (7 Segments)
 - 2.5. ให้ใช้สวิทซ์กดติดปล่อยดับทำหน้าที่เลือกการทำงานแต่ละแบบ
- 3. ให้นักศึกษาออกแบบวงจรแบบและสร้างวงจรดังกล่าวด้วยวิธี Schematic และทำการ Download ลง FPGA ในส่วนที่เป็น PROM (ปิดเครื่อง เปิดใหม่ วงจรยังอยู่และทำงานได้)
- 4. ให้นักศึกษาทดสอบการทำงานของวงจรให้ถูกต้องสมบูรณ์ก่อนทำการส่งตรวจ
- 5. ส่งในชั่วโมงปฏิบัติการ หากส่งไม่ทันตามกำหนดเวลาจะถูกหักตามหมายเหตุท้ายใบตรวจการทดลอง

หมายเหตุ กรุณาอ่านหมายเหตุท้ายใบตรวจการทดลองให้ละเอียด

ใบตรวจการทดลองที่ 9

วัน/เดือน/ปี	กลุ่มเช้า 🔲 กลุ่มบ่าย
รหัสนักศึกษา	- ชื่อ-นามสกุล
การตรวจการทดลอง	🗌 บันทึกคะแนนแล้ว
การทดลองข้อ 1 ลายเซ็นผู้ควบคุมการทดลอง	
🗌 ไม่หักส่งช้า 🔲 หักส่งช้า 50%	
การทดลองข้อ 4 ลายเซ็นผู้ควบคุมการทดลอง	(Perfect circuit)
ไม่หักส่งเกินกำหนด	หักส่งเกินกำหนด 50%
🗌 หักเพิ่มเป็น 10% 🔲 หักเพิ่มเป็น 20%	🗌 หักเพิ่มเป็น 30% 🔲 หักเพิ่มเป็น 40%
🗌 หักเพิ่มเป็น 50% 🔲 หักเพิ่มเป็น 60%	🗌 หักเพิ่มเป็น 70% 🔲 หักเพิ่มเป็น 80%
🗌 หักเพิ่มเป็น 90%	
<u>หมายเหตุ</u>	
1. ไม่รับใบตรวจการทดลองที่มีร่องรอยการ	รแก้ไข ขด ลบ ขีด ฆ่า เปลี่ยนแปลงทกชนิด

- 2. หากไม่ทำตามข้อกำหนดในการทดลองข้อที่ 1 หัก 50%
- 3. หากส่งวงจรตามข้อ 4 เกินสัปดาห์ที่กำหนด หักเพิ่ม 50%
- 4. หากส่งวงจรตามข้อ 4 ให้ตรวจแล้วผิดพลาด หักเพิ่มครั้งละ 10%
- 5. การทดลองนี้จำกัดการหักคะแนนไม่เกิน 90%