

Assignment

- ☐ แต่ละกลุ่มมีสมาชิกได้ไม่เกิน 5 คน(ห้ามอยู่เซคเดียวกันทั้งหมดและควรมีทั้ง 3 เซค)
 - ☐ กำหนดส่งหลังสอบปลายภาคไม่เกิน 7 วัน(เริ่มส่งได้ตั้งแต่วันนี้)
 - ☐ ยื่นเอกสารข้อเสนอโครงการได้จนถึงก่อนสอบปลายภาค(เอกสารข้อเสนอโครงการคือเอกสารที่อธิบายให้เข้าใจง่ายๆ และชัดเจนว่าจะทำอะไรบ้าง เช่น โบรชัวร์)
 - ☐ ประกอบไปด้วยทั้งวงจร TTL และ วงจรบน FPGA ทำงานร่วมกัน
 - ☐ สิ่งที่ต้องส่ง
 1. การนำเสนอชิ้นงาน
 2. เอกสารการออกแบบ(Design document)
 3. เอกสารในรูปแบบไฟล์อิเล็กทรอนิกส์ทั้งหมด(Word, PDF and any)
 4. วิดีโอแนะนำชิ้นงานที่โพสต์ลงเครือข่ายออนไลน์ที่เป็นสาธารณะ
xxxxx_CE_KMITL_Digital_2562; xxxx = ชื่อชิ้นงาน
- ใน Video ควรมี Subtitle และต้องมีการบรรยายพร้อมแนะนำทีมงานทั้งหมดด้วย
- ☐ การให้คะแนน = เอกสารข้อเสนอโครงการ, เอกสารการออกแบบ, ไอเดีย, เทคนิค, ความสมบูรณ์, วิดีโอ