CINCUENTA AÑOS DE DESARROLLO DE PROCESADORES ¿PARA ESTO?

EXITOS, BACHE, SUMIDOROS Y AGUJEROS NEGROS QUE TIENE TODA ARQUITECTURA

ACT | THE IBM SYSTEM / 360, DEC'S VAX AND PREWDE TO CISC

1950 y 1960

Experimentación de mainframe's con ISA

Unicas computadoras siendo. disengãas en esos tiempos

IBM

Salo vendia cuatro lineas de computadoras

· The 650, 701,702 and 1401

15A's incompatibles entre cada una por lo que era imposible el mantenimiento y desariollo.

16M decide elaborar una compatibilidad binaria can instrucciones para todas sus maquinas

Gen Amdahl junta con su equipa deciden utilizar

[Hicroprogramacion]

En la IBM 360 para simplificat el harduare

Maurice Wilkes concibe la microprogramación en 1951

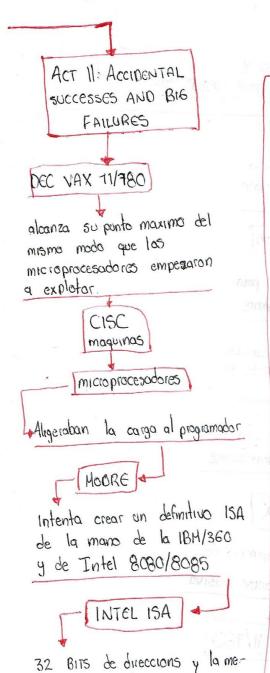
Microprogramación florece en el diseño del manfraime

DEC VAX

el mayor ejemplo de microprogramación masiva

VAX 11/780

MARCA EL NACINIENTO



morra de seguridad

ADA *



ACT III: THE BIRTH OF CISC, VLIW, AND THE SINKING OF THE ITANIC

JOHN COCKE

EL PADRE DE RISC

DESARROLLA EL 184807 no microprogramado, un procesador radical

REDUTO NUMERO DE 4
INSTRUCCIONES

ROMPE LA LINE DE 15 MIPS

Base Para una larga line De procesadores RISC.

Despues se dieron cuenta que el 80% de la VAX microcodiga era utilizado por el 20% instrucciones de CISC pero solo presentaba el 0.2% de la ejecución del programa

RISC 6x mas veloz que CISC

ACT IV: DENNARD SCALLING AND MOORE'S LAU ARE DEAD ...

PROCESADORES RISC

Distrutan de casi 20 años de ganancias montados sobie la Ley De Moore y Dennard Scaling

MUERE SCALING Y los procesadores ya solo Se sostentan en la LEY DE MODRE

HOERE HOORE (LEY)

Ya que no es posible reguir con el mejoramiento del procesador, a. partir del 2015.

Lev moure en la actualidad pasa de 1.5 ó 3.5 años a 20 años.