

Laboratoire de Physique nucléaire et des Hautes Energies

<http://>

Chef de projet

Dates du projet

5 févr. 2018 - 14 juil. 2018

Avancée

0%

Tâches

39

Ressources

0

Tâches

2

Nom	Date de début	Date de fin
Arrivé & prise de contact	05/02/18	09/02/18
Prise en main du projet	12/02/18	16/02/18
Découverte & apprentissage du VHDL	19/02/18	20/02/18
mise en pratique VHDL	22/02/18	28/02/18
Prototype maquette piano à une touche	01/03/18	18/05/18
Module accéléromètre	01/03/18	23/03/18
étude comparative I2C vs SPI	01/03/18	02/03/18
étude des registres de contrôle à paramétrer	05/03/18	06/03/18
Hack du controle SPI accéléromètre	07/03/18	09/03/18
Dev. code VHDL communication accéléromètre	12/03/18	23/03/18
Module Filtre	26/03/18	20/04/18
Acquisition des données	26/03/18	27/03/18
caractérisation des données et interprétation	28/03/18	30/03/18
Asservissement numérique	03/04/18	20/04/18
expérience en labo pour production des données	03/04/18	06/04/18
étude de graph-établir fonction de transfère	09/04/18	13/04/18
calcul de la fonction de transfère	16/04/18	18/04/18
intégration fonction transfère au module vhdI	19/04/18	20/04/18
Module DAC	23/04/18	18/05/18
reception des données	23/04/18	24/04/18
transmission sous module SPI	25/04/18	26/04/18
Adaptation module spi existant	27/04/18	02/05/18
configuration des registre de contrôle du DAC	03/05/18	04/05/18
mesure physique en sortie de DAC et débuge	07/05/18	18/05/18
Conception carte électronique	23/05/18	21/06/18
formation au plassement routage sous KICAD	23/05/18	24/05/18
PCB miniaturisation accéléromètre	25/05/18	01/06/18

Tâches

3

Nom	Date de début	Date de fin
PCB amplificateur de signaux	04/06/18	08/06/18
PCB mezzanine - carte à connecteurs	11/06/18	15/06/18
formation production & assemblage des cartes	18/06/18	21/06/18
mesure et caractérisation de la chaine de contrôle	22/06/18	06/07/18
caractérisation de l'accélération fournie par l'accéléromètre	22/06/18	25/06/18
expérimentation des différents mode de contrôle fournie par le contrôleur moteur	26/06/18	28/06/18
conception d'une maquette pour caractériser le contrôle "TORQUE" du contrôleur	29/06/18	04/07/18
exploitation des données	05/07/18	06/07/18
prototype maquette piano à 12 touches	09/07/18	13/07/18
déploiement de generate pour dupliquer les module accéléromètre et filtre	09/07/18	10/07/18
adaptation du vhdl pour intégration module DAC à la réception des modules dupliques	11/07/18	12/07/18
test	13/07/18	13/07/18

Diagramme de Gantt

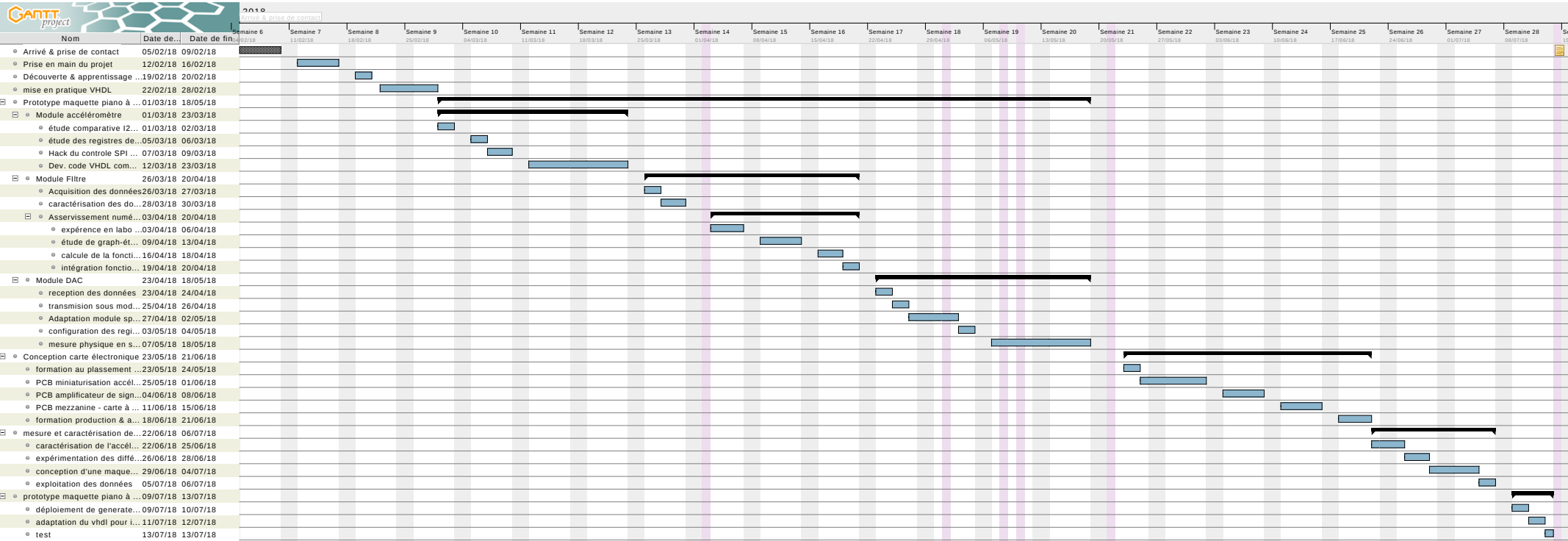


Diagramme des Ressources

		2018																											
Nom	Rôle par défaut	Semaine 6	Semaine 7	Semaine 8	Semaine 9	Semaine 10	Semaine 11	Semaine 12	Semaine 13	Semaine 14	Semaine 15	Semaine 16	Semaine 17	Semaine 18	Semaine 19	Semaine 20	Semaine 21	Semaine 22	Semaine 23	Semaine 24	Semaine 25	Semaine 26	Semaine 27	Semaine 28	Se	19			