


Date :	24/05/18	FICHE DE LIAISON SCHEMA-PCB																			
INFORMATIONS GÉNÉRALES																					
Concepteur :	Pierre ROMET	Nom de la carte :	Mezzanine_monoAcc				Version KICAD			4.0.7											
Quantité ?	1	Expérience :	CHAMP		Délais en jours :		jours		Placeur routeur :			Pierre ROMET									
Répertoire de la carte :																					
Le schéma a t il été packagé ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>															
Quel est le rôle de la carte?		Carte de connexion au FPGA pour accéléromètres et DAC																			
Un placement routage doit il être récupéré ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Précision :													
DIMENSIONS																					
Quelles sont les dimensions de la carte ?		Standard :		<input checked="" type="checkbox"/>		Précision (VME, PXI) :															
		Imposées :		<input type="checkbox"/>		Précision (en mm) :															
		Libres :		Oui		<input type="checkbox"/>		Non		<input type="checkbox"/>											
Y a t il une épaisseur maximum ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>															
MÉCANIQUE																					
Y a t il des trous de fixations ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>		Précision :													
Y a t il des connecteurs de liaisons ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>		Précision :													
Y a t il une face avant ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Précision :													
Si oui, avez vous un plan coté ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Dimensions													
EMPILEMENT																					
Quelles sont les différentes alimentations?																					
Combien y a t il de couche ?		2	<input checked="" type="checkbox"/>	4	<input type="checkbox"/>	6	<input type="checkbox"/>	8	<input type="checkbox"/>	10	<input type="checkbox"/>										
		12	<input type="checkbox"/>	14	<input type="checkbox"/>	+ de 14	<input type="checkbox"/>														
Fabrication de la carte en interne ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>															
Définition de l'empilement ?		TOP					IN1				IN2										
	IN3			IN4				IN5				IN6									
	IN7			IN8				IN9				IN10									
	IN11			IN12				BOTTOM													
TECHNOLOGIE																					
Utilisation de la technologie Pad on Hole ou Via in Pad		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>															
Y a t il des impédance contrôlées sur un plan ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Sur quelles couches ?													
Y a t il des impédances contrôlées entre des plans ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Entre quelles couches?													
Si oui quels sont les signaux concernés ?																					
Avez vous calculé la taille du fil ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Quelle taille en mm ?													
Quel est l'épaisseur du diélectrique ?				Quelle est la valeur du diélectrique ?																	
SIGNALS SENSIBLES																					
Y a t il des paires différentielles ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>															
Si oui quels sont leurs noms ?																					
Y a t il une ou des couches dédiées?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Lesquelles ?													
Y a t il des bus ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>		Lesquels ?			SPI										
Y a t il une ou des couches dédiées?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Lesquelles ?													
Y a t il d'autres signaux sensibles ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>		Lesquels ?			SPI										
Y a t il une ou des couches dédiées?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Lesquelles ?													
COMPOSANTS SENSIBLES																					
Y a t il des composants sensibles ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>		Lesquels ?			ADXL355										
Y a t il des composants avec Pad Thermique ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Lesquels ?													
Y a t il des BGAs ?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Lesquels ?													
Y a t il des nouveaux composants?		Oui	<input type="checkbox"/>	Non		<input checked="" type="checkbox"/>		Lesquels ?													
CÂBLAGE																					
Câblage de la carte en interne ?		Oui	<input checked="" type="checkbox"/>	Non		<input type="checkbox"/>		Par quelle société ?													
DEVIS																					
Wurth Elektronik	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>	CIRE SPCI	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>	CSI	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>							
CIRLY	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>	TECH-CI	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>	Cirex	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>							
PCB Electronic	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>	CIBEL	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>	CIBEL	Oui	<input type="checkbox"/>	Non	<input checked="" type="checkbox"/>							
INTERNE	Oui	<input checked="" type="checkbox"/>	Non	<input type="checkbox"/>		Oui	<input type="checkbox"/>	Non	<input type="checkbox"/>					24/05/18							