Date:	29/0	03/18			FICHE	DE LL	AISON	SCHEM	IA-PCB					
INFORMATIONS GÉNÉRALES													IP	NHE
Concepteur : H.Lebbolo Nom de la carte :				ACCEL_EVALBOARD				Version CADENCE				PARIS		
Quantité ?	12	120 Expérience			СНАМР		Délais en jours :		jours		Placeur routeur :		Pi	erre ROMl
Répertoire de la carte :														
Le sché	ma a t il été _l	packagé ?		Oui	X	Non								
Quel est le rôle de la carte?					<u> </u>	<u> </u>	Mis	se en place	en espace	réduit des	accélérome	ètres		
Un placement routage doit il être récupéré ? Oui						Non	X	Préci	ision :					
			•			D	IMENSIO	NS						
Quelles sont les dimensions de la carte ? Stan					dard :	X	Précis	sion (VME,	, PXI):					
Impo				osées :			cision (en mm):							
Li					ores :	Oui		Non						
Y a t il une épaisseur maximum? Ou				Oui		Non	X			-				
						M	ÉCANIQ	UE						
Y a t il des trous de fixations?				Oui		Non	X	Préci	ision :					
Y a t il des connecteurs de liaisons ?				Oui	X	Non		Préci	ision :					
Y a t il une face avant?			Oui		Non	X	Préci	écision :						
Si oui, avez vous un plan coté ? Ou				Oui		Non	X	Dime	ensions					
	11.00 /					EN	<u> IPILEME</u>	ENT						
Quelles sont le			ions?			<u> </u>						1.0		1
Combi	en y a t il de	couche ?		2	X	4		6		8		10]
				12		14		+ de 14						
Fabrication de la carte en interne ?			Oui	X	Non			T			Ι	I		
Définition de l'empilement ?			TOP				IN1				IN2			
IN3				IN4				IN5				IN6		
IN7				IN8				IN9		1		IN10		
IN11 IN12									TOM					
TICL:		. D. 1 II	-1 X7'-	. D. 1	0:		CHNOLO		T					
Utilisation de la technologie Pad on Hole ou Via in Pad					Oui		Non	X	G	11	1 0			
Y a t il des impédance contrôlées sur un plan?					Oui		Non	X	Sur quelles couches? Entre quelles couches?					
Y a t il des impédances contrôlées entre des plans ?					Oui		Non	X	Entre	quelles co	uches?			
Si oui quels sont les signaux concernés ?						<u>_</u>			T					
Avez vous calculé la taille du fil ?					Oui		Non	X		le taille en	mm ?			
Quel est l'épaisseur du diélectrique ?					Quelle est la valeur du diélectrique ? SIGNAUX SENSIBLES									
Y a t il des paires différentielles ?					Oui	SIGNA	Non	DIBLES						
						_		_						
Si oui quels sont leurs noms ? Y a t il une ou des couches dédiées?					Oui		Non	X	Lesgi	ielles ?				
Y a t il des bus ?					Oui		Non			uels?			SPI	
Y a t il une ou des couches dédiées?					Oui		Non		1	•			511	
Y a t il d'autres signaux sensibles ?					Oui				1	ielles ?			SPI	
Y a t il une ou des couches dédiées?							Non		1	uels ?			<u> </u>	
1 at II une ou des couches dedices?					Oui		Non SANTS SI	ENSIBLES	_	ielles ?				
Y a t il des composants sensibles ?					Oui	×	Non			uels ?			ADXL355	5
Y a t il des composants avec Pad Thermique?					Oui		Non	X	Lesq	uels?				
Y a t il des BGAs ?					Oui		Non	X	Lesq	uels?				
Y a t il des nouveaux composants?					Oui		Non	×	1	uels ?				
1							CÂBLAG			· · · · · · · · · · · · · · · · · · ·	<u> </u>			
Câblage de la carte en interne ?					Oui		Non		Par quelle	e société ?				
							DEVIS							
Wurth Elektronik						E SPCI	Oui		Non	X	CSI	Oui		Non
CIRLY				X	 	CH-CI	Oui		Non	X	Cirex	Oui		Non
PCB Electronic	Oui		Non	X	CII	BEL	Oui		Non	X	CIBEL	Oui		Non
INTERNZ	Oui	X	Non				Oui		Non					29/0

X

X

X

3/18