

Tâches

Nom	Date de début	Date de fin
Arrivé & prise de contact	05/02/2018	09/02/2018
Prise en main du projet	12/02/2018	16/02/2018
Découverte & apprentissage du VHDL	19/02/2018	20/02/2018
mise en pratique VHDL	22/02/2018	28/02/2018
Prototype maquette piano à une touche	01/03/2018	10/07/2018
Module accéléromètre	01/03/2018	23/03/2018
étude comparative I2C vs SPI	01/03/2018	02/03/2018
étude des registres de contrôle à paramétrer	05/03/2018	06/03/2018
Hack du controle SPI accéléromètre	07/03/2018	09/03/2018
Dev. code VHDL communication accéléromètre	12/03/2018	23/03/2018
Module Filtre	26/03/2018	20/04/2018
Acquisition des données	26/03/2018	27/03/2018
caractérisation des données et interprétation	28/03/2018	30/03/2018
Asservissement numérique	03/04/2018	20/04/2018
expérence en labo pour production des données	03/04/2018	06/04/2018
étude de graph-établir fonction de transfère	09/04/2018	13/04/2018
calcul de la fonction de transfère	16/04/2018	18/04/2018
intégration fonction transfère au module vhdL	19/04/2018	20/04/2018
Module DAC	23/04/2018	18/05/2018
reception des données	23/04/2018	24/04/2018
transmission sous module SPI	25/04/2018	26/04/2018
Adaptation module spi existant	27/04/2018	02/05/2018
configuration des registre de contrôle du DAC	03/05/2018	04/05/2018
mesure physique en sortie de DAC	07/05/2018	18/05/2018
debuggage chaine de mesure	18/05/2018	10/07/2018
caractérisatoin problèmes de métastabilité	22/05/2018	24/05/2018
intégration de librairie Altera	25/05/2018	28/05/2018
mise à jours des modules défectueux	18/05/2018	29/05/2018
test de contrôle & validation	29/05/2018	10/07/2018
formation au plassement routage sous KICAD	23/05/2018	21/06/2018
formation au plassement routage sous KICAD	23/05/2018	24/05/2018
PCB miniaturisation accéléromètre	25/05/2018	01/06/2018
PCB amplificateur de signaux	04/06/2018	08/06/2018
PCB mezzanine - carte à connecteurs	11/06/2018	15/06/2018
formation production & assemblage des cartes	18/06/2018	21/06/2018
prototype maquette piano à 12 touches	09/07/2018	13/07/2018
déploiement de generate pour dupliquer les module accéléromètre et filtre	09/07/2018	10/07/2018
adaptation du vhdL pour intégration module DAC à la réception des modules dupliqués	11/07/2018	12/07/2018
test	13/07/2018	13/07/2018

Tâches

3

Nom	Date de début	Date de fin
mesure et caractérisation de la chaine de contrôle	22/06/2018	06/07/2018
caractérisation de l'accélération fournie par l'accéléromètre	22/06/2018	25/06/2018
expérimentation des différents mode de contrôle fournie par le contrôleur moteur	26/06/2018	28/06/2018
conception d'une maquette pour caractériser le contrôle "TORQUE" du contrôleur	29/06/2018	04/07/2018
exploitation des données	05/07/2018	06/07/2018