Práctica No. 4

• Sección de Memoria (Prueba de memoria RAM)

Objetivo: El alumno diseñará e implementará un decodificador para la memoria de la práctica 3 y hará uso de los procedimientos de la práctica 3 para probar la memoria.

Material: - Memoria RAM y Latch para T-Juino.

Equipo: - Computadora Personal

- Tarjeta T-Juino.

- Protoboard

- Compuertas lógica (según diseño).

- Una Memoria RAM (2K u 8K)

Teoría: * * * Decodificadores a Memoria * * *

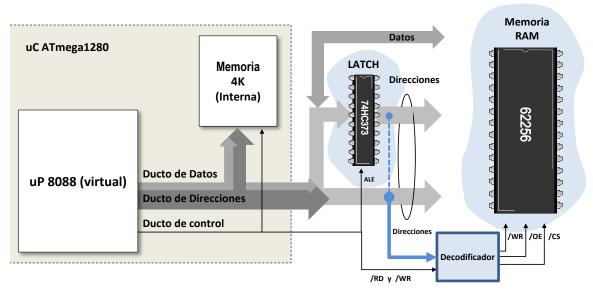


Figura 1. Esquema de Memoria de T-Juino.

Desarrollo:

- 1) Diseñe e implemente un decodificador de memoria para que una memoria RAM sea vista por el procesador en un determinado rango de memoria (el rango se define durante la sesión de Laboratorio).
- 2) Realice los cambios necesarios al programa de la práctica 3 para realizar la prueba de la nueva memoria.
 - a) Probar el rango correspondiente de la RAM. ¿Qué es lo que resulta de la prueba?
 - b) Probar un rango no correspondiente. ¿Qué es lo que resulta de la prueba?

Conclusiones y Comentarios.

Bibliografía