



Universidad politécnica de Chiapas

7.- “A”

Ing. En desarrollo de software
Lenguajes y automatas

Profesor: DIANA BEATRIZ VAZQUEZ CRUZ

Aleff Espinosa Córdoba

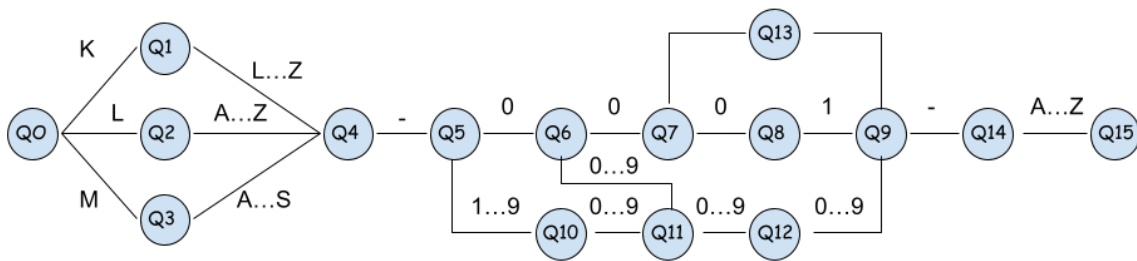
25/09/2023

Actividad: Automata de validación de placas

Para un autómata desarrollado con Python y Qt Designer se desarrolló el siguiente diagrama con 15 estados, esto con la finalidad de mantener un rango correcto entre las matrículas a aceptar o rechazar.

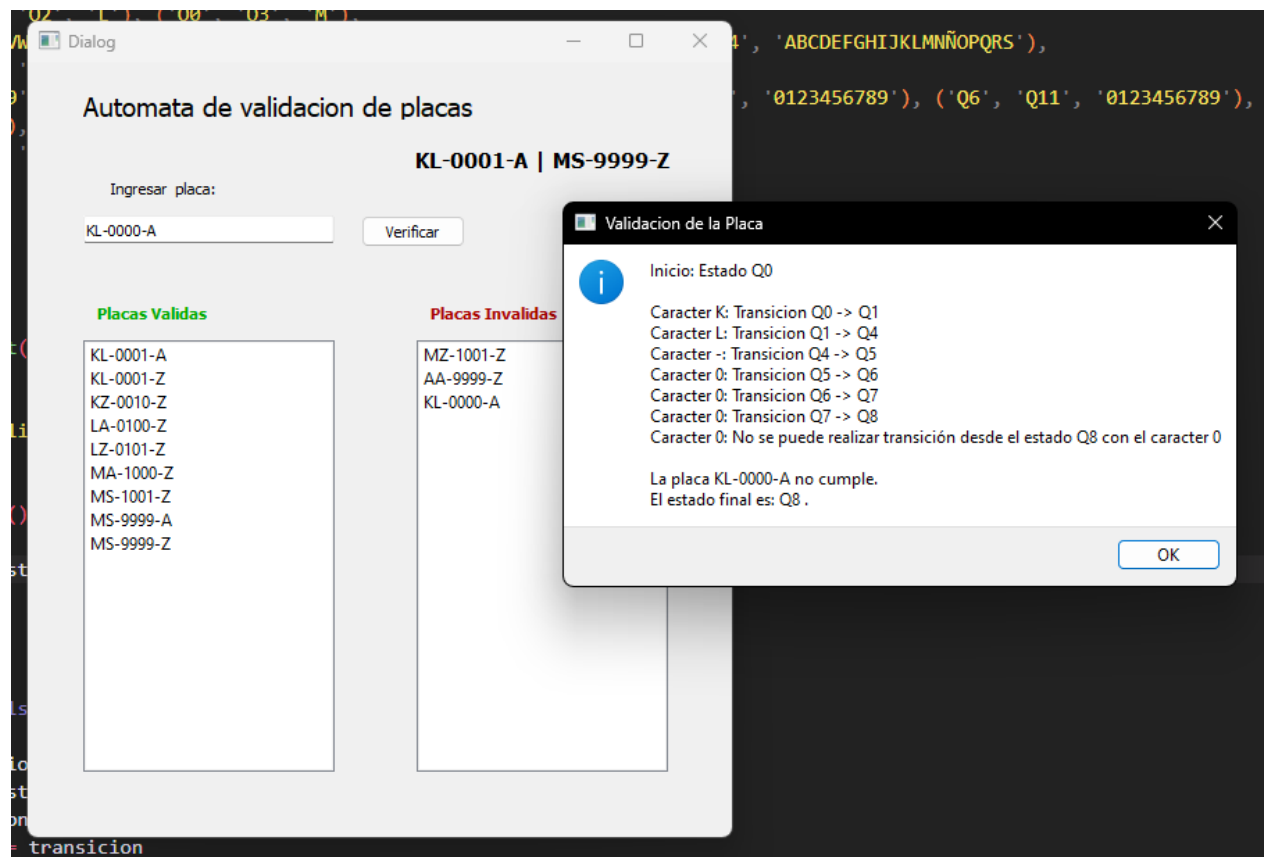
Diagrama del autómata

KL-0001-A | MS-9999-Z

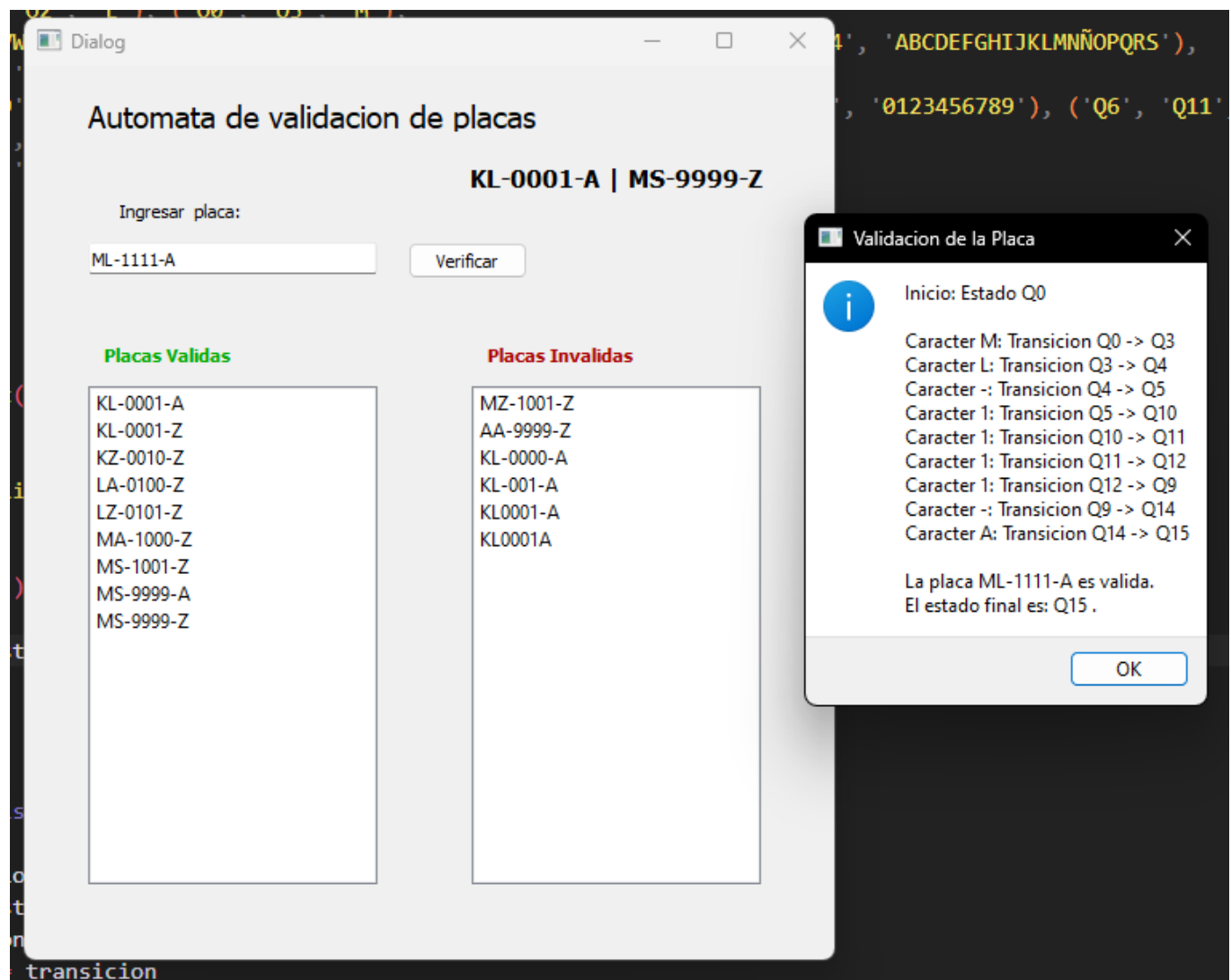


Resultados obtenidos:

Resultado obtenido al tener una placa inválida



Resultado obtenido al tener una placa válida



Resultados obtenidos de diferentes variaciones de placas. Del lado izquierdo las placas válidas y del lado derecho las placas inválidas.

