



Materias

Documento generado en SIMCA el 24/01/2025 a las 05:23 PM

Usuario: jhoansecaicedo

Programa: Ingeniería de Sistemas

Nombres: JHOAN SEBASTIAN CAICEDO CASTRO

Identificación: 1059235868

Materia	Sec.	Docentes	Repetición	Día	Horario	Salón	Ubicación
Análisis Numérico	A	CARLOS ALBERTO ARDILA ALBARRACIN	0	LUNES	14:00-16:00	Lab. De informatica Sala 2 Sx-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Análisis Numérico	A	CARLOS ALBERTO ARDILA ALBARRACIN	0	JUEVES	16:00-18:00	Lab. De informatica Sala 2 Sx-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES

La División de Admisiones, Registro y Control Académico advierte que el presente documento no es valido como certificado.

Arquitectura Computacional	A	FULVIO YESID VIVAS CANTERO,IV AN EDUARDO HERNANDEZ DELGADO,R ODRIGO ALBERTO CERON MARTINEZ	0	MARTES	11:00-13:00	Sala Digitales Telemática 331-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Arquitectura Computacional	A	FULVIO YESID VIVAS CANTERO,IV AN EDUARDO HERNANDEZ DELGADO,R ODRIGO ALBERTO CERON MARTINEZ	0	MIERCOLES	11:00-13:00	Sala Digitales Telemática 331-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Arquitectura Computacional	A	FULVIO YESID VIVAS CANTERO,IV AN EDUARDO HERNANDEZ DELGADO,R ODRIGO ALBERTO CERON MARTINEZ	0	VIERNES	11:00-13:00	Sala Digitales Telemática 331-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Bases de Datos II	A	SARA DONNELLY GARCES AGREDO	0	LUNES	07:00-09:00	Salon 105 IPET -FIET	IPET - POSTGRADO

La División de Admisiones, Registro y Control Académico advierte que el presente documento no es valido como certificado.

Bases de Datos II	A	SARA DONNELLY GARCES AGREDO	0	MIERCOLES	07:00-09:00	Salon 105 IPET -FIET	IPET - POSTGRADO
Ingeniería de Software I	A	SANDRA LORENA BUITRON RUIZ	0	LUNES	09:00-11:00	Salón 127-FIET	IPET - POSTGRADO
Ingeniería de Software I	A	SANDRA LORENA BUITRON RUIZ	0	JUEVES	14:00-16:00	Salón 223-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Laboratorio de Bases de Datos II	A	SARA DONNELLY GARCES AGREDO	0	MIERCOLES	09:00-11:00	Lab. De informatica Sala 4Sx-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Laboratorio de Ingeniería de Software I	A	RENE FABIAN ZUÑIGA MUÑOZ	0	MARTES	09:00-11:00	Lab. De informatica Sala 4Sx-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES
Teoría de la Computación	A	RICARDO ANTONIO ZAMBRANO SEGURA	0	LUNES	16:00-18:00	Salón 236-FIET	FACULTAD DE INGENIERÍA ELECTRÓNICA Y TELECOMUNICACIONES

La División de Admisiones, Registro y Control Académico advierte que el presente documento no es valido como certificado.

Teoría de la Computación	A	RICARDO ANTONIO ZAMBRANO SEGURA	0	MIERCOLES	14:00-16:00	Salon 105 IPET -FIET	IPET - POSTGRADO
--------------------------	---	--	---	-----------	-------------	-------------------------	---------------------

La División de Admisiones, Registro y Control Académico advierte que el presente documento no es valido como certificado.