

Temario de Técnicas Digitales III

Unidad	Tema	Libro y capítulos
1.1	Arquitectura CPU	Godse, A.P. <i>Microprocessors and Microcontrollers Systems</i> . Capítulos 2.2, 2.3, 2.7, 4.2 y 6.2 . Technical Publications. 2007.
1.2	Memoria Virtual	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed.</i> Capítulo 4.1 al 4.8 . Technical Publications. 2009
1.3	Protección	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed.</i> Capítulo 4.9 al 4.14 Technical Publications. 2009
2.1	Sistema operativo	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición</i> . Capítulo 1 . Prentice Hall. 2009.
2.2	Procesos	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición</i> . Capítulo 2.1 . Prentice Hall. 2009. Kerrisk, Michael. <i>The linux programming Interface</i> . Capítulos 6, 24.1, 24.2, 25.1, 25.2, 26 . William Pollock. 2011.
2.3	Hilo y planificador	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición</i> . Capítulo 2.2, 2.4 . Prentice Hall. 2009. Kerrisk, Michael. <i>The linux programming Interface</i> . Capítulo 29 . William Pollock. 2011.
2.4	IPC: tuberías, FIFO, cola de mensajes, memoria compartida	Kerrisk, Michael. <i>The linux programming Interface</i> . Capítulos 43, 44, 51, 52, 54 . William Pollock. 2011.
2.5	Sincronización: mutex, semáforos y señales	Kerrisk, Michael. <i>The linux programming Interface</i> . Capítulos 20.1 a 20.6, 22.1 a 22.7, 22.12, 30.1, 53 . William Pollock. 2011. Downey, Allen. <i>The little book of semaphores, 2nd Ed.</i> Green Tea Press. 2005.
2.6	Gestión de memoria	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición</i> . Capítulo 3.1, 3.2, 3.3, 3.4, 3.7 . Prentice Hall. 2009.
2.7	Gestión de archivos	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición</i> . Capítulo 4.1, 4.2 . Prentice Hall. 2009. Kerrisk, Michael. <i>The linux programming Interface</i> . Capítulos 14, 15 . William Pollock. 2011.

2.8	Gestión E/S	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición. Capítulo 5.</i> Prentice Hall. 2009.
3.1	Modelo de referencia de redes	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 1.2 a 1.4.</i> Prentice Hall. 2011.
3.2	Capa física	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 2.1 a 2.3.</i> Prentice Hall. 2011.
3.3	Capa de enlace. PPP.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 3.1, 3.2, 3.5.1.</i> Prentice Hall. 2011.
3.4	Subcapa de acceso al medio. Ethernet	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 4.1 a 4.4.</i> Prentice Hall. 2011.
3.5	Capa de red. IP, NAT, ARP, IMCP, DHCP. OSPF, BGP.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 5.1, 5.2.1 a 5.2.5; 5.6.1 a 5.6.7.</i> Prentice Hall. 2011.
3.6	Capa de transporte. TCP, UDP, RPC, RTP. Socket.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 6.1, 6.2, 6.4, 6.5.</i> Prentice Hall. 2011. Kerrisk, Michael. <i>The linux programming Interface. Capítulos 56, 57, 58, 59.</i> William Pollock. 2011.
3.7	Capa de aplicación. DNS, HTTP.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición. Capítulo 7.1, 7.3.</i> Prentice Hall. 2011.
4.1 4.2	Etapas de un sistema DSP. Error de cuantización.	Smith, Steven W. <i>The Scientist and Engineer's Guide to Digital Signal Processing. Capítulos 2, 5, 6.</i> Manolakis, Dimitri G. <i>Applied Digital Signal Processing, Theory and practice. Capítulo 2.</i> Cambridge University Press. 2011.
4.3	Filtros FIR	Smith, Steven W. <i>The Scientist and Engineer's Guide to Digital Signal Processing. Capítulos 14, 15, 16.</i> Manolakis, Dimitri G. <i>Applied Digital Signal Processing, Theory and practice. Capítulo 10.</i> Cambridge University Press. 2011.
4.4	DFT, FFT.	Manolakis, Dimitri G. <i>Applied Digital Signal Processing, Theory and practice. Capítulos 7 y 8.</i> Cambridge University Press. 2011. Lyons, Richard G. <i>Understanding Diginal Signal Processing, 2nd Ed. Capítulo 3.</i> Prentices Hill. 2004.
4.5	Fixed point, floating point.	Lyons, Richard G. <i>Understanding Diginal Signal Processing, 2nd Ed. Capítulo 12.</i> Prentices Hill. 2004. Paillard, Bruno. <i>An Introduction To Digital Signal Processors. Capítulo 5.</i> 2002. The Mathworks, Inc. <i>Fixed-Point Designer User's Guide. Capítulo 1.</i> 2013.
4.6	Procesadores DSP	Kuo, M Suo and Lee, Bob H. <i>Real-Time Digital Signal Processing. Capítulos 1, 2.</i> John Wiley & Sons. 2001.

