

Generalidades de la Práctica

Ing. Rodrigo González



Prácticos:

- Sistema operativo: programación en C, GCC Linux.
- RTOS: programación en C embebido.
- Redes: simulador de redes, Packet Tracer.
- DSP: MATLAB, programación en C embebido.

Dinámica

- Archivos en Aula virtual.
- Se da un ejemplo y el alumno debe trabajar en clase.



Regularidad:

- Asistencia (~70%).
- Aprobación de 4 parciales o sus respectivos recuperatorios (ya están las fechas!).
- 1er parcial: 5 de mayo.
- Se aprueba con 60%.
- Generalmente exámenes múltiple opción.
- Ver Temario 2015.



Horarios de consulta:

- Durante cursado: jueves de 20:30 a 22 hs.
- Durante recesos: jueves de 19 a 20:30 hs.
- Usar foro!.

Emails:

- Rodrigo González, rodralez@frm.utn.edu.ar
- Ana Lattuca, latuquen@gmail.com
- Sebastian Tobar, mstobar@frm.utn.edu.ar



AVISO

Seminario "Presente, pasado y futuro de las FPGA". Dr. Gustavo Sutter, Universidad Autónoma de Madrid.

- Lugar: Salón de actos.
- Fecha: jueves 19 de marzo, de 19 a 20:30 hs:
- Se tomará asistencia a 5to 4ta.
- 5to 5ta no tendrá clases.