

## Temario de Técnicas Digitales III

Unidad	Tema	Libro y capítulos
1.1	Arquitectura CPU	Godse, A.P. <i>Microprocessors and Microcontrollers Systems</i> . Technical Publications. 2007. <b>Capítulos 2.2, 2.3, 2.7, 4.2 y 6.2.</b>
1.2	Memoria Virtual	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed.</i> Technical Publications. 2009. <b>Capítulo 4.1 al 4.8.</b>
1.3	Protección	Godse, A.P. <i>Microprocessors and Microcontrollers Systems, 3rd Ed.</i> Technical Publications. 2009. <b>Capítulo 4.9 al 4.14.</b>
2.1	Sistema operativo	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> Prentice Hall. 2009. <b>Capítulo 1.</b>
2.2	Procesos	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> Prentice Hall. 2009. <b>Capítulo 2.1.</b> Kerrisk, Michael. <i>The linux programming Interface.</i> 2011. <b>Capítulos 6, 24.1, 24.2, 25.1, 25.2, 26.</b>
2.3	Hilo y planificador	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> Prentice Hall. 2009. <b>Capítulo 2.2, 2.4.</b> Kerrisk, Michael. <i>The linux programming Interface.</i> 2011. <b>Capítulo 29.</b>
2.4	IPC: tuberías, FIFO, cola de mensajes, memoria compartida	Kerrisk, Michael. <i>The linux programming Interface.</i> 2011. <b>Capítulos 43, 44, 51, 52, 54.</b>
2.5	Sincronización: mutex, semáforos y señales	Kerrisk, Michael. <i>The linux programming Interface.</i> 2011. <b>Capítulos 20.1 a 20.6, 22.1 a 22.7, 22.12, 30.1, 53.</b> Downey, Allen. <i>The little book of semaphores, 2nd Ed.</i> Green Tea Press. 2005.
2.6	Gestión de memoria	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> Prentice Hall. 2009. <b>Capítulo 3.1, 3.2, 3.3, 3.4, 3.7.</b>
2.7	Gestión de archivos	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> Prentice Hall. 2009. <b>Capítulo 4.1, 4.2.</b> Kerrisk, Michael. <i>The linux programming Interface.</i> William Pollock. 2011. <b>Capítulos 14, 15.</b>
2.8	Gestión E/S	Tanenbaum, Andrew S. <i>Sistemas Operativos Modernos, 3era Edición.</i> Prentice Hall. 2009. <b>Capítulo 5.</b>

3.1	Modelo de referencia de redes	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 1.2 a 1.4.</b>
3.2	Capa física	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 2.1 a 2.3.</b>
3.3	Capa de enlace. PPP.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 3.1, 3.2, 3.5.1.</b>
3.4	Subcapa de acceso al medio. Ethernet	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 4.1 a 4.4.</b>
3.5	Capa de red. IP, NAT, ARP, IMCP, DHCP. OSPF, BGP.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 5.1, 5.2.1 a 5.2.5; 5.6.1 a 5.6.7.</b>
3.6	Capa de transporte. TCP, UDP, RPC, RTP. Socket.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 6.1, 6.2, 6.4, 6.5.</b> Kerrisk, Michael. <i>The linux programming Interface</i> . 2011. <b>Capítulos 56, 57, 58, 59.</b>
3.7	Capa de aplicación. DNS, HTTP.	Tanenbaum, Andrew S. <i>Redes de computadoras, 5ta Edición</i> . Prentice Hall. 2011. <b>Capítulo 7.1, 7.3.</b>

4.1 4.2	Etapas esenciales de un sistema DSP. Efecto aliasing. Filtro antialiasing. Cuantización. Filtro de reconstrucción.	Alan V. Oppenheim and Ronald W. Schafer. <i>Discrete-time signal processing, 2nd Ed</i> . Prentice Hall. 1999. <b>Capítulo 4.</b> Lyons, Richard G. <i>Understanding Diginal Signal Processing, 2nd Ed</i> . Prentice Hill. 2004. <b>Sección 12.3.1.</b> Smith, Steven W. <i>The Scientist and Engineer's Guide to Digital Signal Processing</i> . <b>Capítulos 2, 5, 6.</b>
4.3	Filtros digitales	Smith, Steven W. <i>The Scientist and Engineer's Guide to Digital Signal Processing</i> . <b>Capítulos 14, 15, 16.</b> Alan V. Oppenheim and Ronald W. Schafer. <i>Discrete-time signal processing, 2nd Ed</i> . Prentice Hall. 1999. <b>Capítulo 7.</b>
4.4	DFT, FFT.	Lyons, Richard G. <i>Understanding Diginal Signal Processing, 2nd Ed</i> . Prentice Hill. 2004. <b>Capítulo 3.</b> Alan V. Oppenheim and Ronald W. Schafer. <i>Discrete-time signal processing, 2nd Ed</i> . Prentice Hall. 1999. <b>Capítulo 9.</b>
4.5	Fixed point, floating point.	Lyons, Richard G. <i>Understanding Diginal Signal Processing, 2nd Ed</i> . Prentice Hill. 2004. <b>Capítulo 12.</b> Paillard, Bruno. <i>An Introduction To Digital Signal Processors</i> . 2002. <b>Capítulo 5.</b> The Mathworks, Inc. <i>Fixed-Point Designer User's Guide</i> . 2013. <b>Capítulo 1.</b>

4.6	Procesadores DSP	Kuo, M Suo and Lee, Bob H. <i>Real-Time Digital Signal Processing</i> . John Wiley & Sons. 2001. <b>Capítulos 1, 2.</b> George A. Constantinides, Peter Y.K. Cheung and Wayne Luk. <i>Synthesis and Optimization of DSP Algorithms</i> . Kluwer Academic Publishers. 2004. <b>Capítulo 2.</b>
-----	------------------	--