



GRUPO: GR2

ESCUELA POLITÉCNICA NACIONAL FACULTAD DE INGENIERÍA DE SISTEMAS INGENIERÍA EN CIENCIAS DE LA COMPUTACIÓN

PERÍODO ACADÉMICO: 2025-A

ASIGNATURA: ICCD412 Métodos Numéricos

TIPO DE INSTRUMENTO: Tarea3

FECHA DE ENTREGA LÍMITE: 04/05/2025

ALUMNO: Sebastián Chicaiza

TEMA

Representación Numérica

OBJETIVOS

- Entender como y con que representacion se alamacenan los números en una computadora
- Conocer las limitaciones en el almacenamiento

DESARROLLO

Representación IEEE754 32 y 64 bits

Dados los siguientes números pasar a formato IEEE754 32 y 64 bits:

■ -159,369

Representación en 32 bits

Signo: (1) porque el número es negativo

Parte entera de decimal a binario:

$$(159)_{10} = (10011111)_2 \tag{1}$$

Parte fraccionaria a binario:

$$(0,369)_{10} = (0101111001110110...)_2 \tag{2}$$

No es posible representar exactamente la parte fraccionaria en binario. Por lo tanto se usó truncamiento a 16 bits para poder representarlo usando los 23 bits que nos permite la mantisa en el formato IEEE754 de 32 bits.

Número decimal a binario:

$$(159,369)_{10} = (10011111,0101111001110110...)_2$$
(3)

Manitsa normalizada:

$$(159,369)_{10} = (1,001111110101111001110110...)_2 \cdot 2^7 \tag{4}$$

$$Mantisa_{32} = (00111110101111001110110)_2 \tag{5}$$

Exponente:

$$Exponente_{32} = 127 + 7 = 134$$
 (6)

Exponente a binario:

$$(134)_{10} = (10000110)_2 \tag{7}$$

Representación final en IEEE754 32 Bits:

Signo (1 bit)	Exponente (8 bits)	Mantisa (23 bits)
1	10000110	001111101011111001110110

Representación en 64 bits

Parte fraccionaria a binario:

Unicamente actualizamos la parte fraccionaria ya que la parte entera del numero es decir 159 si tiene se puede representar exactamente. Debido a que ahora trabajamos con 64 bits y no con 32 la capacidad para almacenar mas bits de la parte fraccionaria aumenta y por ende se toman mas bits en cuenta. En este caso la parte fraccionaria está truncada a 45 bits.

Número decimal a binario:

Manitsa normalizada:

Exponente:

$$Exponente_{64} = 1023 + 7 = 1030 \tag{12}$$

Exponente a Binario:

$$(1030)_{10} = (10000000110)_2 \tag{13}$$

Representación final en IEEE754 64 Bits:

Signo	Exponente (11) bits)	Mantisa (52 bits)
1	1000000110	00111110101111001110110110010001011010000

■ 3A,28F5C28F5C28

Transformación a binario:

La parte fraccionaria del número tiene 48 bits, por lo que solo se tomarán los bits necesarios truncandolos para la representación en IEEE754 de 32 y 64 bits.

El signo en ambos casos va a ser positivo (0).

Representación en 32 bits

Solo se utilizarán 17 bits de la parte fraccionaria.

$$(3A, 28F5C28F5C28)_{16} = (111010,001010001111010111)_2 \tag{16}$$

Mantisa normalizada:

$$(3A, 28F5C28F5C28)_{16} = (1,11010001010001111010111)_2 \cdot 2^5 \tag{17}$$

Mantisa:

$$Mantisa_{32} = (11010001010001111010111)_2 \tag{18}$$

Exponente:

$$Exponente_{32} = 127 + 5 = 132$$
 (19)

Exponente a Binario:

$$(132)_{10} = (10000100)_2 \tag{20}$$

Representación final en IEEE754 32 Bits:

Signo (1 bit)	Exponente (8) bits)	Mantisa (23 bits)
0	10000100	11010001010001111010111

Representación en 64 bits

Solo se utilizarán 47 bits de la parte fraccionaria.

Mantisa normalizada:

Mantisa:

Exponente:

$$Exponente_{64} = 1023 + 5 = 1028 \tag{24}$$

Exponente a Binario:

$$(1028)_{10} = (10000000100)_2 \tag{25}$$

Signo	Exponente (11) bits)	Mantisa (52 bits)
0	1000000100	1101000101000111101011100001010001111010

169,3

Transformación a Binario:

$$(169)_{10} = (10101001)_2 \tag{26}$$

$$(0,3)_{10} = (01\overline{0011}\dots)_2 \tag{27}$$

$$(169,3)_{10} = (10101001,01\overline{0011}...)_2 \tag{28}$$

Representación en 32 bits

Para la representación en 32 bits se tomarán solo 16 bits de la parte fraccionaria.

$$(169,3)_{10} = (10101001,0100110011001100)_2 \tag{29}$$

Mantisa normalizada:

$$(169,3)_{10} = (1,01010010100110011001100)_2 \cdot 2^7 \tag{30}$$

Mantisa:

$$Mantisa_{32} = (01010010100110011001100)_2 \tag{31}$$

Exponente:

$$Exponente_{32} = 127 + 7 = 134$$
 (32)

Exponente a binario:

$$(134)_{10} = (10000110)_2 \tag{33}$$

Representación final en IEEE754 32 Bits:

Signo (1 bit)	Exponente (8) bits)	Mantisa (23 bits)
0	10000100	01010010100110011001100

Representación en 64 bits

Se utilizarán 45 bits de la parte fraccionaria.

Mantisa normalizada:

Mantisa:

Exponente:

$$Exponente_{64} = 1023 + 7 = 1030 \tag{37}$$

Exponente a Binario:

$$(1030)_{10} = (10000000110)_2 \tag{38}$$

Representación final en IEEE754 64 Bits:

Signo	Exponente (11) bits)	Mantisa (52 bits)
0	1000000110	010100101001100110011001100110011001100110011001

Representar de IEEE754 64 bits a decimal

Dados el siguiente número binario en IEEE 754 de 64 bits pasar a decimal:

Signo	Exponente (11) bits)	Mantisa (52 bits)
0	10000000111	10001110101000111101011100001010001111010

Exponente:

$$Exponente = (10000000111)_2 = (1031)_{10} \tag{39}$$

$$Exponente = 1023 + Espacios recorridos (40)$$

$$Espacios recorridos = 1031 - 1023 = 8 \tag{41}$$

Mantisa:

Mantisa normalizada:

Recorriedo la coma 8 veces:

Pasando Número de binario a decimal:

$$ParteEntera = (110001110)_2 = (398)_{10} \tag{45}$$

El número transformado a decimal es +398,63999999999998635758

Representar de IEEE754 32 bits a decimal

Dados el siguiente número binario en IEEE 754 de 32 bits pasar a decimal.

11000011010011000000110011001101

Signo (1 bit)	Exponente (8) bits)	Mantisa (23 bits)
1	10000110	10011000000110011001101

Exponente:

$$Exponente = (10000110)_2 = (134)_{10} \tag{48}$$

$$Exponente = 127 + Espacios recorridos (49)$$

$$Espacios recorridos = 134 - 127 = 7 \tag{50}$$

Mantisa:

$$Mantisa = (10011000000110011001101)_2 \tag{51}$$

Mantisa normalizada:

$$MantisaNormalizada = (1,10011000000110011001101)_2$$
 (52)

Recorriedo la coma 7 veces:

$$Numero = (11001100,0000110011001101)_2 \tag{53}$$

Pasando Número de binario a decimal:

$$ParteEntera = (11001100)_2 = (204)_{10}$$
(54)

$$Fraccion = (0,0000110011001101)_2 = (0,0500030517578125)_{10}$$
(55)

$$(11001100,0000110011001101)_2 = (204,0500030517578125)_{10}$$
(56)

El número transformado a decimal es -204,0500030517578125