

María Emilia Diaz

Datos Personales

Fecha de nacimiento: 28 de septiembre de 1989

DNI: 34.133.064
CUIL: 27-34133064-0
Nacionalidad: Argentina
Estado Civil: Soltera.

Dirección: Álvarez Condarco 247 2º piso dpto. C, San Miguel de Tucumán.

Horario de contacto: 17hs en adelante. Teléfono celular*: (0381) 156296351

Teléfono: (0381) 4834918

Correo electrónico*: ing.diazme@gmail.com

Formación Académica

* Universidad: Universidad Nacional de Tucumán (U.N.T.) — Facultad de Ciencias Exactas y Tecnologías.

Finalización de la carrera Ingeniería en Computación en junio del 2016.

Promedio (últimos 3 años): 7,47

* Secundario: Instituto Madre Mercedes Pacheco (I.M.M.P.) – Año de Egreso 2007.

Título: Bachiller en ciencias naturales.

Experiencia Laboral

*Desarrollador de software en PragmaSoft: Diciembre 2016 – Actualidad

Empresa de desarrollo de software de gestión para pymes y grandes empresas.

Horario: de 8.30 a 17hs de lunes a viernes y de 8.30 a 13.30hs los sábados.

Actividades realizadas:

Desempeño tareas de diseño, mantenimiento, integración y producción de software ajustándome a tiempos y estándares de calidad y trabajo dentro de la organización y de los proyectos.

Gestor de Bases de Datos

PostgreSQL

Herramienta de control de versiones: Tortoise SVN

Sistemas de escritorio:

• Entorno de desarrollo: Delphi - Object Pascal.

Sistemas Web:

- Backend: Framework utilizado Django-Python.
- Aplicaciones RestFul: Framework utilizado Django Rest Framework.
- Frontend: Framework utilizado Angular 8.

* Práctica profesional supervisada: Septiembre 2015 – Diciembre 2015.

Lugar de trabajo: Laboratorio de Inteligencia Artificial perteneciente al Departamento de Eléctrica, Electrónica y Computación (DEEC), de la Facultad de Ciencias Exactas y Tecnología.

Actividades realizadas:

- Investigación de técnicas de BIGDATA para el análisis y procesamiento de datos e imágenes provenientes de sistemas aéreos no tripulados (UAV).
- Capacitación en sistemas embebidos.

Experiencia Académica

*Participación del proyecto de investigación: "Proyecto de Navegación Inteligente de Sistemas Aéreos Autónomos (PRONISAA)", aprobado por CIN-CONICET, del 3 de Julio de 2015. Código PDTS 456. Periodo 2015-2017. Desde Septiembre 2015 – Diciembre 2016.

Lugar de desarrollo: Laboratorio de Inteligencia Artificial perteneciente al Departamento de Eléctrica, Electrónica y Computación (DEEC), de la Facultad de Ciencias Exactas y Tecnología.

*Colaborador Docente invitado de la materia "Diseños de circuitos integrados" optativa de la carrera de ingeniería electrónica de la Universidad Nacional de Tucumán. Desde Agosto 2016 – Diciembre 2017.

Celular: (0381) 156296351 E-mail: ing.diazme@gmail.com

Trabajo de graduación:

"Implementación de un Microprocesador Mediante Metodologías de Diseño VLSI".

El proyecto realizado es el primero en su tipo en la historia del DEEC (Departamento de Electricidad, Electrónica y Computación): layout sobre silicio de hardware complejo, conformado por unos 85.000 transistores, partiendo de descripciones de alto nivel. La complejidad del proyecto obligó a procurar herramientas adecuadas a la magnitud de la meta y ceñirnos a metodologías de diseño estructurado: diseño VLSI.

El resultado de este proyecto abrió las puertas y sembró el entusiasmo para expandir el área de diseño VLSI en el DEEC produciendo egresados con habilidades en el diseño de chips: millones de componentes interconectados en una pastilla compacta, confiable y barata.

Cursos online

- Julio 2019 Nombre del curso: Visual Studio Code: Mejora tu velocidad para codificar.
- Marzo 2019 Nombre del curso: Angular: De cero a experto creando aplicaciones (Angular 8).
- Marzo 2019 Nombre del curso: RestFul Api con pyhton usando Django Rest Framework. Nivel Avanzado.
- Enero 2019 Nombre del curso: Curso práctico de Django: Aprende creando tres webs. Nivel avanzado.
- Octubre 2018 Nombre del curso: GIT+GitHub: Todo un sistema de control de versiones de cero.

Cursos de perfeccionamiento

- Julio 2017 CCNA Switching & Routing: Introducción a redes 70hs de duración.
- Septiembre 2016 Curso de programador web (UTN)– 90hs de duración.
- Septiembre 2015 Programación de la CIAA y EDU-CIAA con CIAA-FIRMWARE y RTOS (FREE-OSEK) – 40hs de duración.
- **Septiembre 2015** Programando la CIAA como un PLC: Introducción a IDE4PLC sobre la EDU-CIAA **4hs de duración**.
- Julio 2015 Curso Reparador de PC 80hs de duración.
- Marzo 2014 Laboratorio de Microprocesadores 80hs de duración.

Certificaciones

- Octubre 2018 Congreso de Ingeniería 6ta edición (WESCIS): dedicado a la Ingeniería del Software, con conferencias centradas en Metodologías Ágiles, Arquitectura de Software, Desarrollo Orientado a Objetos, Test-Driven Development, Calidad de Software y también Seguridad informática y la filosofía DevOps..
- Octubre 2015 3° Congreso Internacional de Educación en Ingeniería e Inteligencia Computacional (WESCIS): Implicancias Sociales de la Tecnología.
- **Septiembre 2015** El Futuro de la Investigación Científica en la Argentina: Tesis, Artículos y Proyectos de Investigación.
- Septiembre 2013 IEEE CIS & ES WORKSHOP Tucumán 2013.
- Noviembre 2012 Cyber Riesgos & Ethical Hacking.
- Octubre 2012 Soluciones SCADA.
- Octubre 2012 Fundamentos de IPv6.
- Septiembre 2012 Web Application Security.

Celular: (0381) 156296351 E-mail: ing.diazme@gmail.com

Conocimientos

- La formación integral recibida abarca los conocimientos para diseñar y realizar sistemas de software, de hardware y realizar la vinculación de estos sistemas a través de redes. Formación complementada con temas de economía y gestión de empresas.
- Lenguajes de programación:
 - o C++
 - Delphi-Object Pascal
 - o Python
 - o PHP
 - Javascript
- Programación y diseño web:
 - o Frontend:
 - Typescript Angular 8
 - HTML5
 - CSS3
 - Librerías utilizadas: Bootstrap, Material Design, Css Animated
 - o Backend:
 - Python Django
 - PHP
 - Javascript
- Sistema de gestión de Bases de datos:
 - PostgreSQL
 - o SQL Server
 - o MYSQL
- Conocimientos en:
 - o Ingeniería del software
 - o Redes informáticas
 - Sistemas operativos
- Formación en diseño de hardware y arquitectura de computadoras.
 - Diseño lógico
 - VHDL
 - FPGA
 - Microprocesadores
 - = (
 - Assembler

Idiomas

• Inglés escrito nivel intermedio.

Celular: (0381) 156296351 E-mail: ing.diazme@gmail.com