Nombre: Gómez Luna Alejandro

Tarea #7

Especificaciones

Se requiere el diseño de un sistema digital que recorra dentro de 4 displays de 7 segmentos el mensaje "5 POCHOCLO"

Contenido memoria



L6	L5	L4	L3	L2	L1	LO
1	1	0	1	1	0	1

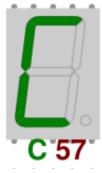


L6	L5	L4	L3	L2	L1	LO
1	1	1	0	0	1	1



Grupo: <u>1</u>

L6	L5	L4	L3	L2	L1	LO
0	1	1	1	1	1	1



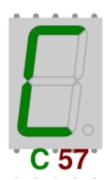
L6	L5	L4	L3	L2	L1	LO
0	1	1	1	0	0	1



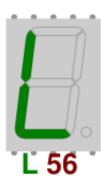
L6	L5	L4	L3	L2	L1	LO
1	1	1	0	1	1	0



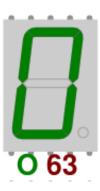
L6	L5	L4	L3	L2	L1	LO
0	1	1	1	1	1	1



L6	L5	L4	L3	L2	L1	LO
0	1	1	1	0	0	1



L6	L5	L4	L3	L2	L1	LO
0	1	1	1	0	0	0



L6	L5	L4	L3	L2	L1	LO
0	1	1	1	1	1	1

 $\mathbf{R_0} = 5$

 $\mathbf{R_1} = \text{Todos los bits apagados}$

 $\mathbf{R}_2 = \mathbf{P}$

 $\mathbf{R}_3 = \mathbf{O}$

 $\mathbf{R_4} = \mathbf{C}$

 $\mathbf{R}_5 = \mathbf{H}$

 $\mathbf{R_6} = \mathbf{L}$

 $\mathbf{R}_7 = \text{Todos los bits apagados}$

Circuito Lógico

