

Primer examen parcial

Tema 1

1. Tienen un conjunto de instrucciones complejo y diverso.
2. Es entender como el procesador accede y manipula datos y direcciones de memoria durante la ejecución de un programa.
3. Al modelo que no utiliza mecanismos de protección de memoria ni implementa la segmentación y paginación de memoria.
4. ALU, porque es el núcleo fundamental del procesador, encargado de realizar las operaciones esenciales que forma la base del procesamiento de datos.

Tema 2

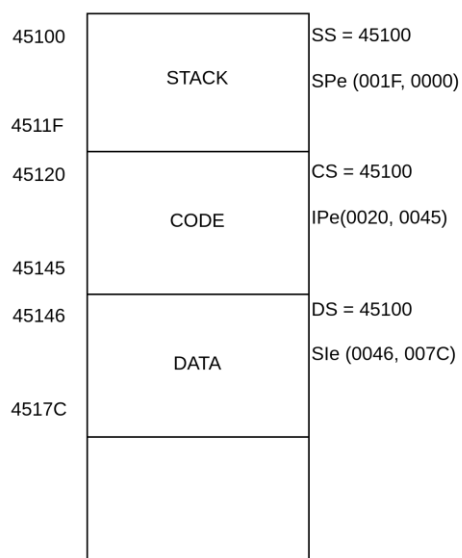
CH = 79h = 0111 1001

+ BL = 8Ah = 1000 1010

1 1000 0011

CARRY	TRUE
ZERO	FALSE
PARITY	TRUE
OVERFLOW	FALSE
SIGN	FALSE

Tema 3

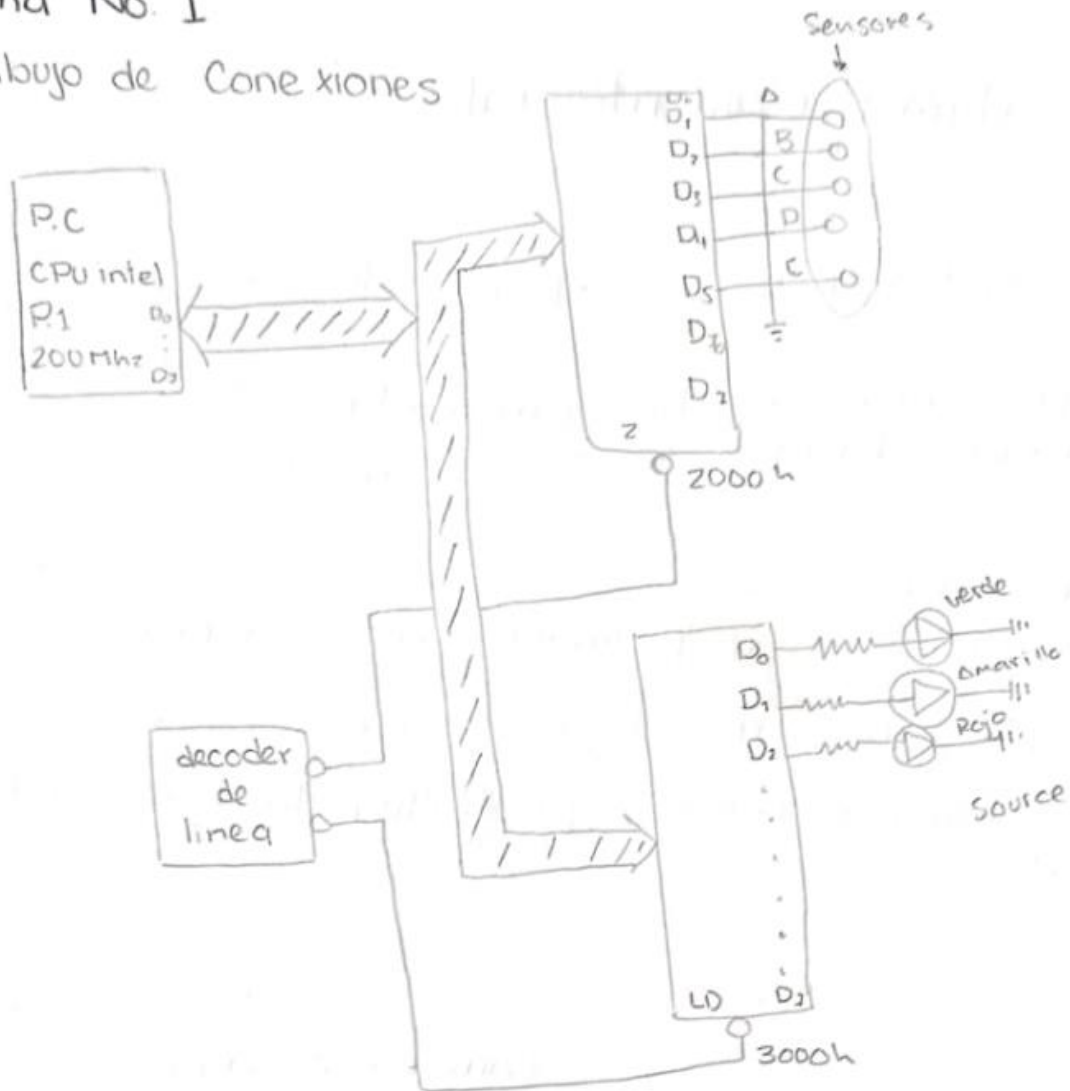


Segundo examen parcial

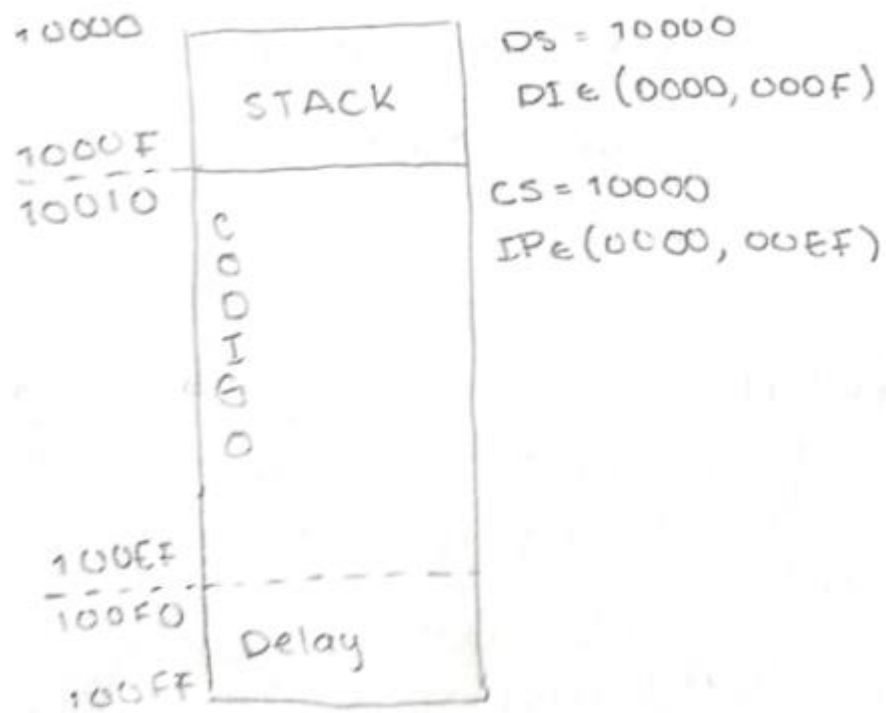
Tema 1

Tema No. 1

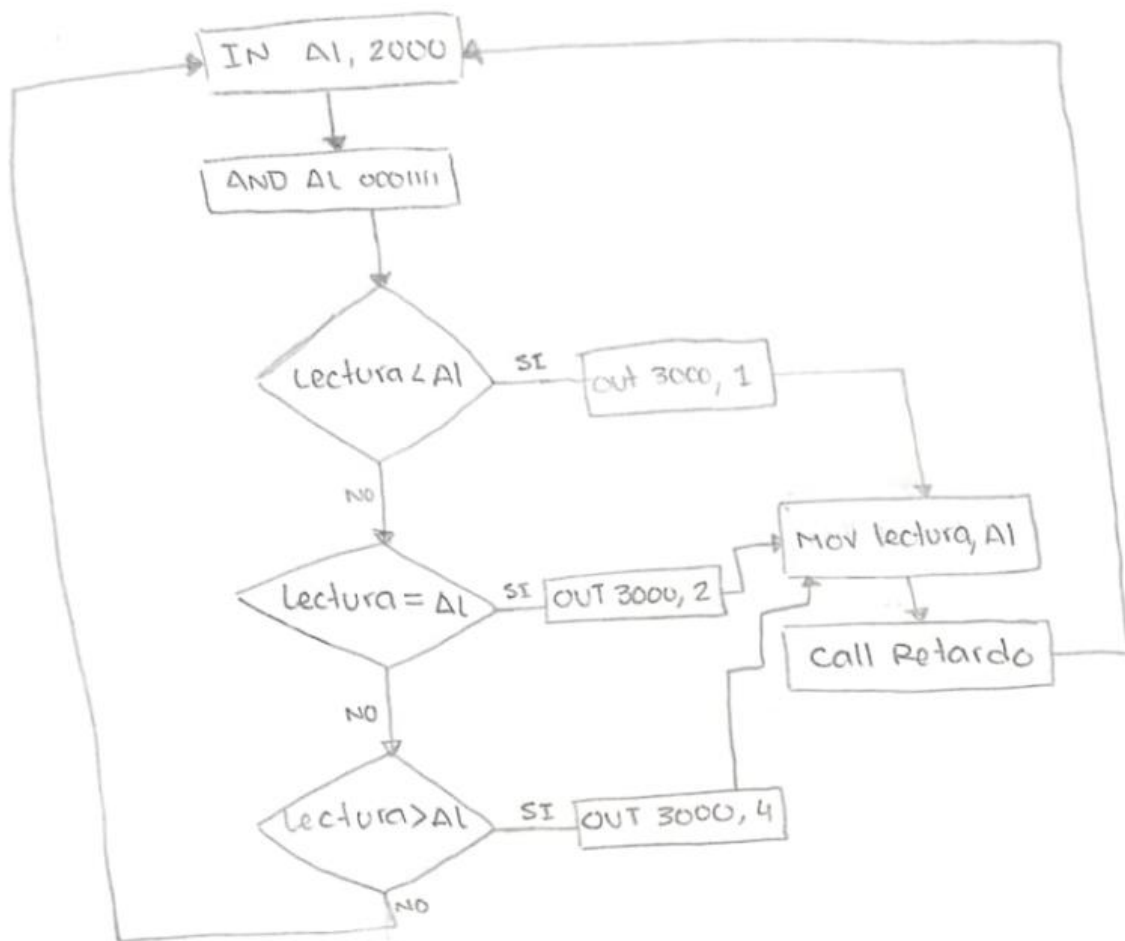
Dibujo de Conexiones



Tema 2



Tema 3



Tema 4

CODIGO BAJO NIVEL

Etiqueta Entrada	Memoria	Nemotico	Etiqueta Salida	Comentario
1		IN AL, 2000h AND AL, 00011111 CMP Lectura, AL JB —————→ Encender Rojo CMP Lectura, AL JC —————→ Encender Amarillo CMP Lectura, AL JA —————→ Encender Verde		Dato de lectura Tipo byte compara la temperatura y su cambio " " " "
Encender Rojo		OUT 3000, 1 JMP —————→ Salida		Enciende Led rojo
Encender Amarillo		OUT 3000, 2 JMP —————→ Salida		Enciende Led Amarillo
Encender Verde		OUT 3000, 4		Enciende Led Verde
Salida		MOV Lectura, AL CALL Retardo JMP 1		Activa el retardo de 60 seg.
Retardo		MOV SI, 16894h		
segundo		DEC SI JZ —————→ 1		
primero		MOV BP, FDE8 DEC BP JNZ —————→ primero JMP —————→ Segundo		

Estructura DELAY

$$2 \cdot T(\text{mm}) \cdot (\text{RR})$$

$$2 \left(\frac{1}{200 \times 10^6} \right) (\text{mm}) (65\,000) = 60 \text{ seg}$$

$$\text{mm} = \frac{60 \times 200 \times 10^6}{2 \cdot 65\,000} = 92\,308 = \boxed{16\,894}$$

$$\text{RR} = 65\,000 = \boxed{\text{FDE8}}$$