

## Proyecto

El objetivo del proyecto consiste en diseñar, describir, simular e implementar un sistema de cómputo básico, para la aplicación que usted elija en la tarjeta de desarrollo Cyclone II de Altera.

Recuerde que, para el ingreso y visualización de la información, debe hacer uso de los dispositivos de entrada y salida con que cuenta la tarjeta o dispositivos externos.

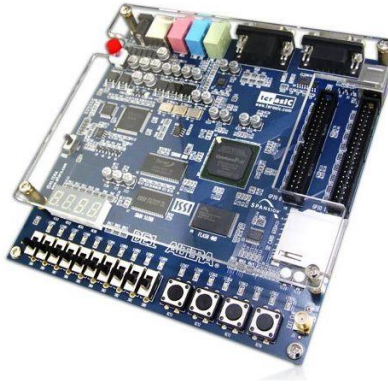


Figura 1. Sistema de desarrollo Cyclone II

### 1a. Entrega

- Diagrama de Flujo del programa a ejecutar por el procesador
- Criterios de Diseño (para el sistema de cómputo y el sistema de interfaz con el usuario)
- Diagrama Estructural de la Arquitectura del procesador
- Descripción y Formato de Instrucciones y Registros
- Programa a ejecutar por el procesador en lenguaje ensamblador

### 2a. Entrega Final

- Patrón de Pruebas, Funcionamiento del proyecto en la tarjeta FPGA Cyclone II de altera y el sistema de interfaz con el usuario.
- Documento final (Deben estar los Criterios de Diseño, máquina de estados de la unidad de control, el ISA final, diagrama de flujo de la aplicación y patrón de pruebas)