Лекция 23 БГТУ, ФИТ, ПОИТ, 3 семестр Конструирование программного обеспечения

Генерация кода в ассемблер

1. Объединение процедур, расположенных в разных модулях

Процедура — именованная, правильным образом оформленная группа команд, которая объявляется один раз и может многократно вызываться по имени в любом месте программы.

MASM:

EXTRN <имя> — объявление внешнего имени по отношению к данному модулю.

PROC И ENDР — начало, конец процедуры.

CALL <ИМЯПРОЦЕДУРЫ> — команда вызова процедуры.

RET < ЧИСЛО> — команда возврата управления вызывающей программе,

где <число> — количество байт, удаляемых из стека при возврате из процедуры (необязательный параметр).

Объединение процедур, расположенных в разных модулях

Каждый модуль должен сообщать транслятору, что некоторый объект (процедура, переменная) должен быть видимым вне этого модуля.

Транслятор также должен знать, что некоторые объекты определены вне данного модуля.

Все внешние ссылки в объединяемых модулях разрешаются на этапе компоновки.

Организация интерфейса с процедурой

Для передачи аргументов в языке ассемблера существуют следующие способы:

- через регистры;
- через общую область памяти;
- через стек;
- с помощью директив extern и public.

Передача аргументов через стек

Вызывающая процедура заносит в стек параметры и передает управление вызываемой процедуре. При передаче управления процедуре в вершину стека

поверх параметров автоматически записывается 4 байта с адресом возврата в вызывающую программу.

Стек обслуживается тремя регистрами:

- ESS указатель дна стека (начала сегмента стека);
- ESP указатель вершины стека;
- ЕВР указатель базы.

Perистры ESS и ESP указывают на дно и вершину стека соответственно. Регистр EBP используется для произвольного доступа к данным в стеке.

| Пролог процедуры (настройка регистра EBP в процедуре) | push ebp mov ebp, esp | // указатель базы сохраняется в стеке // настраивает ЕВР на вершину стека | |
|---|--------------------------|--|--|
| Эпилог процедуры Восстановление стека | | // выполняет действия, обеспечивающие // корректный возврат из процедуры | |

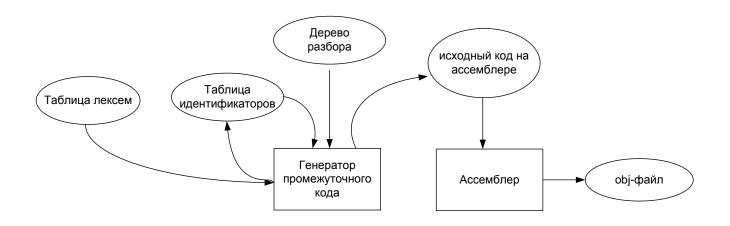
Восстановление стека:

| cdecl | add | esp, <длина_параметров_в_байтах> | // в вызывающем коде |
|---------|-----|----------------------------------|----------------------|
| stdcall | ret | <длина_параметров_в_байтах> | // в вызываемом коде |

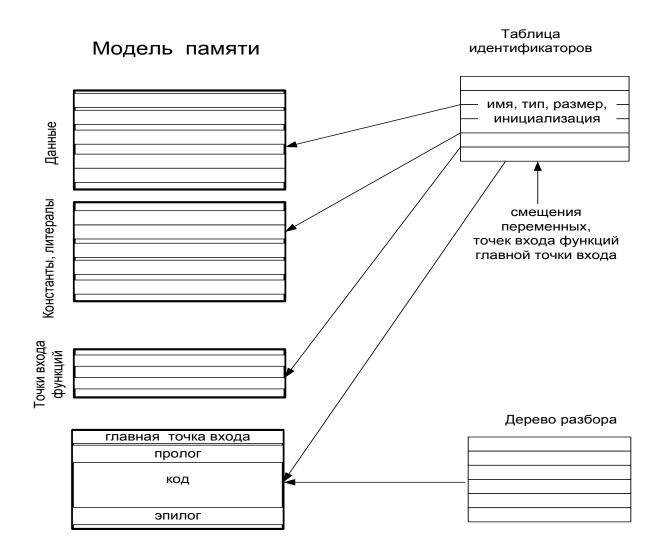
В программах, написанных на языке ассемблера, используется соглашение о вызовах stdcall.

2. Генерация исходного ассемблерного кода

2.1 Подход к генерации кода по дереву разбора с использованием стека.



2.2 Модель памяти SVV-2015



2.3 Дерево разбора

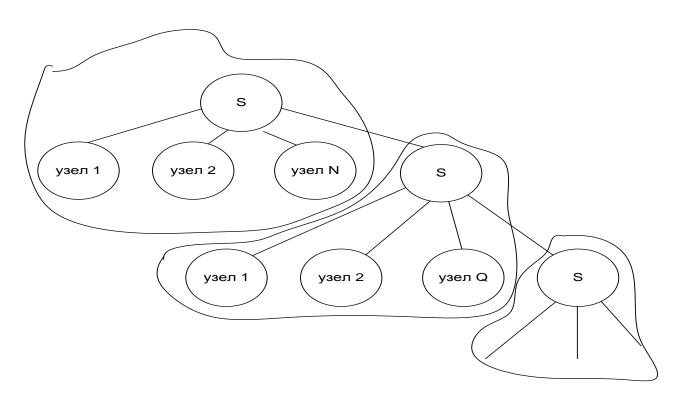
Дерево разбора:

S

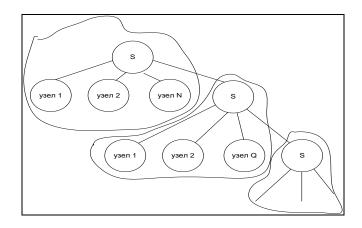
узел 1, узел 2, ..., узел N

- стартовый символ.
- каждый узел описывает функцию.

Каждой функции соответствует блок кода.



2.4 Модель памяти SVV-2015: точки входа функций и код



Точки входа функций

| команда перехода в главную точку входа | | |
|--|--|--|
| команда перехода в блок кода 1 | | |
| команда перехода в блок кода 2 | | |
| команда перехода в блок кода 3 | | |
| команда перехода в блок кода N | | |

Код

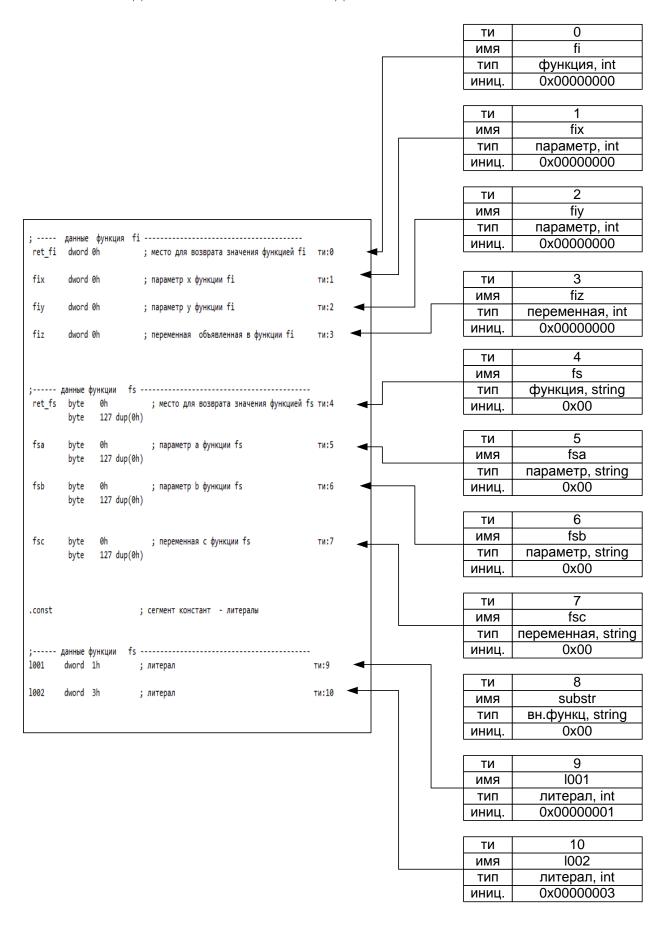


2.5 Простой вариант генерации кода на ассемблере

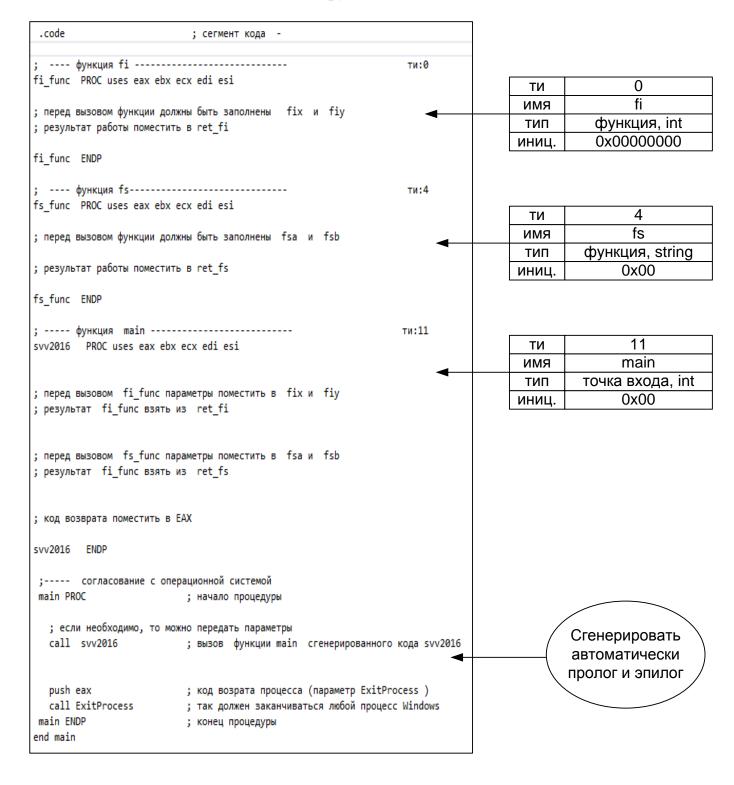
Скелет главной функции:

```
.586
                           ; система команд (процессор Pentium)
.model flat,stdcall
                          ; модель памяти, соглашение о вызовах
includelib kernel32.lib
                           ; компановщику: компоновать с kernel32.lib
                           ; можем компоновать со стандартной библиотекой
ExitProcess PROTO : DWORD ; прототип функции
.stack 4096
                            ; сегмент стека объемом 4096 - для вычислений
                            ; сегмент данных - переменные и параметры
.data
.const
                            ; сегмент констант - литералы
                             ; сегмент кода - испоняемый код
.code
 main PROC
                            ; начало процедуры - согласование с ОС
   push 0
                            ; код возрата процесса (параметр ExitProcess )
   call ExitProcess
                           ; так должен заканчиваться любой процесс Windows
 main ENDP
                            ; конец процедуры
end main
```

2.6 Модель памяти SVV-2015: данные



2.7 Заготовки-шаблоны для функций



2.8 Для внешних функций можно сгенерировать функцию-обертку для согласования стандарта вызова:

- функцию написать на С++ и поместить ее библиотеку;
- вызов функции выполнить из функции обертки;
- в генерируемом коде вызывать функцию обертку.

3. Генерация кода для выражений

```
.data
                                ; сегмент данных - переменные и параметры
svv2016x sdword oh ; переменная x со знаком svv2016y sdword oh ; переменная y со знаком svv2016z sdword oh ; переменная z со знаком
                              ; переменная а со знаком
 svv2016a <u>sdword</u> oh
 svv2016b sdword oh
                               ; переменная b со знаком
                               ; сегмент констант - литералы
.const
                              ; литерал
 1001 sdword 1h
 1002 sdword 3h
                              ; литерал
1003 sdword 4h
                               ; литерал
. code
                                ; сегмент кода - исполняемый код
```

```
; x = 1;

; y = x;

; z = x*y;

; z = z + x*y;

; a = 3;

; b = 7;

; z = x*y + b*(x+y);
```

```
; генерация кода: x = 1 --> svv2016x = 1001
; генерация кода: 1001
push 1001
; генерация кода: x=
pop svv2016x
```

```
; генерация кода: y = x --> svv2016y = svv2016x
; генерация кода: svv2016x
push svv2016x
; генерация кода: y=
pop svv2016y
```

```
; генерация кода: z = x*y --> svv2016z = svv2016x*svv2016y -->svv2016z = svv2016x svv2016y *

; генерация кода: svv2016x
push svv2016y
push svv2016y
; генерация кода: *
pop eax
pop ebx
imul ebx ; eax = eax*ebx
push eax
; генерация кода: z =
pop svv2016z
```

```
; генерация кода: z = z+ x*y --> svv2016z = svv2016z+ svv2016x*svv2016y -->svv2016z = svv2016z svv2016x svv2016y *+
; генерация кода: svv2016z
      push svv2016z
; генерация кода: svv2016x
      push svv2016x
; генерация кода: svv2016y
      push svv2016y
; генерация кода: *
      pop eax
      pop ebx
      imul ebx
                 ; eax = eax*ebx
      push eax
; генерация кода: +
      pop eax
       pop ebx
       add eax, ebx ; eax = eax+ebx
      push eax
; генерация кода: z =
      pop svv2016z
```

```
; a = 3 --> a = 1002
; b = 7 ---> b = 1003
z = x^*y + b^*(x+y) --> svv2016z = svv2016x*svv2016y + svv2016b * (svv2016x + svv2016y)
                      svv2016z = svv2016x svv2016y * svv2016b svv2016x svv2016y +*+
; генерация кода: a = 3 --> svv2016a = 1002
; генерация кода: 1002
      push 1002
; генерация кода: а =
     pop svv2016a
; генерация кода: 1003
     push 1003
; генерация кода: b =
     pop svv2016b
; генерация кода: svv2016x
      push svv2016x
; генерация кода: svv2016y
      push svv2016y
; генерация кода: *
       pop eax
             ebx
       pop
       imul ebx
                   ; eax = eax*ebx
       push eax
; генерация кода: svv2016b
      push svv2016b
; генерация кода: svv2016x
      push svv2016x
; генерация кода: svv2016y
      push svv2016y
; генерация кода: +
       pop eax
       pop
             ebx
           eax, ebx ; eax = eax+ebx
       add
       push eax
; генерация кода: *
       pop
       pop
             ebx
       imul ebx
                        ; eax = eax*ebx
       push eax
; генерация кода: +
       pop eax
       pop
             ebx
       add
           eax, ebx ; eax = eax+ebx
       push eax
; генерация кода: svv2016z =
     pop svv2016z
```

3.1 Готовые шаблоны:

```
//шаблоны
#define EXPR INT
                       "push
                             %s \n"
                                                  // i
                       "pop %s \n"
#define EXPR INT E
                                                 // =
#define EXPR_INT_PLUS "pop eax\npop
#define EXPR_INT_MUL "pop eax\npop
                                           ebx\nadd
                                                                                              // +
                                                        eax, ebx\npush
                                                                           eax\n"
                                           ebx\nimul eax, ebx\npush
                                                                                              // *
                                                                         eax\n"
#define GEN1(b, tmpl, var) sprintf_s(b, 1024,tmpl, #var)
#define GENO(b, tmpl) sprintf_s(b, 1024,tmpl)
```

Пояснения:

- $< uмя >_s$ это безопасные функции с указанием емкости приемника, например:
 - sprintf_s возвращает количество байт, записанных в буфер или -1
- *Буфер* место, где сохраняется генерируемый код.
- Стрингификация операция # (преобразование фрагмента кода в строку)

```
// y = x
k+= GEN1(buf+k,EXPR_INT, svv2016x); // x
k+= GEN1(buf+k,EXPR_INT_E, svv2016y); // =
```

```
// z = xy*

k+= GEN1(buf+k,EXPR_INT, svv2016x); // x

k+= GEN1(buf+k,EXPR_INT, svv2016y); // y

k+= GEN0(buf+k,EXPR_INT_MUL); // *

k+= GEN1(buf+k,EXPR_INT_E, svv2016z); // =
```

```
// z = zxy*+
                                                           // z
   k+= GEN1(buf+k,EXPR_INT,
                                  svv2016z);
                                                           // x
   k+= GEN1(buf+k,EXPR_INT,
                                  svv2016x);
                                                            // y
   k+= GEN1(buf+k,EXPR_INT,
                                  svv2016y);
                                                           // *
   k+= GEN0(buf+k,EXPR INT MUL);
                                                           // +
   k+= GEN0(buf+k,EXPR INT PLUS);
   k+= GEN1(buf+k,EXPR INT E,
                                 svv2016z);
```

```
// a = 3;
k+= GEN1(buf+k,EXPR_INT, 1002); // 3
k+= GEN1(buf+k,EXPR_INT_E, svv2016a); // =
```

```
// b = 7;
k+= GEN1(buf+k,EXPR_INT, 1003); // 7
k+= GEN1(buf+k,EXPR_INT_E, svv2016b); // =
```

```
// z = xy* bxy+*+;
   k+= GEN1(buf+k,EXPR_INT,
                                 svv2016x);
                                                          // x
                                                          // y
   k+= GEN1(buf+k,EXPR INT,
                                  svv2016y);
   k+= GEN0(buf+k,EXPR_INT_MUL);
                                                          // *
                                                          // b
   k+= GEN1(buf+k,EXPR_INT,
                                svv2016b);
   k+= GEN1(buf+k,EXPR_INT,
                                svv2016x);
                                                          // x
   k+= GEN1(buf+k,EXPR INT,
                                  svv2016y);
                                                          // y
   k+= GEN0(buf+k,EXPR INT PLUS);
                                                          // +
                                                          // *
   k+= GEN0(buf+k,EXPR INT MUL);
   k+= GEN0(buf+k,EXPR INT PLUS);
                                                          // +
                                                          // =
   k+= GEN1(buf+k,EXPR INT E,
                                svv2016z);
   std::cout << buf;
```

3.2 Сгенерированный код

```
1001
svv2016x
svv2016x
svv2016y
svv2016x
svv2016y
push
pop
push
рор
push
push
            eax
ebx
рор
pop
imul
            eax, ebx
            eax
svv2016z
push
pop
            svv2016z
svv2016x
svv2016y
push
push
push
pop
            eax
pop
imul
            ebx
            eax, ebx
push
            eax
рор
            eax
pop
add
            ebx
            eax, ebx
            eax
svv2016z
1002
svv2016a
1003
push
pop
push
рор
push
            svv2016b
svv2016x
svv2016y
pop
push
push
pop
            eax
            ebx
pop
imul
            eax, ebx
            eax
svv2016b
svv2016x
svv2016y
push
push
push
push
рор
            eax
pop
add
            ebx
            eax, ebx
push
            eax
            eax
pop
pop
imul
            ebx
            eax, ebx
push
            eax
            eax
pop
pop
add
            ebx
            eax, ebx
push
            eax
            svv2016z
рор
```

Последовательность генерации:

- 1) План памяти строится по ТИ
- 2) Выполняется преобразование выражений в ПОЛИЗ
- 3) Заготавливаются шаблоны кода соответствующего правила грамматики
- 4) Код генерируется по дереву разбора