**Projektni Zadatak 2021/2**

**Arhitekture i algoritmi DSP-a 2**   
Autor: Aleksa Heler  
Fakultet tehničkih nauka, Novembar 2021.

Sadržaj

[Opis zadatka 3](#__RefHeading___Toc214_1357175873)

[Opis realizacije 4](#__RefHeading___Toc216_1357175873)

[Model 0 4](#__RefHeading___Toc218_1357175873)

[Model 1 4](#__RefHeading___Toc220_1357175873)

[Model 2 4](#__RefHeading___Toc222_1357175873)

[Model 3 4](#__RefHeading___Toc224_1357175873)

[Simulator 4](#__RefHeading___Toc226_1357175873)

[Ispitivanje i verifikacija 5](#__RefHeading___Toc228_1357175873)

# Opis zadatka

# Opis **realizacije**

## Model 0

## Model 1

## Model 2

## Model 3

## **Simulator**

# **Ispitivanje i verifikacija**