

1 Студент 001

1. Редослед 32-битних регистара је: **W**, **Y**, **Z** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 7 бита
- **C** је 8 бита
- **D** је 14 бита

3. Доделити:

- (а) **0x76543210** регистру **Y** преко **p32**
- (б) **0xfeedbeef** регистру **W** преко **ru**
- (в) **0xbabadede** регистру **Z** преко **p8**
- (г) **0xdeadbeef** регистру **X** преко **pr**

4. Исписати:

- (а) **Y** преко **ru**
- (б) **W** преко **p8**
- (в) **Z** преко **p32**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x32** регистру **M[3]** преко **p8**
- (б) **0x76** регистру **M[1]** преко **p32**
- (в) **0x10** регистру **M[0]** преко **ru**
- (г) **0x54** регистру **M[2]** преко **pr**

6. Исписати:

- (а) **Z** преко **p8**
- (б) **W** преко **ru**
- (в) **X** преко **pr**
- (г) **Y** преко **p32**

7. Исписати:

- (а) **M[1]** преко **p8**
- (б) **M[0]** преко **pr**
- (в) **N[1]** преко **p32**
- (г) **N[1]** преко **ru**
- (д) **N[1]** преко **ru**
- (ђ) **N[1]** преко **p8**
- (е) **M[1]** преко **pr**
- (ж) **M[0]** преко **p32**

8. Проверити:

- (а) бит 1 регистра **C** преко **p32**
- (б) бит 1 регистра **A** преко **pr**
- (в) бит 1 регистра **B** преко **pr**
- (г) бит 3 регистра **C** преко **p8**
- (д) бит 12 регистра **D** преко **p8**
- (ђ) бит 3 регистра **B** преко **ru**
- (е) бит 2 регистра **A** преко **ru**
- (ж) бит 8 регистра **D** преко **p32**

9. Исписати:

- (а) **A** преко **pr**
- (б) **D** преко **p8**
- (в) **B** преко **p32**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **A** преко **p32**
- (б) **Поставити** све бите регистра **C** преко **ru**
- (в) **Негирати** све бите регистра **D** преко **p8**
- (г) **Негирати** све бите регистра **B** преко **pr**

11. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **p8**
- (в) **A** преко **pr**
- (г) **C** преко **p32**

12. Извршити операцију:

- (а) **Негирати** бит **5** регистра **B** преко **p32**
- (б) **Обрисати** бит **2** регистра **B** преко **ru**
- (в) **Негирати** бит **10** регистра **D** преко **p8**
- (г) **Поставити** бит **8** регистра **D** преко **p8**
- (д) **Обрисати** бит **5** регистра **C** преко **ru**
- (ђ) **Негирати** бит **1** регистра **A** преко **pr**
- (е) **Поставити** бит **0** регистра **A** преко **pr**
- (ж) **Поставити** бит **1** регистра **C** преко **p32**

13. Исписати:

- (а) **A** преко **pr**
- (б) **C** преко **ru**
- (в) **B** преко **p8**
- (г) **D** преко **p32**

14. Исписати:

- (а) бите **11:2** регистра **D** преко **ru**
- (б) бите **4:3** регистра **C** преко **p32**
- (в) бите **2:0** регистра **A** преко **pr**
- (г) бите **6:2** регистра **B** преко **p8**
- (д) бите **2:1** регистра **A** преко **p32**
- (ђ) бите **5:2** регистра **C** преко **ru**
- (е) бите **5:3** регистра **B** преко **p8**
- (ж) бите **9:6** регистра **D** преко **pr**

15. Доделити:

- (а) **0b11011** битима **6:2** регистра **B** преко **pr**
- (б) **0b110100011** битима **10:2** регистра **D** преко **p8**
- (в) **0b10** битима **2:1** регистра **A** преко **p8**
- (г) **0b11** битима **2:1** регистра **A** преко **p32**
- (д) **0b000110** битима **5:0** регистра **B** преко **pr**
- (ђ) **0b1011** битима **5:2** регистра **C** преко **ru**
- (е) **0b100** битима **5:3** регистра **C** преко **ru**
- (ж) **0b0001111** битима **11:5** регистра **D** преко **p32**

16. Исписати:

- (а) **B** преко **ru**
- (б) **D** преко **p32**
- (в) **A** преко **p8**
- (г) **C** преко **pr**

17. Исписати:

- (а) **X** преко **pr**
- (б) **Z** преко **p32**
- (в) **W** преко **p8**
- (г) **Y** преко **ru**

2 Студент 002

1. Редослед 32-битних регистара је: **Z**, **Y**, **W** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 4 бита
- **C** је 6 бита
- **D** је 18 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **W** преко **p32**
- (б) **0x76543210** регистру **X** преко **pr**
- (в) **0xfeedbeef** регистру **Y** преко **ru**
- (г) **0xbabadedad** регистру **Z** преко **p8**

4. Исписати:

- (а) **W** преко **p8**
- (б) **X** преко **pr**
- (в) **Y** преко **p32**
- (г) **Z** преко **ru**

5. Доделити:

- (а) **0x32** регистру **M[0]** преко **p8**
- (б) **0x54** регистру **M[3]** преко **p32**
- (в) **0x10** регистру **M[2]** преко **pr**
- (г) **0x76** регистру **M[1]** преко **ru**

6. Исписати:

- (а) **Y** преко **ru**
- (б) **Z** преко **p8**
- (в) **W** преко **p32**
- (г) **X** преко **pr**

7. Исписати:

- (а) **N[0]** преко **pr**
- (б) **M[2]** преко **p8**
- (в) **N[0]** преко **p32**
- (г) **N[0]** преко **pr**
- (д) **M[3]** преко **p32**
- (ђ) **M[3]** преко **p8**
- (е) **M[0]** преко **ru**
- (ж) **N[0]** преко **ru**

8. Проверити:

- (а) бит 3 регистра **D** преко **p8**
- (б) бит 3 регистра **A** преко **p32**
- (в) бит 9 регистра **D** преко **pr**
- (г) бит 1 регистра **A** преко **ru**
- (д) бит 4 регистра **C** преко **ru**
- (ђ) бит 3 регистра **B** преко **pr**
- (е) бит 0 регистра **C** преко **p32**
- (ж) бит 1 регистра **B** преко **p8**

9. Исписати:

- (а) **C** преко **ru**
- (б) **D** преко **p8**
- (в) **A** преко **p32**

(г) В преко pr

10. Извршити операцију:

- (а) Негирати све бите регистра В преко p32
- (б) Обрисати све бите регистра D преко p8
- (в) Поставити све бите регистра C преко pr
- (г) Негирати све бите регистра А преко ru

11. Исписати:

- (а) D преко pr
- (б) C преко p32
- (в) А преко ru
- (г) В преко p8

12. Извршити операцију:

- (а) Негирати бит 0 регистра C преко p32
- (б) Негирати бит 3 регистра В преко p32
- (в) Поставити бит 3 регистра В преко pr
- (г) Негирати бит 0 регистра D преко pr
- (д) Обрисати бит 6 регистра D преко ru
- (ђ) Поставити бит 3 регистра C преко p8
- (е) Поставити бит 3 регистра А преко p8
- (ж) Обрисати бит 3 регистра А преко ru

13. Исписати:

- (а) C преко p32
- (б) А преко ru
- (в) D преко p8
- (г) В преко pr

14. Исписати:

- (а) бите 3:1 регистра C преко p32
- (б) бите 13:5 регистра D преко p32
- (в) бите 2:0 регистра А преко pr
- (г) бите 16:8 регистра D преко pr
- (д) бите 3:0 регистра В преко ru
- (ђ) бите 5:0 регистра C преко ru
- (е) бите 2:0 регистра А преко p8
- (ж) бите 3:1 регистра В преко p8

15. Доделити:

- (а) 0b1100 битима 11:8 регистра D преко p8
- (б) 0b110 битима 3:1 регистра C преко p32
- (в) 0b000 битима 4:2 регистра C преко ru
- (г) 0b10 битима 2:1 регистра В преко p8
- (д) 0b100 битима 2:0 регистра А преко pr
- (ђ) 0b00111101000 битима 16:5 регистра D преко ru
- (е) 0b1100 битима 3:0 регистра В преко p32
- (ж) 0b101 битима 3:1 регистра А преко pr

16. Исписати:

- (а) В преко p8
- (б) А преко p32
- (в) C преко ru
- (г) D преко pr

17. Исписати:

- (а) Z преко ru
- (б) X преко pr
- (в) Y преко p32
- (г) W преко p8

3 Студент 003

1. Редослед 32-битних регистара је: **X**, **Y**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 8 бита
- **C** је 12 бита
- **D** је 8 бита

3. Доделити:

- (а) **0xbabaded** регистру **W** преко **ru**
- (б) **0xdeadbeef** регистру **Z** преко **p32**
- (в) **0x76543210** регистру **Y** преко **p8**
- (г) **0xfeedbeef** регистру **X** преко **pr**

4. Исписати:

- (а) **Y** преко **ru**
- (б) **Z** преко **p8**
- (в) **W** преко **p32**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x10** регистру **M[0]** преко **p32**
- (б) **0x32** регистру **M[2]** преко **ru**
- (в) **0x54** регистру **M[3]** преко **pr**
- (г) **0x76** регистру **M[1]** преко **p8**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **ru**
- (в) **W** преко **pr**
- (г) **X** преко **p8**

7. Исписати:

- (а) **M[2]** преко **p8**
- (б) **N[0]** преко **ru**
- (в) **N[0]** преко **ru**
- (г) **N[0]** преко **p8**
- (д) **M[3]** преко **p32**
- (ђ) **M[0]** преко **p32**
- (е) **M[3]** преко **pr**
- (ж) **N[0]** преко **pr**

8. Проверити:

- (а) бит 7 регистра **D** преко **ru**
- (б) бит 3 регистра **B** преко **pr**
- (в) бит 7 регистра **D** преко **p32**
- (г) бит 4 регистра **C** преко **ru**
- (д) бит 0 регистра **A** преко **p8**
- (ђ) бит 7 регистра **B** преко **pr**
- (е) бит 4 регистра **C** преко **p32**
- (ж) бит 2 регистра **A** преко **p8**

9. Исписати:

- (а) **D** преко **pr**
- (б) **C** преко **ru**
- (в) **B** преко **p32**

(г) А преко p8

10. Извршити операцију:

- (а) Негирати све бите регистра В преко p32
- (б) Поставити све бите регистра D преко ru
- (в) Поставити све бите регистра C преко p8
- (г) Негирати све бите регистра А преко pr

11. Исписати:

- (а) А преко pr
- (б) D преко p32
- (в) В преко ru
- (г) C преко p8

12. Извршити операцију:

- (а) Негирати бит 11 регистра C преко p32
- (б) Обрисати бит 3 регистра D преко pr
- (в) Поставити бит 0 регистра А преко p8
- (г) Обрисати бит 11 регистра C преко p8
- (д) Поставити бит 2 регистра В преко ru
- (ђ) Негирати бит 2 регистра А преко ru
- (е) Негирати бит 1 регистра В преко pr
- (ж) Поставити бит 7 регистра D преко p32

13. Исписати:

- (а) C преко p8
- (б) А преко pr
- (в) В преко ru
- (г) D преко p32

14. Исписати:

- (а) бите 4:3 регистра В преко p32
- (б) бите 11:0 регистра C преко pr
- (в) бите 7:2 регистра D преко p32
- (г) бите 3:1 регистра А преко ru
- (д) бите 5:2 регистра D преко pr
- (ђ) бите 3:1 регистра А преко ru
- (е) бите 9:3 регистра C преко p8
- (ж) бите 6:3 регистра В преко p8

15. Доделити:

- (а) 0b000101110 битима 8:0 регистра C преко p32
- (б) 0b101110 битима 5:0 регистра В преко p32
- (в) 0b01010 битима 5:1 регистра D преко ru
- (г) 0b00 битима 2:1 регистра А преко pr
- (д) 0b0011010 битима 7:1 регистра В преко ru
- (ђ) 0b001 битима 2:0 регистра А преко pr
- (е) 0b10010110 битима 7:0 регистра D преко p8
- (ж) 0b1110101 битима 7:1 регистра C преко p8

16. Исписати:

- (а) А преко pr
- (б) В преко ru
- (в) D преко p32
- (г) C преко p8

17. Исписати:

- (а) Z преко p8
- (б) W преко ru
- (в) X преко pr
- (г) Y преко p32

4 Студент 004

1. Редослед 32-битних регистара је: **Y**, **X**, **Z** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 7 бита
- **C** је 12 бита
- **D** је 10 бита

3. Доделити:

- (а) **0x76543210** регистру **W** преко **pr**
- (б) **0xdeadbeef** регистру **Y** преко **p8**
- (в) **0xbabadede** регистру **X** преко **ru**
- (г) **0xfeedbeef** регистру **Z** преко **p32**

4. Исписати:

- (а) **W** преко **p32**
- (б) **X** преко **p8**
- (в) **Z** преко **pr**
- (г) **Y** преко **ru**

5. Доделити:

- (а) **0x10** регистру **M[3]** преко **ru**
- (б) **0x54** регистру **M[1]** преко **p8**
- (в) **0x76** регистру **M[2]** преко **pr**
- (г) **0x32** регистру **M[0]** преко **p32**

6. Исписати:

- (а) **Y** преко **pr**
- (б) **Z** преко **ru**
- (в) **W** преко **p32**
- (г) **X** преко **p8**

7. Исписати:

- (а) **M[3]** преко **ru**
- (б) **M[1]** преко **p8**
- (в) **M[0]** преко **ru**
- (г) **N[1]** преко **pr**
- (д) **M[0]** преко **p32**
- (ђ) **N[0]** преко **pr**
- (е) **N[1]** преко **p32**
- (ж) **N[0]** преко **p8**

8. Проверити:

- (а) бит 1 регистра **A** преко **p32**
- (б) бит 5 регистра **D** преко **pr**
- (в) бит 10 регистра **C** преко **ru**
- (г) бит 0 регистра **D** преко **p32**
- (д) бит 0 регистра **B** преко **p8**
- (ђ) бит 0 регистра **C** преко **ru**
- (е) бит 2 регистра **A** преко **pr**
- (ж) бит 0 регистра **B** преко **p8**

9. Исписати:

- (а) **C** преко **p32**
- (б) **B** преко **pr**
- (в) **D** преко **ru**

(г) А преко p8

10. Извршити операцију:

- (а) Негирати све бите регистра В преко p8
- (б) Поставити све бите регистра D преко p32
- (в) Обрисати све бите регистра А преко ru
- (г) Негирати све бите регистра C преко pr

11. Исписати:

- (а) В преко p8
- (б) А преко ru
- (в) C преко pr
- (г) D преко p32

12. Извршити операцију:

- (а) Негирати бит 1 регистра А преко p32
- (б) Поставити бит 3 регистра В преко p8
- (в) Обрисати бит 1 регистра D преко pr
- (г) Обрисати бит 4 регистра D преко p8
- (д) Негирати бит 2 регистра А преко ru
- (ђ) Поставити бит 9 регистра C преко ru
- (е) Обрисати бит 5 регистра В преко pr
- (ж) Негирати бит 6 регистра C преко p32

13. Исписати:

- (а) А преко pr
- (б) D преко p8
- (в) C преко p32
- (г) В преко ru

14. Исписати:

- (а) бите 6:2 регистра D преко ru
- (б) бите 5:2 регистра D преко pr
- (в) бите 2:1 регистра А преко pr
- (г) бите 4:3 регистра В преко p8
- (д) бите 2:0 регистра А преко p32
- (ђ) бите 5:3 регистра В преко p32
- (е) бите 9:5 регистра C преко p8
- (ж) бите 10:4 регистра C преко ru

15. Доделити:

- (а) 0b11101 битима 5:1 регистра В преко ru
- (б) 0b10 битима 2:1 регистра А преко pr
- (в) 0b11100 битима 7:3 регистра C преко p8
- (г) 0b0101111 битима 9:3 регистра D преко ru
- (д) 0b001 битима 5:3 регистра D преко pr
- (ђ) 0b111 битима 5:3 регистра В преко p32
- (е) 0b00100100 битима 7:0 регистра C преко p8
- (ж) 0b11 битима 2:1 регистра А преко p32

16. Исписати:

- (а) C преко p8
- (б) А преко p32
- (в) D преко ru
- (г) В преко pr

17. Исписати:

- (а) Y преко p32
- (б) X преко p8
- (в) W преко pr
- (г) Z преко ru

5 Студент 005

1. Редослед 32-битних регистара је: **W**, **X**, **Z** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 7 бита
- **C** је 6 бита
- **D** је 15 бита

3. Доделити:

- (а) **0xbabaded** регистру **W** преко **pr**
- (б) **0xfeedbeef** регистру **Y** преко **p32**
- (в) **0xdeadbeef** регистру **X** преко **p8**
- (г) **0x76543210** регистру **Z** преко **ru**

4. Исписати:

- (а) **Y** преко **p8**
- (б) **Z** преко **ru**
- (в) **W** преко **p32**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x76** регистру **M[0]** преко **pr**
- (б) **0x32** регистру **M[1]** преко **p32**
- (в) **0x54** регистру **M[3]** преко **p8**
- (г) **0x10** регистру **M[2]** преко **ru**

6. Исписати:

- (а) **W** преко **p32**
- (б) **X** преко **p8**
- (в) **Y** преко **pr**
- (г) **Z** преко **ru**

7. Исписати:

- (а) **M[2]** преко **p8**
- (б) **N[0]** преко **p8**
- (в) **N[1]** преко **pr**
- (г) **M[3]** преко **pr**
- (д) **M[3]** преко **p32**
- (ђ) **N[0]** преко **p32**
- (е) **M[2]** преко **ru**
- (ж) **N[0]** преко **ru**

8. Проверити:

- (а) бит 5 регистра **C** преко **p8**
- (б) бит 4 регистра **D** преко **ru**
- (в) бит 6 регистра **D** преко **pr**
- (г) бит 1 регистра **A** преко **pr**
- (д) бит 3 регистра **C** преко **p32**
- (ђ) бит 5 регистра **B** преко **p32**
- (е) бит 3 регистра **A** преко **ru**
- (ж) бит 0 регистра **B** преко **p8**

9. Исписати:

- (а) **D** преко **p8**
- (б) **A** преко **pr**
- (в) **B** преко **p32**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Поставити** све бите регистра **D** преко **ru**
- (б) **Обрисати** све бите регистра **B** преко **p32**
- (в) **Негирати** све бите регистра **C** преко **p8**
- (г) **Негирати** све бите регистра **A** преко **pr**

11. Исписати:

- (а) **A** преко **pr**
- (б) **C** преко **ru**
- (в) **D** преко **p32**
- (г) **B** преко **p8**

12. Извршити операцију:

- (а) **Обрисати** бит **0** регистра **D** преко **pr**
- (б) **Обрисати** бит **4** регистра **C** преко **pr**
- (в) **Негирати** бит **0** регистра **C** преко **p8**
- (г) **Поставити** бит **2** регистра **A** преко **p32**
- (д) **Поставити** бит **2** регистра **D** преко **ru**
- (ђ) **Негирати** бит **1** регистра **B** преко **p32**
- (е) **Поставити** бит **4** регистра **B** преко **p8**
- (ж) **Обрисати** бит **1** регистра **A** преко **ru**

13. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **ru**
- (в) **B** преко **pr**
- (г) **A** преко **p32**

14. Исписати:

- (а) бите **10:6** регистра **D** преко **p8**
- (б) бите **2:0** регистра **A** преко **pr**
- (в) бите **2:0** регистра **A** преко **p32**
- (г) бите **4:2** регистра **B** преко **ru**
- (д) бите **4:0** регистра **C** преко **p32**
- (ђ) бите **6:1** регистра **B** преко **p8**
- (е) бите **8:7** регистра **D** преко **ru**
- (ж) бите **4:1** регистра **C** преко **pr**

15. Доделити:

- (а) **0b100100** битима **6:1** регистра **B** преко **pr**
- (б) **0b00** битима **2:1** регистра **A** преко **ru**
- (в) **0b0101101101** битима **9:0** регистра **D** преко **p8**
- (г) **0b00000** битима **5:1** регистра **B** преко **p8**
- (д) **0b0111** битима **5:2** регистра **C** преко **p32**
- (ђ) **0b100000** битима **9:4** регистра **D** преко **p32**
- (е) **0b100** битима **3:1** регистра **A** преко **ru**
- (ж) **0b0010** битима **5:2** регистра **C** преко **pr**

16. Исписати:

- (а) **C** преко **p32**
- (б) **A** преко **pr**
- (в) **D** преко **p8**
- (г) **B** преко **ru**

17. Исписати:

- (а) **Z** преко **p32**
- (б) **X** преко **p8**
- (в) **W** преко **pr**
- (г) **Y** преко **ru**

6 Студент 006

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 8 бита
- **C** је 7 бита
- **D** је 13 бита

3. Доделити:

- (а) **0x76543210** регистру **X** преко **pr**
- (б) **0xbabadede** регистру **Y** преко **p8**
- (в) **0xfeedbeef** регистру **Z** преко **p32**
- (г) **0xdeadbeef** регистру **W** преко **ru**

4. Исписати:

- (а) **Z** преко **p8**
- (б) **W** преко **p32**
- (в) **Y** преко **ru**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x10** регистру **M[2]** преко **p8**
- (б) **0x76** регистру **M[1]** преко **p32**
- (в) **0x32** регистру **M[3]** преко **pr**
- (г) **0x54** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **Y** преко **ru**
- (б) **W** преко **p8**
- (в) **X** преко **p32**
- (г) **Z** преко **pr**

7. Исписати:

- (а) **M[2]** преко **pr**
- (б) **N[1]** преко **p32**
- (в) **M[3]** преко **ru**
- (г) **N[0]** преко **p32**
- (д) **N[1]** преко **p8**
- (ђ) **M[0]** преко **p8**
- (е) **N[1]** преко **pr**
- (ж) **M[2]** преко **ru**

8. Проверити:

- (а) бит 0 регистра **A** преко **pr**
- (б) бит 12 регистра **D** преко **pr**
- (в) бит 3 регистра **C** преко **ru**
- (г) бит 3 регистра **A** преко **p32**
- (д) бит 3 регистра **B** преко **ru**
- (ђ) бит 2 регистра **C** преко **p32**
- (е) бит 6 регистра **B** преко **p8**
- (ж) бит 3 регистра **D** преко **p8**

9. Исписати:

- (а) **A** преко **p8**
- (б) **C** преко **pr**
- (в) **B** преко **p32**

(г) D преко ru

10. Извршити операцију:

- (а) Обрисати све бите регистра B преко ru
- (б) Негирати све бите регистра A преко pr
- (в) Поставити све бите регистра D преко p8
- (г) Поставити све бите регистра C преко p32

11. Исписати:

- (а) B преко pr
- (б) A преко p8
- (в) C преко p32
- (г) D преко ru

12. Извршити операцију:

- (а) Обрисати бит 5 регистра B преко ru
- (б) Поставити бит 7 регистра B преко p8
- (в) Негирати бит 5 регистра D преко ru
- (г) Обрисати бит 3 регистра A преко pr
- (д) Поставити бит 2 регистра A преко p32
- (ђ) Поставити бит 5 регистра C преко p8
- (е) Обрисати бит 10 регистра D преко p32
- (ж) Негирати бит 4 регистра C преко pr

13. Исписати:

- (а) A преко pr
- (б) C преко p32
- (в) B преко p8
- (г) D преко ru

14. Исписати:

- (а) бите 4:3 регистра B преко p32
- (б) бите 4:2 регистра B преко pr
- (в) бите 11:5 регистра D преко pr
- (г) бите 9:3 регистра D преко ru
- (д) бите 5:3 регистра C преко ru
- (ђ) бите 5:3 регистра C преко p32
- (е) бите 2:1 регистра A преко p8
- (ж) бите 2:0 регистра A преко p8

15. Доделити:

- (а) 0b10010100 битима 7:0 регистра B преко p8
- (б) 0b10101000111 битима 10:0 регистра D преко p32
- (в) 0b01001110 битима 10:3 регистра D преко p32
- (г) 0b110101 битима 5:0 регистра C преко pr
- (д) 0b010 битима 5:3 регистра C преко ru
- (ђ) 0b00 битима 2:1 регистра A преко ru
- (е) 0b100110 битима 5:0 регистра B преко pr
- (ж) 0b010 битима 3:1 регистра A преко p8

16. Исписати:

- (а) B преко p8
- (б) A преко pr
- (в) C преко ru
- (г) D преко p32

17. Исписати:

- (а) Y преко p8
- (б) Z преко ru
- (в) W преко pr
- (г) X преко p32

7 Студент 007

1. Редослед 32-битних регистара је: **Z**, **Y**, **X** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 7 бита
- **C** је 8 бита
- **D** је 15 бита

3. Доделити:

- (а) **0x76543210** регистру **X** преко **p8**
- (б) **0xbabadede** регистру **W** преко **pu**
- (в) **0xfeedbeef** регистру **Z** преко **pr**
- (г) **0xdeadbeef** регистру **Y** преко **p32**

4. Исписати:

- (а) **Z** преко **pu**
- (б) **Y** преко **pr**
- (в) **W** преко **p32**
- (г) **X** преко **p8**

5. Доделити:

- (а) **0x10** регистру **M[1]** преко **p8**
- (б) **0x54** регистру **M[0]** преко **p32**
- (в) **0x32** регистру **M[2]** преко **pr**
- (г) **0x76** регистру **M[3]** преко **pu**

6. Исписати:

- (а) **W** преко **pr**
- (б) **Y** преко **p32**
- (в) **X** преко **pu**
- (г) **Z** преко **p8**

7. Исписати:

- (а) **N[0]** преко **pr**
- (б) **M[1]** преко **pu**
- (в) **M[2]** преко **pr**
- (г) **N[1]** преко **pu**
- (д) **N[1]** преко **p32**
- (ђ) **M[3]** преко **p8**
- (е) **N[0]** преко **p8**
- (ж) **M[2]** преко **p32**

8. Проверити:

- (а) бит 1 регистра **A** преко **pr**
- (б) бит 0 регистра **B** преко **pu**
- (в) бит 8 регистра **D** преко **pu**
- (г) бит 6 регистра **C** преко **p8**
- (д) бит 5 регистра **D** преко **pr**
- (ђ) бит 3 регистра **B** преко **p32**
- (е) бит 2 регистра **C** преко **p32**
- (ж) бит 0 регистра **A** преко **p8**

9. Исписати:

- (а) **D** преко **p32**
- (б) **A** преко **pu**
- (в) **B** преко **pr**

(г) **C** преко **p8**

10. Извршити операцију:

- (а) **Поставити** све бите регистра **B** преко **p8**
- (б) **Поставити** све бите регистра **A** преко **p32**
- (в) **Обрисати** све бите регистра **C** преко **pu**
- (г) **Негирати** све бите регистра **D** преко **pr**

11. Исписати:

- (а) **C** преко **pu**
- (б) **D** преко **p32**
- (в) **A** преко **p8**
- (г) **B** преко **pr**

12. Извршити операцију:

- (а) **Обрисати** бит **1** регистра **A** преко **pr**
- (б) **Негирати** бит **11** регистра **D** преко **p8**
- (в) **Негирати** бит **0** регистра **A** преко **p8**
- (г) **Негирати** бит **5** регистра **C** преко **p32**
- (д) **Поставити** бит **0** регистра **B** преко **pu**
- (ђ) **Обрисати** бит **3** регистра **B** преко **pu**
- (е) **Обрисати** бит **2** регистра **C** преко **p32**
- (ж) **Поставити** бит **8** регистра **D** преко **pr**

13. Исписати:

- (а) **B** преко **pu**
- (б) **D** преко **p32**
- (в) **C** преко **pr**
- (г) **A** преко **p8**

14. Исписати:

- (а) бите **8:1** регистра **D** преко **p32**
- (б) бите **6:3** регистра **B** преко **p8**
- (в) бите **1:0** регистра **A** преко **p32**
- (г) бите **1:0** регистра **A** преко **pu**
- (д) бите **6:0** регистра **B** преко **pr**
- (ђ) бите **13:4** регистра **D** преко **p8**
- (е) бите **5:1** регистра **C** преко **pu**
- (ж) бите **4:0** регистра **C** преко **pr**

15. Доделити:

- (а) **0b011** битима **4:2** регистра **C** преко **p8**
- (б) **0b11** битима **4:3** регистра **C** преко **p8**
- (в) **0b01010111000111** битима **13:0** регистра **D** преко **pu**
- (г) **0b01101011011111** битима **14:1** регистра **D** преко **p32**
- (д) **0b110** битима **4:2** регистра **B** преко **p32**
- (ђ) **0b11** битима **1:0** регистра **A** преко **pr**
- (е) **0b10111** битима **6:2** регистра **B** преко **pu**
- (ж) **0b00** битима **1:0** регистра **A** преко **pr**

16. Исписати:

- (а) **D** преко **pr**
- (б) **A** преко **p32**
- (в) **C** преко **pu**
- (г) **B** преко **p8**

17. Исписати:

- (а) **Z** преко **p8**
- (б) **W** преко **pu**
- (в) **Y** преко **pr**
- (г) **X** преко **p32**

8 Студент 008

1. Редослед 32-битних регистара је: **W**, **Y**, **X** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 4 бита
- **C** је 8 бита
- **D** је 18 бита

3. Доделити:

- (а) **0xbabadede** регистру **X** преко **ru**
- (б) **0x76543210** регистру **Z** преко **p32**
- (в) **0xdeadbeef** регистру **Y** преко **pr**
- (г) **0xfeedbeef** регистру **W** преко **p8**

4. Исписати:

- (а) **X** преко **p8**
- (б) **Y** преко **ru**
- (в) **Z** преко **pr**
- (г) **W** преко **p32**

5. Доделити:

- (а) **0x10** регистру **M[0]** преко **p8**
- (б) **0x76** регистру **M[3]** преко **pr**
- (в) **0x32** регистру **M[2]** преко **ru**
- (г) **0x54** регистру **M[1]** преко **p32**

6. Исписати:

- (а) **X** преко **ru**
- (б) **W** преко **p32**
- (в) **Y** преко **p8**
- (г) **Z** преко **pr**

7. Исписати:

- (а) **N[1]** преко **ru**
- (б) **N[0]** преко **ru**
- (в) **M[0]** преко **p32**
- (г) **N[1]** преко **p8**
- (д) **M[2]** преко **pr**
- (ђ) **N[1]** преко **p8**
- (е) **M[0]** преко **p32**
- (ж) **M[1]** преко **pr**

8. Проверити:

- (а) бит 9 регистра **D** преко **p8**
- (б) бит 1 регистра **B** преко **p32**
- (в) бит 6 регистра **C** преко **pr**
- (г) бит 0 регистра **A** преко **pr**
- (д) бит 2 регистра **B** преко **ru**
- (ђ) бит 6 регистра **D** преко **ru**
- (е) бит 1 регистра **A** преко **p8**
- (ж) бит 5 регистра **C** преко **p32**

9. Исписати:

- (а) **D** преко **pr**
- (б) **C** преко **ru**
- (в) **B** преко **p32**

(г) А преко p8

10. Извршити операцију:

- (а) Обрисати све бите регистра А преко p8
- (б) Поставити све бите регистра В преко ru
- (в) Обрисати све бите регистра С преко pr
- (г) Негирати све бите регистра D преко p32

11. Исписати:

- (а) D преко pr
- (б) С преко ru
- (в) В преко p32
- (г) А преко p8

12. Извршити операцију:

- (а) Негирати бит 3 регистра С преко ru
- (б) Обрисати бит 2 регистра В преко ru
- (в) Негирати бит 0 регистра С преко p8
- (г) Поставити бит 1 регистра А преко p32
- (д) Негирати бит 9 регистра D преко p32
- (ђ) Поставити бит 2 регистра В преко p8
- (е) Обрисати бит 1 регистра А преко pr
- (ж) Обрисати бит 2 регистра D преко pr

13. Исписати:

- (а) D преко p8
- (б) С преко pr
- (в) В преко p32
- (г) А преко ru

14. Исписати:

- (а) бите 4:2 регистра С преко pr
- (б) бите 3:1 регистра В преко ru
- (в) бите 1:0 регистра А преко p8
- (г) бите 15:2 регистра D преко p8
- (д) бите 2:0 регистра В преко ru
- (ђ) бите 6:3 регистра С преко p32
- (е) бите 13:2 регистра D преко p32
- (ж) бите 1:0 регистра А преко pr

15. Доделити:

- (а) 0b101000001 битима 14:6 регистра D преко pr
- (б) 0b00 битима 1:0 регистра А преко pr
- (в) 0b100 битима 3:1 регистра В преко ru
- (г) 0b101 битима 3:1 регистра В преко ru
- (д) 0b00000 битима 6:2 регистра С преко p32
- (ђ) 0b10110000101 битима 17:7 регистра D преко p8
- (е) 0b10 битима 4:3 регистра С преко p8
- (ж) 0b11 битима 1:0 регистра А преко p32

16. Исписати:

- (а) А преко p32
- (б) С преко p8
- (в) D преко pr
- (г) В преко ru

17. Исписати:

- (а) W преко p32
- (б) Y преко p8
- (в) Z преко pr
- (г) X преко ru

9 Студент 009

1. Редослед 32-битних регистара је: **X**, **W**, **Y** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 7 бита
- **C** је 9 бита
- **D** је 12 бита

3. Доделити:

- (а) **0x76543210** регистру **Z** преко **p8**
- (б) **0xfeedbeef** регистру **Y** преко **pr**
- (в) **0xbabadede** регистру **X** преко **pu**
- (г) **0xdeadbeef** регистру **W** преко **p32**

4. Исписати:

- (а) **X** преко **pu**
- (б) **W** преко **p32**
- (в) **Z** преко **pr**
- (г) **Y** преко **p8**

5. Доделити:

- (а) **0x76** регистру **M[1]** преко **pr**
- (б) **0x54** регистру **M[0]** преко **p32**
- (в) **0x32** регистру **M[2]** преко **p8**
- (г) **0x10** регистру **M[3]** преко **pu**

6. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **pu**
- (в) **X** преко **p32**
- (г) **Y** преко **p8**

7. Исписати:

- (а) **M[0]** преко **p8**
- (б) **M[3]** преко **pu**
- (в) **N[0]** преко **pu**
- (г) **N[1]** преко **p32**
- (д) **M[2]** преко **pr**
- (ђ) **N[1]** преко **p32**
- (е) **M[2]** преко **p8**
- (ж) **N[1]** преко **pr**

8. Проверити:

- (а) бит 7 регистра **D** преко **p8**
- (б) бит 2 регистра **C** преко **pu**
- (в) бит 5 регистра **B** преко **pr**
- (г) бит 2 регистра **C** преко **p8**
- (д) бит 2 регистра **A** преко **p32**
- (ђ) бит 6 регистра **B** преко **p32**
- (е) бит 2 регистра **A** преко **pr**
- (ж) бит 4 регистра **D** преко **pu**

9. Исписати:

- (а) **C** преко **p32**
- (б) **B** преко **pu**
- (в) **A** преко **pr**

(г) D преко p8

10. Извршити операцију:

- (а) Обрисати све бите регистра C преко ru
- (б) Обрисати све бите регистра D преко pr
- (в) Поставити све бите регистра A преко p32
- (г) Негирати све бите регистра B преко p8

11. Исписати:

- (а) A преко p32
- (б) C преко pr
- (в) B преко p8
- (г) D преко ru

12. Извршити операцију:

- (а) Поставити бит 6 регистра C преко ru
- (б) Обрисати бит 1 регистра A преко pr
- (в) Негирати бит 7 регистра C преко ru
- (г) Поставити бит 0 регистра B преко p32
- (д) Поставити бит 0 регистра A преко p32
- (ђ) Обрисати бит 11 регистра D преко p8
- (е) Обрисати бит 1 регистра B преко p8
- (ж) Негирати бит 0 регистра D преко pr

13. Исписати:

- (а) A преко pr
- (б) C преко p8
- (в) B преко p32
- (г) D преко ru

14. Исписати:

- (а) бите 11:3 регистра D преко ru
- (б) бите 6:0 регистра B преко p32
- (в) бите 3:1 регистра A преко pr
- (г) бите 7:1 регистра C преко p8
- (д) бите 2:1 регистра A преко ru
- (ђ) бите 8:2 регистра C преко pr
- (е) бите 6:1 регистра D преко p32
- (ж) бите 4:3 регистра B преко p8

15. Доделити:

- (а) 0b1111 битима 6:3 регистра B преко p8
- (б) 0b111000 битима 7:2 регистра C преко ru
- (в) 0b011 битима 2:0 регистра A преко pr
- (г) 0b000 битима 3:1 регистра A преко p32
- (д) 0b11111 битима 6:2 регистра B преко pr
- (ђ) 0b000110 битима 9:4 регистра D преко ru
- (е) 0b111000100001 битима 11:0 регистра D преко p32
- (ж) 0b001 битима 5:3 регистра C преко p8

16. Исписати:

- (а) D преко p8
- (б) C преко p32
- (в) B преко ru
- (г) A преко pr

17. Исписати:

- (а) W преко pr
- (б) Y преко p8
- (в) Z преко ru
- (г) X преко p32

10 Студент 010

1. Редослед 32-битних регистара је: **W**, **X**, **Z** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 5 бита
- **C** је 6 бита
- **D** је 18 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Y** преко **pr**
- (б) **0xdeadbeef** регистру **W** преко **p8**
- (в) **0xbabadede** регистру **Z** преко **p32**
- (г) **0x76543210** регистру **X** преко **ru**

4. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **p32**
- (в) **X** преко **pr**
- (г) **W** преко **ru**

5. Доделити:

- (а) **0x32** регистру **M[2]** преко **p8**
- (б) **0x10** регистру **M[1]** преко **p32**
- (в) **0x54** регистру **M[0]** преко **pr**
- (г) **0x76** регистру **M[3]** преко **ru**

6. Исписати:

- (а) **W** преко **pr**
- (б) **X** преко **p8**
- (в) **Z** преко **p32**
- (г) **Y** преко **ru**

7. Исписати:

- (а) **M[2]** преко **p32**
- (б) **N[0]** преко **p32**
- (в) **M[0]** преко **pr**
- (г) **N[0]** преко **p8**
- (д) **M[0]** преко **ru**
- (ђ) **N[0]** преко **p8**
- (е) **M[1]** преко **ru**
- (ж) **N[1]** преко **pr**

8. Проверити:

- (а) бит 2 регистра **C** преко **p32**
- (б) бит 4 регистра **D** преко **p8**
- (в) бит 1 регистра **B** преко **pr**
- (г) бит 2 регистра **B** преко **pr**
- (д) бит 4 регистра **C** преко **p32**
- (ђ) бит 2 регистра **A** преко **p8**
- (е) бит 2 регистра **A** преко **ru**
- (ж) бит 10 регистра **D** преко **ru**

9. Исписати:

- (а) **B** преко **p8**
- (б) **A** преко **ru**
- (в) **C** преко **pr**

(г) D преко p32

10. Извршити операцију:

- (а) Негирати све бите регистра D преко p8
- (б) Обрисати све бите регистра C преко pr
- (в) Поставити све бите регистра B преко ru
- (г) Негирати све бите регистра A преко p32

11. Исписати:

- (а) B преко ru
- (б) A преко p8
- (в) C преко p32
- (г) D преко pr

12. Извршити операцију:

- (а) Обрисати бит 4 регистра B преко pr
- (б) Поставити бит 3 регистра C преко p32
- (в) Поставити бит 8 регистра D преко pr
- (г) Негирати бит 0 регистра C преко p32
- (д) Негирати бит 0 регистра A преко ru
- (ђ) Обрисати бит 4 регистра B преко p8
- (е) Обрисати бит 0 регистра A преко ru
- (ж) Негирати бит 13 регистра D преко p8

13. Исписати:

- (а) D преко ru
- (б) C преко p32
- (в) A преко p8
- (г) B преко pr

14. Исписати:

- (а) бите 2:0 регистра A преко ru
- (б) бите 3:1 регистра C преко ru
- (в) бите 3:2 регистра B преко pr
- (г) бите 3:1 регистра B преко p32
- (д) бите 9:6 регистра D преко p8
- (ђ) бите 2:1 регистра A преко p8
- (е) бите 4:1 регистра C преко p32
- (ж) бите 13:1 регистра D преко pr

15. Доделити:

- (а) 0b111 битима 2:0 регистра A преко p32
- (б) 0b111 битима 2:0 регистра A преко p8
- (в) 0b10000 битима 9:5 регистра D преко ru
- (г) 0b1111 битима 4:1 регистра B преко pr
- (д) 0b0001001 битима 10:4 регистра D преко p32
- (ђ) 0b1001 битима 5:2 регистра C преко pr
- (е) 0b1011 битима 4:1 регистра C преко ru
- (ж) 0b000 битима 4:2 регистра B преко p8

16. Исписати:

- (а) C преко ru
- (б) D преко pr
- (в) B преко p32
- (г) A преко p8

17. Исписати:

- (а) X преко p32
- (б) Y преко p8
- (в) W преко ru
- (г) Z преко pr

11 Студент 011

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 6 бита
- **C** је 9 бита
- **D** је 13 бита

3. Доделити:

- (а) **0xbabadede** регистру **X** преко **p32**
- (б) **0xdeadbeef** регистру **Z** преко **pu**
- (в) **0xfeedbeef** регистру **W** преко **pr**
- (г) **0x76543210** регистру **Y** преко **p8**

4. Исписати:

- (а) **X** преко **pr**
- (б) **W** преко **p8**
- (в) **Y** преко **pu**
- (г) **Z** преко **p32**

5. Доделити:

- (а) **0x54** регистру **M[2]** преко **p8**
- (б) **0x32** регистру **M[1]** преко **pr**
- (в) **0x76** регистру **M[0]** преко **p32**
- (г) **0x10** регистру **M[3]** преко **pu**

6. Исписати:

- (а) **X** преко **p8**
- (б) **Y** преко **p32**
- (в) **Z** преко **pr**
- (г) **W** преко **pu**

7. Исписати:

- (а) **N[1]** преко **p8**
- (б) **M[0]** преко **p8**
- (в) **M[1]** преко **pu**
- (г) **M[3]** преко **p32**
- (д) **M[2]** преко **pr**
- (ђ) **N[1]** преко **p32**
- (е) **N[1]** преко **pr**
- (ж) **N[1]** преко **pu**

8. Проверити:

- (а) бит 5 регистра **C** преко **p32**
- (б) бит 1 регистра **A** преко **pr**
- (в) бит 3 регистра **A** преко **pu**
- (г) бит 0 регистра **D** преко **p8**
- (д) бит 1 регистра **B** преко **p32**
- (ђ) бит 1 регистра **C** преко **pr**
- (е) бит 3 регистра **B** преко **p8**
- (ж) бит 5 регистра **D** преко **pu**

9. Исписати:

- (а) **B** преко **p8**
- (б) **D** преко **p32**
- (в) **C** преко **pr**

(г) А преко **ru**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **D** преко **ru**
- (б) **Поставити** све бите регистра **C** преко **pr**
- (в) **Негирати** све бите регистра **A** преко **p32**
- (г) **Обрисати** све бите регистра **B** преко **p8**

11. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **pr**
- (в) **A** преко **ru**
- (г) **B** преко **p32**

12. Извршити операцију:

- (а) **Поставити** бит 0 регистра **B** преко **pr**
- (б) **Поставити** бит 0 регистра **D** преко **pr**
- (в) **Обрисати** бит 2 регистра **D** преко **p32**
- (г) **Негирати** бит 5 регистра **C** преко **ru**
- (д) **Обрисати** бит 1 регистра **A** преко **p8**
- (ђ) **Негирати** бит 2 регистра **A** преко **p8**
- (е) **Негирати** бит 1 регистра **C** преко **ru**
- (ж) **Обрисати** бит 2 регистра **B** преко **p32**

13. Исписати:

- (а) **A** преко **pr**
- (б) **D** преко **ru**
- (в) **C** преко **p8**
- (г) **B** преко **p32**

14. Исписати:

- (а) бите 5:3 регистра **C** преко **p8**
- (б) бите 5:0 регистра **B** преко **ru**
- (в) бите 7:0 регистра **D** преко **ru**
- (г) бите 6:4 регистра **C** преко **pr**
- (д) бите 2:1 регистра **A** преко **pr**
- (ђ) бите 4:2 регистра **B** преко **p32**
- (е) бите 3:1 регистра **A** преко **p32**
- (ж) бите 10:0 регистра **D** преко **p8**

15. Доделити:

- (а) **0b000** битима 3:1 регистра **A** преко **pr**
- (б) **0b001000** битима 7:2 регистра **C** преко **p32**
- (в) **0b11001001** битима 8:1 регистра **C** преко **pr**
- (г) **0b0111** битима 5:2 регистра **B** преко **p8**
- (д) **0b010000100** битима 11:3 регистра **D** преко **ru**
- (ђ) **0b1111101** битима 12:6 регистра **D** преко **p8**
- (е) **0b011** битима 3:1 регистра **A** преко **ru**
- (ж) **0b00010** битима 5:1 регистра **B** преко **p32**

16. Исписати:

- (а) **C** преко **p8**
- (б) **B** преко **ru**
- (в) **A** преко **p32**
- (г) **D** преко **pr**

17. Исписати:

- (а) **Z** преко **p8**
- (б) **X** преко **pr**
- (в) **Y** преко **ru**
- (г) **W** преко **p32**

12 Студент 012

1. Редослед 32-битних регистара је: **Z**, **X**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 8 бита
- **C** је 12 бита
- **D** је 9 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **X** преко **p32**
- (б) **0xfeedbeef** регистру **Y** преко **ru**
- (в) **0x76543210** регистру **W** преко **pr**
- (г) **0xbabaded** регистру **Z** преко **p8**

4. Исписати:

- (а) **W** преко **ru**
- (б) **X** преко **pr**
- (в) **Z** преко **p8**
- (г) **Y** преко **p32**

5. Доделити:

- (а) **0x76** регистру **M[2]** преко **p32**
- (б) **0x54** регистру **M[0]** преко **pr**
- (в) **0x32** регистру **M[1]** преко **p8**
- (г) **0x10** регистру **M[3]** преко **ru**

6. Исписати:

- (а) **W** преко **p8**
- (б) **Z** преко **pr**
- (в) **Y** преко **p32**
- (г) **X** преко **ru**

7. Исписати:

- (а) **M[0]** преко **pr**
- (б) **N[1]** преко **pr**
- (в) **M[2]** преко **ru**
- (г) **M[3]** преко **p32**
- (д) **N[0]** преко **ru**
- (ђ) **N[1]** преко **p8**
- (е) **N[1]** преко **p32**
- (ж) **M[1]** преко **p8**

8. Проверити:

- (а) бит 7 регистра **C** преко **p32**
- (б) бит 1 регистра **A** преко **p8**
- (в) бит 5 регистра **B** преко **p32**
- (г) бит 0 регистра **D** преко **pr**
- (д) бит 9 регистра **C** преко **p8**
- (ђ) бит 2 регистра **B** преко **pr**
- (е) бит 6 регистра **D** преко **ru**
- (ж) бит 0 регистра **A** преко **ru**

9. Исписати:

- (а) **A** преко **p32**
- (б) **B** преко **pr**
- (в) **C** преко **ru**

(г) **D** преко **p8**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **D** преко **p32**
- (б) **Поставити** све бите регистра **B** преко **pr**
- (в) **Негирати** све бите регистра **C** преко **ru**
- (г) **Обрисати** све бите регистра **A** преко **p8**

11. Исписати:

- (а) **A** преко **pr**
- (б) **B** преко **p8**
- (в) **D** преко **ru**
- (г) **C** преко **p32**

12. Извршити операцију:

- (а) **Негирати** бит **0** регистра **B** преко **pr**
- (б) **Поставити** бит **1** регистра **D** преко **ru**
- (в) **Обрисати** бит **0** регистра **D** преко **p8**
- (г) **Обрисати** бит **3** регистра **C** преко **pr**
- (д) **Поставити** бит **0** регистра **B** преко **p32**
- (ђ) **Поставити** бит **0** регистра **A** преко **p32**
- (е) **Обрисати** бит **6** регистра **C** преко **ru**
- (ж) **Негирати** бит **1** регистра **A** преко **p8**

13. Исписати:

- (а) **A** преко **pr**
- (б) **B** преко **p32**
- (в) **D** преко **ru**
- (г) **C** преко **p8**

14. Исписати:

- (а) бите **6:2** регистра **D** преко **p8**
- (б) бите **2:0** регистра **A** преко **pr**
- (в) бите **7:4** регистра **C** преко **ru**
- (г) бите **5:3** регистра **B** преко **p32**
- (д) бите **6:3** регистра **D** преко **ru**
- (ђ) бите **11:3** регистра **C** преко **p32**
- (е) бите **5:0** регистра **B** преко **p8**
- (ж) бите **2:1** регистра **A** преко **pr**

15. Доделити:

- (а) **0b1000010** битима **6:0** регистра **C** преко **p32**
- (б) **0b01100** битима **4:0** регистра **B** преко **ru**
- (в) **0b110** битима **6:4** регистра **C** преко **pr**
- (г) **0b110** битима **6:4** регистра **D** преко **p8**
- (д) **0b100110** битима **7:2** регистра **B** преко **p8**
- (ђ) **0b10** битима **2:1** регистра **A** преко **pr**
- (е) **0b00** битима **2:1** регистра **A** преко **p32**
- (ж) **0b1110101** битима **8:2** регистра **D** преко **ru**

16. Исписати:

- (а) **B** преко **pr**
- (б) **D** преко **ru**
- (в) **C** преко **p32**
- (г) **A** преко **p8**

17. Исписати:

- (а) **Z** преко **ru**
- (б) **Y** преко **pr**
- (в) **X** преко **p32**
- (г) **W** преко **p8**

13 Студент 013

1. Редослед 32-битних регистара је: **Y**, **Z**, **X** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 7 бита
- **C** је 9 бита
- **D** је 13 бита

3. Доделити:

- (а) **0xbabaded** регистру **X** преко **p32**
- (б) **0x76543210** регистру **Y** преко **p8**
- (в) **0xdeadbeef** регистру **Z** преко **pr**
- (г) **0xfeedbeef** регистру **W** преко **ru**

4. Исписати:

- (а) **Y** преко **ru**
- (б) **X** преко **p32**
- (в) **Z** преко **pr**
- (г) **W** преко **p8**

5. Доделити:

- (а) **0x76** регистру **M[1]** преко **pr**
- (б) **0x32** регистру **M[2]** преко **p8**
- (в) **0x54** регистру **M[3]** преко **p32**
- (г) **0x10** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **X** преко **p8**
- (б) **Z** преко **ru**
- (в) **Y** преко **p32**
- (г) **W** преко **pr**

7. Исписати:

- (а) **N[1]** преко **p8**
- (б) **M[2]** преко **p8**
- (в) **N[0]** преко **pr**
- (г) **M[1]** преко **p32**
- (д) **M[3]** преко **ru**
- (ђ) **M[2]** преко **pr**
- (е) **N[0]** преко **p32**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 0 регистра **B** преко **ru**
- (б) бит 10 регистра **D** преко **ru**
- (в) бит 1 регистра **A** преко **p8**
- (г) бит 3 регистра **B** преко **pr**
- (д) бит 3 регистра **D** преко **pr**
- (ђ) бит 5 регистра **C** преко **p8**
- (е) бит 1 регистра **A** преко **p32**
- (ж) бит 3 регистра **C** преко **p32**

9. Исписати:

- (а) **A** преко **p8**
- (б) **D** преко **p32**
- (в) **C** преко **pr**

(г) В преко **ru**

10. Извршити операцију:

- (а) Поставити све бите регистра **C** преко **ru**
- (б) Поставити све бите регистра **B** преко **p8**
- (в) Обрисати све бите регистра **A** преко **pr**
- (г) Негирати све бите регистра **D** преко **p32**

11. Исписати:

- (а) **C** преко **p32**
- (б) **A** преко **p8**
- (в) **D** преко **ru**
- (г) **B** преко **pr**

12. Извршити операцију:

- (а) Негирати бит 4 регистра **B** преко **pr**
- (б) Обрисати бит 0 регистра **A** преко **p32**
- (в) Негирати бит 0 регистра **D** преко **p8**
- (г) Обрисати бит 7 регистра **C** преко **pr**
- (д) Негирати бит 2 регистра **A** преко **ru**
- (ђ) Обрисати бит 2 регистра **B** преко **p32**
- (е) Поставити бит 0 регистра **C** преко **ru**
- (ж) Поставити бит 12 регистра **D** преко **p8**

13. Исписати:

- (а) **C** преко **p32**
- (б) **A** преко **ru**
- (в) **D** преко **p8**
- (г) **B** преко **pr**

14. Исписати:

- (а) бите 4:3 регистра **B** преко **p8**
- (б) бите 5:2 регистра **B** преко **ru**
- (в) бите 7:4 регистра **D** преко **p8**
- (г) бите 5:3 регистра **C** преко **p32**
- (д) бите 9:0 регистра **D** преко **ru**
- (ђ) бите 2:1 регистра **A** преко **pr**
- (е) бите 6:0 регистра **C** преко **p32**
- (ж) бите 2:0 регистра **A** преко **pr**

15. Доделити:

- (а) **0b11101000** битима 7:0 регистра **C** преко **ru**
- (б) **0b110** битима 2:0 регистра **A** преко **pr**
- (в) **0b1000110** битима 12:6 регистра **D** преко **p8**
- (г) **0b100** битима 2:0 регистра **A** преко **p32**
- (д) **0b010101** битима 6:1 регистра **B** преко **p32**
- (ђ) **0b001010** битима 9:4 регистра **D** преко **pr**
- (е) **0b1000** битима 6:3 регистра **C** преко **ru**
- (ж) **0b001** битима 4:2 регистра **B** преко **p8**

16. Исписати:

- (а) **D** преко **p32**
- (б) **C** преко **p8**
- (в) **B** преко **ru**
- (г) **A** преко **pr**

17. Исписати:

- (а) **Z** преко **ru**
- (б) **W** преко **pr**
- (в) **X** преко **p32**
- (г) **Y** преко **p8**

14 Студент 014

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 6 бита
- **C** је 7 бита
- **D** је 15 бита

3. Доделити:

- (а) **0xbabaded** регистру **W** преко **p8**
- (б) **0xfeedbeef** регистру **X** преко **p32**
- (в) **0xdeadbeef** регистру **Z** преко **pu**
- (г) **0x76543210** регистру **Y** преко **pr**

4. Исписати:

- (а) **Y** преко **pu**
- (б) **Z** преко **p32**
- (в) **W** преко **p8**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x54** регистру **M[1]** преко **pr**
- (б) **0x10** регистру **M[3]** преко **p32**
- (в) **0x32** регистру **M[2]** преко **p8**
- (г) **0x76** регистру **M[0]** преко **pu**

6. Исписати:

- (а) **Y** преко **pr**
- (б) **W** преко **p32**
- (в) **X** преко **pu**
- (г) **Z** преко **p8**

7. Исписати:

- (а) **M[1]** преко **p8**
- (б) **M[1]** преко **pr**
- (в) **N[1]** преко **p8**
- (г) **M[0]** преко **pu**
- (д) **N[0]** преко **pr**
- (ђ) **N[0]** преко **p32**
- (е) **N[1]** преко **pu**
- (ж) **M[1]** преко **p32**

8. Проверити:

- (а) бит 5 регистра **C** преко **pu**
- (б) бит 5 регистра **D** преко **pr**
- (в) бит 3 регистра **B** преко **pu**
- (г) бит 1 регистра **A** преко **p32**
- (д) бит 1 регистра **C** преко **p8**
- (ђ) бит 8 регистра **D** преко **pr**
- (е) бит 2 регистра **B** преко **p8**
- (ж) бит 0 регистра **A** преко **p32**

9. Исписати:

- (а) **C** преко **p32**
- (б) **D** преко **p8**
- (в) **B** преко **pu**

(г) А преко pr

10. Извршити операцију:

- (а) Обрисати све бите регистра С преко p32
- (б) Поставити све бите регистра В преко pr
- (в) Негирати све бите регистра А преко ru
- (г) Негирати све бите регистра D преко p8

11. Исписати:

- (а) D преко p8
- (б) В преко ru
- (в) С преко pr
- (г) А преко p32

12. Извршити операцију:

- (а) Поставити бит 4 регистра С преко p8
- (б) Поставити бит 2 регистра В преко pr
- (в) Негирати бит 2 регистра В преко p32
- (г) Негирати бит 2 регистра А преко p32
- (д) Обрисати бит 4 регистра С преко pr
- (ђ) Обрисати бит 0 регистра D преко ru
- (е) Обрисати бит 4 регистра D преко ru
- (ж) Негирати бит 1 регистра А преко p8

13. Исписати:

- (а) С преко ru
- (б) В преко pr
- (в) D преко p32
- (г) А преко p8

14. Исписати:

- (а) бите 9:1 регистра D преко p8
- (б) бите 2:0 регистра А преко pr
- (в) бите 4:3 регистра С преко ru
- (г) бите 4:1 регистра С преко ru
- (д) бите 5:0 регистра В преко pr
- (ђ) бите 8:5 регистра D преко p8
- (е) бите 5:0 регистра В преко p32
- (ж) бите 3:1 регистра А преко p32

15. Доделити:

- (а) 0b00 битима 2:1 регистра А преко pr
- (б) 0b01110110 битима 10:3 регистра D преко ru
- (в) 0b10010 битима 6:2 регистра С преко p32
- (г) 0b10110 битима 8:4 регистра D преко p8
- (д) 0b0101 битима 3:0 регистра А преко ru
- (ђ) 0b1000 битима 5:2 регистра С преко p32
- (е) 0b10 битима 3:2 регистра В преко p8
- (ж) 0b1110 битима 3:0 регистра В преко pr

16. Исписати:

- (а) С преко pr
- (б) В преко ru
- (в) D преко p32
- (г) А преко p8

17. Исписати:

- (а) X преко p32
- (б) Y преко ru
- (в) Z преко pr
- (г) W преко p8

15 Студент 015

1. Редослед 32-битних регистара је: **Z**, **X**, **Y** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 5 бита
- **C** је 12 бита
- **D** је 12 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **X** преко **p32**
- (б) **0xbabadede** регистру **Z** преко **pr**
- (в) **0xdeadbeef** регистру **W** преко **p8**
- (г) **0x76543210** регистру **Y** преко **ru**

4. Исписати:

- (а) **Y** преко **pr**
- (б) **Z** преко **p8**
- (в) **W** преко **p32**
- (г) **X** преко **ru**

5. Доделити:

- (а) **0x76** регистру **M[1]** преко **p32**
- (б) **0x10** регистру **M[3]** преко **p8**
- (в) **0x54** регистру **M[2]** преко **pr**
- (г) **0x32** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **Y** преко **p8**
- (б) **W** преко **ru**
- (в) **Z** преко **pr**
- (г) **X** преко **p32**

7. Исписати:

- (а) **M[0]** преко **pr**
- (б) **M[0]** преко **p8**
- (в) **N[1]** преко **p8**
- (г) **N[1]** преко **pr**
- (д) **M[1]** преко **ru**
- (ђ) **N[1]** преко **p32**
- (е) **N[1]** преко **p32**
- (ж) **M[0]** преко **ru**

8. Проверити:

- (а) бит 2 регистра **A** преко **p32**
- (б) бит 9 регистра **C** преко **ru**
- (в) бит 6 регистра **C** преко **pr**
- (г) бит 1 регистра **A** преко **p8**
- (д) бит 3 регистра **D** преко **p32**
- (ђ) бит 4 регистра **B** преко **p8**
- (е) бит 1 регистра **B** преко **ru**
- (ж) бит 3 регистра **D** преко **pr**

9. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **p8**
- (в) **A** преко **pr**

(г) **C** преко **p32**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **D** преко **p32**
- (б) **Обрисати** све бите регистра **C** преко **pr**
- (в) **Негирати** све бите регистра **A** преко **ru**
- (г) **Поставити** све бите регистра **B** преко **p8**

11. Исписати:

- (а) **B** преко **ru**
- (б) **C** преко **p8**
- (в) **D** преко **p32**
- (г) **A** преко **pr**

12. Извршити операцију:

- (а) **Поставити** бит **0** регистра **A** преко **p8**
- (б) **Негирати** бит **3** регистра **B** преко **p32**
- (в) **Обрисати** бит **2** регистра **A** преко **p8**
- (г) **Поставити** бит **7** регистра **D** преко **ru**
- (д) **Негирати** бит **10** регистра **D** преко **pr**
- (ђ) **Обрисати** бит **1** регистра **C** преко **ru**
- (е) **Поставити** бит **3** регистра **B** преко **p32**
- (ж) **Обрисати** бит **5** регистра **C** преко **pr**

13. Исписати:

- (а) **B** преко **pr**
- (б) **D** преко **p32**
- (в) **C** преко **ru**
- (г) **A** преко **p8**

14. Исписати:

- (а) бите **3:2** регистра **B** преко **p32**
- (б) бите **4:2** регистра **B** преко **p8**
- (в) бите **2:0** регистра **A** преко **p8**
- (г) бите **6:0** регистра **D** преко **pr**
- (д) бите **7:1** регистра **C** преко **ru**
- (ђ) бите **2:0** регистра **A** преко **pr**
- (е) бите **8:0** регистра **D** преко **ru**
- (ж) бите **10:5** регистра **C** преко **p32**

15. Доделити:

- (а) **0b011111011** битима **11:3** регистра **C** преко **ru**
- (б) **0b10** битима **2:1** регистра **A** преко **p32**
- (в) **0b100** битима **4:2** регистра **B** преко **pr**
- (г) **0b010** битима **3:1** регистра **B** преко **p8**
- (д) **0b1110110000** битима **10:1** регистра **C** преко **ru**
- (ђ) **0b1101001101** битима **10:1** регистра **D** преко **p8**
- (е) **0b010100111** битима **11:3** регистра **D** преко **pr**
- (ж) **0b01** битима **2:1** регистра **A** преко **p32**

16. Исписати:

- (а) **B** преко **pr**
- (б) **C** преко **p8**
- (в) **A** преко **ru**
- (г) **D** преко **p32**

17. Исписати:

- (а) **Y** преко **ru**
- (б) **Z** преко **pr**
- (в) **W** преко **p32**
- (г) **X** преко **p8**

16 Студент 016

1. Редослед 32-битних регистара је: **X**, **W**, **Y** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 4 бита
- **C** је 8 бита
- **D** је 16 бита

3. Доделити:

- (а) **0xbabadeda** регистру **Y** преко **p32**
- (б) **0xdeadbeef** регистру **W** преко **ru**
- (в) **0x76543210** регистру **Z** преко **p8**
- (г) **0xfeedbeef** регистру **X** преко **pr**

4. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **p8**
- (в) **X** преко **ru**
- (г) **W** преко **pr**

5. Доделити:

- (а) **0x32** регистру **M[0]** преко **p8**
- (б) **0x10** регистру **M[2]** преко **pr**
- (в) **0x54** регистру **M[3]** преко **ru**
- (г) **0x76** регистру **M[1]** преко **p32**

6. Исписати:

- (а) **Y** преко **ru**
- (б) **Z** преко **p32**
- (в) **X** преко **p8**
- (г) **W** преко **pr**

7. Исписати:

- (а) **M[0]** преко **p8**
- (б) **M[1]** преко **ru**
- (в) **M[3]** преко **ru**
- (г) **N[0]** преко **p32**
- (д) **N[1]** преко **pr**
- (ђ) **N[0]** преко **p8**
- (е) **M[1]** преко **p32**
- (ж) **N[1]** преко **pr**

8. Проверити:

- (а) бит 2 регистра **A** преко **p32**
- (б) бит 5 регистра **C** преко **ru**
- (в) бит 1 регистра **A** преко **pr**
- (г) бит 2 регистра **B** преко **ru**
- (д) бит 0 регистра **D** преко **p32**
- (ђ) бит 2 регистра **B** преко **p8**
- (е) бит 1 регистра **C** преко **pr**
- (ж) бит 13 регистра **D** преко **p8**

9. Исписати:

- (а) **A** преко **ru**
- (б) **D** преко **pr**
- (в) **B** преко **p32**

(г) **C** преко **p8**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **B** преко **p32**
- (б) **Негирати** све бите регистра **A** преко **ru**
- (в) **Обрисати** све бите регистра **D** преко **p8**
- (г) **Поставити** све бите регистра **C** преко **pr**

11. Исписати:

- (а) **C** преко **p32**
- (б) **B** преко **ru**
- (в) **D** преко **pr**
- (г) **A** преко **p8**

12. Извршити операцију:

- (а) **Негирати** бит **7** регистра **C** преко **p32**
- (б) **Обрисати** бит **3** регистра **B** преко **p8**
- (в) **Негирати** бит **3** регистра **B** преко **p32**
- (г) **Поставити** бит **1** регистра **A** преко **p8**
- (д) **Поставити** бит **3** регистра **C** преко **ru**
- (ђ) **Негирати** бит **0** регистра **D** преко **ru**
- (е) **Обрисати** бит **2** регистра **A** преко **pr**
- (ж) **Обрисати** бит **4** регистра **D** преко **pr**

13. Исписати:

- (а) **B** преко **ru**
- (б) **A** преко **p8**
- (в) **C** преко **p32**
- (г) **D** преко **pr**

14. Исписати:

- (а) бите **3:1** регистра **B** преко **pr**
- (б) бите **10:6** регистра **D** преко **pr**
- (в) бите **7:1** регистра **C** преко **p8**
- (г) бите **6:3** регистра **C** преко **ru**
- (д) бите **11:0** регистра **D** преко **ru**
- (ђ) бите **3:1** регистра **B** преко **p32**
- (е) бите **3:1** регистра **A** преко **p32**
- (ж) бите **3:1** регистра **A** преко **p8**

15. Доделити:

- (а) **0b0000001** битима **7:1** регистра **C** преко **p32**
- (б) **0b101** битима **3:1** регистра **B** преко **p8**
- (в) **0b00** битима **2:1** регистра **B** преко **p32**
- (г) **0b0111** битима **10:7** регистра **D** преко **p8**
- (д) **0b10101111** битима **7:0** регистра **C** преко **pr**
- (ђ) **0b00** битима **2:1** регистра **A** преко **ru**
- (е) **0b011** битима **3:1** регистра **A** преко **ru**
- (ж) **0b10110110110** битима **11:1** регистра **D** преко **pr**

16. Исписати:

- (а) **A** преко **p8**
- (б) **B** преко **pr**
- (в) **D** преко **p32**
- (г) **C** преко **ru**

17. Исписати:

- (а) **Y** преко **p32**
- (б) **X** преко **ru**
- (в) **Z** преко **pr**
- (г) **W** преко **p8**

17 Студент 017

1. Редослед 32-битних регистара је: **Z**, **X**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 5 бита
- **C** је 8 бита
- **D** је 16 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **p32**
- (б) **0xfeedbeef** регистру **X** преко **pr**
- (в) **0xbabadede** регистру **Y** преко **p8**
- (г) **0x76543210** регистру **W** преко **ru**

4. Исписати:

- (а) **Z** преко **pr**
- (б) **Y** преко **ru**
- (в) **X** преко **p32**
- (г) **W** преко **p8**

5. Доделити:

- (а) **0x54** регистру **M[2]** преко **pr**
- (б) **0x76** регистру **M[0]** преко **p8**
- (в) **0x10** регистру **M[3]** преко **ru**
- (г) **0x32** регистру **M[1]** преко **p32**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **p8**
- (в) **W** преко **ru**
- (г) **X** преко **pr**

7. Исписати:

- (а) **N[1]** преко **p8**
- (б) **M[1]** преко **p32**
- (в) **N[1]** преко **ru**
- (г) **N[1]** преко **p32**
- (д) **M[1]** преко **pr**
- (ђ) **M[2]** преко **ru**
- (е) **N[0]** преко **pr**
- (ж) **M[0]** преко **p8**

8. Проверити:

- (а) бит 0 регистра **A** преко **ru**
- (б) бит 1 регистра **A** преко **p32**
- (в) бит 3 регистра **C** преко **p32**
- (г) бит 0 регистра **B** преко **ru**
- (д) бит 4 регистра **B** преко **pr**
- (ђ) бит 9 регистра **D** преко **p8**
- (е) бит 6 регистра **C** преко **p8**
- (ж) бит 0 регистра **D** преко **pr**

9. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **pr**
- (в) **C** преко **p32**

(г) А преко p8

10. Извршити операцију:

- (а) Негирати све бите регистра С преко pr
- (б) Негирати све бите регистра В преко p8
- (в) Поставити све бите регистра А преко p32
- (г) Обрисати све бите регистра D преко ru

11. Исписати:

- (а) А преко p32
- (б) D преко ru
- (в) С преко p8
- (г) В преко pr

12. Извршити операцију:

- (а) Поставити бит 2 регистра А преко pr
- (б) Обрисати бит 2 регистра А преко ru
- (в) Обрисати бит 0 регистра С преко ru
- (г) Негирати бит 0 регистра В преко p8
- (д) Обрисати бит 1 регистра D преко p8
- (ђ) Поставити бит 5 регистра С преко p32
- (е) Поставити бит 0 регистра В преко pr
- (ж) Негирати бит 7 регистра D преко p32

13. Исписати:

- (а) В преко p32
- (б) D преко pr
- (в) А преко ru
- (г) С преко p8

14. Исписати:

- (а) бите 2:0 регистра А преко pr
- (б) бите 3:2 регистра В преко p32
- (в) бите 4:1 регистра В преко ru
- (г) бите 4:1 регистра С преко p8
- (д) бите 11:0 регистра D преко pr
- (ђ) бите 2:1 регистра А преко p8
- (е) бите 5:3 регистра С преко p32
- (ж) бите 12:7 регистра D преко ru

15. Доделити:

- (а) 0b00101 битима 4:0 регистра В преко p32
- (б) 0b00011 битима 4:0 регистра В преко pr
- (в) 0b010010 битима 6:1 регистра С преко ru
- (г) 0b00000 битима 6:2 регистра С преко pr
- (д) 0b1101 битима 10:7 регистра D преко ru
- (ђ) 0b00 битима 2:1 регистра А преко p8
- (е) 0b10 битима 2:1 регистра А преко p8
- (ж) 0b00110111 битима 14:7 регистра D преко p32

16. Исписати:

- (а) С преко p32
- (б) А преко p8
- (в) В преко ru
- (г) D преко pr

17. Исписати:

- (а) W преко p32
- (б) Z преко ru
- (в) Y преко p8
- (г) X преко pr

18 Студент 018

1. Редослед 32-битних регистара је: **W**, **Z**, **X** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 6 бита
- **D** је 19 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Y** преко **pr**
- (б) **0xbabadada** регистру **W** преко **ru**
- (в) **0x76543210** регистру **Z** преко **p32**
- (г) **0xfeedbeef** регистру **X** преко **p8**

4. Исписати:

- (а) **Y** преко **ru**
- (б) **W** преко **p8**
- (в) **X** преко **pr**
- (г) **Z** преко **p32**

5. Доделити:

- (а) **0x76** регистру **M[1]** преко **p8**
- (б) **0x54** регистру **M[0]** преко **ru**
- (в) **0x32** регистру **M[3]** преко **pr**
- (г) **0x10** регистру **M[2]** преко **p32**

6. Исписати:

- (а) **W** преко **p8**
- (б) **Y** преко **pr**
- (в) **Z** преко **ru**
- (г) **X** преко **p32**

7. Исписати:

- (а) **M[1]** преко **p8**
- (б) **M[0]** преко **ru**
- (в) **M[1]** преко **ru**
- (г) **N[1]** преко **p8**
- (д) **N[0]** преко **p32**
- (ђ) **N[0]** преко **p32**
- (е) **M[3]** преко **pr**
- (ж) **N[1]** преко **pr**

8. Проверити:

- (а) бит 16 регистра **D** преко **p8**
- (б) бит 1 регистра **D** преко **ru**
- (в) бит 0 регистра **A** преко **pr**
- (г) бит 1 регистра **B** преко **p8**
- (д) бит 2 регистра **A** преко **ru**
- (ђ) бит 4 регистра **C** преко **p32**
- (е) бит 5 регистра **C** преко **p32**
- (ж) бит 1 регистра **B** преко **pr**

9. Исписати:

- (а) **A** преко **ru**
- (б) **C** преко **p8**
- (в) **B** преко **p32**

(г) D преко pr

10. Извршити операцију:

- (а) Обрисати све бите регистра D преко p8
- (б) Поставити све бите регистра A преко pr
- (в) Обрисати све бите регистра B преко p32
- (г) Поставити све бите регистра C преко ru

11. Исписати:

- (а) D преко p32
- (б) B преко ru
- (в) C преко pr
- (г) A преко p8

12. Извршити операцију:

- (а) Негирати бит 7 регистра D преко p8
- (б) Поставити бит 0 регистра A преко pr
- (в) Обрисати бит 0 регистра B преко p32
- (г) Поставити бит 3 регистра B преко pr
- (д) Обрисати бит 3 регистра C преко p32
- (ђ) Негирати бит 0 регистра C преко ru
- (е) Обрисати бит 1 регистра D преко ru
- (ж) Негирати бит 0 регистра A преко p8

13. Исписати:

- (а) C преко ru
- (б) B преко pr
- (в) A преко p8
- (г) D преко p32

14. Исписати:

- (а) бите 4:1 регистра C преко p32
- (б) бите 2:0 регистра A преко p32
- (в) бите 2:1 регистра A преко p8
- (г) бите 11:0 регистра D преко pr
- (д) бите 4:0 регистра C преко p8
- (ђ) бите 17:8 регистра D преко pr
- (е) бите 2:0 регистра B преко ru
- (ж) бите 2:1 регистра B преко ru

15. Доделити:

- (а) 0b110 битима 3:1 регистра B преко p8
- (б) 0b10 битима 2:1 регистра A преко p8
- (в) 0b011100101111 битима 11:0 регистра D преко ru
- (г) 0b11000111101010 битима 13:0 регистра D преко ru
- (д) 0b010 битима 2:0 регистра A преко p32
- (ђ) 0b110 битима 3:1 регистра B преко pr
- (е) 0b010 битима 3:1 регистра C преко p32
- (ж) 0b10101 битима 5:1 регистра C преко pr

16. Исписати:

- (а) A преко p8
- (б) B преко ru
- (в) C преко p32
- (г) D преко pr

17. Исписати:

- (а) W преко p8
- (б) X преко ru
- (в) Y преко pr
- (г) Z преко p32

19 Студент 019

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 4 бита
- **C** је 8 бита
- **D** је 18 бита

3. Доделити:

- (а) **0x76543210** регистру **Z** преко **ru**
- (б) **0xbabadede** регистру **Y** преко **pr**
- (в) **0xfeedbeef** регистру **X** преко **p32**
- (г) **0xdeadbeef** регистру **W** преко **p8**

4. Исписати:

- (а) **Y** преко **pr**
- (б) **Z** преко **p8**
- (в) **W** преко **ru**
- (г) **X** преко **p32**

5. Доделити:

- (а) **0x10** регистру **M[0]** преко **pr**
- (б) **0x76** регистру **M[3]** преко **p32**
- (в) **0x54** регистру **M[2]** преко **ru**
- (г) **0x32** регистру **M[1]** преко **p8**

6. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **pr**
- (в) **X** преко **p32**
- (г) **W** преко **ru**

7. Исписати:

- (а) **M[0]** преко **ru**
- (б) **N[1]** преко **p32**
- (в) **M[0]** преко **pr**
- (г) **N[1]** преко **ru**
- (д) **M[0]** преко **p8**
- (ђ) **N[1]** преко **pr**
- (е) **N[1]** преко **p32**
- (ж) **M[1]** преко **p8**

8. Проверити:

- (а) бит 1 регистра **C** преко **ru**
- (б) бит 2 регистра **B** преко **p8**
- (в) бит 0 регистра **A** преко **p32**
- (г) бит 3 регистра **B** преко **p32**
- (д) бит 1 регистра **A** преко **pr**
- (ђ) бит 1 регистра **C** преко **p8**
- (е) бит 12 регистра **D** преко **ru**
- (ж) бит 4 регистра **D** преко **pr**

9. Исписати:

- (а) **B** преко **p8**
- (б) **D** преко **pr**
- (в) **C** преко **p32**

(г) А преко **ru**

10. Извршити операцију:

- (а) **Поставити** све бите регистра **D** преко **pr**
- (б) **Негирати** све бите регистра **A** преко **p8**
- (в) **Негирати** све бите регистра **C** преко **p32**
- (г) **Поставити** све бите регистра **B** преко **ru**

11. Исписати:

- (а) **C** преко **pr**
- (б) **D** преко **ru**
- (в) **B** преко **p32**
- (г) **A** преко **p8**

12. Извршити операцију:

- (а) **Негирати** бит **11** регистра **D** преко **p32**
- (б) **Поставити** бит **4** регистра **C** преко **ru**
- (в) **Поставити** бит **0** регистра **A** преко **p8**
- (г) **Поставити** бит **4** регистра **D** преко **p8**
- (д) **Обрисати** бит **1** регистра **A** преко **ru**
- (ђ) **Негирати** бит **4** регистра **C** преко **p32**
- (е) **Обрисати** бит **3** регистра **B** преко **pr**
- (ж) **Негирати** бит **3** регистра **B** преко **pr**

13. Исписати:

- (а) **C** преко **pr**
- (б) **B** преко **p32**
- (в) **A** преко **ru**
- (г) **D** преко **p8**

14. Исписати:

- (а) бите **14:7** регистра **D** преко **ru**
- (б) бите **13:1** регистра **D** преко **p8**
- (в) бите **1:0** регистра **A** преко **p32**
- (г) бите **1:0** регистра **A** преко **p8**
- (д) бите **7:3** регистра **C** преко **p32**
- (ђ) бите **2:1** регистра **B** преко **pr**
- (е) бите **2:1** регистра **B** преко **ru**
- (ж) бите **6:1** регистра **C** преко **pr**

15. Доделити:

- (а) **0b10** битима **1:0** регистра **A** преко **p32**
- (б) **0b11** битима **2:1** регистра **B** преко **p32**
- (в) **0b11000000** битима **10:3** регистра **D** преко **ru**
- (г) **0b1011011000001001** битима **16:1** регистра **D** преко **ru**
- (д) **0b011** битима **3:1** регистра **B** преко **pr**
- (ђ) **0b00** битима **1:0** регистра **A** преко **pr**
- (е) **0b1000001** битима **7:1** регистра **C** преко **p8**
- (ж) **0b11011100** битима **7:0** регистра **C** преко **p8**

16. Исписати:

- (а) **C** преко **ru**
- (б) **A** преко **pr**
- (в) **B** преко **p32**
- (г) **D** преко **p8**

17. Исписати:

- (а) **X** преко **ru**
- (б) **Y** преко **p32**
- (в) **W** преко **p8**
- (г) **Z** преко **pr**

20 Студент 020

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 5 бита
- **C** је 6 бита
- **D** је 18 бита

3. Доделити:

- (а) **0x76543210** регистру **Z** преко **p32**
- (б) **0xdeadbeef** регистру **W** преко **pr**
- (в) **0xfeedbeef** регистру **Y** преко **p8**
- (г) **0xbabadede** регистру **X** преко **ru**

4. Исписати:

- (а) **Z** преко **p8**
- (б) **W** преко **pr**
- (в) **Y** преко **p32**
- (г) **X** преко **ru**

5. Доделити:

- (а) **0x54** регистру **M[3]** преко **p8**
- (б) **0x32** регистру **M[2]** преко **ru**
- (в) **0x76** регистру **M[1]** преко **pr**
- (г) **0x10** регистру **M[0]** преко **p32**

6. Исписати:

- (а) **W** преко **p32**
- (б) **Y** преко **p8**
- (в) **X** преко **pr**
- (г) **Z** преко **ru**

7. Исписати:

- (а) **M[0]** преко **ru**
- (б) **N[1]** преко **pr**
- (в) **N[0]** преко **ru**
- (г) **M[3]** преко **pr**
- (д) **N[0]** преко **p32**
- (ђ) **M[1]** преко **p8**
- (е) **N[1]** преко **p32**
- (ж) **M[3]** преко **p8**

8. Проверити:

- (а) бит 1 регистра **A** преко **p8**
- (б) бит 1 регистра **A** преко **pr**
- (в) бит 5 регистра **C** преко **p8**
- (г) бит 0 регистра **B** преко **ru**
- (д) бит 2 регистра **B** преко **pr**
- (ђ) бит 1 регистра **D** преко **ru**
- (е) бит 1 регистра **C** преко **p32**
- (ж) бит 16 регистра **D** преко **p32**

9. Исписати:

- (а) **D** преко **p32**
- (б) **A** преко **pr**
- (в) **B** преко **p8**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **B** преко **p8**
- (б) **Обрисати** све бите регистра **A** преко **p32**
- (в) **Поставити** све бите регистра **D** преко **ru**
- (г) **Обрисати** све бите регистра **C** преко **pr**

11. Исписати:

- (а) **B** преко **pr**
- (б) **A** преко **ru**
- (в) **D** преко **p32**
- (г) **C** преко **p8**

12. Извршити операцију:

- (а) **Обрисати** бит **1** регистра **A** преко **p32**
- (б) **Поставити** бит **1** регистра **B** преко **pr**
- (в) **Негирати** бит **1** регистра **A** преко **pr**
- (г) **Поставити** бит **5** регистра **C** преко **p8**
- (д) **Поставити** бит **7** регистра **D** преко **ru**
- (ђ) **Обрисати** бит **3** регистра **B** преко **ru**
- (е) **Негирати** бит **3** регистра **C** преко **p32**
- (ж) **Негирати** бит **9** регистра **D** преко **p8**

13. Исписати:

- (а) **B** преко **p8**
- (б) **A** преко **p32**
- (в) **C** преко **pr**
- (г) **D** преко **ru**

14. Исписати:

- (а) бите **3:2** регистра **B** преко **ru**
- (б) бите **4:1** регистра **C** преко **ru**
- (в) бите **3:0** регистра **B** преко **p8**
- (г) бите **2:1** регистра **A** преко **p32**
- (д) бите **5:2** регистра **C** преко **pr**
- (ђ) бите **2:1** регистра **A** преко **pr**
- (е) бите **9:1** регистра **D** преко **p32**
- (ж) бите **9:4** регистра **D** преко **p8**

15. Доделити:

- (а) **0b1000110010** битима **10:1** регистра **D** преко **pr**
- (б) **0b11111** битима **4:0** регистра **C** преко **p8**
- (в) **0b010100** битима **5:0** регистра **C** преко **ru**
- (г) **0b1011101110110** битима **15:3** регистра **D** преко **ru**
- (д) **0b100** битима **2:0** регистра **A** преко **p8**
- (ђ) **0b000** битима **4:2** регистра **B** преко **p32**
- (е) **0b10101** битима **4:0** регистра **B** преко **pr**
- (ж) **0b011** битима **2:0** регистра **A** преко **p32**

16. Исписати:

- (а) **A** преко **pr**
- (б) **B** преко **ru**
- (в) **D** преко **p32**
- (г) **C** преко **p8**

17. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **ru**
- (в) **W** преко **p8**
- (г) **X** преко **pr**

21 Студент 021

1. Редослед 32-битних регистара је: **Z**, **W**, **Y** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 12 бита
- **D** је 13 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **W** преко **ru**
- (б) **0xfeedbeef** регистру **X** преко **pr**
- (в) **0x76543210** регистру **Z** преко **p8**
- (г) **0xbabadede** регистру **Y** преко **p32**

4. Исписати:

- (а) **Z** преко **ru**
- (б) **X** преко **pr**
- (в) **W** преко **p8**
- (г) **Y** преко **p32**

5. Доделити:

- (а) **0x32** регистру **M[2]** преко **p32**
- (б) **0x10** регистру **M[3]** преко **ru**
- (в) **0x76** регистру **M[1]** преко **pr**
- (г) **0x54** регистру **M[0]** преко **p8**

6. Исписати:

- (а) **W** преко **p8**
- (б) **Y** преко **p32**
- (в) **X** преко **pr**
- (г) **Z** преко **ru**

7. Исписати:

- (а) **M[3]** преко **pr**
- (б) **N[1]** преко **p32**
- (в) **N[1]** преко **ru**
- (г) **M[2]** преко **p32**
- (д) **N[1]** преко **ru**
- (ђ) **M[3]** преко **pr**
- (е) **N[1]** преко **p8**
- (ж) **M[3]** преко **p8**

8. Проверити:

- (а) бит 5 регистра **C** преко **p8**
- (б) бит 1 регистра **A** преко **p32**
- (в) бит 1 регистра **D** преко **pr**
- (г) бит 1 регистра **A** преко **pr**
- (д) бит 2 регистра **B** преко **ru**
- (ђ) бит 5 регистра **D** преко **p32**
- (е) бит 2 регистра **C** преко **p8**
- (ж) бит 0 регистра **B** преко **ru**

9. Исписати:

- (а) **B** преко **ru**
- (б) **D** преко **p32**
- (в) **A** преко **pr**

(г) **C** преко **p8**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **D** преко **pr**
- (б) **Обрисати** све бите регистра **C** преко **ru**
- (в) **Поставити** све бите регистра **A** преко **p8**
- (г) **Негирати** све бите регистра **B** преко **p32**

11. Исписати:

- (а) **A** преко **ru**
- (б) **D** преко **pr**
- (в) **B** преко **p32**
- (г) **C** преко **p8**

12. Извршити операцију:

- (а) **Обрисати** бит **2** регистра **B** преко **ru**
- (б) **Поставити** бит **6** регистра **C** преко **ru**
- (в) **Поставити** бит **7** регистра **D** преко **p8**
- (г) **Обрисати** бит **1** регистра **A** преко **p32**
- (д) **Поставити** бит **3** регистра **D** преко **pr**
- (ђ) **Негирати** бит **0** регистра **A** преко **p32**
- (е) **Обрисати** бит **1** регистра **C** преко **p8**
- (ж) **Негирати** бит **1** регистра **B** преко **pr**

13. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **p32**
- (в) **A** преко **pr**
- (г) **B** преко **ru**

14. Исписати:

- (а) бите **10:0** регистра **C** преко **ru**
- (б) бите **3:1** регистра **B** преко **pr**
- (в) бите **2:1** регистра **A** преко **p32**
- (г) бите **11:2** регистра **D** преко **pr**
- (д) бите **12:1** регистра **D** преко **ru**
- (ђ) бите **2:0** регистра **A** преко **p8**
- (е) бите **8:2** регистра **C** преко **p8**
- (ж) бите **3:1** регистра **B** преко **p32**

15. Доделити:

- (а) **0b110** битима **2:0** регистра **A** преко **p8**
- (б) **0b10** битима **2:1** регистра **B** преко **pr**
- (в) **0b100** битима **3:1** регистра **B** преко **ru**
- (г) **0b100000** битима **11:6** регистра **D** преко **p8**
- (д) **0b110011** битима **6:1** регистра **C** преко **p32**
- (ђ) **0b1111101** битима **8:2** регистра **C** преко **pr**
- (е) **0b111** битима **2:0** регистра **A** преко **ru**
- (ж) **0b110001000** битима **8:0** регистра **D** преко **p32**

16. Исписати:

- (а) **D** преко **p8**
- (б) **C** преко **p32**
- (в) **A** преко **ru**
- (г) **B** преко **pr**

17. Исписати:

- (а) **W** преко **p32**
- (б) **Y** преко **p8**
- (в) **Z** преко **ru**
- (г) **X** преко **pr**

22 Студент 022

1. Редослед 32-битних регистара је: **Z**, **W**, **Y** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 6 бита
- **C** је 7 бита
- **D** је 17 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **W** преко **p8**
- (б) **0x76543210** регистру **Z** преко **pr**
- (в) **0xbabadede** регистру **X** преко **ru**
- (г) **0xfeedbeef** регистру **Y** преко **p32**

4. Исписати:

- (а) **Y** преко **pr**
- (б) **W** преко **ru**
- (в) **Z** преко **p8**
- (г) **X** преко **p32**

5. Доделити:

- (а) **0x54** регистру **M[3]** преко **p32**
- (б) **0x10** регистру **M[0]** преко **p8**
- (в) **0x32** регистру **M[2]** преко **ru**
- (г) **0x76** регистру **M[1]** преко **pr**

6. Исписати:

- (а) **Z** преко **p32**
- (б) **W** преко **p8**
- (в) **Y** преко **ru**
- (г) **X** преко **pr**

7. Исписати:

- (а) **M[0]** преко **ru**
- (б) **N[0]** преко **p32**
- (в) **N[1]** преко **p8**
- (г) **N[0]** преко **p8**
- (д) **M[0]** преко **p32**
- (ђ) **N[1]** преко **pr**
- (е) **M[2]** преко **pr**
- (ж) **M[2]** преко **ru**

8. Проверити:

- (а) бит 8 регистра **D** преко **pr**
- (б) бит 14 регистра **D** преко **pr**
- (в) бит 1 регистра **A** преко **ru**
- (г) бит 0 регистра **B** преко **ru**
- (д) бит 0 регистра **B** преко **p32**
- (ђ) бит 1 регистра **A** преко **p8**
- (е) бит 6 регистра **C** преко **p8**
- (ж) бит 1 регистра **C** преко **p32**

9. Исписати:

- (а) **D** преко **pr**
- (б) **A** преко **p8**
- (в) **C** преко **ru**

(г) В преко p32

10. Извршити операцију:

- (а) Поставити све бите регистра D преко p8
- (б) Негирати све бите регистра В преко p32
- (в) Поставити све бите регистра C преко ru
- (г) Обрисати све бите регистра A преко pr

11. Исписати:

- (а) C преко ru
- (б) A преко p8
- (в) D преко pr
- (г) В преко p32

12. Извршити операцију:

- (а) Обрисати бит 16 регистра D преко pr
- (б) Негирати бит 5 регистра C преко p8
- (в) Негирати бит 0 регистра D преко p32
- (г) Обрисати бит 3 регистра C преко pr
- (д) Поставити бит 0 регистра A преко p32
- (ђ) Поставити бит 0 регистра В преко ru
- (е) Обрисати бит 1 регистра A преко p8
- (ж) Негирати бит 5 регистра В преко ru

13. Исписати:

- (а) C преко pr
- (б) D преко p32
- (в) A преко ru
- (г) В преко p8

14. Исписати:

- (а) бите 5:0 регистра В преко pr
- (б) бите 4:2 регистра C преко p8
- (в) бите 12:1 регистра D преко p32
- (г) бите 12:3 регистра D преко p8
- (д) бите 1:0 регистра A преко ru
- (ђ) бите 1:0 регистра A преко ru
- (е) бите 6:2 регистра C преко p32
- (ж) бите 4:0 регистра В преко pr

15. Доделити:

- (а) 0b11100 битима 4:0 регистра В преко p8
- (б) 0b01010 битима 5:1 регистра C преко pr
- (в) 0b11 битима 4:3 регистра C преко p8
- (г) 0b11111 битима 4:0 регистра В преко pr
- (д) 0b11 битима 1:0 регистра A преко ru
- (ђ) 0b00100111 битима 15:8 регистра D преко ru
- (е) 0b11100000001 битима 11:1 регистра D преко p32
- (ж) 0b01 битима 1:0 регистра A преко p32

16. Исписати:

- (а) D преко ru
- (б) C преко p8
- (в) A преко p32
- (г) В преко pr

17. Исписати:

- (а) W преко ru
- (б) Y преко pr
- (в) X преко p32
- (г) Z преко p8

23 Студент 023

1. Редослед 32-битних регистара је: **Y**, **W**, **X** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 6 бита
- **C** је 8 бита
- **D** је 15 бита

3. Доделити:

- (а) **0x76543210** регистру **Z** преко **ru**
- (б) **0xbabadede** регистру **X** преко **p8**
- (в) **0xdeadbeef** регистру **Y** преко **pr**
- (г) **0xfeedbeef** регистру **W** преко **p32**

4. Исписати:

- (а) **W** преко **pr**
- (б) **X** преко **ru**
- (в) **Y** преко **p32**
- (г) **Z** преко **p8**

5. Доделити:

- (а) **0x32** регистру **M[3]** преко **ru**
- (б) **0x10** регистру **M[0]** преко **p8**
- (в) **0x76** регистру **M[2]** преко **pr**
- (г) **0x54** регистру **M[1]** преко **p32**

6. Исписати:

- (а) **W** преко **pr**
- (б) **X** преко **p32**
- (в) **Z** преко **ru**
- (г) **Y** преко **p8**

7. Исписати:

- (а) **N[0]** преко **p8**
- (б) **M[2]** преко **p8**
- (в) **M[1]** преко **p32**
- (г) **N[0]** преко **p32**
- (д) **N[0]** преко **ru**
- (ђ) **N[0]** преко **pr**
- (е) **M[2]** преко **ru**
- (ж) **M[2]** преко **pr**

8. Проверити:

- (а) бит 14 регистра **D** преко **ru**
- (б) бит 1 регистра **C** преко **ru**
- (в) бит 2 регистра **D** преко **pr**
- (г) бит 3 регистра **B** преко **p8**
- (д) бит 2 регистра **A** преко **p8**
- (ђ) бит 2 регистра **B** преко **pr**
- (е) бит 6 регистра **C** преко **p32**
- (ж) бит 2 регистра **A** преко **p32**

9. Исписати:

- (а) **C** преко **pr**
- (б) **D** преко **p8**
- (в) **A** преко **ru**

(г) В преко p32

10. Извршити операцију:

- (а) Негирати све бите регистра А преко p8
- (б) Негирати све бите регистра С преко p32
- (в) Поставити све бите регистра В преко ru
- (г) Обрисати све бите регистра D преко pr

11. Исписати:

- (а) С преко p8
- (б) D преко p32
- (в) В преко ru
- (г) А преко pr

12. Извршити операцију:

- (а) Негирати бит 1 регистра D преко pr
- (б) Обрисати бит 2 регистра А преко p8
- (в) Обрисати бит 5 регистра В преко ru
- (г) Поставити бит 2 регистра D преко p32
- (д) Негирати бит 0 регистра С преко pr
- (ђ) Негирати бит 3 регистра С преко p32
- (е) Поставити бит 5 регистра В преко ru
- (ж) Поставити бит 0 регистра А преко p8

13. Исписати:

- (а) С преко pr
- (б) В преко ru
- (в) А преко p32
- (г) D преко p8

14. Исписати:

- (а) бите 3:0 регистра В преко ru
- (б) бите 4:2 регистра С преко pr
- (в) бите 4:3 регистра С преко pr
- (г) бите 2:0 регистра А преко p32
- (д) бите 11:6 регистра D преко p32
- (ђ) бите 2:0 регистра А преко p8
- (е) бите 4:1 регистра В преко ru
- (ж) бите 14:7 регистра D преко p8

15. Доделити:

- (а) 0b01101 битима 5:1 регистра С преко ru
- (б) 0b101110 битима 5:0 регистра В преко p32
- (в) 0b0110 битима 6:3 регистра С преко ru
- (г) 0b10 битима 2:1 регистра А преко p8
- (д) 0b11 битима 3:2 регистра В преко pr
- (ђ) 0b00 битима 2:1 регистра А преко p32
- (е) 0b100010 битима 9:4 регистра D преко p8
- (ж) 0b00011101011011 битима 13:0 регистра D преко pr

16. Исписати:

- (а) А преко p8
- (б) С преко p32
- (в) D преко ru
- (г) В преко pr

17. Исписати:

- (а) W преко p8
- (б) Z преко pr
- (в) X преко p32
- (г) Y преко ru

24 Студент 024

1. Редослед 32-битних регистара је: **X**, **Z**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 5 бита
- **C** је 10 бита
- **D** је 14 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Z** преко **p8**
- (б) **0xbabadede** регистру **Y** преко **pu**
- (в) **0xdeadbeef** регистру **X** преко **pr**
- (г) **0x76543210** регистру **W** преко **p32**

4. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **pr**
- (в) **X** преко **p32**
- (г) **W** преко **pu**

5. Доделити:

- (а) **0x76** регистру **M[0]** преко **p8**
- (б) **0x10** регистру **M[2]** преко **p32**
- (в) **0x54** регистру **M[3]** преко **pr**
- (г) **0x32** регистру **M[1]** преко **pu**

6. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **pu**
- (в) **W** преко **pr**
- (г) **X** преко **p32**

7. Исписати:

- (а) **M[0]** преко **pu**
- (б) **N[1]** преко **p32**
- (в) **M[2]** преко **p8**
- (г) **N[0]** преко **p8**
- (д) **M[3]** преко **p32**
- (ђ) **N[1]** преко **pu**
- (е) **N[0]** преко **pr**
- (ж) **M[0]** преко **pr**

8. Проверити:

- (а) бит 2 регистра **A** преко **p8**
- (б) бит 5 регистра **C** преко **p32**
- (в) бит 1 регистра **A** преко **pr**
- (г) бит 2 регистра **B** преко **pu**
- (д) бит 6 регистра **D** преко **pu**
- (ђ) бит 1 регистра **B** преко **p32**
- (е) бит 13 регистра **D** преко **pr**
- (ж) бит 4 регистра **C** преко **p8**

9. Исписати:

- (а) **D** преко **p8**
- (б) **A** преко **p32**
- (в) **C** преко **pu**

(г) В преко pr

10. Извршити операцију:

- (а) Негирати све бите регистра В преко p32
- (б) Поставити све бите регистра D преко pr
- (в) Поставити све бите регистра C преко p8
- (г) Обрисати све бите регистра A преко ru

11. Исписати:

- (а) В преко pr
- (б) C преко p8
- (в) D преко p32
- (г) A преко ru

12. Извршити операцију:

- (а) Поставити бит 5 регистра C преко pr
- (б) Обрисати бит 2 регистра A преко p8
- (в) Обрисати бит 7 регистра C преко p32
- (г) Поставити бит 7 регистра D преко p32
- (д) Негирати бит 3 регистра D преко p8
- (ђ) Обрисати бит 1 регистра A преко pr
- (е) Негирати бит 3 регистра В преко ru
- (ж) Негирати бит 2 регистра В преко ru

13. Исписати:

- (а) C преко p8
- (б) В преко ru
- (в) D преко pr
- (г) A преко p32

14. Исписати:

- (а) бите 6:4 регистра C преко pr
- (б) бите 2:0 регистра A преко p32
- (в) бите 3:0 регистра В преко p8
- (г) бите 8:0 регистра C преко ru
- (д) бите 12:6 регистра D преко p32
- (ђ) бите 4:1 регистра В преко pr
- (е) бите 2:0 регистра A преко p8
- (ж) бите 13:3 регистра D преко ru

15. Доделити:

- (а) 0b00 битима 3:2 регистра В преко pr
- (б) 0b001010 битима 7:2 регистра D преко ru
- (в) 0b010010010 битима 9:1 регистра C преко p32
- (г) 0b1110001 битима 6:0 регистра C преко pr
- (д) 0b010 битима 3:1 регистра В преко p8
- (ђ) 0b111 битима 2:0 регистра A преко p8
- (е) 0b000 битима 2:0 регистра A преко p32
- (ж) 0b10111000 битима 12:5 регистра D преко ru

16. Исписати:

- (а) D преко ru
- (б) В преко p32
- (в) C преко pr
- (г) A преко p8

17. Исписати:

- (а) X преко ru
- (б) Y преко p8
- (в) Z преко p32
- (г) W преко pr

25 Студент 025

1. Редослед 32-битних регистара је: **Z**, **Y**, **W** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 6 бита
- **C** је 11 бита
- **D** је 12 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **ru**
- (б) **0x76543210** регистру **Y** преко **p8**
- (в) **0xbabadede** регистру **X** преко **pr**
- (г) **0xfeedbeef** регистру **W** преко **p32**

4. Исписати:

- (а) **Y** преко **pr**
- (б) **X** преко **ru**
- (в) **Z** преко **p8**
- (г) **W** преко **p32**

5. Доделити:

- (а) **0x10** регистру **M[0]** преко **p8**
- (б) **0x76** регистру **M[2]** преко **ru**
- (в) **0x32** регистру **M[1]** преко **p32**
- (г) **0x54** регистру **M[3]** преко **pr**

6. Исписати:

- (а) **X** преко **p8**
- (б) **Y** преко **pr**
- (в) **Z** преко **ru**
- (г) **W** преко **p32**

7. Исписати:

- (а) **N[1]** преко **p32**
- (б) **M[1]** преко **pr**
- (в) **M[0]** преко **ru**
- (г) **N[0]** преко **p8**
- (д) **N[0]** преко **p8**
- (ђ) **N[1]** преко **pr**
- (е) **M[2]** преко **ru**
- (ж) **M[1]** преко **p32**

8. Проверити:

- (а) бит 5 регистра **B** преко **ru**
- (б) бит 6 регистра **C** преко **p8**
- (в) бит 0 регистра **D** преко **pr**
- (г) бит 0 регистра **C** преко **p32**
- (д) бит 2 регистра **A** преко **p8**
- (ђ) бит 4 регистра **B** преко **ru**
- (е) бит 9 регистра **D** преко **p32**
- (ж) бит 1 регистра **A** преко **pr**

9. Исписати:

- (а) **D** преко **p32**
- (б) **A** преко **ru**
- (в) **B** преко **pr**

(г) **C** преко **p8**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **B** преко **p32**
- (б) **Негирати** све бите регистра **A** преко **ru**
- (в) **Негирати** све бите регистра **D** преко **p8**
- (г) **Поставити** све бите регистра **C** преко **pr**

11. Исписати:

- (а) **B** преко **p8**
- (б) **D** преко **p32**
- (в) **A** преко **ru**
- (г) **C** преко **pr**

12. Извршити операцију:

- (а) **Поставити** бит **5** регистра **D** преко **ru**
- (б) **Обрисати** бит **1** регистра **A** преко **pr**
- (в) **Поставити** бит **5** регистра **D** преко **pr**
- (г) **Обрисати** бит **8** регистра **C** преко **p32**
- (д) **Негирати** бит **4** регистра **B** преко **p32**
- (ђ) **Негирати** бит **8** регистра **C** преко **p8**
- (е) **Поставити** бит **2** регистра **A** преко **p8**
- (ж) **Обрисати** бит **4** регистра **B** преко **ru**

13. Исписати:

- (а) **A** преко **p8**
- (б) **C** преко **ru**
- (в) **B** преко **pr**
- (г) **D** преко **p32**

14. Исписати:

- (а) бите **4:0** регистра **B** преко **p8**
- (б) бите **7:3** регистра **D** преко **p8**
- (в) бите **7:1** регистра **C** преко **pr**
- (г) бите **2:0** регистра **A** преко **p32**
- (д) бите **9:5** регистра **C** преко **ru**
- (ђ) бите **10:2** регистра **D** преко **p32**
- (е) бите **3:0** регистра **B** преко **pr**
- (ж) бите **2:1** регистра **A** преко **ru**

15. Доделити:

- (а) **0b101010** битима **8:3** регистра **D** преко **ru**
- (б) **0b010** битима **7:5** регистра **C** преко **p32**
- (в) **0b010100** битима **5:0** регистра **B** преко **pr**
- (г) **0b01111100001** битима **10:0** регистра **D** преко **p8**
- (д) **0b10** битима **2:1** регистра **A** преко **ru**
- (ђ) **0b101000011** битима **10:2** регистра **C** преко **p8**
- (е) **0b1101** битима **4:1** регистра **B** преко **p32**
- (ж) **0b011** битима **2:0** регистра **A** преко **pr**

16. Исписати:

- (а) **D** преко **pr**
- (б) **C** преко **ru**
- (в) **B** преко **p8**
- (г) **A** преко **p32**

17. Исписати:

- (а) **Y** преко **p8**
- (б) **W** преко **ru**
- (в) **X** преко **pr**
- (г) **Z** преко **p32**

26 Студент 026

1. Редослед 32-битних регистара је: **Z**, **W**, **Y** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 8 бита
- **D** је 17 бита

3. Доделити:

- (а) **0x76543210** регистру **X** преко **pr**
- (б) **0xbabadede** регистру **Z** преко **ru**
- (в) **0xdeadbeef** регистру **Y** преко **p32**
- (г) **0xfeedbeef** регистру **W** преко **p8**

4. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **p8**
- (в) **Y** преко **p32**
- (г) **X** преко **ru**

5. Доделити:

- (а) **0x54** регистру **M[3]** преко **pr**
- (б) **0x32** регистру **M[0]** преко **p32**
- (в) **0x10** регистру **M[1]** преко **ru**
- (г) **0x76** регистру **M[2]** преко **p8**

6. Исписати:

- (а) **X** преко **pr**
- (б) **Y** преко **p32**
- (в) **W** преко **p8**
- (г) **Z** преко **ru**

7. Исписати:

- (а) **N[1]** преко **p8**
- (б) **M[0]** преко **ru**
- (в) **M[1]** преко **p8**
- (г) **M[2]** преко **ru**
- (д) **N[0]** преко **pr**
- (ђ) **M[3]** преко **p32**
- (е) **N[0]** преко **pr**
- (ж) **N[0]** преко **p32**

8. Проверити:

- (а) бит 0 регистра **A** преко **p32**
- (б) бит 4 регистра **C** преко **p8**
- (в) бит 2 регистра **B** преко **pr**
- (г) бит 0 регистра **B** преко **pr**
- (д) бит 1 регистра **A** преко **p32**
- (ђ) бит 5 регистра **D** преко **ru**
- (е) бит 1 регистра **C** преко **ru**
- (ж) бит 2 регистра **D** преко **p8**

9. Исписати:

- (а) **C** преко **p8**
- (б) **B** преко **ru**
- (в) **A** преко **p32**

(г) **D** преко **pr**

10. Извршити операцију:

- (а) **Поставити** све бите регистра **D** преко **p8**
- (б) **Поставити** све бите регистра **B** преко **pr**
- (в) **Негирати** све бите регистра **A** преко **ru**
- (г) **Обрисати** све бите регистра **C** преко **p32**

11. Исписати:

- (а) **B** преко **p32**
- (б) **D** преко **p8**
- (в) **A** преко **ru**
- (г) **C** преко **pr**

12. Извршити операцију:

- (а) **Обрисати** бит **16** регистра **D** преко **p32**
- (б) **Поставити** бит **2** регистра **D** преко **p32**
- (в) **Негирати** бит **4** регистра **C** преко **ru**
- (г) **Обрисати** бит **3** регистра **B** преко **p8**
- (д) **Обрисати** бит **1** регистра **A** преко **ru**
- (ђ) **Поставити** бит **2** регистра **A** преко **pr**
- (е) **Поставити** бит **2** регистра **B** преко **p8**
- (ж) **Негирати** бит **6** регистра **C** преко **pr**

13. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **p32**
- (в) **B** преко **ru**
- (г) **A** преко **pr**

14. Исписати:

- (а) бите **6:0** регистра **C** преко **pr**
- (б) бите **2:0** регистра **A** преко **p8**
- (в) бите **6:3** регистра **C** преко **p32**
- (г) бите **3:1** регистра **B** преко **p32**
- (д) бите **2:1** регистра **A** преко **ru**
- (ђ) бите **3:1** регистра **B** преко **p8**
- (е) бите **9:5** регистра **D** преко **ru**
- (ж) бите **15:3** регистра **D** преко **pr**

15. Доделити:

- (а) **0b0110110** битима **7:1** регистра **C** преко **p32**
- (б) **0b00000111110** битима **15:5** регистра **D** преко **p8**
- (в) **0b000** битима **2:0** регистра **A** преко **p8**
- (г) **0b00** битима **2:1** регистра **B** преко **ru**
- (д) **0b11** битима **2:1** регистра **B** преко **pr**
- (ђ) **0b10** битима **2:1** регистра **A** преко **ru**
- (е) **0b11111011** битима **11:4** регистра **D** преко **pr**
- (ж) **0b10100** битима **4:0** регистра **C** преко **p32**

16. Исписати:

- (а) **C** преко **p32**
- (б) **B** преко **pr**
- (в) **D** преко **ru**
- (г) **A** преко **p8**

17. Исписати:

- (а) **W** преко **pr**
- (б) **Z** преко **p32**
- (в) **Y** преко **ru**
- (г) **X** преко **p8**

27 Студент 027

1. Редослед 32-битних регистара је: **W**, **Z**, **Y** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 6 бита
- **C** је 12 бита
- **D** је 10 бита

3. Доделити:

- (а) **0xbabaded** регистру **X** преко **p32**
- (б) **0xdeadbeef** регистру **Z** преко **p8**
- (в) **0x76543210** регистру **W** преко **pr**
- (г) **0xfeedbeef** регистру **Y** преко **ru**

4. Исписати:

- (а) **Y** преко **pr**
- (б) **Z** преко **p32**
- (в) **W** преко **ru**
- (г) **X** преко **p8**

5. Доделити:

- (а) **0x54** регистру **M[2]** преко **p8**
- (б) **0x32** регистру **M[1]** преко **ru**
- (в) **0x10** регистру **M[3]** преко **pr**
- (г) **0x76** регистру **M[0]** преко **p32**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **X** преко **ru**
- (в) **Z** преко **p8**
- (г) **W** преко **pr**

7. Исписати:

- (а) **N[0]** преко **ru**
- (б) **M[1]** преко **pr**
- (в) **N[1]** преко **pr**
- (г) **M[0]** преко **p8**
- (д) **M[0]** преко **p32**
- (ђ) **N[1]** преко **ru**
- (е) **M[0]** преко **p32**
- (ж) **N[0]** преко **p8**

8. Проверити:

- (а) бит 3 регистра **A** преко **p8**
- (б) бит 1 регистра **B** преко **pr**
- (в) бит 1 регистра **C** преко **p8**
- (г) бит 2 регистра **C** преко **p32**
- (д) бит 3 регистра **B** преко **pr**
- (ђ) бит 2 регистра **D** преко **p32**
- (е) бит 1 регистра **A** преко **ru**
- (ж) бит 0 регистра **D** преко **ru**

9. Исписати:

- (а) **B** преко **ru**
- (б) **A** преко **p32**
- (в) **C** преко **p8**

(г) **D** преко **pr**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **A** преко **p32**
- (б) **Обрисати** све бите регистра **B** преко **ru**
- (в) **Обрисати** све бите регистра **D** преко **p8**
- (г) **Поставити** све бите регистра **C** преко **pr**

11. Исписати:

- (а) **A** преко **ru**
- (б) **B** преко **p32**
- (в) **C** преко **p8**
- (г) **D** преко **pr**

12. Извршити операцију:

- (а) **Поставити** бит **2** регистра **A** преко **ru**
- (б) **Поставити** бит **2** регистра **B** преко **p32**
- (в) **Негирати** бит **11** регистра **C** преко **ru**
- (г) **Негирати** бит **3** регистра **A** преко **pr**
- (д) **Негирати** бит **0** регистра **D** преко **p8**
- (ђ) **Обрисати** бит **4** регистра **B** преко **pr**
- (е) **Поставити** бит **4** регистра **C** преко **p32**
- (ж) **Обрисати** бит **5** регистра **D** преко **p8**

13. Исписати:

- (а) **C** преко **p8**
- (б) **A** преко **p32**
- (в) **D** преко **ru**
- (г) **B** преко **pr**

14. Исписати:

- (а) бите **4:1** регистра **B** преко **ru**
- (б) бите **9:4** регистра **D** преко **ru**
- (в) бите **10:4** регистра **C** преко **p8**
- (г) бите **5:1** регистра **B** преко **pr**
- (д) бите **9:3** регистра **D** преко **p32**
- (ђ) бите **2:0** регистра **A** преко **p8**
- (е) бите **8:5** регистра **C** преко **pr**
- (ж) бите **3:0** регистра **A** преко **p32**

15. Доделити:

- (а) **0b01** битима **2:1** регистра **A** преко **pr**
- (б) **0b01000110001** битима **11:1** регистра **C** преко **p32**
- (в) **0b111011101** битима **10:2** регистра **C** преко **p8**
- (г) **0b10011** битима **4:0** регистра **B** преко **ru**
- (д) **0b1101** битима **5:2** регистра **B** преко **p8**
- (ђ) **0b111** битима **6:4** регистра **D** преко **pr**
- (е) **0b110** битима **3:1** регистра **A** преко **ru**
- (ж) **0b1110** битима **7:4** регистра **D** преко **p32**

16. Исписати:

- (а) **A** преко **p8**
- (б) **B** преко **p32**
- (в) **C** преко **pr**
- (г) **D** преко **ru**

17. Исписати:

- (а) **X** преко **ru**
- (б) **W** преко **p32**
- (в) **Z** преко **pr**
- (г) **Y** преко **p8**

28 Студент 028

1. Редослед 32-битних регистара је: **Z**, **X**, **Y** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 6 бита
- **C** је 12 бита
- **D** је 12 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **W** преко **p8**
- (б) **0xbabadede** регистру **X** преко **pr**
- (в) **0x76543210** регистру **Z** преко **ru**
- (г) **0xdeadbeef** регистру **Y** преко **p32**

4. Исписати:

- (а) **Y** преко **ru**
- (б) **Z** преко **p8**
- (в) **W** преко **p32**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x76** регистру **M[2]** преко **p32**
- (б) **0x54** регистру **M[0]** преко **p8**
- (в) **0x32** регистру **M[1]** преко **pr**
- (г) **0x10** регистру **M[3]** преко **ru**

6. Исписати:

- (а) **Y** преко **p8**
- (б) **W** преко **pr**
- (в) **Z** преко **p32**
- (г) **X** преко **ru**

7. Исписати:

- (а) **N[0]** преко **ru**
- (б) **M[3]** преко **ru**
- (в) **M[0]** преко **p8**
- (г) **M[3]** преко **p32**
- (д) **N[1]** преко **p8**
- (ђ) **N[1]** преко **p32**
- (е) **N[1]** преко **pr**
- (ж) **M[2]** преко **pr**

8. Проверити:

- (а) бит 2 регистра **B** преко **p32**
- (б) бит 0 регистра **A** преко **ru**
- (в) бит 0 регистра **A** преко **p8**
- (г) бит 8 регистра **D** преко **pr**
- (д) бит 1 регистра **C** преко **p8**
- (ђ) бит 10 регистра **C** преко **ru**
- (е) бит 2 регистра **B** преко **p32**
- (ж) бит 1 регистра **D** преко **pr**

9. Исписати:

- (а) **B** преко **p32**
- (б) **D** преко **pr**
- (в) **C** преко **ru**

(г) А преко p8

10. Извршити операцију:

- (а) Обрисати све бите регистра С преко p32
- (б) Поставити све бите регистра D преко p8
- (в) Негирати све бите регистра А преко pr
- (г) Негирати све бите регистра В преко ru

11. Исписати:

- (а) В преко ru
- (б) А преко p8
- (в) D преко p32
- (г) С преко pr

12. Извршити операцију:

- (а) Негирати бит 4 регистра В преко ru
- (б) Обрисати бит 1 регистра А преко pr
- (в) Негирати бит 7 регистра С преко p8
- (г) Поставити бит 4 регистра В преко p32
- (д) Поставити бит 11 регистра D преко ru
- (ђ) Поставити бит 0 регистра А преко p8
- (е) Негирати бит 2 регистра С преко pr
- (ж) Обрисати бит 0 регистра D преко p32

13. Исписати:

- (а) D преко pr
- (б) В преко p32
- (в) С преко p8
- (г) А преко ru

14. Исписати:

- (а) бите 10:1 регистра D преко ru
- (б) бите 4:1 регистра В преко p8
- (в) бите 4:0 регистра В преко p8
- (г) бите 8:2 регистра D преко pr
- (д) бите 9:0 регистра С преко ru
- (ђ) бите 9:3 регистра С преко pr
- (е) бите 1:0 регистра А преко p32
- (ж) бите 1:0 регистра А преко p32

15. Доделити:

- (а) 0b11000 битима 6:2 регистра D преко p32
- (б) 0b00 битима 1:0 регистра А преко pr
- (в) 0b00111110001 битима 10:0 регистра С преко p32
- (г) 0b00 битима 1:0 регистра А преко pr
- (д) 0b000111 битима 7:2 регистра D преко p8
- (ђ) 0b101 битима 4:2 регистра В преко ru
- (е) 0b000101 битима 5:0 регистра В преко p8
- (ж) 0b0000001 битима 9:3 регистра С преко ru

16. Исписати:

- (а) С преко pr
- (б) В преко ru
- (в) А преко p8
- (г) D преко p32

17. Исписати:

- (а) Z преко ru
- (б) W преко p8
- (в) X преко pr
- (г) Y преко p32

29 Студент 029

1. Редослед 32-битних регистара је: **Z**, **W**, **Y** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 7 бита
- **C** је 6 бита
- **D** је 17 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Y** преко **p8**
- (б) **0xbabadede** регистру **W** преко **pu**
- (в) **0xfeedbeef** регистру **Z** преко **pr**
- (г) **0x76543210** регистру **X** преко **p32**

4. Исписати:

- (а) **Y** преко **pu**
- (б) **W** преко **pr**
- (в) **X** преко **p32**
- (г) **Z** преко **p8**

5. Доделити:

- (а) **0x54** регистру **M[2]** преко **p8**
- (б) **0x32** регистру **M[0]** преко **pu**
- (в) **0x76** регистру **M[1]** преко **p32**
- (г) **0x10** регистру **M[3]** преко **pr**

6. Исписати:

- (а) **W** преко **p8**
- (б) **Y** преко **pr**
- (в) **Z** преко **p32**
- (г) **X** преко **pu**

7. Исписати:

- (а) **M[2]** преко **pr**
- (б) **M[0]** преко **pu**
- (в) **N[0]** преко **p32**
- (г) **M[1]** преко **pu**
- (д) **M[2]** преко **p8**
- (ђ) **N[0]** преко **pr**
- (е) **N[1]** преко **p32**
- (ж) **N[0]** преко **p8**

8. Проверити:

- (а) бит 4 регистра **C** преко **p32**
- (б) бит 5 регистра **C** преко **p8**
- (в) бит 1 регистра **D** преко **p8**
- (г) бит 2 регистра **B** преко **pr**
- (д) бит 1 регистра **D** преко **p32**
- (ђ) бит 0 регистра **A** преко **pu**
- (е) бит 0 регистра **A** преко **pr**
- (ж) бит 6 регистра **B** преко **pu**

9. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **pr**
- (в) **B** преко **pu**

(г) А преко p32

10. Извршити операцију:

- (а) Негирати све бите регистра В преко rи
- (б) Обрисати све бите регистра С преко p32
- (в) Обрисати све бите регистра D преко rг
- (г) Негирати све бите регистра А преко p8

11. Исписати:

- (а) С преко rи
- (б) В преко rг
- (в) D преко p32
- (г) А преко p8

12. Извршити операцију:

- (а) Поставити бит 16 регистра D преко rг
- (б) Негирати бит 0 регистра А преко p32
- (в) Поставити бит 0 регистра А преко rи
- (г) Негирати бит 0 регистра В преко p32
- (д) Обрисати бит 4 регистра В преко rи
- (ђ) Негирати бит 1 регистра D преко p8
- (е) Обрисати бит 2 регистра С преко rг
- (ж) Обрисати бит 5 регистра С преко p8

13. Исписати:

- (а) В преко rг
- (б) А преко p8
- (в) D преко p32
- (г) С преко rи

14. Исписати:

- (а) бите 6:2 регистра В преко rи
- (б) бите 1:0 регистра А преко rи
- (в) бите 15:2 регистра D преко rг
- (г) бите 1:0 регистра А преко p32
- (д) бите 16:4 регистра D преко p8
- (ђ) бите 6:3 регистра В преко p8
- (е) бите 4:2 регистра С преко p32
- (ж) бите 4:2 регистра С преко rг

15. Доделити:

- (а) 0b00 битима 1:0 регистра А преко rг
- (б) 0b01 битима 1:0 регистра А преко rи
- (в) 0b01011 битима 6:2 регистра В преко rи
- (г) 0b1001101101 битима 12:3 регистра D преко rг
- (д) 0b00101101 битима 9:2 регистра D преко p32
- (ђ) 0b0101 битима 3:0 регистра С преко p32
- (е) 0b01010 битима 6:2 регистра В преко p8
- (ж) 0b1100 битима 3:0 регистра С преко p8

16. Исписати:

- (а) А преко rг
- (б) D преко p8
- (в) С преко p32
- (г) В преко rи

17. Исписати:

- (а) Y преко p8
- (б) X преко p32
- (в) Z преко rи
- (г) W преко rг

30 Студент 030

1. Редослед 32-битних регистара је: **X**, **W**, **Z** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 8 бита
- **C** је 7 бита
- **D** је 13 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Z** преко **pr**
- (б) **0xdeadbeef** регистру **Y** преко **p8**
- (в) **0x76543210** регистру **W** преко **pu**
- (г) **0xbabadede** регистру **X** преко **p32**

4. Исписати:

- (а) **X** преко **pu**
- (б) **W** преко **pr**
- (в) **Z** преко **p8**
- (г) **Y** преко **p32**

5. Доделити:

- (а) **0x54** регистру **M[0]** преко **p8**
- (б) **0x76** регистру **M[1]** преко **pu**
- (в) **0x32** регистру **M[3]** преко **p32**
- (г) **0x10** регистру **M[2]** преко **pr**

6. Исписати:

- (а) **Y** преко **pr**
- (б) **W** преко **p8**
- (в) **X** преко **p32**
- (г) **Z** преко **pu**

7. Исписати:

- (а) **M[3]** преко **p8**
- (б) **M[3]** преко **pu**
- (в) **N[0]** преко **p8**
- (г) **N[0]** преко **p32**
- (д) **N[1]** преко **pr**
- (ђ) **M[2]** преко **p32**
- (е) **M[0]** преко **pr**
- (ж) **N[0]** преко **pu**

8. Проверити:

- (а) бит 3 регистра **A** преко **pu**
- (б) бит 1 регистра **C** преко **p8**
- (в) бит 4 регистра **C** преко **p8**
- (г) бит 1 регистра **D** преко **pr**
- (д) бит 1 регистра **B** преко **pr**
- (ђ) бит 2 регистра **B** преко **pu**
- (е) бит 1 регистра **D** преко **p32**
- (ж) бит 1 регистра **A** преко **p32**

9. Исписати:

- (а) **D** преко **p8**
- (б) **B** преко **p32**
- (в) **A** преко **pr**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **A** преко **p8**
- (б) **Поставити** све бите регистра **B** преко **ru**
- (в) **Поставити** све бите регистра **D** преко **pr**
- (г) **Обрисати** све бите регистра **C** преко **p32**

11. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **pr**
- (в) **C** преко **p32**
- (г) **A** преко **p8**

12. Извршити операцију:

- (а) **Негирати** бит **3** регистра **D** преко **p32**
- (б) **Поставити** бит **0** регистра **A** преко **ru**
- (в) **Негирати** бит **2** регистра **B** преко **pr**
- (г) **Поставити** бит **6** регистра **D** преко **p32**
- (д) **Обрисати** бит **3** регистра **A** преко **ru**
- (ђ) **Поставити** бит **3** регистра **C** преко **p8**
- (е) **Обрисати** бит **5** регистра **C** преко **p8**
- (ж) **Обрисати** бит **3** регистра **B** преко **pr**

13. Исписати:

- (а) **D** преко **ru**
- (б) **A** преко **p32**
- (в) **B** преко **p8**
- (г) **C** преко **pr**

14. Исписати:

- (а) бите **7:3** регистра **B** преко **pr**
- (б) бите **5:1** регистра **B** преко **p8**
- (в) бите **12:6** регистра **D** преко **ru**
- (г) бите **3:1** регистра **A** преко **ru**
- (д) бите **6:1** регистра **C** преко **p32**
- (ђ) бите **3:1** регистра **A** преко **p8**
- (е) бите **12:2** регистра **D** преко **p32**
- (ж) бите **4:3** регистра **C** преко **pr**

15. Доделити:

- (а) **0b0111** битима **4:1** регистра **B** преко **pr**
- (б) **0b11011** битима **5:1** регистра **B** преко **ru**
- (в) **0b110** битима **2:0** регистра **A** преко **p8**
- (г) **0b011110** битима **5:0** регистра **C** преко **ru**
- (д) **0b001110100** битима **11:3** регистра **D** преко **p8**
- (ђ) **0b111100** битима **5:0** регистра **C** преко **pr**
- (е) **0b00** битима **2:1** регистра **A** преко **p32**
- (ж) **0b11010111001** битима **11:1** регистра **D** преко **p32**

16. Исписати:

- (а) **B** преко **ru**
- (б) **D** преко **p8**
- (в) **C** преко **p32**
- (г) **A** преко **pr**

17. Исписати:

- (а) **Y** преко **p8**
- (б) **Z** преко **pr**
- (в) **W** преко **p32**
- (г) **X** преко **ru**

31 Студент 031

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 4 бита
- **C** је 8 бита
- **D** је 16 бита

3. Доделити:

- (а) **0x76543210** регистру **X** преко **pr**
- (б) **0xbabadede** регистру **Z** преко **p8**
- (в) **0xfeedbeef** регистру **Y** преко **pu**
- (г) **0xdeadbeef** регистру **W** преко **p32**

4. Исписати:

- (а) **W** преко **p8**
- (б) **Z** преко **p32**
- (в) **X** преко **pu**
- (г) **Y** преко **pr**

5. Доделити:

- (а) **0x10** регистру **M[2]** преко **p8**
- (б) **0x32** регистру **M[3]** преко **pu**
- (в) **0x76** регистру **M[1]** преко **p32**
- (г) **0x54** регистру **M[0]** преко **pr**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **W** преко **pr**
- (в) **X** преко **p8**
- (г) **Z** преко **pu**

7. Исписати:

- (а) **M[3]** преко **p32**
- (б) **M[1]** преко **pr**
- (в) **N[1]** преко **p8**
- (г) **M[1]** преко **p32**
- (д) **M[1]** преко **pr**
- (ђ) **N[0]** преко **p8**
- (е) **N[1]** преко **pu**
- (ж) **N[0]** преко **pu**

8. Проверити:

- (а) бит 6 регистра **C** преко **p8**
- (б) бит 0 регистра **B** преко **pu**
- (в) бит 13 регистра **D** преко **pu**
- (г) бит 7 регистра **C** преко **pr**
- (д) бит 2 регистра **A** преко **p8**
- (ђ) бит 1 регистра **A** преко **p32**
- (е) бит 0 регистра **D** преко **p32**
- (ж) бит 2 регистра **B** преко **pr**

9. Исписати:

- (а) **C** преко **pr**
- (б) **A** преко **p32**
- (в) **B** преко **p8**

(г) D преко ru

10. Извршити операцију:

- (а) Обрисати све бите регистра D преко pr
- (б) Негирати све бите регистра B преко p8
- (в) Поставити све бите регистра C преко p32
- (г) Негирати све бите регистра A преко ru

11. Исписати:

- (а) C преко p32
- (б) B преко pr
- (в) A преко p8
- (г) D преко ru

12. Извршити операцију:

- (а) Поставити бит 6 регистра D преко p32
- (б) Негирати бит 7 регистра C преко ru
- (в) Поставити бит 1 регистра A преко p8
- (г) Негирати бит 5 регистра C преко pr
- (д) Негирати бит 3 регистра B преко ru
- (ђ) Обрисати бит 2 регистра A преко p8
- (е) Обрисати бит 0 регистра B преко pr
- (ж) Поставити бит 4 регистра D преко p32

13. Исписати:

- (а) C преко p8
- (б) D преко p32
- (в) B преко ru
- (г) A преко pr

14. Исписати:

- (а) бите 13:7 регистра D преко pr
- (б) бите 2:0 регистра B преко pr
- (в) бите 10:6 регистра D преко p32
- (г) бите 2:0 регистра A преко p8
- (д) бите 6:2 регистра C преко ru
- (ђ) бите 3:0 регистра A преко ru
- (е) бите 3:0 регистра B преко p8
- (ж) бите 6:3 регистра C преко p32

15. Доделити:

- (а) 0b1110111010110001 битима 15:0 регистра D преко pr
- (б) 0b0101 битима 3:0 регистра B преко p32
- (в) 0b1110100110010 битима 12:0 регистра D преко p8
- (г) 0b110 битима 2:0 регистра A преко pr
- (д) 0b100 битима 3:1 регистра B преко ru
- (ђ) 0b1000001 битима 6:0 регистра C преко p8
- (е) 0b001 битима 5:3 регистра C преко p32
- (ж) 0b101 битима 3:1 регистра A преко ru

16. Исписати:

- (а) A преко pr
- (б) D преко p8
- (в) B преко p32
- (г) C преко ru

17. Исписати:

- (а) W преко pr
- (б) X преко p32
- (в) Z преко ru
- (г) Y преко p8

32 Студент 032

1. Редослед 32-битних регистара је: **Z**, **Y**, **W** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 4 бита
- **C** је 12 бита
- **D** је 12 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **p32**
- (б) **0xbabadede** регистру **Y** преко **pu**
- (в) **0x76543210** регистру **W** преко **p8**
- (г) **0xfeedbeef** регистру **X** преко **pr**

4. Исписати:

- (а) **Y** преко **p32**
- (б) **W** преко **pu**
- (в) **X** преко **p8**
- (г) **Z** преко **pr**

5. Доделити:

- (а) **0x54** регистру **M[3]** преко **p32**
- (б) **0x76** регистру **M[1]** преко **pu**
- (в) **0x32** регистру **M[2]** преко **p8**
- (г) **0x10** регистру **M[0]** преко **pr**

6. Исписати:

- (а) **Z** преко **pu**
- (б) **W** преко **pr**
- (в) **Y** преко **p32**
- (г) **X** преко **p8**

7. Исписати:

- (а) **M[3]** преко **p8**
- (б) **N[1]** преко **pr**
- (в) **N[0]** преко **pu**
- (г) **M[3]** преко **p32**
- (д) **N[0]** преко **p8**
- (ђ) **M[0]** преко **p32**
- (е) **N[1]** преко **pr**
- (ж) **M[1]** преко **pu**

8. Проверити:

- (а) бит 1 регистра **B** преко **p32**
- (б) бит 7 регистра **C** преко **pr**
- (в) бит 2 регистра **B** преко **pu**
- (г) бит 6 регистра **D** преко **p32**
- (д) бит 10 регистра **D** преко **pu**
- (ђ) бит 1 регистра **A** преко **pr**
- (е) бит 11 регистра **C** преко **p8**
- (ж) бит 1 регистра **A** преко **p8**

9. Исписати:

- (а) **D** преко **p32**
- (б) **B** преко **p8**
- (в) **A** преко **pr**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Поставити** све бите регистра **C** преко **ru**
- (б) **Обрисати** све бите регистра **D** преко **pr**
- (в) **Поставити** све бите регистра **B** преко **p32**
- (г) **Обрисати** све бите регистра **A** преко **p8**

11. Исписати:

- (а) **A** преко **p32**
- (б) **D** преко **ru**
- (в) **B** преко **p8**
- (г) **C** преко **pr**

12. Извршити операцију:

- (а) **Поставити** бит **2** регистра **C** преко **p8**
- (б) **Обрисати** бит **1** регистра **C** преко **pr**
- (в) **Обрисати** бит **0** регистра **A** преко **p32**
- (г) **Негирати** бит **0** регистра **B** преко **p8**
- (д) **Обрисати** бит **1** регистра **A** преко **ru**
- (ђ) **Негирати** бит **1** регистра **B** преко **p32**
- (е) **Поставити** бит **0** регистра **D** преко **ru**
- (ж) **Поставити** бит **11** регистра **D** преко **pr**

13. Исписати:

- (а) **A** преко **ru**
- (б) **C** преко **pr**
- (в) **B** преко **p32**
- (г) **D** преко **p8**

14. Исписати:

- (а) бите **11:0** регистра **C** преко **ru**
- (б) бите **6:5** регистра **D** преко **p8**
- (в) бите **2:0** регистра **A** преко **p32**
- (г) бите **3:0** регистра **A** преко **p32**
- (д) бите **8:2** регистра **C** преко **pr**
- (ђ) бите **2:0** регистра **B** преко **pr**
- (е) бите **2:1** регистра **B** преко **p8**
- (ж) бите **7:0** регистра **D** преко **ru**

15. Доделити:

- (а) **0b001111000** битима **11:3** регистра **C** преко **pr**
- (б) **0b101** битима **2:0** регистра **A** преко **p8**
- (в) **0b0100110000** битима **11:2** регистра **D** преко **p8**
- (г) **0b000101** битима **9:4** регистра **D** преко **p32**
- (д) **0b010** битима **2:0** регистра **B** преко **ru**
- (ђ) **0b111** битима **2:0** регистра **B** преко **p32**
- (е) **0b0001111111** битима **11:2** регистра **C** преко **ru**
- (ж) **0b100** битима **2:0** регистра **A** преко **pr**

16. Исписати:

- (а) **B** преко **ru**
- (б) **D** преко **p8**
- (в) **C** преко **pr**
- (г) **A** преко **p32**

17. Исписати:

- (а) **X** преко **ru**
- (б) **Y** преко **p32**
- (в) **W** преко **pr**
- (г) **Z** преко **p8**

33 Студент 033

1. Редослед 32-битних регистара је: **Y**, **W**, **X** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 8 бита
- **C** је 11 бита
- **D** је 10 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **p8**
- (б) **0xbabadede** регистру **Y** преко **pu**
- (в) **0x76543210** регистру **X** преко **pr**
- (г) **0xfeedbeef** регистру **W** преко **p32**

4. Исписати:

- (а) **Y** преко **p32**
- (б) **W** преко **p8**
- (в) **X** преко **pr**
- (г) **Z** преко **pu**

5. Доделити:

- (а) **0x76** регистру **M[0]** преко **pu**
- (б) **0x54** регистру **M[3]** преко **p32**
- (в) **0x10** регистру **M[2]** преко **p8**
- (г) **0x32** регистру **M[1]** преко **pr**

6. Исписати:

- (а) **X** преко **pu**
- (б) **W** преко **p8**
- (в) **Z** преко **p32**
- (г) **Y** преко **pr**

7. Исписати:

- (а) **N[1]** преко **pr**
- (б) **N[0]** преко **p8**
- (в) **M[0]** преко **p32**
- (г) **M[1]** преко **p8**
- (д) **N[1]** преко **pr**
- (ђ) **M[3]** преко **pu**
- (е) **N[1]** преко **pu**
- (ж) **M[0]** преко **p32**

8. Проверити:

- (а) бит 6 регистра **D** преко **pr**
- (б) бит 5 регистра **B** преко **pr**
- (в) бит 5 регистра **B** преко **p8**
- (г) бит 7 регистра **D** преко **p32**
- (д) бит 1 регистра **A** преко **pu**
- (ђ) бит 8 регистра **C** преко **p8**
- (е) бит 2 регистра **A** преко **pu**
- (ж) бит 8 регистра **C** преко **p32**

9. Исписати:

- (а) **C** преко **p32**
- (б) **A** преко **pr**
- (в) **D** преко **p8**

(г) В преко ru

10. Извршити операцију:

- (а) Негирати све бите регистра D преко p32
- (б) Поставити све бите регистра C преко p8
- (в) Обрисати све бите регистра A преко ru
- (г) Поставити све бите регистра B преко pr

11. Исписати:

- (а) D преко p8
- (б) В преко ru
- (в) A преко p32
- (г) C преко pr

12. Извршити операцију:

- (а) Поставити бит 2 регистра B преко ru
- (б) Обрисати бит 7 регистра B преко ru
- (в) Обрисати бит 3 регистра D преко p32
- (г) Поставити бит 2 регистра A преко pr
- (д) Негирати бит 5 регистра D преко p8
- (ђ) Поставити бит 1 регистра A преко p8
- (е) Негирати бит 6 регистра C преко p32
- (ж) Негирати бит 2 регистра C преко pr

13. Исписати:

- (а) A преко ru
- (б) D преко p8
- (в) C преко p32
- (г) B преко pr

14. Исписати:

- (а) бите 5:1 регистра D преко ru
- (б) бите 6:2 регистра D преко ru
- (в) бите 2:0 регистра A преко p32
- (г) бите 2:0 регистра A преко p8
- (д) бите 7:3 регистра B преко p32
- (ђ) бите 6:3 регистра B преко pr
- (е) бите 8:3 регистра C преко pr
- (ж) бите 6:5 регистра C преко p8

15. Доделити:

- (а) 0b101 битима 2:0 регистра A преко p8
- (б) 0b001011010 битима 9:1 регистра C преко ru
- (в) 0b00010 битима 6:2 регистра B преко ru
- (г) 0b10101 битима 5:1 регистра B преко p32
- (д) 0b100 битима 7:5 регистра C преко p32
- (ђ) 0b000 битима 5:3 регистра D преко pr
- (е) 0b101 битима 2:0 регистра A преко p8
- (ж) 0b01111101 битима 9:2 регистра D преко pr

16. Исписати:

- (а) C преко pr
- (б) B преко p32
- (в) A преко ru
- (г) D преко p8

17. Исписати:

- (а) W преко p32
- (б) Z преко pr
- (в) Y преко ru
- (г) X преко p8

34 Студент 034

1. Редослед 32-битних регистара је: **X**, **Z**, **Y** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 7 бита
- **C** је 11 бита
- **D** је 10 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **pr**
- (б) **0xfeedbeef** регистру **W** преко **p8**
- (в) **0xbabadede** регистру **X** преко **p32**
- (г) **0x76543210** регистру **Y** преко **ru**

4. Исписати:

- (а) **W** преко **pr**
- (б) **Z** преко **ru**
- (в) **X** преко **p8**
- (г) **Y** преко **p32**

5. Доделити:

- (а) **0x54** регистру **M[1]** преко **p8**
- (б) **0x32** регистру **M[3]** преко **p32**
- (в) **0x10** регистру **M[2]** преко **ru**
- (г) **0x76** регистру **M[0]** преко **pr**

6. Исписати:

- (а) **X** преко **pr**
- (б) **W** преко **p8**
- (в) **Z** преко **p32**
- (г) **Y** преко **ru**

7. Исписати:

- (а) **N[0]** преко **p32**
- (б) **N[0]** преко **pr**
- (в) **M[3]** преко **pr**
- (г) **M[2]** преко **p32**
- (д) **M[3]** преко **p8**
- (ђ) **N[1]** преко **p8**
- (е) **M[1]** преко **ru**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 3 регистра **C** преко **ru**
- (б) бит 2 регистра **C** преко **pr**
- (в) бит 0 регистра **A** преко **p32**
- (г) бит 3 регистра **D** преко **ru**
- (д) бит 5 регистра **B** преко **p8**
- (ђ) бит 0 регистра **D** преко **p8**
- (е) бит 3 регистра **B** преко **pr**
- (ж) бит 3 регистра **A** преко **p32**

9. Исписати:

- (а) **C** преко **p8**
- (б) **B** преко **ru**
- (в) **A** преко **p32**

(г) **D** преко **pr**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **C** преко **p8**
- (б) **Поставити** све бите регистра **B** преко **pr**
- (в) **Негирати** све бите регистра **A** преко **ru**
- (г) **Поставити** све бите регистра **D** преко **p32**

11. Исписати:

- (а) **D** преко **p32**
- (б) **C** преко **p8**
- (в) **B** преко **ru**
- (г) **A** преко **pr**

12. Извршити операцију:

- (а) **Обрисати** бит **7** регистра **D** преко **pr**
- (б) **Обрисати** бит **1** регистра **A** преко **p8**
- (в) **Поставити** бит **1** регистра **B** преко **ru**
- (г) **Поставити** бит **5** регистра **D** преко **p32**
- (д) **Обрисати** бит **4** регистра **B** преко **p8**
- (ђ) **Негирати** бит **10** регистра **C** преко **ru**
- (е) **Негирати** бит **1** регистра **A** преко **pr**
- (ж) **Поставити** бит **3** регистра **C** преко **p32**

13. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **p32**
- (в) **C** преко **pr**
- (г) **A** преко **p8**

14. Исписати:

- (а) бите **5:1** регистра **B** преко **p32**
- (б) бите **2:0** регистра **A** преко **pr**
- (в) бите **7:4** регистра **D** преко **pr**
- (г) бите **7:5** регистра **C** преко **p32**
- (д) бите **5:0** регистра **B** преко **ru**
- (ђ) бите **6:3** регистра **D** преко **p8**
- (е) бите **6:5** регистра **C** преко **ru**
- (ж) бите **2:0** регистра **A** преко **p8**

15. Доделити:

- (а) **0b1111111** битима **6:0** регистра **C** преко **ru**
- (б) **0b010** битима **3:1** регистра **A** преко **pr**
- (в) **0b10000001** битима **9:2** регистра **C** преко **pr**
- (г) **0b10010** битима **4:0** регистра **B** преко **p8**
- (д) **0b1110** битима **4:1** регистра **B** преко **p32**
- (ђ) **0b011** битима **2:0** регистра **A** преко **p32**
- (е) **0b001000** битима **8:3** регистра **D** преко **ru**
- (ж) **0b00** битима **5:4** регистра **D** преко **p8**

16. Исписати:

- (а) **B** преко **ru**
- (б) **C** преко **p32**
- (в) **D** преко **p8**
- (г) **A** преко **pr**

17. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **p8**
- (в) **X** преко **ru**
- (г) **W** преко **pr**

35 Студент 035

1. Редослед 32-битних регистара је: **W**, **Z**, **X** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 4 бита
- **C** је 10 бита
- **D** је 16 бита

3. Доделити:

- (а) **0xbabadede** регистру **X** преко **p32**
- (б) **0x76543210** регистру **W** преко **p8**
- (в) **0xfeedbeef** регистру **Y** преко **pr**
- (г) **0xdeadbeef** регистру **Z** преко **ru**

4. Исписати:

- (а) **X** преко **ru**
- (б) **W** преко **pr**
- (в) **Z** преко **p32**
- (г) **Y** преко **p8**

5. Доделити:

- (а) **0x32** регистру **M[0]** преко **pr**
- (б) **0x76** регистру **M[2]** преко **p8**
- (в) **0x10** регистру **M[3]** преко **p32**
- (г) **0x54** регистру **M[1]** преко **ru**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **X** преко **pr**
- (в) **Z** преко **ru**
- (г) **W** преко **p8**

7. Исписати:

- (а) **N[0]** преко **p32**
- (б) **M[3]** преко **p8**
- (в) **N[0]** преко **p8**
- (г) **M[0]** преко **pr**
- (д) **M[0]** преко **pr**
- (ђ) **N[0]** преко **p32**
- (е) **N[0]** преко **ru**
- (ж) **M[1]** преко **ru**

8. Проверити:

- (а) бит 0 регистра **B** преко **p32**
- (б) бит 15 регистра **D** преко **pr**
- (в) бит 3 регистра **B** преко **pr**
- (г) бит 4 регистра **C** преко **p8**
- (д) бит 1 регистра **A** преко **p32**
- (ђ) бит 9 регистра **C** преко **ru**
- (е) бит 13 регистра **D** преко **ru**
- (ж) бит 0 регистра **A** преко **p8**

9. Исписати:

- (а) **C** преко **pr**
- (б) **B** преко **p8**
- (в) **D** преко **p32**

(г) А преко **ru**

10. Извршити операцију:

- (а) Поставити све бите регистра **D** преко **pr**
- (б) Негирати све бите регистра **B** преко **ru**
- (в) Обрисати све бите регистра **C** преко **p32**
- (г) Поставити све бите регистра **A** преко **p8**

11. Исписати:

- (а) **D** преко **ru**
- (б) **A** преко **pr**
- (в) **B** преко **p8**
- (г) **C** преко **p32**

12. Извршити операцију:

- (а) Негирати бит 7 регистра **D** преко **ru**
- (б) Поставити бит 1 регистра **B** преко **p32**
- (в) Обрисати бит 14 регистра **D** преко **p32**
- (г) Поставити бит 1 регистра **A** преко **pr**
- (д) Поставити бит 0 регистра **A** преко **p8**
- (ђ) Обрисати бит 3 регистра **C** преко **ru**
- (е) Негирати бит 0 регистра **B** преко **pr**
- (ж) Обрисати бит 3 регистра **C** преко **p8**

13. Исписати:

- (а) **D** преко **p32**
- (б) **C** преко **ru**
- (в) **A** преко **pr**
- (г) **B** преко **p8**

14. Исписати:

- (а) бите 14:3 регистра **D** преко **p8**
- (б) бите 5:0 регистра **C** преко **ru**
- (в) бите 2:0 регистра **B** преко **p8**
- (г) бите 13:5 регистра **D** преко **ru**
- (д) бите 1:0 регистра **A** преко **pr**
- (ђ) бите 1:0 регистра **A** преко **pr**
- (е) бите 3:0 регистра **B** преко **p32**
- (ж) бите 8:3 регистра **C** преко **p32**

15. Доделити:

- (а) **0b001101** битима 7:2 регистра **C** преко **pr**
- (б) **0b10** битима 1:0 регистра **A** преко **p8**
- (в) **0b10** битима 1:0 регистра **A** преко **ru**
- (г) **0b11101100** битима 9:2 регистра **D** преко **ru**
- (д) **0b001001000** битима 8:0 регистра **D** преко **pr**
- (ђ) **0b11** битима 2:1 регистра **B** преко **p32**
- (е) **0b10** битима 2:1 регистра **B** преко **p8**
- (ж) **0b00000** битима 5:1 регистра **C** преко **p32**

16. Исписати:

- (а) **A** преко **p32**
- (б) **B** преко **pr**
- (в) **C** преко **ru**
- (г) **D** преко **p8**

17. Исписати:

- (а) **X** преко **pr**
- (б) **Y** преко **p32**
- (в) **Z** преко **p8**
- (г) **W** преко **ru**

36 Студент 036

1. Редослед 32-битних регистара је: **Y**, **Z**, **W** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 4 бита
- **C** је 11 бита
- **D** је 15 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Z** преко **p32**
- (б) **0xbabadede** регистру **X** преко **pr**
- (в) **0x76543210** регистру **W** преко **ru**
- (г) **0xdeadbeef** регистру **Y** преко **p8**

4. Исписати:

- (а) **W** преко **p32**
- (б) **X** преко **ru**
- (в) **Y** преко **pr**
- (г) **Z** преко **p8**

5. Доделити:

- (а) **0x54** регистру **M[2]** преко **ru**
- (б) **0x76** регистру **M[3]** преко **p32**
- (в) **0x32** регистру **M[0]** преко **pr**
- (г) **0x10** регистру **M[1]** преко **p8**

6. Исписати:

- (а) **X** преко **pr**
- (б) **Z** преко **p8**
- (в) **W** преко **ru**
- (г) **Y** преко **p32**

7. Исписати:

- (а) **M[3]** преко **p8**
- (б) **N[0]** преко **p32**
- (в) **M[3]** преко **pr**
- (г) **M[0]** преко **p32**
- (д) **N[0]** преко **ru**
- (ђ) **N[0]** преко **ru**
- (е) **N[0]** преко **p8**
- (ж) **M[2]** преко **pr**

8. Проверити:

- (а) бит 6 регистра **C** преко **p8**
- (б) бит 1 регистра **A** преко **pr**
- (в) бит 3 регистра **B** преко **p32**
- (г) бит 0 регистра **D** преко **pr**
- (д) бит 13 регистра **D** преко **p8**
- (ђ) бит 0 регистра **A** преко **p32**
- (е) бит 0 регистра **B** преко **ru**
- (ж) бит 6 регистра **C** преко **ru**

9. Исписати:

- (а) **B** преко **pr**
- (б) **A** преко **ru**
- (в) **C** преко **p32**

(г) D преко p8

10. Извршити операцију:

- (а) Обрисати све бите регистра A преко p32
- (б) Негирати све бите регистра C преко ru
- (в) Обрисати све бите регистра B преко p8
- (г) Негирати све бите регистра D преко pr

11. Исписати:

- (а) C преко ru
- (б) D преко pr
- (в) A преко p8
- (г) B преко p32

12. Извршити операцију:

- (а) Поставити бит 1 регистра A преко p8
- (б) Негирати бит 3 регистра B преко p8
- (в) Негирати бит 5 регистра C преко p32
- (г) Обрисати бит 13 регистра D преко ru
- (д) Поставити бит 4 регистра C преко pr
- (ђ) Негирати бит 0 регистра D преко ru
- (е) Обрисати бит 0 регистра A преко pr
- (ж) Поставити бит 0 регистра B преко p32

13. Исписати:

- (а) C преко p32
- (б) D преко p8
- (в) B преко pr
- (г) A преко ru

14. Исписати:

- (а) бите 2:1 регистра B преко ru
- (б) бите 8:5 регистра D преко ru
- (в) бите 14:2 регистра D преко pr
- (г) бите 2:1 регистра B преко p32
- (д) бите 10:3 регистра C преко pr
- (ђ) бите 1:0 регистра A преко p8
- (е) бите 8:4 регистра C преко p8
- (ж) бите 1:0 регистра A преко p32

15. Доделити:

- (а) 0b00 битима 1:0 регистра A преко ru
- (б) 0b10110001 битима 10:3 регистра C преко pr
- (в) 0b10 битима 1:0 регистра A преко p8
- (г) 0b11000010010000 битима 13:0 регистра D преко p32
- (д) 0b11100111 битима 13:6 регистра D преко pr
- (ђ) 0b11100 битима 9:5 регистра C преко p8
- (е) 0b10 битима 2:1 регистра B преко p32
- (ж) 0b11 битима 2:1 регистра B преко ru

16. Исписати:

- (а) D преко p32
- (б) A преко pr
- (в) C преко p8
- (г) B преко ru

17. Исписати:

- (а) W преко p32
- (б) X преко ru
- (в) Z преко p8
- (г) Y преко pr

37 Студент 037

1. Редослед 32-битних регистара је: **X**, **Y**, **Z** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 7 бита
- **C** је 8 бита
- **D** је 15 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **ru**
- (б) **0xbabadada** регистру **X** преко **pr**
- (в) **0x76543210** регистру **W** преко **p32**
- (г) **0xfeedbeef** регистру **Y** преко **p8**

4. Исписати:

- (а) **Y** преко **p32**
- (б) **X** преко **ru**
- (в) **W** преко **pr**
- (г) **Z** преко **p8**

5. Доделити:

- (а) **0x10** регистру **M[3]** преко **p8**
- (б) **0x76** регистру **M[0]** преко **pr**
- (в) **0x32** регистру **M[2]** преко **ru**
- (г) **0x54** регистру **M[1]** преко **p32**

6. Исписати:

- (а) **X** преко **p8**
- (б) **Z** преко **pr**
- (в) **Y** преко **p32**
- (г) **W** преко **ru**

7. Исписати:

- (а) **N[0]** преко **p32**
- (б) **M[0]** преко **p8**
- (в) **N[1]** преко **p8**
- (г) **M[3]** преко **pr**
- (д) **N[1]** преко **ru**
- (ђ) **M[0]** преко **ru**
- (е) **N[1]** преко **p32**
- (ж) **M[3]** преко **pr**

8. Проверити:

- (а) бит 0 регистра **C** преко **ru**
- (б) бит 1 регистра **A** преко **p32**
- (в) бит 7 регистра **C** преко **p8**
- (г) бит 12 регистра **D** преко **pr**
- (д) бит 0 регистра **A** преко **p8**
- (ђ) бит 1 регистра **D** преко **p32**
- (е) бит 3 регистра **B** преко **ru**
- (ж) бит 0 регистра **B** преко **pr**

9. Исписати:

- (а) **B** преко **ru**
- (б) **C** преко **p8**
- (в) **A** преко **pr**

(г) D преко p32

10. Извршити операцију:

(а) Негирати све бите регистра C преко p32

(б) Обрисати све бите регистра D преко ru

(в) Негирати све бите регистра B преко p8

(г) Обрисати све бите регистра A преко pr

11. Исписати:

(а) B преко p32

(б) D преко ru

(в) A преко p8

(г) C преко pr

12. Извршити операцију:

(а) Обрисати бит 5 регистра B преко p8

(б) Обрисати бит 0 регистра A преко p32

(в) Негирати бит 2 регистра B преко pr

(г) Обрисати бит 8 регистра D преко p32

(д) Поставити бит 0 регистра A преко p8

(ђ) Поставити бит 3 регистра D преко ru

(е) Поставити бит 3 регистра C преко pr

(ж) Негирати бит 0 регистра C преко ru

13. Исписати:

(а) A преко ru

(б) B преко p32

(в) D преко p8

(г) C преко pr

14. Исписати:

(а) бите 6:3 регистра C преко p8

(б) бите 4:1 регистра C преко ru

(в) бите 14:6 регистра D преко pr

(г) бите 1:0 регистра A преко ru

(д) бите 14:4 регистра D преко p32

(ђ) бите 1:0 регистра A преко pr

(е) бите 4:3 регистра B преко p32

(ж) бите 5:3 регистра B преко p8

15. Доделити:

(а) 0b11 битима 1:0 регистра A преко p32

(б) 0b100100 битима 9:4 регистра D преко p8

(в) 0b110110 битима 11:6 регистра D преко pr

(г) 0b1101 битима 6:3 регистра C преко pr

(д) 0b100101 битима 6:1 регистра B преко ru

(ђ) 0b00001 битима 6:2 регистра B преко p32

(е) 0b01111 битима 4:0 регистра C преко p8

(ж) 0b11 битима 1:0 регистра A преко ru

16. Исписати:

(а) A преко p8

(б) B преко p32

(в) C преко pr

(г) D преко ru

17. Исписати:

(а) X преко ru

(б) Z преко p8

(в) Y преко p32

(г) W преко pr

38 Студент 038

1. Редослед 32-битних регистара је: **Z**, **X**, **Y** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 6 бита
- **C** је 11 бита
- **D** је 11 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Y** преко **pr**
- (б) **0xfeedbeef** регистру **W** преко **p8**
- (в) **0x76543210** регистру **X** преко **pu**
- (г) **0xbabadede** регистру **Z** преко **p32**

4. Исписати:

- (а) **W** преко **pr**
- (б) **X** преко **pu**
- (в) **Y** преко **p8**
- (г) **Z** преко **p32**

5. Доделити:

- (а) **0x76** регистру **M[0]** преко **pu**
- (б) **0x54** регистру **M[1]** преко **p8**
- (в) **0x32** регистру **M[3]** преко **p32**
- (г) **0x10** регистру **M[2]** преко **pr**

6. Исписати:

- (а) **W** преко **pr**
- (б) **Y** преко **p32**
- (в) **Z** преко **p8**
- (г) **X** преко **pu**

7. Исписати:

- (а) **M[1]** преко **p8**
- (б) **M[0]** преко **p8**
- (в) **N[0]** преко **pr**
- (г) **M[1]** преко **pu**
- (д) **M[2]** преко **pr**
- (ђ) **N[1]** преко **p32**
- (е) **N[1]** преко **p32**
- (ж) **N[0]** преко **pu**

8. Проверити:

- (а) бит 4 регистра **D** преко **p32**
- (б) бит 5 регистра **B** преко **p32**
- (в) бит 2 регистра **A** преко **pr**
- (г) бит 2 регистра **C** преко **pu**
- (д) бит 3 регистра **D** преко **p8**
- (ђ) бит 0 регистра **A** преко **pr**
- (е) бит 4 регистра **B** преко **p8**
- (ж) бит 0 регистра **C** преко **pu**

9. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **p32**
- (в) **A** преко **pr**

(г) В преко **ru**

10. Извршити операцију:

- (а) Обрисати све бите регистра **D** преко **p32**
- (б) Негирати све бите регистра **C** преко **p8**
- (в) Поставити све бите регистра **A** преко **pr**
- (г) Поставити све бите регистра **B** преко **ru**

11. Исписати:

- (а) В преко **ru**
- (б) D преко **pr**
- (в) C преко **p32**
- (г) A преко **p8**

12. Извршити операцију:

- (а) Негирати бит 2 регистра **B** преко **p8**
- (б) Поставити бит 5 регистра **B** преко **pr**
- (в) Обрисати бит 10 регистра **C** преко **p32**
- (г) Негирати бит 1 регистра **C** преко **pr**
- (д) Обрисати бит 1 регистра **D** преко **ru**
- (ђ) Поставити бит 1 регистра **A** преко **p8**
- (е) Поставити бит 10 регистра **D** преко **ru**
- (ж) Обрисати бит 1 регистра **A** преко **p32**

13. Исписати:

- (а) D преко **p32**
- (б) A преко **p8**
- (в) C преко **pr**
- (г) В преко **ru**

14. Исписати:

- (а) бите 6:2 регистра **D** преко **pr**
- (б) бите 3:0 регистра **A** преко **ru**
- (в) бите 5:2 регистра **B** преко **p32**
- (г) бите 7:3 регистра **D** преко **ru**
- (д) бите 6:1 регистра **C** преко **p32**
- (ђ) бите 9:1 регистра **C** преко **pr**
- (е) бите 5:1 регистра **B** преко **p8**
- (ж) бите 2:0 регистра **A** преко **p8**

15. Доделити:

- (а) **0b0111** битима 3:0 регистра **A** преко **p32**
- (б) **0b0001111** битима 8:2 регистра **C** преко **pr**
- (в) **0b00110** битима 4:0 регистра **B** преко **ru**
- (г) **0b0111** битима 3:0 регистра **A** преко **ru**
- (д) **0b00001** битима 5:1 регистра **B** преко **p8**
- (ђ) **0b11100** битима 9:5 регистра **C** преко **pr**
- (е) **0b0111** битима 7:4 регистра **D** преко **p32**
- (ж) **0b10011101011** битима 10:0 регистра **D** преко **p8**

16. Исписати:

- (а) В преко **ru**
- (б) D преко **p8**
- (в) C преко **p32**
- (г) A преко **pr**

17. Исписати:

- (а) Y преко **p32**
- (б) Z преко **pr**
- (в) W преко **ru**
- (г) X преко **p8**

39 Студент 039

1. Редослед 32-битних регистара је: **X**, **W**, **Y** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 5 бита
- **C** је 10 бита
- **D** је 15 бита

3. Доделити:

- (а) **0x76543210** регистру **W** преко **ru**
- (б) **0xdeadbeef** регистру **Y** преко **p8**
- (в) **0xbabadede** регистру **Z** преко **p32**
- (г) **0xfeedbeef** регистру **X** преко **pr**

4. Исписати:

- (а) **Y** преко **p8**
- (б) **X** преко **p32**
- (в) **Z** преко **pr**
- (г) **W** преко **ru**

5. Доделити:

- (а) **0x76** регистру **M[0]** преко **p8**
- (б) **0x32** регистру **M[2]** преко **pr**
- (в) **0x10** регистру **M[1]** преко **p32**
- (г) **0x54** регистру **M[3]** преко **ru**

6. Исписати:

- (а) **X** преко **p8**
- (б) **Y** преко **p32**
- (в) **W** преко **pr**
- (г) **Z** преко **ru**

7. Исписати:

- (а) **M[2]** преко **pr**
- (б) **M[0]** преко **p8**
- (в) **M[3]** преко **p32**
- (г) **N[0]** преко **ru**
- (д) **M[3]** преко **p8**
- (ђ) **N[1]** преко **p32**
- (е) **N[1]** преко **pr**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 1 регистра **D** преко **p8**
- (б) бит 4 регистра **C** преко **pr**
- (в) бит 1 регистра **A** преко **pr**
- (г) бит 1 регистра **A** преко **p32**
- (д) бит 9 регистра **C** преко **ru**
- (ђ) бит 1 регистра **B** преко **p32**
- (е) бит 4 регистра **D** преко **ru**
- (ж) бит 2 регистра **B** преко **p8**

9. Исписати:

- (а) **A** преко **pr**
- (б) **C** преко **ru**
- (в) **B** преко **p8**

(г) D преко p32

10. Извршити операцију:

- (а) Негирати све бите регистра A преко pr
- (б) Негирати све бите регистра C преко ru
- (в) Поставити све бите регистра B преко p32
- (г) Поставити све бите регистра D преко p8

11. Исписати:

- (а) A преко ru
- (б) B преко pr
- (в) C преко p8
- (г) D преко p32

12. Извршити операцију:

- (а) Негирати бит 9 регистра C преко p8
- (б) Обрисати бит 0 регистра B преко pr
- (в) Поставити бит 5 регистра C преко p32
- (г) Обрисати бит 0 регистра D преко pr
- (д) Поставити бит 11 регистра D преко ru
- (ђ) Негирати бит 0 регистра A преко p8
- (е) Негирати бит 3 регистра B преко p32
- (ж) Поставити бит 0 регистра A преко ru

13. Исписати:

- (а) D преко p8
- (б) B преко p32
- (в) A преко pr
- (г) C преко ru

14. Исписати:

- (а) бите 9:2 регистра C преко ru
- (б) бите 9:0 регистра D преко ru
- (в) бите 3:1 регистра B преко p32
- (г) бите 1:0 регистра A преко p8
- (д) бите 1:0 регистра A преко p8
- (ђ) бите 13:6 регистра D преко pr
- (е) бите 3:0 регистра B преко p32
- (ж) бите 5:3 регистра C преко pr

15. Доделити:

- (а) 0b011010000 битима 13:5 регистра D преко p32
- (б) 0b01 битима 1:0 регистра A преко p32
- (в) 0b00 битима 1:0 регистра A преко p8
- (г) 0b00 битима 3:2 регистра B преко ru
- (д) 0b111100 битима 7:2 регистра C преко pr
- (ђ) 0b000 битима 3:1 регистра B преко ru
- (е) 0b000100 битима 7:2 регистра C преко p8
- (ж) 0b1101101110 битима 12:3 регистра D преко pr

16. Исписати:

- (а) A преко pr
- (б) C преко p8
- (в) D преко p32
- (г) B преко ru

17. Исписати:

- (а) X преко ru
- (б) Y преко p32
- (в) W преко pr
- (г) Z преко p8

40 Студент 040

1. Редослед 32-битних регистара је: **X**, **Z**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 4 бита
- **C** је 10 бита
- **D** је 14 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Y** преко **pr**
- (б) **0xbabadede** регистру **Z** преко **p32**
- (в) **0x76543210** регистру **X** преко **p8**
- (г) **0xdeadbeef** регистру **W** преко **ru**

4. Исписати:

- (а) **W** преко **pr**
- (б) **Z** преко **p8**
- (в) **Y** преко **p32**
- (г) **X** преко **ru**

5. Доделити:

- (а) **0x54** регистру **M[1]** преко **p8**
- (б) **0x10** регистру **M[3]** преко **p32**
- (в) **0x76** регистру **M[0]** преко **pr**
- (г) **0x32** регистру **M[2]** преко **ru**

6. Исписати:

- (а) **W** преко **pr**
- (б) **X** преко **p32**
- (в) **Z** преко **p8**
- (г) **Y** преко **ru**

7. Исписати:

- (а) **M[3]** преко **p32**
- (б) **M[3]** преко **ru**
- (в) **N[1]** преко **pr**
- (г) **N[0]** преко **p8**
- (д) **N[0]** преко **p8**
- (ђ) **M[3]** преко **pr**
- (е) **N[0]** преко **ru**
- (ж) **M[0]** преко **p32**

8. Проверити:

- (а) бит 7 регистра **C** преко **pr**
- (б) бит 6 регистра **D** преко **ru**
- (в) бит 1 регистра **B** преко **ru**
- (г) бит 0 регистра **C** преко **p32**
- (д) бит 6 регистра **D** преко **p32**
- (ђ) бит 0 регистра **B** преко **p8**
- (е) бит 0 регистра **A** преко **p8**
- (ж) бит 1 регистра **A** преко **pr**

9. Исписати:

- (а) **C** преко **p8**
- (б) **B** преко **pr**
- (в) **D** преко **p32**

(г) А преко **ru**

10. Извршити операцију:

- (а) Поставити све бите регистра **C** преко **pr**
- (б) Негирати све бите регистра **B** преко **p8**
- (в) Поставити све бите регистра **A** преко **p32**
- (г) Обрисати све бите регистра **D** преко **ru**

11. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **ru**
- (в) **B** преко **pr**
- (г) **A** преко **p32**

12. Извршити операцију:

- (а) Поставити бит **3** регистра **C** преко **p32**
- (б) Поставити бит **5** регистра **C** преко **p8**
- (в) Обрисати бит **3** регистра **B** преко **p32**
- (г) Негирати бит **5** регистра **D** преко **ru**
- (д) Поставити бит **3** регистра **B** преко **pr**
- (ђ) Обрисати бит **2** регистра **A** преко **ru**
- (е) Негирати бит **0** регистра **A** преко **p8**
- (ж) Обрисати бит **10** регистра **D** преко **pr**

13. Исписати:

- (а) **A** преко **ru**
- (б) **B** преко **pr**
- (в) **D** преко **p32**
- (г) **C** преко **p8**

14. Исписати:

- (а) бите **8:1** регистра **C** преко **ru**
- (б) бите **3:1** регистра **B** преко **p8**
- (в) бите **8:0** регистра **D** преко **p32**
- (г) бите **3:0** регистра **A** преко **p32**
- (д) бите **9:4** регистра **C** преко **pr**
- (ђ) бите **2:1** регистра **B** преко **pr**
- (е) бите **2:0** регистра **A** преко **ru**
- (ж) бите **10:4** регистра **D** преко **p8**

15. Доделити:

- (а) **0b1110100** битима **6:0** регистра **C** преко **p32**
- (б) **0b101** битима **5:3** регистра **C** преко **ru**
- (в) **0b01** битима **2:1** регистра **B** преко **p32**
- (г) **0b011** битима **3:1** регистра **A** преко **pr**
- (д) **0b00** битима **2:1** регистра **A** преко **p8**
- (ђ) **0b11** битима **2:1** регистра **B** преко **ru**
- (е) **0b11100** битима **7:3** регистра **D** преко **p8**
- (ж) **0b00100000** битима **8:1** регистра **D** преко **pr**

16. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **p8**
- (в) **A** преко **pr**
- (г) **C** преко **p32**

17. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **p8**
- (в) **W** преко **ru**
- (г) **X** преко **pr**

41 Студент 041

1. Редослед 32-битних регистара је: **X**, **W**, **Y** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 8 бита
- **C** је 7 бита
- **D** је 15 бита

3. Доделити:

- (а) **0x76543210** регистру **W** преко **ru**
- (б) **0xfeedbeef** регистру **Y** преко **p8**
- (в) **0xbabadede** регистру **X** преко **pr**
- (г) **0xdeadbeef** регистру **Z** преко **p32**

4. Исписати:

- (а) **W** преко **pr**
- (б) **Z** преко **p8**
- (в) **X** преко **p32**
- (г) **Y** преко **ru**

5. Доделити:

- (а) **0x32** регистру **M[3]** преко **pr**
- (б) **0x54** регистру **M[0]** преко **ru**
- (в) **0x76** регистру **M[1]** преко **p8**
- (г) **0x10** регистру **M[2]** преко **p32**

6. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **ru**
- (в) **X** преко **p32**
- (г) **Y** преко **p8**

7. Исписати:

- (а) **M[3]** преко **p32**
- (б) **M[1]** преко **p32**
- (в) **N[0]** преко **p8**
- (г) **N[1]** преко **p8**
- (д) **M[1]** преко **ru**
- (ђ) **M[2]** преко **pr**
- (е) **N[1]** преко **pr**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 1 регистра **C** преко **ru**
- (б) бит 7 регистра **D** преко **p8**
- (в) бит 0 регистра **A** преко **p8**
- (г) бит 4 регистра **C** преко **ru**
- (д) бит 3 регистра **B** преко **pr**
- (ђ) бит 2 регистра **B** преко **pr**
- (е) бит 0 регистра **A** преко **p32**
- (ж) бит 13 регистра **D** преко **p32**

9. Исписати:

- (а) **A** преко **ru**
- (б) **B** преко **p8**
- (в) **C** преко **p32**

(г) D преко pr

10. Извршити операцију:

- (а) Поставити све бите регистра C преко pr
- (б) Обрисати све бите регистра B преко p8
- (в) Обрисати све бите регистра D преко ru
- (г) Поставити све бите регистра A преко p32

11. Исписати:

- (а) D преко pr
- (б) B преко ru
- (в) C преко p32
- (г) A преко p8

12. Извршити операцију:

- (а) Поставити бит 4 регистра B преко p32
- (б) Поставити бит 5 регистра D преко p8
- (в) Негирати бит 1 регистра A преко ru
- (г) Обрисати бит 5 регистра C преко p32
- (д) Обрисати бит 1 регистра A преко pr
- (ђ) Обрисати бит 7 регистра B преко pr
- (е) Негирати бит 4 регистра C преко p8
- (ж) Поставити бит 13 регистра D преко ru

13. Исписати:

- (а) D преко p32
- (б) C преко ru
- (в) A преко pr
- (г) B преко p8

14. Исписати:

- (а) бите 5:3 регистра C преко p32
- (б) бите 6:3 регистра B преко p32
- (в) бите 6:0 регистра C преко ru
- (г) бите 1:0 регистра A преко pr
- (д) бите 14:2 регистра D преко p8
- (ђ) бите 1:0 регистра A преко p8
- (е) бите 14:7 регистра D преко pr
- (ж) бите 4:1 регистра B преко ru

15. Доделити:

- (а) 0b10000 битима 6:2 регистра C преко p32
- (б) 0b011011 битима 7:2 регистра B преко p8
- (в) 0b11 битима 1:0 регистра A преко pr
- (г) 0b00011100 битима 10:3 регистра D преко p8
- (д) 0b1000 битима 4:1 регистра B преко ru
- (ђ) 0b11 битима 1:0 регистра A преко ru
- (е) 0b01100 битима 5:1 регистра C преко p32
- (ж) 0b101100011 битима 14:6 регистра D преко pr

16. Исписати:

- (а) D преко pr
- (б) A преко p8
- (в) C преко p32
- (г) B преко ru

17. Исписати:

- (а) X преко pr
- (б) W преко p8
- (в) Z преко p32
- (г) Y преко ru

42 Студент 042

1. Редослед 32-битних регистара је: **W**, **Z**, **X** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 8 бита
- **C** је 8 бита
- **D** је 12 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **X** преко **ru**
- (б) **0x76543210** регистру **Y** преко **p32**
- (в) **0xbabadede** регистру **Z** преко **p8**
- (г) **0xdeadbeef** регистру **W** преко **pr**

4. Исписати:

- (а) **X** преко **pr**
- (б) **Z** преко **ru**
- (в) **W** преко **p8**
- (г) **Y** преко **p32**

5. Доделити:

- (а) **0x32** регистру **M[1]** преко **p32**
- (б) **0x54** регистру **M[2]** преко **p8**
- (в) **0x76** регистру **M[3]** преко **pr**
- (г) **0x10** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **X** преко **ru**
- (б) **W** преко **p32**
- (в) **Z** преко **p8**
- (г) **Y** преко **pr**

7. Исписати:

- (а) **N[1]** преко **pr**
- (б) **M[1]** преко **p32**
- (в) **N[0]** преко **ru**
- (г) **M[0]** преко **p8**
- (д) **M[3]** преко **pr**
- (ђ) **M[0]** преко **p8**
- (е) **N[0]** преко **p32**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 0 регистра **B** преко **p8**
- (б) бит 2 регистра **C** преко **pr**
- (в) бит 1 регистра **A** преко **p32**
- (г) бит 0 регистра **C** преко **ru**
- (д) бит 2 регистра **B** преко **pr**
- (ђ) бит 2 регистра **A** преко **p32**
- (е) бит 10 регистра **D** преко **p8**
- (ж) бит 9 регистра **D** преко **ru**

9. Исписати:

- (а) **C** преко **pr**
- (б) **B** преко **p32**
- (в) **A** преко **ru**

(г) D преко p8

10. Извршити операцију:

- (а) Поставити све бите регистра D преко ru
- (б) Негирати све бите регистра B преко p32
- (в) Поставити све бите регистра A преко pr
- (г) Обрисати све бите регистра C преко p8

11. Исписати:

- (а) A преко p32
- (б) C преко ru
- (в) D преко p8
- (г) B преко pr

12. Извршити операцију:

- (а) Негирати бит 6 регистра C преко ru
- (б) Поставити бит 7 регистра C преко p8
- (в) Обрисати бит 2 регистра A преко pr
- (г) Обрисати бит 3 регистра D преко p8
- (д) Обрисати бит 7 регистра B преко p32
- (ђ) Негирати бит 4 регистра B преко pr
- (е) Поставити бит 3 регистра A преко ru
- (ж) Поставити бит 2 регистра D преко p32

13. Исписати:

- (а) A преко ru
- (б) C преко p32
- (в) D преко p8
- (г) B преко pr

14. Исписати:

- (а) бите 5:0 регистра B преко ru
- (б) бите 9:3 регистра D преко pr
- (в) бите 8:5 регистра D преко ru
- (г) бите 5:1 регистра C преко p8
- (д) бите 3:0 регистра A преко p32
- (ђ) бите 4:0 регистра B преко p32
- (е) бите 7:0 регистра C преко p8
- (ж) бите 3:0 регистра A преко pr

15. Доделити:

- (а) 0b110 битима 3:1 регистра A преко p8
- (б) 0b0010011 битима 7:1 регистра B преко p32
- (в) 0b000001110 битима 11:3 регистра D преко ru
- (г) 0b001010 битима 5:0 регистра C преко p32
- (д) 0b01010 битима 8:4 регистра D преко p8
- (ђ) 0b01100 битима 4:0 регистра C преко ru
- (е) 0b1001110 битима 6:0 регистра B преко pr
- (ж) 0b100 битима 2:0 регистра A преко pr

16. Исписати:

- (а) C преко p32
- (б) A преко ru
- (в) B преко pr
- (г) D преко p8

17. Исписати:

- (а) Y преко p32
- (б) W преко p8
- (в) X преко ru
- (г) Z преко pr

43 Студент 043

1. Редослед 32-битних регистара је: **Y**, **Z**, **X** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 9 бита
- **D** је 16 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **W** преко **pr**
- (б) **0xbabadede** регистру **Y** преко **ru**
- (в) **0x76543210** регистру **Z** преко **p8**
- (г) **0xfeedbeef** регистру **X** преко **p32**

4. Исписати:

- (а) **W** преко **p32**
- (б) **Y** преко **ru**
- (в) **X** преко **pr**
- (г) **Z** преко **p8**

5. Доделити:

- (а) **0x10** регистру **M[3]** преко **p32**
- (б) **0x32** регистру **M[1]** преко **pr**
- (в) **0x76** регистру **M[2]** преко **p8**
- (г) **0x54** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **ru**
- (в) **X** преко **pr**
- (г) **W** преко **p32**

7. Исписати:

- (а) **N[0]** преко **p32**
- (б) **M[1]** преко **p8**
- (в) **M[2]** преко **ru**
- (г) **M[0]** преко **p8**
- (д) **M[3]** преко **pr**
- (ђ) **N[0]** преко **pr**
- (е) **N[0]** преко **p32**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 5 регистра **C** преко **p32**
- (б) бит 0 регистра **B** преко **p32**
- (в) бит 0 регистра **A** преко **pr**
- (г) бит 3 регистра **B** преко **pr**
- (д) бит 1 регистра **C** преко **p8**
- (ђ) бит 4 регистра **D** преко **ru**
- (е) бит 12 регистра **D** преко **p8**
- (ж) бит 0 регистра **A** преко **ru**

9. Исписати:

- (а) **A** преко **pr**
- (б) **B** преко **ru**
- (в) **C** преко **p32**

(г) D преко p8

10. Извршити операцију:

- (а) Поставити све бите регистра A преко p8
- (б) Поставити све бите регистра D преко p32
- (в) Обрисати све бите регистра B преко ru
- (г) Негирати све бите регистра C преко pr

11. Исписати:

- (а) C преко ru
- (б) A преко pr
- (в) D преко p8
- (г) B преко p32

12. Извршити операцију:

- (а) Поставити бит 1 регистра A преко p32
- (б) Поставити бит 2 регистра B преко ru
- (в) Обрисати бит 5 регистра C преко p32
- (г) Негирати бит 2 регистра A преко pr
- (д) Негирати бит 1 регистра C преко p8
- (ђ) Поставити бит 0 регистра B преко p8
- (е) Обрисати бит 0 регистра D преко ru
- (ж) Обрисати бит 1 регистра D преко pr

13. Исписати:

- (а) C преко p8
- (б) A преко pr
- (в) B преко p32
- (г) D преко ru

14. Исписати:

- (а) бите 2:0 регистра A преко p8
- (б) бите 12:6 регистра D преко ru
- (в) бите 13:6 регистра D преко ru
- (г) бите 6:1 регистра C преко p32
- (д) бите 8:4 регистра C преко p32
- (ђ) бите 3:1 регистра B преко p8
- (е) бите 2:0 регистра B преко pr
- (ж) бите 2:0 регистра A преко pr

15. Доделити:

- (а) 0b0101 битима 5:2 регистра C преко pr
- (б) 0b10 битима 2:1 регистра B преко ru
- (в) 0b010 битима 2:0 регистра A преко ru
- (г) 0b0100 битима 3:0 регистра B преко pr
- (д) 0b11 битима 2:1 регистра A преко p32
- (ђ) 0b0000010 битима 8:2 регистра D преко p8
- (е) 0b11100111 битима 14:7 регистра D преко p32
- (ж) 0b01011111 битима 7:0 регистра C преко p8

16. Исписати:

- (а) D преко p8
- (б) C преко ru
- (в) A преко pr
- (г) B преко p32

17. Исписати:

- (а) Z преко pr
- (б) Y преко p8
- (в) W преко p32
- (г) X преко ru

44 Студент 044

1. Редослед 32-битних регистара је: **W**, **Y**, **Z** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 7 бита
- **C** је 7 бита
- **D** је 15 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Y** преко **p32**
- (б) **0xdeadbeef** регистру **W** преко **p8**
- (в) **0x76543210** регистру **X** преко **pu**
- (г) **0xbabadede** регистру **Z** преко **pr**

4. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **p32**
- (в) **X** преко **p8**
- (г) **Y** преко **pu**

5. Доделити:

- (а) **0x32** регистру **M[3]** преко **pr**
- (б) **0x54** регистру **M[1]** преко **p8**
- (в) **0x10** регистру **M[2]** преко **p32**
- (г) **0x76** регистру **M[0]** преко **pu**

6. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **p8**
- (в) **Y** преко **pu**
- (г) **X** преко **p32**

7. Исписати:

- (а) **N[1]** преко **pu**
- (б) **M[3]** преко **pr**
- (в) **M[2]** преко **pr**
- (г) **M[1]** преко **p32**
- (д) **N[0]** преко **pu**
- (ђ) **N[0]** преко **p8**
- (е) **N[1]** преко **p8**
- (ж) **M[3]** преко **p32**

8. Проверити:

- (а) бит 1 регистра **B** преко **p32**
- (б) бит 0 регистра **C** преко **pu**
- (в) бит 6 регистра **B** преко **pu**
- (г) бит 6 регистра **D** преко **p32**
- (д) бит 4 регистра **D** преко **pr**
- (ђ) бит 4 регистра **C** преко **pr**
- (е) бит 2 регистра **A** преко **p8**
- (ж) бит 2 регистра **A** преко **p8**

9. Исписати:

- (а) **A** преко **pu**
- (б) **B** преко **pr**
- (в) **D** преко **p32**

(г) **C** преко **p8**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **B** преко **p8**
- (б) **Поставити** све бите регистра **A** преко **pu**
- (в) **Обрисати** све бите регистра **C** преко **pr**
- (г) **Негирати** све бите регистра **D** преко **p32**

11. Исписати:

- (а) **C** преко **pr**
- (б) **A** преко **p32**
- (в) **D** преко **p8**
- (г) **B** преко **pu**

12. Извршити операцију:

- (а) **Обрисати** бит **5** регистра **C** преко **pu**
- (б) **Поставити** бит **5** регистра **C** преко **pr**
- (в) **Поставити** бит **13** регистра **D** преко **pr**
- (г) **Обрисати** бит **1** регистра **B** преко **p32**
- (д) **Обрисати** бит **6** регистра **B** преко **p8**
- (ђ) **Поставити** бит **0** регистра **A** преко **p8**
- (е) **Негирати** бит **1** регистра **A** преко **p32**
- (ж) **Негирати** бит **5** регистра **D** преко **pu**

13. Исписати:

- (а) **A** преко **p8**
- (б) **B** преко **pr**
- (в) **C** преко **p32**
- (г) **D** преко **pu**

14. Исписати:

- (а) бите **2:0** регистра **A** преко **pu**
- (б) бите **6:3** регистра **C** преко **p8**
- (в) бите **2:1** регистра **A** преко **pr**
- (г) бите **11:7** регистра **D** преко **p32**
- (д) бите **6:1** регистра **B** преко **pu**
- (ђ) бите **6:3** регистра **C** преко **pr**
- (е) бите **8:1** регистра **D** преко **p32**
- (ж) бите **6:0** регистра **B** преко **p8**

15. Доделити:

- (а) **0b011** битима **5:3** регистра **C** преко **pr**
- (б) **0b00** битима **2:1** регистра **A** преко **p8**
- (в) **0b10100010** битима **8:1** регистра **D** преко **p32**
- (г) **0b1011** битима **5:2** регистра **B** преко **p8**
- (д) **0b11000101** битима **8:1** регистра **D** преко **pu**
- (ђ) **0b0111001** битима **6:0** регистра **B** преко **p32**
- (е) **0b10** битима **2:1** регистра **A** преко **pr**
- (ж) **0b10101** битима **5:1** регистра **C** преко **pu**

16. Исписати:

- (а) **D** преко **p8**
- (б) **A** преко **pu**
- (в) **C** преко **p32**
- (г) **B** преко **pr**

17. Исписати:

- (а) **X** преко **pu**
- (б) **Z** преко **p8**
- (в) **Y** преко **p32**
- (г) **W** преко **pr**

45 Студент 045

1. Редослед 32-битних регистара је: **X**, **Y**, **Z** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 4 бита
- **C** је 7 бита
- **D** је 17 бита

3. Доделити:

- (а) **0xbabaded** регистру **W** преко **p8**
- (б) **0xdeadbeef** регистру **Z** преко **pr**
- (в) **0xfeedbeef** регистру **Y** преко **pu**
- (г) **0x76543210** регистру **X** преко **p32**

4. Исписати:

- (а) **X** преко **p8**
- (б) **Z** преко **pu**
- (в) **Y** преко **p32**
- (г) **W** преко **pr**

5. Доделити:

- (а) **0x32** регистру **M[3]** преко **pu**
- (б) **0x10** регистру **M[1]** преко **p32**
- (в) **0x76** регистру **M[0]** преко **p8**
- (г) **0x54** регистру **M[2]** преко **pr**

6. Исписати:

- (а) **W** преко **p32**
- (б) **Y** преко **pu**
- (в) **X** преко **p8**
- (г) **Z** преко **pr**

7. Исписати:

- (а) **M[1]** преко **p32**
- (б) **N[1]** преко **p8**
- (в) **M[2]** преко **pr**
- (г) **N[1]** преко **p8**
- (д) **N[1]** преко **pu**
- (ђ) **M[2]** преко **pr**
- (е) **M[2]** преко **p32**
- (ж) **N[1]** преко **pu**

8. Проверити:

- (а) бит 10 регистра **D** преко **pr**
- (б) бит 4 регистра **C** преко **p8**
- (в) бит 3 регистра **A** преко **p32**
- (г) бит 1 регистра **B** преко **pr**
- (д) бит 14 регистра **D** преко **pu**
- (ђ) бит 3 регистра **A** преко **p32**
- (е) бит 1 регистра **B** преко **pu**
- (ж) бит 2 регистра **C** преко **p8**

9. Исписати:

- (а) **C** преко **p32**
- (б) **D** преко **pr**
- (в) **B** преко **pu**

(г) А преко p8

10. Извршити операцију:

- (а) Поставити све бите регистра С преко ru
- (б) Негирати све бите регистра D преко pr
- (в) Поставити све бите регистра В преко p32
- (г) Обрисати све бите регистра А преко p8

11. Исписати:

- (а) D преко p32
- (б) В преко pr
- (в) С преко p8
- (г) А преко ru

12. Извршити операцију:

- (а) Поставити бит 1 регистра В преко p8
- (б) Негирати бит 3 регистра А преко p32
- (в) Негирати бит 2 регистра В преко ru
- (г) Поставити бит 2 регистра С преко pr
- (д) Обрисати бит 0 регистра С преко pr
- (ђ) Поставити бит 4 регистра D преко ru
- (е) Негирати бит 0 регистра А преко p32
- (ж) Обрисати бит 6 регистра D преко p8

13. Исписати:

- (а) D преко p32
- (б) С преко ru
- (в) А преко p8
- (г) В преко pr

14. Исписати:

- (а) бите 3:0 регистра А преко p32
- (б) бите 9:5 регистра D преко ru
- (в) бите 6:0 регистра С преко p32
- (г) бите 13:1 регистра D преко ru
- (д) бите 3:1 регистра В преко p8
- (ђ) бите 2:1 регистра А преко pr
- (е) бите 5:2 регистра С преко pr
- (ж) бите 2:1 регистра В преко p8

15. Доделити:

- (а) 0b0000 битима 3:0 регистра В преко pr
- (б) 0b010 битима 2:0 регистра А преко p32
- (в) 0b0101 битима 6:3 регистра С преко ru
- (г) 0b1010 битима 4:1 регистра С преко p8
- (д) 0b010 битима 2:0 регистра А преко p8
- (ђ) 0b111 битима 3:1 регистра В преко ru
- (е) 0b10010 битима 11:7 регистра D преко pr
- (ж) 0b01110010011 битима 12:2 регистра D преко p32

16. Исписати:

- (а) В преко pr
- (б) А преко p8
- (в) С преко p32
- (г) D преко ru

17. Исписати:

- (а) X преко pr
- (б) W преко p8
- (в) Z преко p32
- (г) Y преко ru

46 Студент 046

1. Редослед 32-битних регистара је: **Z**, **X**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 7 бита
- **C** је 7 бита
- **D** је 14 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Z** преко **p32**
- (б) **0x76543210** регистру **X** преко **p8**
- (в) **0xdeadbeef** регистру **W** преко **pr**
- (г) **0xbabadede** регистру **Y** преко **ru**

4. Исписати:

- (а) **W** преко **p8**
- (б) **Z** преко **ru**
- (в) **Y** преко **p32**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x54** регистру **M[0]** преко **ru**
- (б) **0x76** регистру **M[1]** преко **p8**
- (в) **0x10** регистру **M[3]** преко **pr**
- (г) **0x32** регистру **M[2]** преко **p32**

6. Исписати:

- (а) **W** преко **p32**
- (б) **Y** преко **pr**
- (в) **Z** преко **p8**
- (г) **X** преко **ru**

7. Исписати:

- (а) **M[3]** преко **pr**
- (б) **N[0]** преко **p8**
- (в) **M[2]** преко **p32**
- (г) **N[1]** преко **ru**
- (д) **M[0]** преко **p32**
- (ђ) **N[1]** преко **ru**
- (е) **N[1]** преко **pr**
- (ж) **M[1]** преко **p8**

8. Проверити:

- (а) бит 3 регистра **C** преко **p8**
- (б) бит 6 регистра **D** преко **ru**
- (в) бит 4 регистра **B** преко **pr**
- (г) бит 13 регистра **D** преко **ru**
- (д) бит 0 регистра **A** преко **p8**
- (ђ) бит 6 регистра **B** преко **p32**
- (е) бит 1 регистра **C** преко **p32**
- (ж) бит 0 регистра **A** преко **pr**

9. Исписати:

- (а) **A** преко **pr**
- (б) **D** преко **p32**
- (в) **B** преко **p8**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **D** преко **p32**
- (б) **Обрисати** све бите регистра **B** преко **p8**
- (в) **Негирати** све бите регистра **A** преко **ru**
- (г) **Поставити** све бите регистра **C** преко **pr**

11. Исписати:

- (а) **A** преко **pr**
- (б) **D** преко **ru**
- (в) **C** преко **p8**
- (г) **B** преко **p32**

12. Извршити операцију:

- (а) **Негирати** бит **4** регистра **B** преко **pr**
- (б) **Обрисати** бит **1** регистра **C** преко **p32**
- (в) **Обрисати** бит **1** регистра **A** преко **ru**
- (г) **Поставити** бит **6** регистра **C** преко **pr**
- (д) **Негирати** бит **0** регистра **A** преко **p8**
- (ђ) **Поставити** бит **1** регистра **D** преко **ru**
- (е) **Поставити** бит **1** регистра **B** преко **p32**
- (ж) **Обрисати** бит **3** регистра **D** преко **p8**

13. Исписати:

- (а) **B** преко **p32**
- (б) **D** преко **ru**
- (в) **A** преко **p8**
- (г) **C** преко **pr**

14. Исписати:

- (а) бите **4:3** регистра **C** преко **ru**
- (б) бите **5:0** регистра **B** преко **p32**
- (в) бите **7:4** регистра **D** преко **pr**
- (г) бите **3:1** регистра **A** преко **p32**
- (д) бите **4:2** регистра **B** преко **p8**
- (ђ) бите **4:3** регистра **C** преко **pr**
- (е) бите **2:1** регистра **A** преко **ru**
- (ж) бите **8:1** регистра **D** преко **p8**

15. Доделити:

- (а) **0b00** битима **2:1** регистра **A** преко **pr**
- (б) **0b01011110100** битима **12:2** регистра **D** преко **p8**
- (в) **0b10100** битима **4:0** регистра **B** преко **pr**
- (г) **0b111101** битима **5:0** регистра **B** преко **p32**
- (д) **0b101** битима **2:0** регистра **A** преко **p32**
- (ђ) **0b01110** битима **5:1** регистра **C** преко **ru**
- (е) **0b00000** битима **5:1** регистра **C** преко **p8**
- (ж) **0b11100111** битима **7:0** регистра **D** преко **ru**

16. Исписати:

- (а) **B** преко **p8**
- (б) **D** преко **pr**
- (в) **A** преко **ru**
- (г) **C** преко **p32**

17. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **p8**
- (в) **W** преко **ru**
- (г) **X** преко **pr**

47 Студент 047

1. Редослед 32-битних регистара је: **X**, **W**, **Y** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 8 бита
- **C** је 12 бита
- **D** је 10 бита

3. Доделити:

- (а) **0xbabadede** регистру **Y** преко **r8**
- (б) **0x76543210** регистру **W** преко **r32**
- (в) **0xdeadbeef** регистру **X** преко **ru**
- (г) **0xfeedbeef** регистру **Z** преко **pr**

4. Исписати:

- (а) **W** преко **pr**
- (б) **Y** преко **r32**
- (в) **X** преко **ru**
- (г) **Z** преко **r8**

5. Доделити:

- (а) **0x32** регистру **M[0]** преко **r32**
- (б) **0x10** регистру **M[2]** преко **ru**
- (в) **0x76** регистру **M[1]** преко **pr**
- (г) **0x54** регистру **M[3]** преко **r8**

6. Исписати:

- (а) **W** преко **ru**
- (б) **Z** преко **pr**
- (в) **Y** преко **r8**
- (г) **X** преко **r32**

7. Исписати:

- (а) **M[2]** преко **pr**
- (б) **N[1]** преко **r8**
- (в) **M[3]** преко **pr**
- (г) **N[0]** преко **r32**
- (д) **N[0]** преко **ru**
- (ђ) **N[1]** преко **r8**
- (е) **M[3]** преко **ru**
- (ж) **M[0]** преко **r32**

8. Проверити:

- (а) бит 0 регистра **A** преко **pr**
- (б) бит 3 регистра **D** преко **ru**
- (в) бит 11 регистра **C** преко **ru**
- (г) бит 2 регистра **B** преко **pr**
- (д) бит 0 регистра **C** преко **r8**
- (ђ) бит 5 регистра **D** преко **r8**
- (е) бит 4 регистра **B** преко **r32**
- (ж) бит 1 регистра **A** преко **r32**

9. Исписати:

- (а) **A** преко **pr**
- (б) **C** преко **r8**
- (в) **B** преко **ru**

(г) D преко p32

10. Извршити операцију:

- (а) Поставити све бите регистра A преко ru
- (б) Обрисати све бите регистра C преко p32
- (в) Поставити све бите регистра D преко pr
- (г) Негирати све бите регистра B преко p8

11. Исписати:

- (а) B преко p8
- (б) D преко pr
- (в) A преко p32
- (г) C преко ru

12. Извршити операцију:

- (а) Негирати бит 3 регистра C преко p32
- (б) Обрисати бит 7 регистра D преко ru
- (в) Обрисати бит 10 регистра C преко ru
- (г) Поставити бит 1 регистра B преко p8
- (д) Негирати бит 5 регистра D преко pr
- (ђ) Негирати бит 0 регистра A преко p32
- (е) Обрисати бит 1 регистра B преко pr
- (ж) Поставити бит 0 регистра A преко p8

13. Исписати:

- (а) C преко ru
- (б) B преко pr
- (в) A преко p8
- (г) D преко p32

14. Исписати:

- (а) бите 1:0 регистра A преко p8
- (б) бите 5:2 регистра B преко pr
- (в) бите 9:3 регистра C преко p32
- (г) бите 1:0 регистра A преко ru
- (д) бите 9:5 регистра C преко ru
- (ђ) бите 5:0 регистра D преко pr
- (е) бите 7:0 регистра B преко p8
- (ж) бите 9:3 регистра D преко p32

15. Доделити:

- (а) 0b100010 битима 9:4 регистра C преко pr
- (б) 0b11 битима 1:0 регистра A преко p8
- (в) 0b00 битима 1:0 регистра A преко p8
- (г) 0b011 битима 7:5 регистра C преко p32
- (д) 0b101011 битима 6:1 регистра B преко p32
- (ђ) 0b10010 битима 7:3 регистра B преко pr
- (е) 0b111011 битима 7:2 регистра D преко ru
- (ж) 0b010 битима 5:3 регистра D преко ru

16. Исписати:

- (а) A преко pr
- (б) C преко p32
- (в) B преко ru
- (г) D преко p8

17. Исписати:

- (а) X преко p8
- (б) Z преко p32
- (в) Y преко pr
- (г) W преко ru

48 Студент 048

1. Редослед 32-битних регистара је: **Z**, **X**, **Y** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 9 бита
- **D** је 16 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **X** преко **p32**
- (б) **0xdeadbeef** регистру **Y** преко **ru**
- (в) **0x76543210** регистру **Z** преко **pr**
- (г) **0xbabadada** регистру **W** преко **p8**

4. Исписати:

- (а) **Y** преко **p8**
- (б) **W** преко **p32**
- (в) **Z** преко **ru**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x10** регистру **M[3]** преко **p8**
- (б) **0x76** регистру **M[1]** преко **pr**
- (в) **0x32** регистру **M[2]** преко **ru**
- (г) **0x54** регистру **M[0]** преко **p32**

6. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **p8**
- (в) **Y** преко **ru**
- (г) **X** преко **p32**

7. Исписати:

- (а) **M[0]** преко **p8**
- (б) **M[1]** преко **p8**
- (в) **N[1]** преко **p32**
- (г) **M[0]** преко **ru**
- (д) **M[1]** преко **p32**
- (ђ) **N[1]** преко **pr**
- (е) **N[1]** преко **ru**
- (ж) **N[0]** преко **pr**

8. Проверити:

- (а) бит 5 регистра **C** преко **p8**
- (б) бит 2 регистра **B** преко **ru**
- (в) бит 15 регистра **D** преко **pr**
- (г) бит 8 регистра **D** преко **ru**
- (д) бит 3 регистра **B** преко **pr**
- (ђ) бит 5 регистра **C** преко **p32**
- (е) бит 1 регистра **A** преко **p8**
- (ж) бит 1 регистра **A** преко **p32**

9. Исписати:

- (а) **A** преко **ru**
- (б) **B** преко **p32**
- (в) **C** преко **p8**

(г) D преко pr

10. Извршити операцију:

- (а) Негирати све бите регистра В преко pr
- (б) Поставити све бите регистра С преко p32
- (в) Обрисати све бите регистра А преко p8
- (г) Поставити све бите регистра D преко ru

11. Исписати:

- (а) В преко p32
- (б) D преко pr
- (в) С преко p8
- (г) А преко ru

12. Извршити операцију:

- (а) Негирати бит 13 регистра D преко pr
- (б) Поставити бит 4 регистра С преко ru
- (в) Обрисати бит 1 регистра А преко p8
- (г) Поставити бит 0 регистра С преко p32
- (д) Негирати бит 2 регистра В преко p8
- (ђ) Обрисати бит 15 регистра D преко ru
- (е) Поставити бит 3 регистра В преко p32
- (ж) Негирати бит 0 регистра А преко pr

13. Исписати:

- (а) А преко pr
- (б) В преко ru
- (в) D преко p32
- (г) С преко p8

14. Исписати:

- (а) бите 3:0 регистра В преко p32
- (б) бите 2:1 регистра А преко pr
- (в) бите 12:2 регистра D преко ru
- (г) бите 2:1 регистра А преко pr
- (д) бите 7:2 регистра С преко p8
- (ђ) бите 8:3 регистра D преко ru
- (е) бите 2:1 регистра В преко p8
- (ж) бите 8:2 регистра С преко p32

15. Доделити:

- (а) 0b010 битима 2:0 регистра А преко ru
- (б) 0b001 битима 2:0 регистра А преко ru
- (в) 0b1101 битима 7:4 регистра С преко p32
- (г) 0b1110110 битима 11:5 регистра D преко p8
- (д) 0b00 битима 2:1 регистра В преко p32
- (ђ) 0b101011 битима 10:5 регистра D преко pr
- (е) 0b101 битима 2:0 регистра В преко pr
- (ж) 0b1011001 битима 7:1 регистра С преко p8

16. Исписати:

- (а) С преко p8
- (б) В преко p32
- (в) А преко pr
- (г) D преко ru

17. Исписати:

- (а) Y преко pr
- (б) W преко ru
- (в) X преко p32
- (г) Z преко p8

49 Студент 049

1. Редослед 32-битних регистара је: **Z**, **Y**, **W** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 5 бита
- **C** је 12 бита
- **D** је 11 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Z** преко **p8**
- (б) **0xbabadede** регистру **X** преко **pr**
- (в) **0xdeadbeef** регистру **Y** преко **pu**
- (г) **0x76543210** регистру **W** преко **p32**

4. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **pu**
- (в) **W** преко **p32**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x76** регистру **M[3]** преко **pu**
- (б) **0x32** регистру **M[2]** преко **p32**
- (в) **0x54** регистру **M[0]** преко **p8**
- (г) **0x10** регистру **M[1]** преко **pr**

6. Исписати:

- (а) **X** преко **pr**
- (б) **Y** преко **pu**
- (в) **W** преко **p8**
- (г) **Z** преко **p32**

7. Исписати:

- (а) **M[3]** преко **pr**
- (б) **N[0]** преко **pu**
- (в) **N[0]** преко **p8**
- (г) **M[1]** преко **p8**
- (д) **M[2]** преко **pu**
- (ђ) **N[0]** преко **p32**
- (е) **M[3]** преко **pr**
- (ж) **N[0]** преко **p32**

8. Проверити:

- (а) бит 3 регистра **A** преко **pr**
- (б) бит 2 регистра **A** преко **pr**
- (в) бит 0 регистра **B** преко **p8**
- (г) бит 1 регистра **C** преко **p32**
- (д) бит 2 регистра **C** преко **pu**
- (ђ) бит 10 регистра **D** преко **p8**
- (е) бит 0 регистра **D** преко **p32**
- (ж) бит 3 регистра **B** преко **pu**

9. Исписати:

- (а) **A** преко **pr**
- (б) **C** преко **pu**
- (в) **B** преко **p8**

(г) D преко p32

10. Извршити операцију:

- (а) Обрисати све бите регистра A преко p32
- (б) Поставити све бите регистра D преко pr
- (в) Поставити све бите регистра B преко p8
- (г) Обрисати све бите регистра C преко ru

11. Исписати:

- (а) D преко ru
- (б) B преко p32
- (в) C преко pr
- (г) A преко p8

12. Извршити операцију:

- (а) Обрисати бит 0 регистра B преко ru
- (б) Негирати бит 0 регистра D преко ru
- (в) Обрисати бит 3 регистра B преко p8
- (г) Поставити бит 3 регистра A преко p8
- (д) Негирати бит 3 регистра A преко pr
- (ђ) Негирати бит 3 регистра D преко p32
- (е) Поставити бит 0 регистра C преко p32
- (ж) Поставити бит 4 регистра C преко pr

13. Исписати:

- (а) A преко pr
- (б) C преко p32
- (в) B преко ru
- (г) D преко p8

14. Исписати:

- (а) бите 3:0 регистра B преко ru
- (б) бите 2:0 регистра A преко p8
- (в) бите 3:0 регистра A преко ru
- (г) бите 8:0 регистра D преко p32
- (д) бите 10:3 регистра C преко p8
- (ђ) бите 8:4 регистра D преко p32
- (е) бите 3:0 регистра B преко pr
- (ж) бите 6:3 регистра C преко pr

15. Доделити:

- (а) 0b010 битима 6:4 регистра D преко pr
- (б) 0b01011 битима 4:0 регистра B преко p32
- (в) 0b0111100 битима 10:4 регистра D преко ru
- (г) 0b001 битима 2:0 регистра A преко p8
- (д) 0b001 битима 6:4 регистра C преко pr
- (ђ) 0b1100 битима 3:0 регистра A преко p8
- (е) 0b110 битима 4:2 регистра B преко ru
- (ж) 0b0011110101 битима 11:1 регистра C преко p32

16. Исписати:

- (а) A преко p32
- (б) C преко p8
- (в) B преко ru
- (г) D преко pr

17. Исписати:

- (а) Z преко pr
- (б) W преко ru
- (в) Y преко p32
- (г) X преко p8

50 Студент 050

1. Редослед 32-битних регистара је: **X**, **Y**, **Z** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 5 бита
- **C** је 7 бита
- **D** је 17 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **X** преко **p8**
- (б) **0x76543210** регистру **Y** преко **pu**
- (в) **0xfeedbeef** регистру **Z** преко **p32**
- (г) **0xbabadede** регистру **W** преко **pr**

4. Исписати:

- (а) **W** преко **p8**
- (б) **Y** преко **p32**
- (в) **Z** преко **pu**
- (г) **X** преко **pr**

5. Доделити:

- (а) **0x10** регистру **M[1]** преко **p32**
- (б) **0x32** регистру **M[2]** преко **pu**
- (в) **0x54** регистру **M[3]** преко **pr**
- (г) **0x76** регистру **M[0]** преко **p8**

6. Исписати:

- (а) **Z** преко **pu**
- (б) **W** преко **p32**
- (в) **X** преко **p8**
- (г) **Y** преко **pr**

7. Исписати:

- (а) **M[2]** преко **pu**
- (б) **M[0]** преко **pr**
- (в) **N[1]** преко **p8**
- (г) **N[1]** преко **pr**
- (д) **N[0]** преко **p32**
- (ђ) **M[3]** преко **p8**
- (е) **M[0]** преко **pu**
- (ж) **N[0]** преко **p32**

8. Проверити:

- (а) бит 13 регистра **D** преко **pr**
- (б) бит 2 регистра **B** преко **pr**
- (в) бит 5 регистра **C** преко **pu**
- (г) бит 3 регистра **C** преко **p32**
- (д) бит 1 регистра **B** преко **p8**
- (ђ) бит 11 регистра **D** преко **p32**
- (е) бит 0 регистра **A** преко **p8**
- (ж) бит 0 регистра **A** преко **pu**

9. Исписати:

- (а) **C** преко **p8**
- (б) **D** преко **pu**
- (в) **B** преко **pr**

(г) А преко p32

10. Извршити операцију:

- (а) Обрисати све бите регистра D преко ru
- (б) Негирати све бите регистра C преко p8
- (в) Обрисати све бите регистра B преко p32
- (г) Поставити све бите регистра A преко pr

11. Исписати:

- (а) B преко p32
- (б) C преко ru
- (в) D преко p8
- (г) A преко pr

12. Извршити операцију:

- (а) Обрисати бит 0 регистра B преко p32
- (б) Обрисати бит 2 регистра C преко pr
- (в) Негирати бит 1 регистра A преко pr
- (г) Поставити бит 2 регистра B преко p8
- (д) Негирати бит 1 регистра C преко p8
- (ђ) Обрисати бит 1 регистра D преко ru
- (е) Негирати бит 9 регистра D преко ru
- (ж) Поставити бит 1 регистра A преко p32

13. Исписати:

- (а) D преко ru
- (б) A преко p8
- (в) C преко p32
- (г) B преко pr

14. Исписати:

- (а) бите 2:1 регистра A преко p32
- (б) бите 5:1 регистра C преко ru
- (в) бите 2:0 регистра A преко pr
- (г) бите 13:1 регистра D преко p8
- (д) бите 3:1 регистра B преко pr
- (ђ) бите 6:3 регистра C преко p8
- (е) бите 16:0 регистра D преко ru
- (ж) бите 4:1 регистра B преко p32

15. Доделити:

- (а) 0b10001 битима 4:0 регистра B преко pr
- (б) 0b1110 битима 3:0 регистра B преко ru
- (в) 0b101 битима 2:0 регистра A преко ru
- (г) 0b10 битима 2:1 регистра A преко p32
- (д) 0b1010 битима 11:8 регистра D преко p8
- (ђ) 0b1010 битима 4:1 регистра C преко p32
- (е) 0b000000 битима 12:7 регистра D преко p8
- (ж) 0b00001 битима 4:0 регистра C преко pr

16. Исписати:

- (а) D преко ru
- (б) C преко p8
- (в) A преко pr
- (г) B преко p32

17. Исписати:

- (а) Z преко ru
- (б) Y преко p32
- (в) W преко pr
- (г) X преко p8

51 Студент 051

1. Редослед 32-битних регистара је: **Z**, **X**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 6 бита
- **C** је 11 бита
- **D** је 11 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Y** преко **p32**
- (б) **0x76543210** регистру **X** преко **p8**
- (в) **0xbabadede** регистру **Z** преко **pr**
- (г) **0xdeadbeef** регистру **W** преко **ru**

4. Исписати:

- (а) **Y** преко **p8**
- (б) **W** преко **ru**
- (в) **Z** преко **pr**
- (г) **X** преко **p32**

5. Доделити:

- (а) **0x54** регистру **M[0]** преко **pr**
- (б) **0x76** регистру **M[2]** преко **p8**
- (в) **0x10** регистру **M[3]** преко **ru**
- (г) **0x32** регистру **M[1]** преко **p32**

6. Исписати:

- (а) **Z** преко **p8**
- (б) **Y** преко **p32**
- (в) **W** преко **pr**
- (г) **X** преко **ru**

7. Исписати:

- (а) **M[0]** преко **ru**
- (б) **N[1]** преко **p8**
- (в) **N[0]** преко **p8**
- (г) **N[1]** преко **pr**
- (д) **M[2]** преко **pr**
- (ђ) **N[1]** преко **p32**
- (е) **M[0]** преко **p32**
- (ж) **M[1]** преко **ru**

8. Проверити:

- (а) бит 3 регистра **D** преко **ru**
- (б) бит 3 регистра **C** преко **p8**
- (в) бит 1 регистра **A** преко **p32**
- (г) бит 3 регистра **A** преко **p32**
- (д) бит 1 регистра **B** преко **ru**
- (ђ) бит 5 регистра **B** преко **p8**
- (е) бит 0 регистра **C** преко **pr**
- (ж) бит 7 регистра **D** преко **pr**

9. Исписати:

- (а) **B** преко **p8**
- (б) **A** преко **p32**
- (в) **C** преко **ru**

(г) D преко pr

10. Извршити операцију:

- (а) Негирати све бите регистра A преко pr
- (б) Поставити све бите регистра B преко p8
- (в) Обрисати све бите регистра D преко p32
- (г) Негирати све бите регистра C преко ru

11. Исписати:

- (а) D преко p32
- (б) A преко p8
- (в) C преко pr
- (г) B преко ru

12. Извршити операцију:

- (а) Негирати бит 5 регистра D преко pr
- (б) Обрисати бит 2 регистра C преко ru
- (в) Обрисати бит 2 регистра A преко p32
- (г) Поставити бит 0 регистра B преко pr
- (д) Поставити бит 1 регистра A преко p8
- (ђ) Обрисати бит 0 регистра C преко p32
- (е) Поставити бит 3 регистра D преко ru
- (ж) Негирати бит 3 регистра B преко p8

13. Исписати:

- (а) C преко p8
- (б) D преко ru
- (в) A преко p32
- (г) B преко pr

14. Исписати:

- (а) бите 2:1 регистра A преко pr
- (б) бите 6:3 регистра C преко ru
- (в) бите 6:3 регистра D преко p32
- (г) бите 7:5 регистра D преко ru
- (д) бите 10:2 регистра C преко p32
- (ђ) бите 5:0 регистра B преко p8
- (е) бите 4:0 регистра B преко p8
- (ж) бите 3:1 регистра A преко pr

15. Доделити:

- (а) 0b100 битима 2:0 регистра A преко pr
- (б) 0b11001000 битима 7:0 регистра C преко ru
- (в) 0b01110 битима 7:3 регистра D преко p32
- (г) 0b101000011 битима 9:1 регистра C преко pr
- (д) 0b1000 битима 5:2 регистра B преко p32
- (ђ) 0b000 битима 3:1 регистра A преко p8
- (е) 0b0011011 битима 9:3 регистра D преко p8
- (ж) 0b100111 битима 5:0 регистра B преко ru

16. Исписати:

- (а) C преко p8
- (б) A преко p32
- (в) B преко ru
- (г) D преко pr

17. Исписати:

- (а) W преко p32
- (б) X преко ru
- (в) Y преко p8
- (г) Z преко pr

52 Студент 052

1. Редослед 32-битних регистара је: **X**, **Y**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 8 бита
- **C** је 8 бита
- **D** је 13 бита

3. Доделити:

- (а) **0x76543210** регистру **Z** преко **ru**
- (б) **0xfeedbeef** регистру **Y** преко **pr**
- (в) **0xdeadbeef** регистру **W** преко **p32**
- (г) **0xbabadede** регистру **X** преко **p8**

4. Исписати:

- (а) **W** преко **p32**
- (б) **Y** преко **ru**
- (в) **Z** преко **pr**
- (г) **X** преко **p8**

5. Доделити:

- (а) **0x32** регистру **M[1]** преко **p32**
- (б) **0x10** регистру **M[3]** преко **p8**
- (в) **0x54** регистру **M[2]** преко **pr**
- (г) **0x76** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **X** преко **p32**
- (б) **Y** преко **p8**
- (в) **Z** преко **pr**
- (г) **W** преко **ru**

7. Исписати:

- (а) **N[0]** преко **pr**
- (б) **N[0]** преко **p32**
- (в) **N[1]** преко **p8**
- (г) **M[1]** преко **p8**
- (д) **M[0]** преко **ru**
- (ђ) **M[2]** преко **p32**
- (е) **N[0]** преко **ru**
- (ж) **M[1]** преко **pr**

8. Проверити:

- (а) бит 1 регистра **B** преко **ru**
- (б) бит 7 регистра **D** преко **pr**
- (в) бит 0 регистра **C** преко **p32**
- (г) бит 3 регистра **C** преко **ru**
- (д) бит 12 регистра **D** преко **p32**
- (ђ) бит 2 регистра **A** преко **p8**
- (е) бит 1 регистра **B** преко **p8**
- (ж) бит 2 регистра **A** преко **pr**

9. Исписати:

- (а) **C** преко **p8**
- (б) **A** преко **ru**
- (в) **B** преко **p32**

(г) D преко pr

10. Извршити операцију:

- (а) Обрисати све бите регистра A преко p8
- (б) Обрисати све бите регистра D преко ru
- (в) Негирати све бите регистра C преко p32
- (г) Негирати све бите регистра B преко pr

11. Исписати:

- (а) A преко pr
- (б) D преко p8
- (в) C преко ru
- (г) B преко p32

12. Извршити операцију:

- (а) Обрисати бит 9 регистра D преко p32
- (б) Обрисати бит 2 регистра C преко pr
- (в) Негирати бит 0 регистра A преко p8
- (г) Негирати бит 0 регистра A преко ru
- (д) Поставити бит 2 регистра C преко ru
- (ђ) Поставити бит 2 регистра D преко p8
- (е) Негирати бит 7 регистра B преко pr
- (ж) Обрисати бит 2 регистра B преко p32

13. Исписати:

- (а) C преко p32
- (б) D преко p8
- (в) B преко ru
- (г) A преко pr

14. Исписати:

- (а) бите 6:2 регистра B преко p32
- (б) бите 8:2 регистра D преко p8
- (в) бите 12:2 регистра D преко p32
- (г) бите 2:0 регистра A преко pr
- (д) бите 6:3 регистра C преко ru
- (ђ) бите 5:2 регистра C преко p8
- (е) бите 2:0 регистра A преко ru
- (ж) бите 7:1 регистра B преко pr

15. Доделити:

- (а) 0b110 битима 5:3 регистра C преко p8
- (б) 0b00 битима 2:1 регистра A преко pr
- (в) 0b01101 битима 7:3 регистра C преко p32
- (г) 0b101 битима 2:0 регистра A преко ru
- (д) 0b1101000100 битима 12:3 регистра D преко pr
- (ђ) 0b0100 битима 5:2 регистра B преко p8
- (е) 0b010010 битима 5:0 регистра B преко p32
- (ж) 0b10001100 битима 7:0 регистра D преко ru

16. Исписати:

- (а) A преко p32
- (б) D преко pr
- (в) C преко p8
- (г) B преко ru

17. Исписати:

- (а) Y преко p8
- (б) W преко pr
- (в) Z преко ru
- (г) X преко p32

53 Студент 053

1. Редослед 32-битних регистара је: **Y**, **Z**, **X** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 6 бита
- **D** је 19 бита

3. Доделити:

- (а) **0xbabaded** регистру **W** преко **ru**
- (б) **0xfeedbeef** регистру **Z** преко **pr**
- (в) **0x76543210** регистру **X** преко **p8**
- (г) **0xdeadbeef** регистру **Y** преко **p32**

4. Исписати:

- (а) **W** преко **pr**
- (б) **Y** преко **ru**
- (в) **X** преко **p8**
- (г) **Z** преко **p32**

5. Доделити:

- (а) **0x32** регистру **M[0]** преко **ru**
- (б) **0x10** регистру **M[3]** преко **p8**
- (в) **0x54** регистру **M[2]** преко **p32**
- (г) **0x76** регистру **M[1]** преко **pr**

6. Исписати:

- (а) **Z** преко **p32**
- (б) **W** преко **p8**
- (в) **X** преко **ru**
- (г) **Y** преко **pr**

7. Исписати:

- (а) **N[0]** преко **p32**
- (б) **M[3]** преко **pr**
- (в) **N[1]** преко **p8**
- (г) **M[3]** преко **p32**
- (д) **N[0]** преко **ru**
- (ђ) **N[0]** преко **p8**
- (е) **M[3]** преко **pr**
- (ж) **M[1]** преко **ru**

8. Проверити:

- (а) бит 5 регистра **C** преко **p8**
- (б) бит 0 регистра **A** преко **ru**
- (в) бит 0 регистра **A** преко **p32**
- (г) бит 13 регистра **D** преко **ru**
- (д) бит 1 регистра **D** преко **p8**
- (ђ) бит 1 регистра **B** преко **pr**
- (е) бит 4 регистра **C** преко **pr**
- (ж) бит 0 регистра **B** преко **p32**

9. Исписати:

- (а) **D** преко **ru**
- (б) **A** преко **pr**
- (в) **B** преко **p32**

(г) **C** преко **p8**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **D** преко **ru**
- (б) **Негирати** све бите регистра **A** преко **pr**
- (в) **Обрисати** све бите регистра **B** преко **p32**
- (г) **Поставити** све бите регистра **C** преко **p8**

11. Исписати:

- (а) **B** преко **p32**
- (б) **C** преко **ru**
- (в) **D** преко **pr**
- (г) **A** преко **p8**

12. Извршити операцију:

- (а) **Поставити** бит **2** регистра **A** преко **p8**
- (б) **Обрисати** бит **10** регистра **D** преко **ru**
- (в) **Поставити** бит **2** регистра **C** преко **pr**
- (г) **Негирати** бит **4** регистра **C** преко **pr**
- (д) **Негирати** бит **2** регистра **B** преко **ru**
- (ђ) **Поставити** бит **3** регистра **B** преко **p32**
- (е) **Обрисати** бит **0** регистра **A** преко **p8**
- (ж) **Обрисати** бит **4** регистра **D** преко **p32**

13. Исписати:

- (а) **D** преко **ru**
- (б) **A** преко **p32**
- (в) **C** преко **p8**
- (г) **B** преко **pr**

14. Исписати:

- (а) бите **16:3** регистра **D** преко **pr**
- (б) бите **5:1** регистра **C** преко **pr**
- (в) бите **2:0** регистра **A** преко **ru**
- (г) бите **3:1** регистра **B** преко **p8**
- (д) бите **2:1** регистра **B** преко **ru**
- (ђ) бите **13:8** регистра **D** преко **p32**
- (е) бите **2:0** регистра **A** преко **p32**
- (ж) бите **5:1** регистра **C** преко **p8**

15. Доделити:

- (а) **0b1010** битима **5:2** регистра **C** преко **pr**
- (б) **0b001** битима **11:9** регистра **D** преко **p8**
- (в) **0b100** битима **2:0** регистра **A** преко **pr**
- (г) **0b111** битима **2:0** регистра **A** преко **ru**
- (д) **0b1000010111** битима **14:5** регистра **D** преко **ru**
- (ђ) **0b110** битима **3:1** регистра **B** преко **p32**
- (е) **0b1000** битима **5:2** регистра **C** преко **p8**
- (ж) **0b11** битима **2:1** регистра **B** преко **p32**

16. Исписати:

- (а) **C** преко **p32**
- (б) **A** преко **ru**
- (в) **D** преко **p8**
- (г) **B** преко **pr**

17. Исписати:

- (а) **Y** преко **p8**
- (б) **W** преко **p32**
- (в) **Z** преко **ru**
- (г) **X** преко **pr**

54 Студент 054

1. Редослед 32-битних регистара је: **X**, **Z**, **Y** и **W**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 6 бита
- **C** је 9 бита
- **D** је 13 бита

3. Доделити:

- (а) **0xbabaded** регистру **X** преко **p32**
- (б) **0xdeadbeef** регистру **W** преко **pr**
- (в) **0xfeedbeef** регистру **Y** преко **p8**
- (г) **0x76543210** регистру **Z** преко **ru**

4. Исписати:

- (а) **Z** преко **pr**
- (б) **W** преко **p32**
- (в) **Y** преко **p8**
- (г) **X** преко **ru**

5. Доделити:

- (а) **0x10** регистру **M[2]** преко **p32**
- (б) **0x54** регистру **M[1]** преко **pr**
- (в) **0x32** регистру **M[3]** преко **ru**
- (г) **0x76** регистру **M[0]** преко **p8**

6. Исписати:

- (а) **X** преко **p32**
- (б) **W** преко **ru**
- (в) **Z** преко **pr**
- (г) **Y** преко **p8**

7. Исписати:

- (а) **M[1]** преко **p32**
- (б) **M[2]** преко **p32**
- (в) **M[3]** преко **p8**
- (г) **N[0]** преко **pr**
- (д) **N[1]** преко **p8**
- (ђ) **M[1]** преко **pr**
- (е) **N[0]** преко **ru**
- (ж) **N[1]** преко **ru**

8. Проверити:

- (а) бит 2 регистра **C** преко **ru**
- (б) бит 5 регистра **D** преко **p32**
- (в) бит 1 регистра **B** преко **p8**
- (г) бит 1 регистра **A** преко **pr**
- (д) бит 7 регистра **C** преко **p8**
- (ђ) бит 0 регистра **A** преко **p32**
- (е) бит 1 регистра **B** преко **ru**
- (ж) бит 5 регистра **D** преко **pr**

9. Исписати:

- (а) **D** преко **p8**
- (б) **B** преко **pr**
- (в) **C** преко **p32**

(г) А преко ru

10. Извршити операцију:

- (а) Негирати све бите регистра А преко ru
- (б) Поставити све бите регистра С преко pr
- (в) Обрисати све бите регистра В преко p32
- (г) Поставити све бите регистра D преко p8

11. Исписати:

- (а) А преко p32
- (б) С преко ru
- (в) В преко pr
- (г) D преко p8

12. Извршити операцију:

- (а) Негирати бит 7 регистра С преко ru
- (б) Поставити бит 2 регистра А преко p32
- (в) Обрисати бит 4 регистра В преко p32
- (г) Обрисати бит 5 регистра В преко pr
- (д) Негирати бит 2 регистра А преко p8
- (ђ) Поставити бит 10 регистра D преко p8
- (е) Обрисати бит 6 регистра D преко ru
- (ж) Негирати бит 1 регистра С преко pr

13. Исписати:

- (а) А преко ru
- (б) В преко pr
- (в) С преко p8
- (г) D преко p32

14. Исписати:

- (а) бите 11:4 регистра D преко ru
- (б) бите 5:2 регистра В преко p8
- (в) бите 2:0 регистра А преко pr
- (г) бите 2:1 регистра А преко pr
- (д) бите 5:4 регистра С преко p8
- (ђ) бите 6:4 регистра С преко p32
- (е) бите 5:2 регистра В преко p32
- (ж) бите 9:0 регистра D преко ru

15. Доделити:

- (а) 0b0010 битима 4:1 регистра В преко p8
- (б) 0b000001 битима 8:3 регистра D преко p8
- (в) 0b101 битима 3:1 регистра А преко p32
- (г) 0b0110000 битима 8:2 регистра С преко pr
- (д) 0b110 битима 3:1 регистра В преко p32
- (ђ) 0b000101 битима 7:2 регистра С преко ru
- (е) 0b0110 битима 9:6 регистра D преко pr
- (ж) 0b1010 битима 3:0 регистра А преко ru

16. Исписати:

- (а) С преко ru
- (б) D преко pr
- (в) В преко p8
- (г) А преко p32

17. Исписати:

- (а) Y преко p32
- (б) X преко p8
- (в) Z преко pr
- (г) W преко ru

55 Студент 055

1. Редослед 32-битних регистара је: **X**, **W**, **Z** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 6 бита
- **C** је 9 бита
- **D** је 14 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **X** преко **p32**
- (б) **0xbabadede** регистру **W** преко **p8**
- (в) **0xfeedbeef** регистру **Z** преко **pr**
- (г) **0x76543210** регистру **Y** преко **ru**

4. Исписати:

- (а) **Z** преко **p32**
- (б) **W** преко **ru**
- (в) **X** преко **p8**
- (г) **Y** преко **pr**

5. Доделити:

- (а) **0x76** регистру **M[0]** преко **p8**
- (б) **0x32** регистру **M[3]** преко **pr**
- (в) **0x54** регистру **M[1]** преко **ru**
- (г) **0x10** регистру **M[2]** преко **p32**

6. Исписати:

- (а) **Z** преко **p32**
- (б) **W** преко **ru**
- (в) **X** преко **p8**
- (г) **Y** преко **pr**

7. Исписати:

- (а) **M[2]** преко **pr**
- (б) **M[0]** преко **p8**
- (в) **N[0]** преко **p32**
- (г) **M[0]** преко **p8**
- (д) **M[2]** преко **ru**
- (ђ) **N[1]** преко **p32**
- (е) **N[0]** преко **ru**
- (ж) **N[1]** преко **pr**

8. Проверити:

- (а) бит 9 регистра **D** преко **ru**
- (б) бит 8 регистра **C** преко **pr**
- (в) бит 3 регистра **B** преко **pr**
- (г) бит 2 регистра **A** преко **ru**
- (д) бит 5 регистра **B** преко **p32**
- (ђ) бит 9 регистра **D** преко **p32**
- (е) бит 1 регистра **A** преко **p8**
- (ж) бит 4 регистра **C** преко **p8**

9. Исписати:

- (а) **A** преко **ru**
- (б) **C** преко **p32**
- (в) **B** преко **p8**

(г) D преко pr

10. Извршити операцију:

- (а) Обрисати све бите регистра D преко p8
- (б) Негирати све бите регистра C преко pu
- (в) Поставити све бите регистра B преко p32
- (г) Негирати све бите регистра A преко pr

11. Исписати:

- (а) D преко p32
- (б) C преко pr
- (в) B преко pu
- (г) A преко p8

12. Извршити операцију:

- (а) Обрисати бит 0 регистра A преко p8
- (б) Поставити бит 5 регистра B преко p32
- (в) Негирати бит 10 регистра D преко pr
- (г) Поставити бит 2 регистра A преко pu
- (д) Обрисати бит 1 регистра C преко p8
- (ђ) Обрисати бит 3 регистра B преко pu
- (е) Негирати бит 0 регистра C преко p32
- (ж) Негирати бит 1 регистра D преко pr

13. Исписати:

- (а) B преко pr
- (б) D преко p32
- (в) A преко p8
- (г) C преко pu

14. Исписати:

- (а) бите 8:6 регистра D преко pr
- (б) бите 6:1 регистра C преко p8
- (в) бите 5:0 регистра B преко pr
- (г) бите 3:0 регистра B преко p32
- (д) бите 5:1 регистра C преко pu
- (ђ) бите 2:1 регистра A преко p32
- (е) бите 9:1 регистра D преко p8
- (ж) бите 2:0 регистра A преко pu

15. Доделити:

- (а) 0b01010010000 битима 11:1 регистра D преко pr
- (б) 0b010 битима 2:0 регистра A преко p32
- (в) 0b000011 битима 7:2 регистра C преко pu
- (г) 0b01 битима 2:1 регистра A преко pu
- (д) 0b001 битима 3:1 регистра B преко pr
- (ђ) 0b01111 битима 9:5 регистра D преко p8
- (е) 0b0100 битима 5:2 регистра B преко p8
- (ж) 0b01110010 битима 8:1 регистра C преко p32

16. Исписати:

- (а) A преко pr
- (б) C преко pu
- (в) D преко p8
- (г) B преко p32

17. Исписати:

- (а) W преко p32
- (б) X преко pr
- (в) Z преко pu
- (г) Y преко p8

56 Студент 056

1. Редослед 32-битних регистара је: **W**, **Z**, **X** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 6 бита
- **C** је 9 бита
- **D** је 14 бита

3. Доделити:

- (а) **0xbabaded** регистру **Z** преко **ru**
- (б) **0x76543210** регистру **Y** преко **p8**
- (в) **0xfeedbeef** регистру **W** преко **pr**
- (г) **0xdeadbeef** регистру **X** преко **p32**

4. Исписати:

- (а) **X** преко **p32**
- (б) **W** преко **ru**
- (в) **Y** преко **pr**
- (г) **Z** преко **p8**

5. Доделити:

- (а) **0x54** регистру **M[2]** преко **p8**
- (б) **0x76** регистру **M[1]** преко **p32**
- (в) **0x10** регистру **M[3]** преко **pr**
- (г) **0x32** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **X** преко **p32**
- (б) **Y** преко **ru**
- (в) **W** преко **p8**
- (г) **Z** преко **pr**

7. Исписати:

- (а) **N[0]** преко **ru**
- (б) **M[2]** преко **p32**
- (в) **N[0]** преко **pr**
- (г) **M[2]** преко **ru**
- (д) **M[3]** преко **p32**
- (ђ) **N[0]** преко **p8**
- (е) **N[1]** преко **pr**
- (ж) **M[1]** преко **p8**

8. Проверити:

- (а) бит 2 регистра **A** преко **pr**
- (б) бит 0 регистра **C** преко **ru**
- (в) бит 2 регистра **A** преко **p32**
- (г) бит 1 регистра **B** преко **p8**
- (д) бит 5 регистра **B** преко **p32**
- (ђ) бит 13 регистра **D** преко **ru**
- (е) бит 10 регистра **D** преко **p8**
- (ж) бит 0 регистра **C** преко **pr**

9. Исписати:

- (а) **A** преко **p8**
- (б) **C** преко **ru**
- (в) **B** преко **pr**

(г) D преко p32

10. Извршити операцију:

- (а) Поставити све бите регистра D преко p8
- (б) Обрисати све бите регистра A преко pr
- (в) Негирати све бите регистра C преко p32
- (г) Обрисати све бите регистра B преко ru

11. Исписати:

- (а) D преко ru
- (б) A преко p8
- (в) C преко p32
- (г) B преко pr

12. Извршити операцију:

- (а) Обрисати бит 0 регистра A преко p32
- (б) Поставити бит 1 регистра A преко p32
- (в) Негирати бит 0 регистра B преко ru
- (г) Поставити бит 12 регистра D преко pr
- (д) Поставити бит 4 регистра D преко p8
- (ђ) Негирати бит 1 регистра C преко p8
- (е) Негирати бит 1 регистра B преко pr
- (ж) Обрисати бит 7 регистра C преко ru

13. Исписати:

- (а) B преко ru
- (б) D преко pr
- (в) C преко p8
- (г) A преко p32

14. Исписати:

- (а) бите 5:0 регистра B преко p32
- (б) бите 5:3 регистра C преко ru
- (в) бите 13:6 регистра D преко p32
- (г) бите 7:3 регистра C преко pr
- (д) бите 2:0 регистра A преко p8
- (ђ) бите 9:0 регистра D преко p8
- (е) бите 4:1 регистра B преко ru
- (ж) бите 2:1 регистра A преко pr

15. Доделити:

- (а) 0b001 битима 2:0 регистра A преко ru
- (б) 0b1001 битима 6:3 регистра C преко pr
- (в) 0b01 битима 3:2 регистра B преко p8
- (г) 0b01111101 битима 12:5 регистра D преко p32
- (д) 0b11 битима 2:1 регистра A преко pr
- (ђ) 0b01101 битима 6:2 регистра C преко p8
- (е) 0b00001001 битима 10:3 регистра D преко p32
- (ж) 0b1111 битима 3:0 регистра B преко ru

16. Исписати:

- (а) C преко pr
- (б) D преко p32
- (в) A преко p8
- (г) B преко ru

17. Исписати:

- (а) Y преко pr
- (б) W преко ru
- (в) Z преко p32
- (г) X преко p8

57 Студент 057

1. Редослед 32-битних регистара је: **W**, **Y**, **Z** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 2 бита
- **B** је 4 бита
- **C** је 12 бита
- **D** је 14 бита

3. Доделити:

- (а) **0x76543210** регистру **Z** преко **pr**
- (б) **0xdeadbeef** регистру **W** преко **p32**
- (в) **0xfeedbeef** регистру **X** преко **p8**
- (г) **0xbabadede** регистру **Y** преко **ru**

4. Исписати:

- (а) **Z** преко **ru**
- (б) **W** преко **p32**
- (в) **Y** преко **pr**
- (г) **X** преко **p8**

5. Доделити:

- (а) **0x10** регистру **M[3]** преко **p32**
- (б) **0x32** регистру **M[2]** преко **ru**
- (в) **0x54** регистру **M[1]** преко **pr**
- (г) **0x76** регистру **M[0]** преко **p8**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **X** преко **pr**
- (в) **Z** преко **p8**
- (г) **W** преко **ru**

7. Исписати:

- (а) **N[0]** преко **ru**
- (б) **N[0]** преко **p32**
- (в) **M[2]** преко **p8**
- (г) **N[0]** преко **ru**
- (д) **M[1]** преко **p8**
- (ђ) **N[1]** преко **pr**
- (е) **M[3]** преко **p32**
- (ж) **M[0]** преко **pr**

8. Проверити:

- (а) бит 0 регистра **A** преко **pr**
- (б) бит 4 регистра **C** преко **pr**
- (в) бит 0 регистра **B** преко **p8**
- (г) бит 1 регистра **A** преко **ru**
- (д) бит 10 регистра **D** преко **p32**
- (ђ) бит 10 регистра **D** преко **ru**
- (е) бит 1 регистра **C** преко **p8**
- (ж) бит 3 регистра **B** преко **p32**

9. Исписати:

- (а) **D** преко **p8**
- (б) **B** преко **p32**
- (в) **A** преко **pr**

(г) **C** преко **ru**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **A** преко **ru**
- (б) **Поставити** све бите регистра **B** преко **p8**
- (в) **Поставити** све бите регистра **C** преко **p32**
- (г) **Обрисати** све бите регистра **D** преко **pr**

11. Исписати:

- (а) **D** преко **p32**
- (б) **A** преко **p8**
- (в) **C** преко **pr**
- (г) **B** преко **ru**

12. Извршити операцију:

- (а) **Обрисати** бит **2** регистра **B** преко **p8**
- (б) **Обрисати** бит **1** регистра **A** преко **ru**
- (в) **Негирати** бит **5** регистра **C** преко **p8**
- (г) **Поставити** бит **2** регистра **C** преко **p32**
- (д) **Негирати** бит **1** регистра **A** преко **pr**
- (ђ) **Негирати** бит **10** регистра **D** преко **pr**
- (е) **Поставити** бит **1** регистра **B** преко **ru**
- (ж) **Обрисати** бит **8** регистра **D** преко **p32**

13. Исписати:

- (а) **D** преко **ru**
- (б) **B** преко **p32**
- (в) **A** преко **pr**
- (г) **C** преко **p8**

14. Исписати:

- (а) бите **6:2** регистра **C** преко **p32**
- (б) бите **1:0** регистра **A** преко **p8**
- (в) бите **8:2** регистра **C** преко **p8**
- (г) бите **2:0** регистра **B** преко **ru**
- (д) бите **7:1** регистра **D** преко **p32**
- (ђ) бите **1:0** регистра **A** преко **pr**
- (е) бите **2:1** регистра **B** преко **pr**
- (ж) бите **11:5** регистра **D** преко **ru**

15. Доделити:

- (а) **0b10** битима **1:0** регистра **A** преко **ru**
- (б) **0b000** битима **2:0** регистра **B** преко **pr**
- (в) **0b101** битима **8:6** регистра **D** преко **p32**
- (г) **0b010111** битима **9:4** регистра **C** преко **pr**
- (д) **0b011** битима **2:0** регистра **B** преко **p8**
- (ђ) **0b0011** битима **6:3** регистра **C** преко **p32**
- (е) **0b111110111** битима **9:1** регистра **D** преко **ru**
- (ж) **0b10** битима **1:0** регистра **A** преко **p8**

16. Исписати:

- (а) **A** преко **ru**
- (б) **D** преко **p32**
- (в) **B** преко **pr**
- (г) **C** преко **p8**

17. Исписати:

- (а) **W** преко **pr**
- (б) **X** преко **p8**
- (в) **Z** преко **p32**
- (г) **Y** преко **ru**

58 Студент 058

1. Редослед 32-битних регистара је: **Y**, **X**, **W** и **Z**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 8 бита
- **D** је 17 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **W** преко **p32**
- (б) **0xdeadbeef** регистру **Y** преко **pu**
- (в) **0xbabadede** регистру **Z** преко **p8**
- (г) **0x76543210** регистру **X** преко **pr**

4. Исписати:

- (а) **W** преко **p32**
- (б) **X** преко **p8**
- (в) **Y** преко **pu**
- (г) **Z** преко **pr**

5. Доделити:

- (а) **0x76** регистру **M[3]** преко **p32**
- (б) **0x54** регистру **M[0]** преко **pu**
- (в) **0x10** регистру **M[2]** преко **p8**
- (г) **0x32** регистру **M[1]** преко **pr**

6. Исписати:

- (а) **Z** преко **pu**
- (б) **X** преко **pr**
- (в) **W** преко **p8**
- (г) **Y** преко **p32**

7. Исписати:

- (а) **N[1]** преко **p8**
- (б) **M[2]** преко **pu**
- (в) **M[1]** преко **pr**
- (г) **N[1]** преко **pr**
- (д) **N[0]** преко **p32**
- (ђ) **M[0]** преко **p32**
- (е) **M[2]** преко **pu**
- (ж) **N[1]** преко **p8**

8. Проверити:

- (а) бит 2 регистра **B** преко **pr**
- (б) бит 3 регистра **B** преко **pu**
- (в) бит 1 регистра **C** преко **p8**
- (г) бит 0 регистра **A** преко **p8**
- (д) бит 0 регистра **A** преко **pu**
- (ђ) бит 12 регистра **D** преко **p32**
- (е) бит 11 регистра **D** преко **p32**
- (ж) бит 4 регистра **C** преко **pr**

9. Исписати:

- (а) **C** преко **pr**
- (б) **A** преко **pu**
- (в) **B** преко **p8**

(г) D преко p32

10. Извршити операцију:

- (а) Негирати све бите регистра C преко pr
- (б) Обрисати све бите регистра B преко ru
- (в) Поставити све бите регистра D преко p8
- (г) Обрисати све бите регистра A преко p32

11. Исписати:

- (а) A преко p32
- (б) C преко pr
- (в) B преко p8
- (г) D преко ru

12. Извршити операцију:

- (а) Обрисати бит 3 регистра B преко ru
- (б) Обрисати бит 5 регистра C преко pr
- (в) Поставити бит 0 регистра C преко p32
- (г) Поставити бит 1 регистра A преко p8
- (д) Обрисати бит 1 регистра A преко p8
- (ђ) Негирати бит 3 регистра B преко ru
- (е) Негирати бит 4 регистра D преко pr
- (ж) Поставити бит 10 регистра D преко p32

13. Исписати:

- (а) C преко p32
- (б) D преко p8
- (в) A преко pr
- (г) B преко ru

14. Исписати:

- (а) бите 5:1 регистра C преко p32
- (б) бите 3:0 регистра B преко pr
- (в) бите 10:3 регистра D преко p32
- (г) бите 3:1 регистра B преко pr
- (д) бите 6:0 регистра C преко p8
- (ђ) бите 2:0 регистра A преко ru
- (е) бите 10:3 регистра D преко p8
- (ж) бите 2:1 регистра A преко ru

15. Доделити:

- (а) 0b00 битима 2:1 регистра B преко ru
- (б) 0b001 битима 2:0 регистра A преко p8
- (в) 0b1101 битима 3:0 регистра B преко p8
- (г) 0b01001101 битима 7:0 регистра C преко ru
- (д) 0b01001110010000 битима 16:3 регистра D преко pr
- (ђ) 0b0111 битима 4:1 регистра C преко p32
- (е) 0b10101111 битима 13:6 регистра D преко pr
- (ж) 0b10 битима 2:1 регистра A преко p32

16. Исписати:

- (а) A преко pr
- (б) B преко p8
- (в) D преко p32
- (г) C преко ru

17. Исписати:

- (а) X преко p8
- (б) Y преко p32
- (в) Z преко ru
- (г) W преко pr

59 Студент 059

1. Редослед 32-битних регистара је: **Z**, **X**, **W** и **Y**.

2. Ширине подрегистара регистра **X** су:

- **A** је 3 бита
- **B** је 4 бита
- **C** је 10 бита
- **D** је 15 бита

3. Доделити:

- (а) **0xfeedbeef** регистру **Y** преко **pr**
- (б) **0xbabadede** регистру **W** преко **p32**
- (в) **0xdeadbeef** регистру **X** преко **pu**
- (г) **0x76543210** регистру **Z** преко **p8**

4. Исписати:

- (а) **Z** преко **pr**
- (б) **X** преко **p32**
- (в) **Y** преко **p8**
- (г) **W** преко **pu**

5. Доделити:

- (а) **0x76** регистру **M[1]** преко **pu**
- (б) **0x10** регистру **M[2]** преко **p32**
- (в) **0x32** регистру **M[3]** преко **pr**
- (г) **0x54** регистру **M[0]** преко **p8**

6. Исписати:

- (а) **Y** преко **p32**
- (б) **Z** преко **pu**
- (в) **W** преко **pr**
- (г) **X** преко **p8**

7. Исписати:

- (а) **M[2]** преко **p8**
- (б) **N[1]** преко **p32**
- (в) **M[1]** преко **pr**
- (г) **N[1]** преко **pu**
- (д) **M[0]** преко **p32**
- (ђ) **N[0]** преко **pr**
- (е) **N[0]** преко **p8**
- (ж) **M[1]** преко **pu**

8. Проверити:

- (а) бит 0 регистра **A** преко **p32**
- (б) бит 9 регистра **C** преко **pu**
- (в) бит 9 регистра **D** преко **pu**
- (г) бит 1 регистра **C** преко **p32**
- (д) бит 0 регистра **A** преко **pr**
- (ђ) бит 1 регистра **B** преко **p8**
- (е) бит 3 регистра **B** преко **pr**
- (ж) бит 12 регистра **D** преко **p8**

9. Исписати:

- (а) **A** преко **p8**
- (б) **D** преко **pr**
- (в) **B** преко **pu**

(г) **C** преко **p32**

10. Извршити операцију:

- (а) **Обрисати** све бите регистра **B** преко **pr**
- (б) **Обрисати** све бите регистра **D** преко **p32**
- (в) **Негирати** све бите регистра **A** преко **p8**
- (г) **Негирати** све бите регистра **C** преко **ru**

11. Исписати:

- (а) **B** преко **p8**
- (б) **D** преко **ru**
- (в) **C** преко **p32**
- (г) **A** преко **pr**

12. Извршити операцију:

- (а) **Негирати** бит **1** регистра **D** преко **pr**
- (б) **Поставити** бит **1** регистра **B** преко **p8**
- (в) **Обрисати** бит **4** регистра **C** преко **ru**
- (г) **Поставити** бит **9** регистра **C** преко **pr**
- (д) **Негирати** бит **2** регистра **D** преко **ru**
- (ђ) **Обрисати** бит **2** регистра **A** преко **p32**
- (е) **Поставити** бит **2** регистра **A** преко **p8**
- (ж) **Обрисати** бит **3** регистра **B** преко **p32**

13. Исписати:

- (а) **D** преко **p32**
- (б) **C** преко **ru**
- (в) **A** преко **p8**
- (г) **B** преко **pr**

14. Исписати:

- (а) бите **3:1** регистра **B** преко **p32**
- (б) бите **3:0** регистра **B** преко **p8**
- (в) бите **5:3** регистра **C** преко **pr**
- (г) бите **2:0** регистра **A** преко **p8**
- (д) бите **13:7** регистра **D** преко **p32**
- (ђ) бите **2:0** регистра **A** преко **ru**
- (е) бите **13:0** регистра **D** преко **pr**
- (ж) бите **5:1** регистра **C** преко **ru**

15. Доделити:

- (а) **0b001000** битима **9:4** регистра **D** преко **pr**
- (б) **0b111** битима **2:0** регистра **A** преко **ru**
- (в) **0b010100000001** битима **11:0** регистра **D** преко **p8**
- (г) **0b001** битима **2:0** регистра **A** преко **ru**
- (д) **0b01** битима **2:1** регистра **B** преко **p8**
- (ђ) **0b00001110** битима **7:0** регистра **C** преко **pr**
- (е) **0b101** битима **2:0** регистра **B** преко **p32**
- (ж) **0b0000** битима **7:4** регистра **C** преко **p32**

16. Исписати:

- (а) **C** преко **p32**
- (б) **D** преко **p8**
- (в) **A** преко **ru**
- (г) **B** преко **pr**

17. Исписати:

- (а) **W** преко **ru**
- (б) **Y** преко **p8**
- (в) **X** преко **p32**
- (г) **Z** преко **pr**

60 Студент 060

1. Редослед 32-битних регистара је: **Z**, **W**, **Y** и **X**.

2. Ширине подрегистара регистра **X** су:

- **A** је 4 бита
- **B** је 5 бита
- **C** је 11 бита
- **D** је 12 бита

3. Доделити:

- (а) **0xdeadbeef** регистру **Z** преко **ru**
- (б) **0xbabadada** регистру **X** преко **p8**
- (в) **0xfeedbeef** регистру **W** преко **p32**
- (г) **0x76543210** регистру **Y** преко **pr**

4. Исписати:

- (а) **Z** преко **p8**
- (б) **W** преко **ru**
- (в) **Y** преко **pr**
- (г) **X** преко **p32**

5. Доделити:

- (а) **0x32** регистру **M[1]** преко **p8**
- (б) **0x76** регистру **M[2]** преко **pr**
- (в) **0x10** регистру **M[3]** преко **p32**
- (г) **0x54** регистру **M[0]** преко **ru**

6. Исписати:

- (а) **Y** преко **ru**
- (б) **W** преко **pr**
- (в) **Z** преко **p8**
- (г) **X** преко **p32**

7. Исписати:

- (а) **M[2]** преко **p8**
- (б) **M[1]** преко **ru**
- (в) **N[1]** преко **p8**
- (г) **N[1]** преко **ru**
- (д) **N[1]** преко **p32**
- (ђ) **M[0]** преко **pr**
- (е) **N[1]** преко **pr**
- (ж) **M[3]** преко **p32**

8. Проверити:

- (а) бит 3 регистра **A** преко **pr**
- (б) бит 8 регистра **C** преко **pr**
- (в) бит 4 регистра **B** преко **p8**
- (г) бит 2 регистра **A** преко **ru**
- (д) бит 0 регистра **B** преко **ru**
- (ђ) бит 9 регистра **D** преко **p32**
- (е) бит 6 регистра **C** преко **p32**
- (ж) бит 6 регистра **D** преко **p8**

9. Исписати:

- (а) **D** преко **pr**
- (б) **B** преко **p8**
- (в) **A** преко **ru**

(г) **C** преко **p32**

10. Извршити операцију:

- (а) **Негирати** све бите регистра **D** преко **pr**
- (б) **Обрисати** све бите регистра **A** преко **p32**
- (в) **Поставити** све бите регистра **C** преко **p8**
- (г) **Негирати** све бите регистра **B** преко **ru**

11. Исписати:

- (а) **A** преко **p32**
- (б) **D** преко **pr**
- (в) **C** преко **p8**
- (г) **B** преко **ru**

12. Извршити операцију:

- (а) **Обрисати** бит **0** регистра **C** преко **pr**
- (б) **Обрисати** бит **9** регистра **D** преко **p32**
- (в) **Поставити** бит **2** регистра **B** преко **ru**
- (г) **Поставити** бит **1** регистра **B** преко **p8**
- (д) **Негирати** бит **0** регистра **A** преко **p32**
- (ђ) **Обрисати** бит **8** регистра **D** преко **p8**
- (е) **Поставити** бит **3** регистра **A** преко **ru**
- (ж) **Негирати** бит **5** регистра **C** преко **pr**

13. Исписати:

- (а) **C** преко **pr**
- (б) **A** преко **p32**
- (в) **B** преко **p8**
- (г) **D** преко **ru**

14. Исписати:

- (а) бите **4:1** регистра **B** преко **p32**
- (б) бите **6:0** регистра **C** преко **pr**
- (в) бите **4:0** регистра **B** преко **p8**
- (г) бите **10:0** регистра **D** преко **p32**
- (д) бите **7:0** регистра **D** преко **pr**
- (ђ) бите **3:0** регистра **A** преко **ru**
- (е) бите **3:1** регистра **A** преко **p8**
- (ж) бите **6:2** регистра **C** преко **ru**

15. Доделити:

- (а) **0b000** битима **7:5** регистра **C** преко **pr**
- (б) **0b11101** битима **6:2** регистра **D** преко **p8**
- (в) **0b1010010011** битима **10:1** регистра **C** преко **p32**
- (г) **0b1101** битима **8:5** регистра **D** преко **p32**
- (д) **0b001** битима **3:1** регистра **B** преко **ru**
- (ђ) **0b001** битима **3:1** регистра **A** преко **pr**
- (е) **0b0011** битима **3:0** регистра **A** преко **ru**
- (ж) **0b010** битима **3:1** регистра **B** преко **p8**

16. Исписати:

- (а) **B** преко **pr**
- (б) **D** преко **ru**
- (в) **C** преко **p32**
- (г) **A** преко **p8**

17. Исписати:

- (а) **Y** преко **p32**
- (б) **W** преко **pr**
- (в) **X** преко **p8**
- (г) **Z** преко **ru**