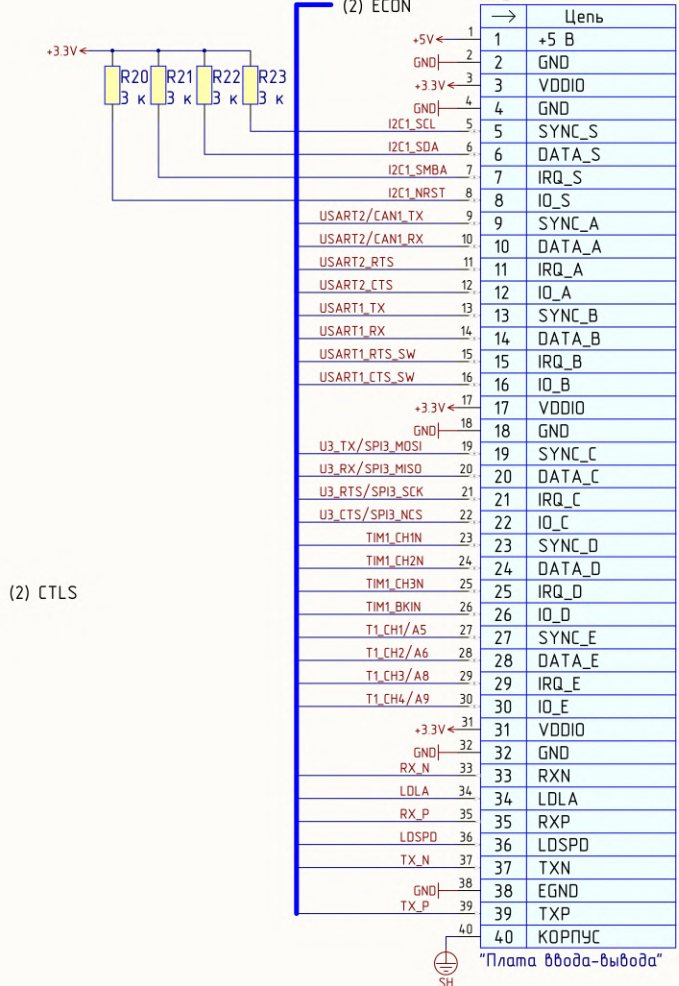
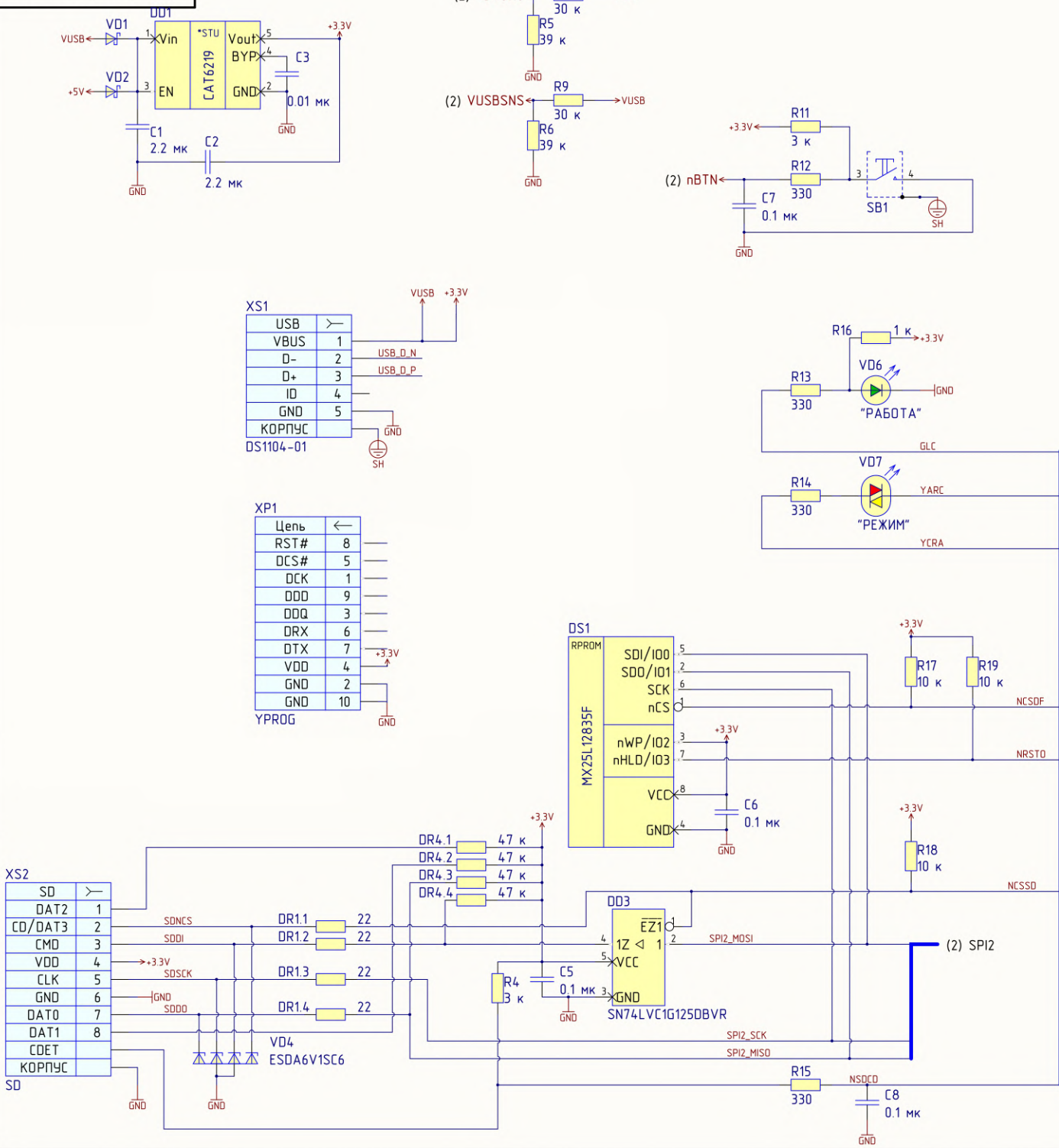


Принципиальная электрическая схема учебного стенда SDK-1.1M

(предварительный вариант)

- **Процессорный модуль: листы 2,3;**
- **Стенд SDK-1.1M: листы 4-9.**



Preliminary

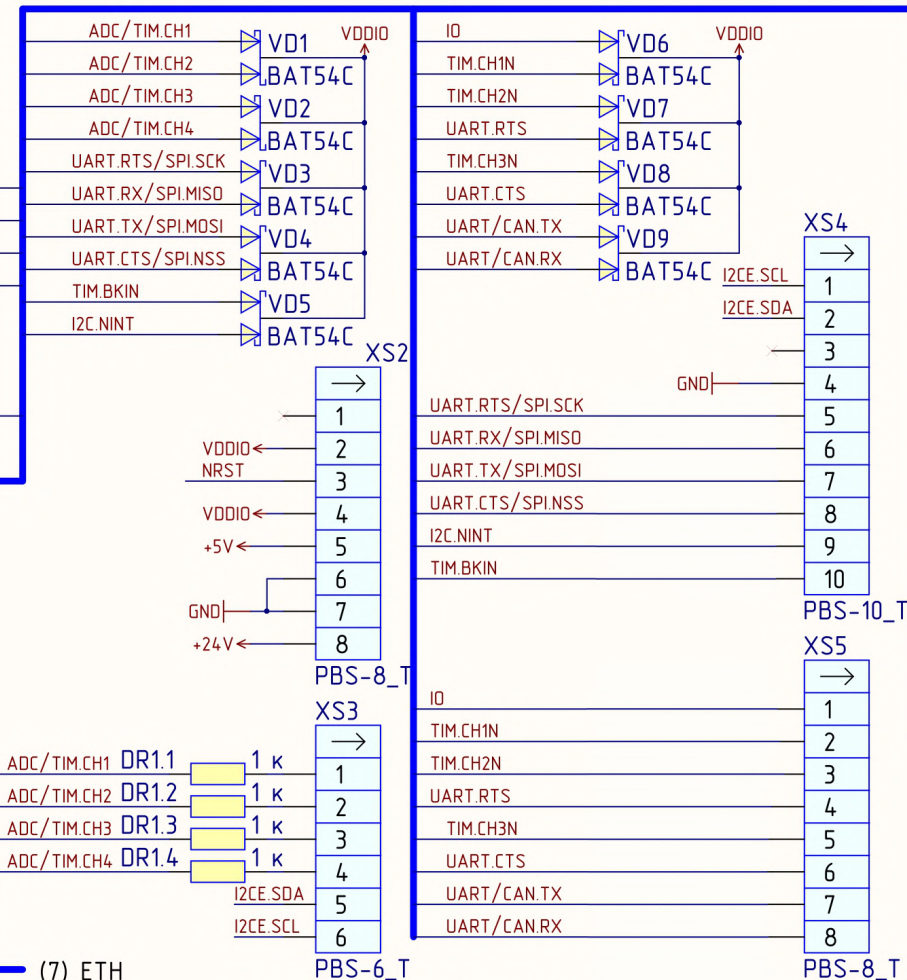
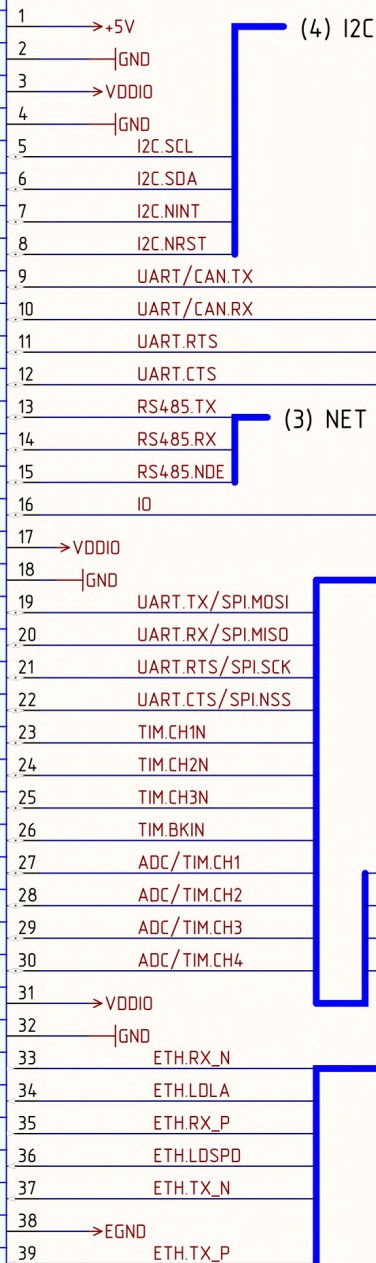
					ЛМТК.467444.002-0233		
(14)	(15)	(16)	(17)	(18)	SOVA R1 02		
Изм.	Лист	№ докум.	Подп.	Дата	Схема электрическая		
Разраб.	Милин				принципиальная		
Проб.		(11)	(12)	(13)	Лист 1		
Т. контр.					Листов 2		
Н. контр.							
Умб.							



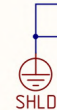
XS1

	Цена	←
+5 B	+5 B	1
GND	GND	2
VDDIO	VDDIO	3
GND	GND	4
SCL	SYNC_S	5
SDA	DATA_S	6
nINT	IRQ_S	7
nRST	IO_S	8
TX	SYNC_A	9
RX	DATA_A	10
nDE	IRQ_A	11
	IO_A	12
TX	SYNC_B	13
RX	DATA_B	14
nDE	IRQ_B	15
	IO_B	16
VDDIO	VDDIO	17
GND	GND	18
TXD	SYNC_C	19
RXD	DATA_C	20
RTS	IRQ_C	21
CTS	IO_C	22
DCD	SYNC_D	23
DTR	DATA_D	24
RI	IRQ_D	25
nRST	IO_D	26
	SYNC_E	27
	DATA_E	28
	IRQ_E	29
	IO_E	30
VDDIO	VDDIO	31
GND	GND	32
	RXN	33
	LDLA	34
	RXP	35
	LDSPD	36
	TXN	37
	EGND	38
	TXP	39
	КОРПУС	40

"Плата ввода-вывода"



+5V	1	1
GND	2	2
+5V	3	3
GND	4	4
VDDIO	5	5
GND	6	6
I2C SCL	7	7
I2C SDA	8	8
I2C NINT	9	9
I2C NRST	10	10
UART/CAN TX	11	11
UART/CAN RX	12	12
UART RTS	13	13
UART CTS	14	14
VDDIO	15	15
GND	16	16
UART TX/SPI MOSI	17	17
UART RX/SPI MISO	18	18
UART RTS/SPI SCK	19	19
UART CTS/SPI NSS	20	20
TIM.CH1N	21	21
TIM.CH2N	22	22
TIM.CH3N	23	23
TIM.BKIN	24	24
ADC/TIM.CH1	25	25
ADC/TIM.CH2	26	26
ADC/TIM.CH3	27	27
ADC/TIM.CH4	28	28
	29	29
	30	30

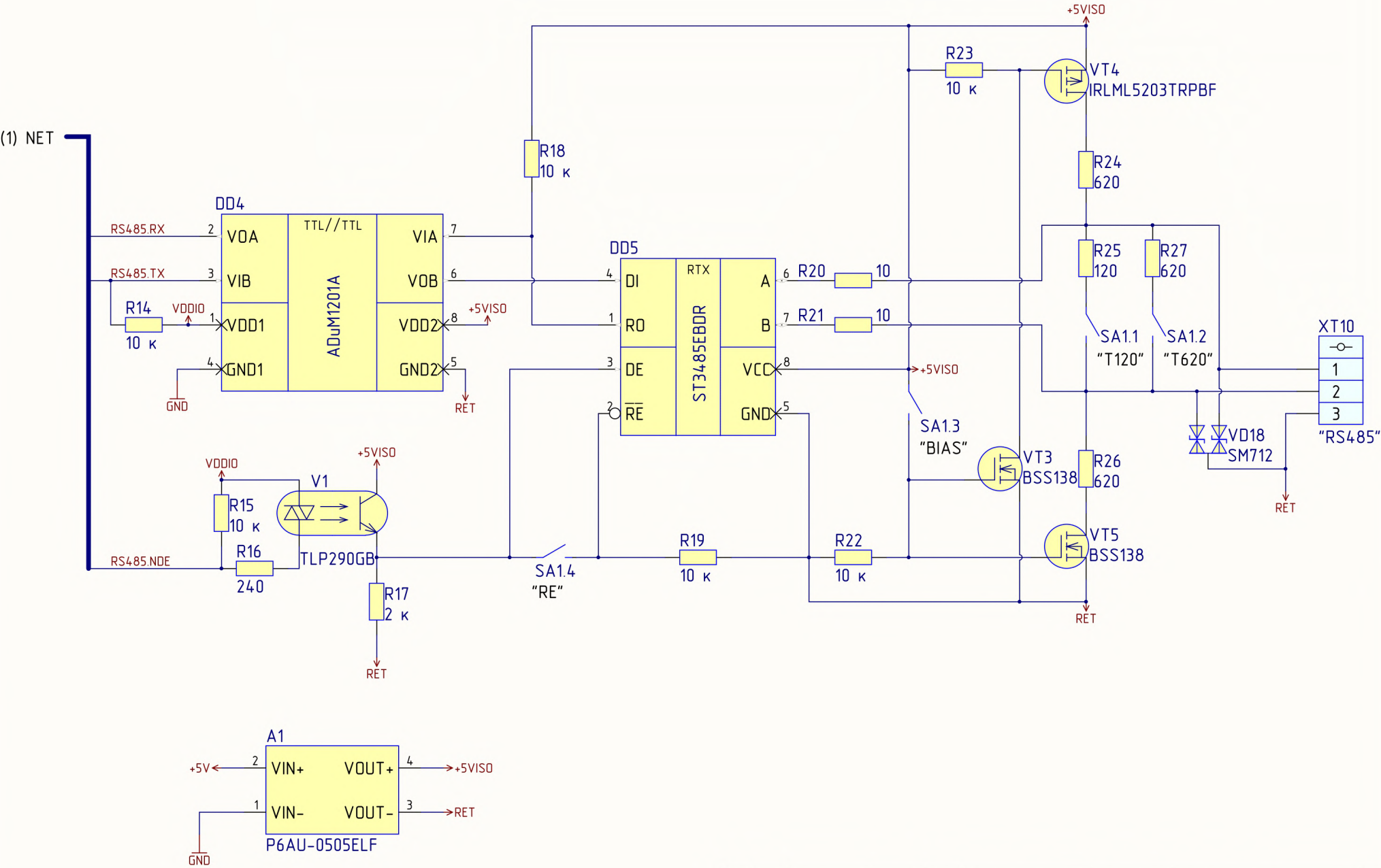


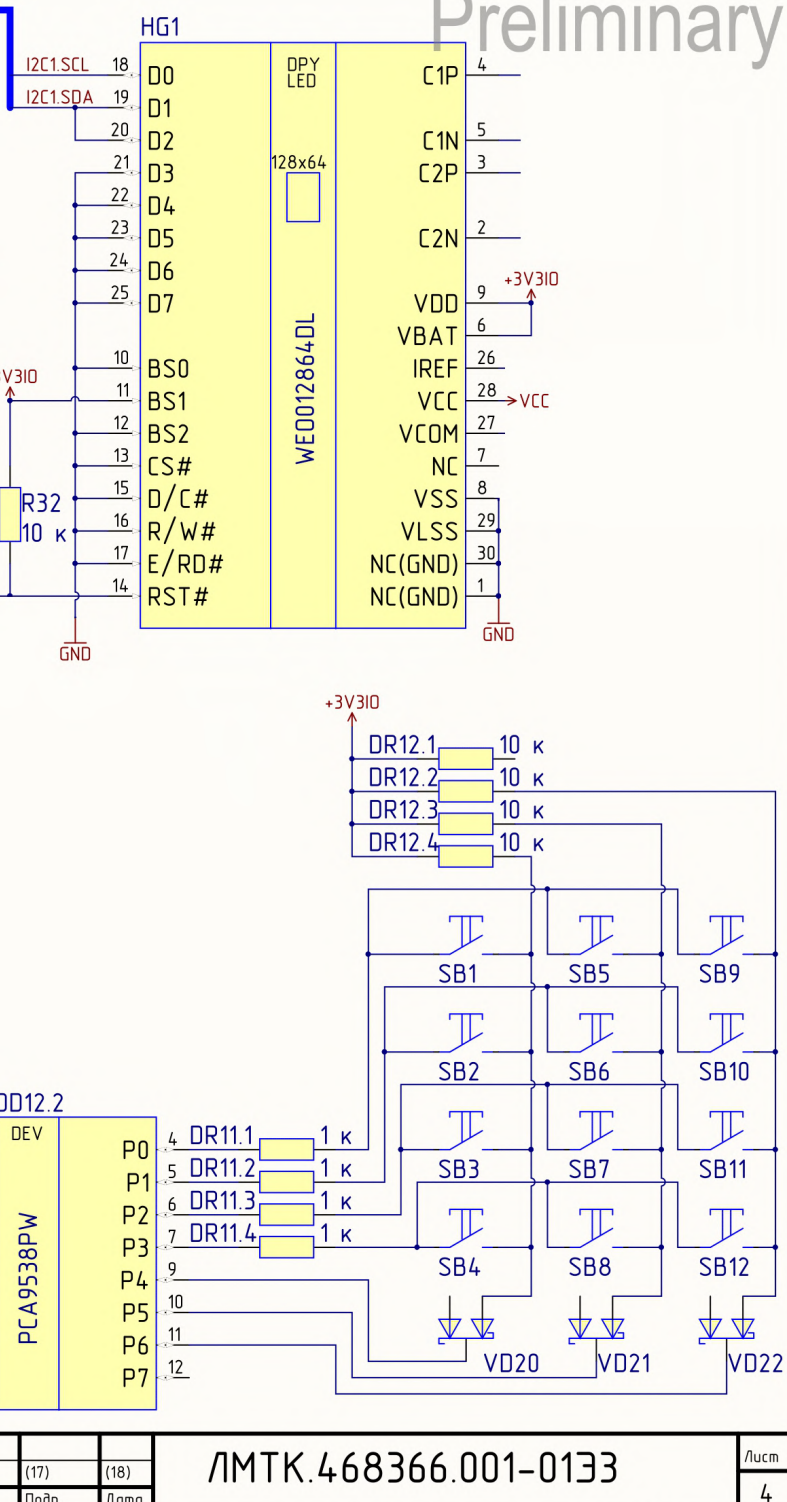
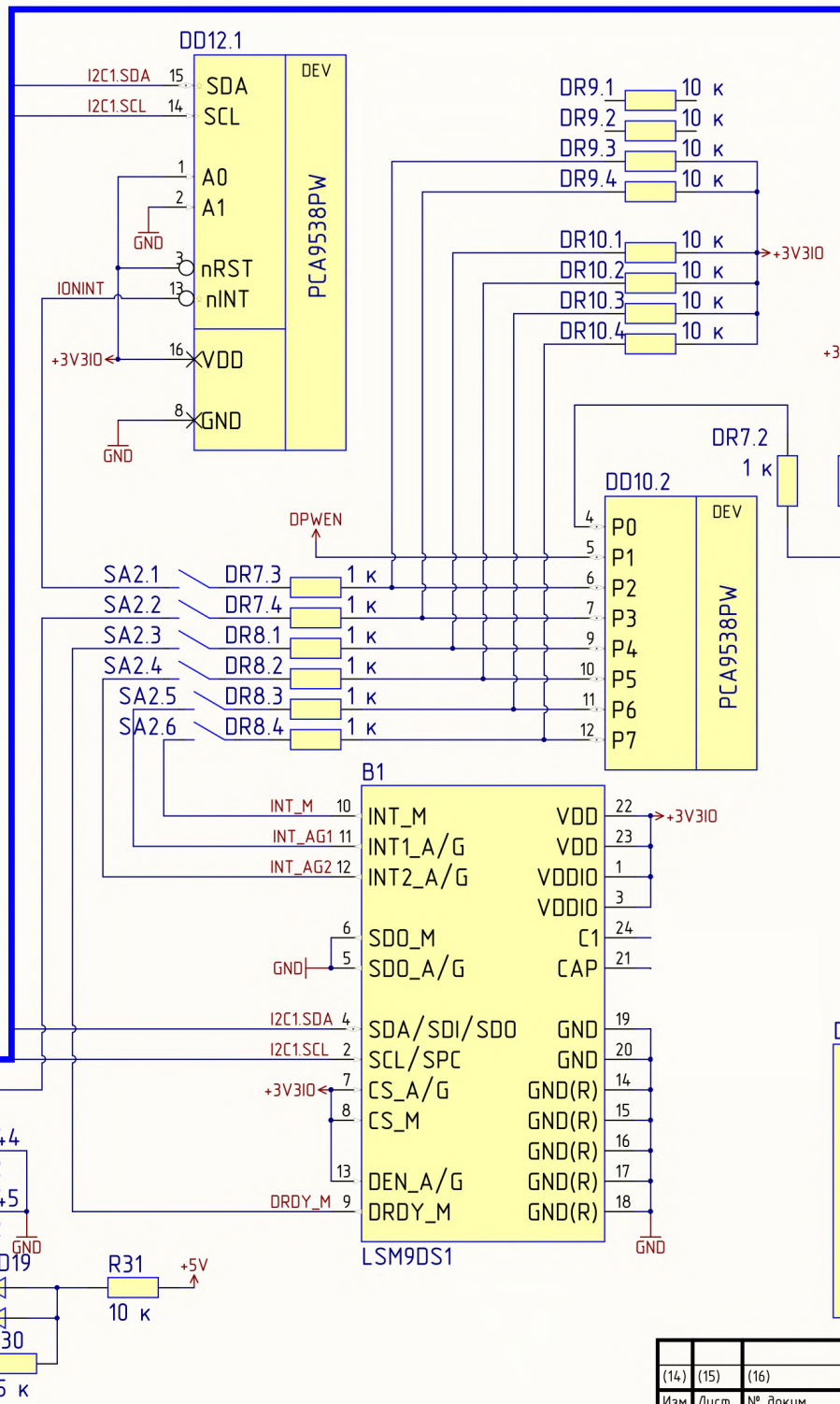
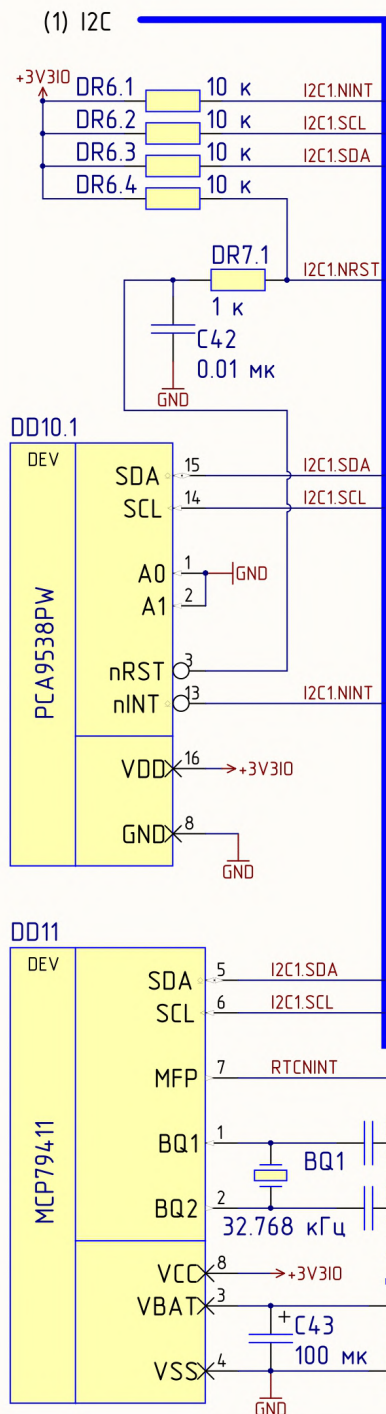
PBD2-30

ЛМТК.468366.001-0133				
SDK1.1M				
Схема электрическая принципиальная				
Лист 1		Листов 7		
Копировал (31)				
Формат А3				

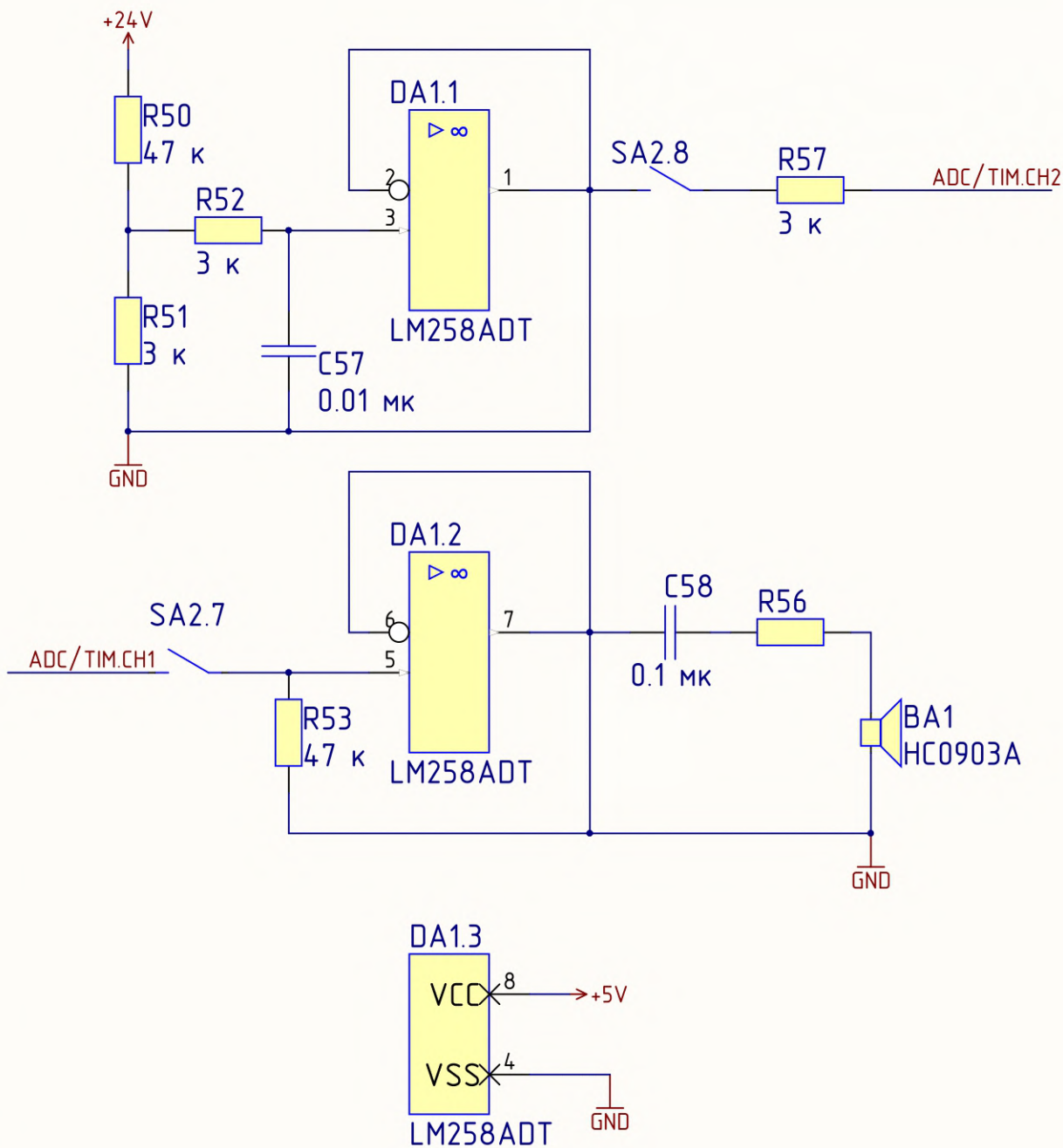
Инв. №	Инв. №	Инв. №	Инв. №	Инв. №
попн.	попн.	попн.	попн.	попн.
(19)	(20)	(21)	(22)	(23)

Инд. № подл.	Подп. и дата	Взам. инд. №	Инд. № докл.	Подп. дата
(19)	(20)	(21)	(22)	(23)



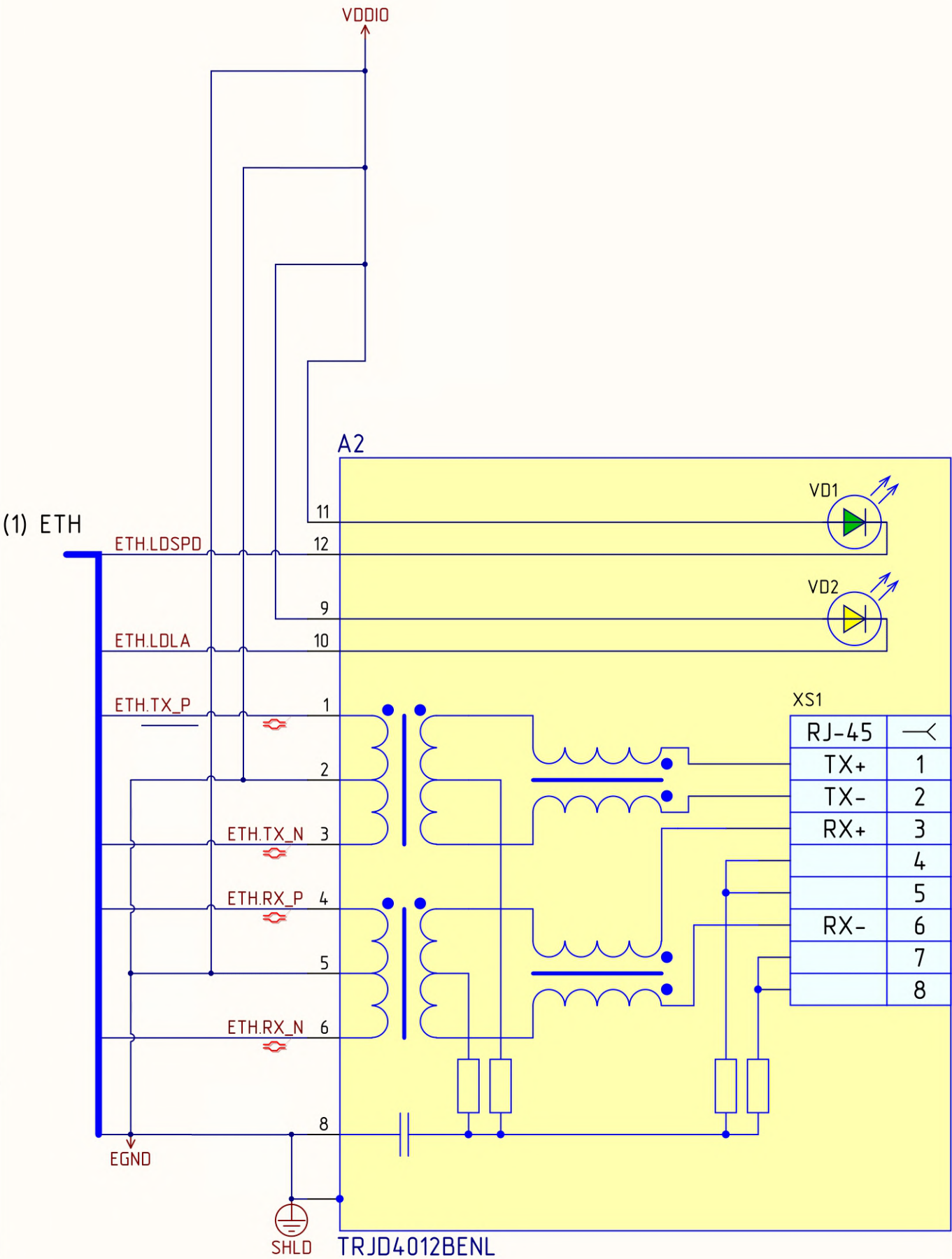


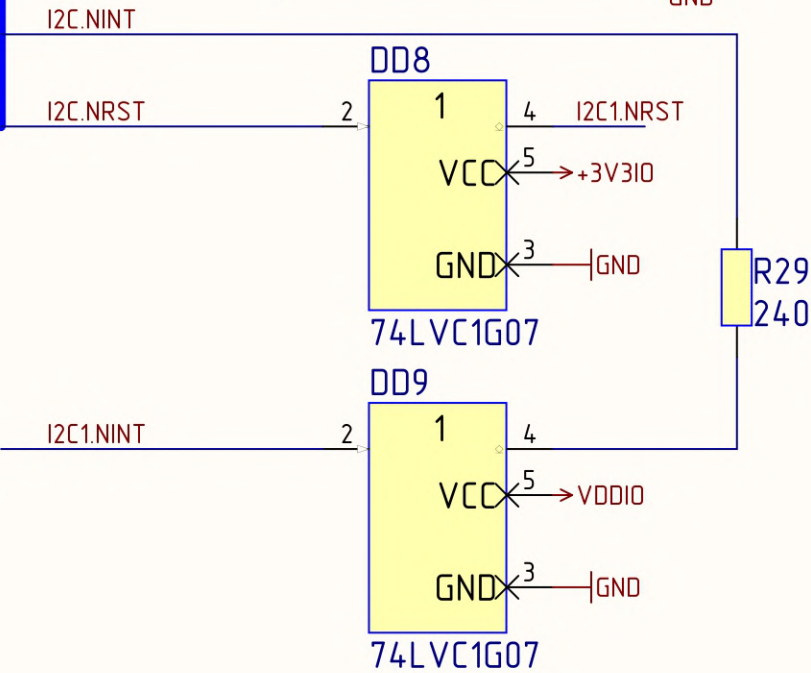
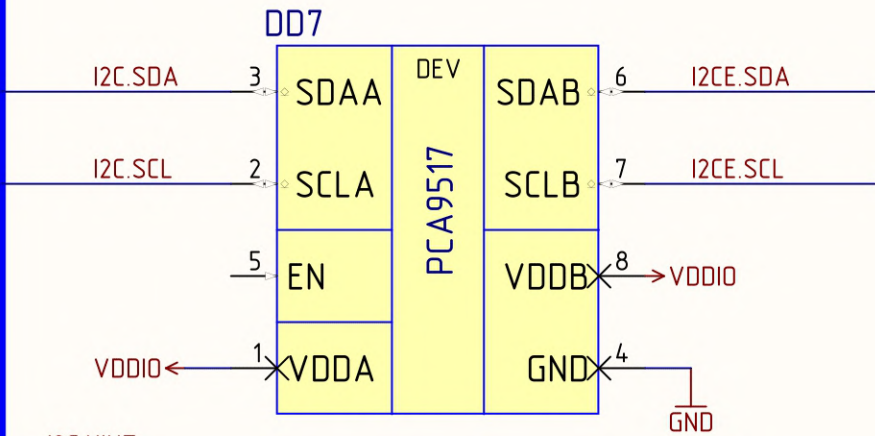
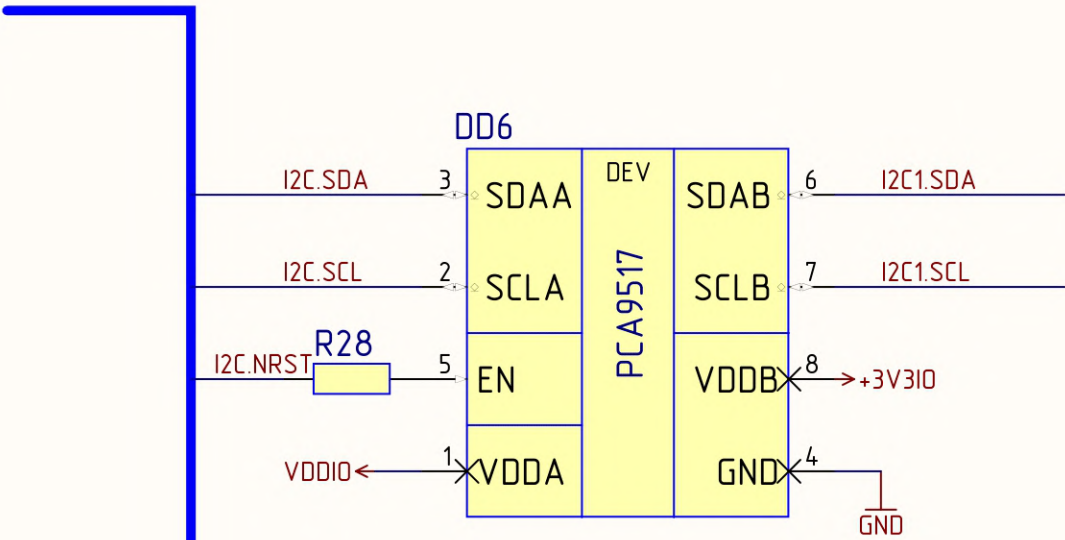
Инд. № подл.	Подл. дата
(19)	(23)
Взам. инд. №	Инд. № дубл.
(21)	(22)
Подл. у дата	
(20)	
Инд. № подл.	
(19)	



Инф. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. дата
(19)	(20)	(21)	(22)	(23)
(14)	(15)	(16)	(17)	(18)
Изм.	Лист	№ докум.	Подп.	Дата

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. дата
(19)	(20)	(21)	(22)	(23)
(14)	(15)	(16)	(17)	(18)
Изм.	Лист	№ докум.	Подп.	Дата





Инф. № подл.	Подп. и дата	Взам. инф. №	Инф. № дубл.	Подп. дата
(19)	(20)	(21)	(22)	(23)
Изм.	Лист	№ докум.	Подп.	Дата
(14)	(15)	(16)	(17)	(18)