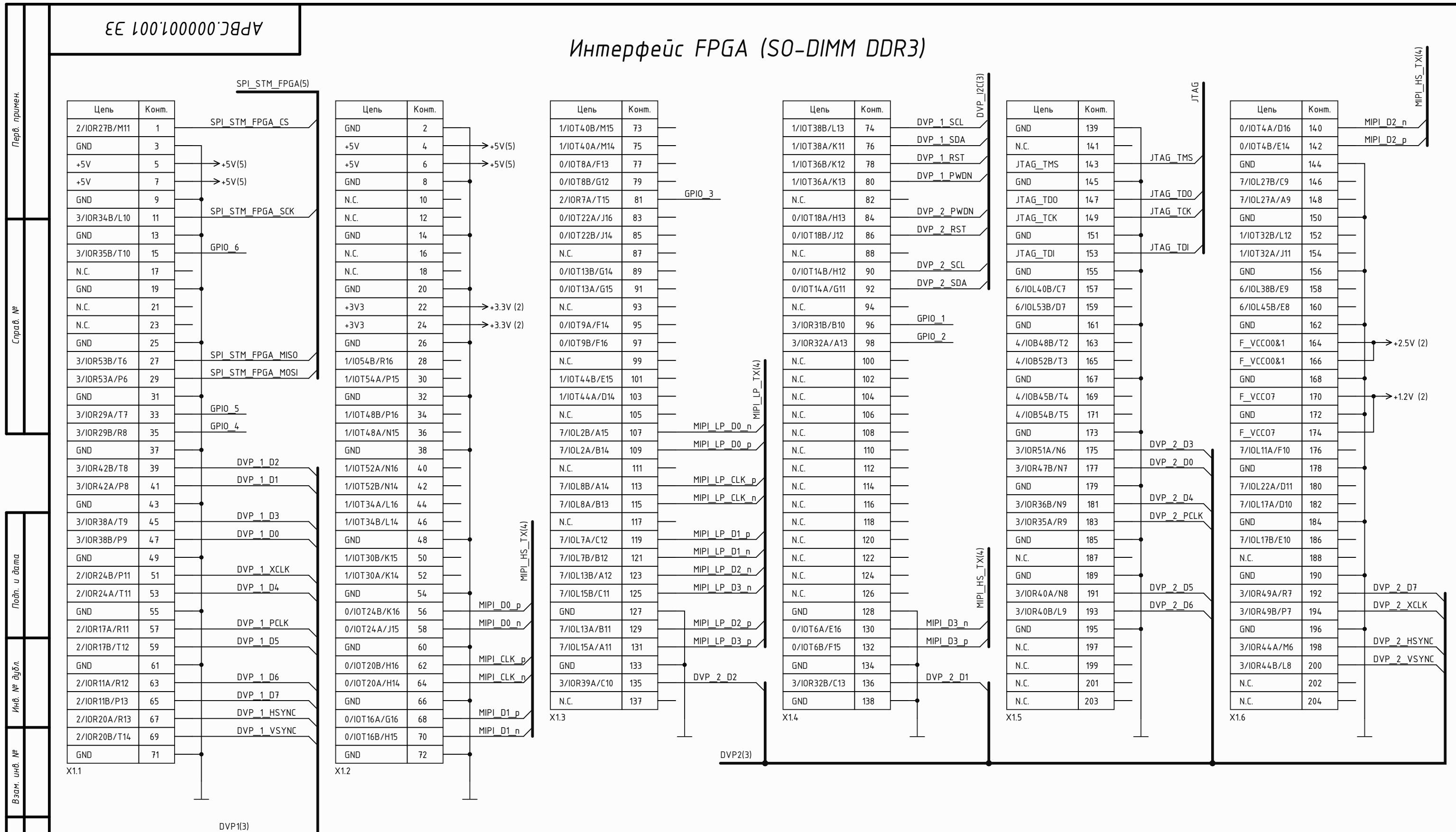
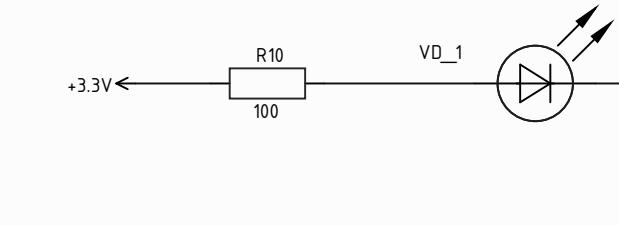
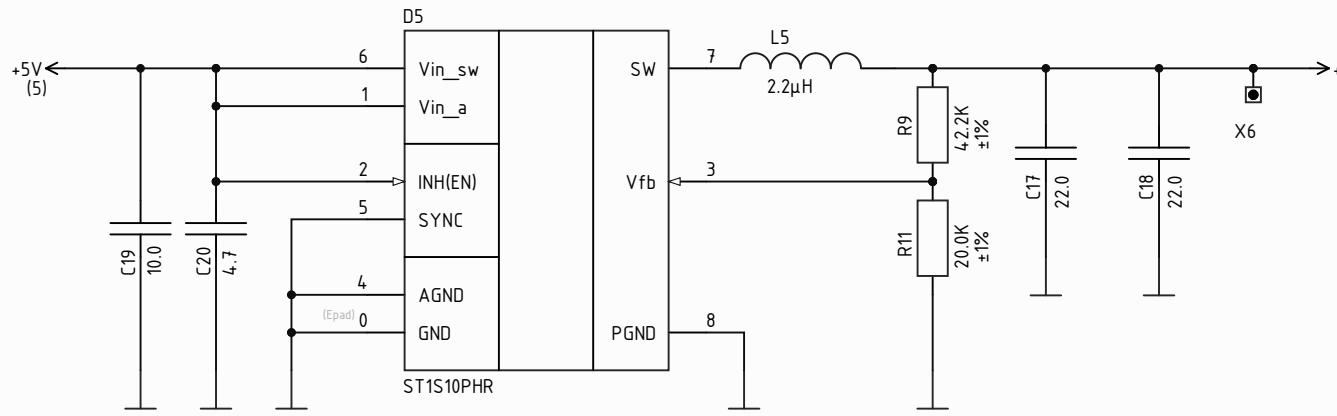
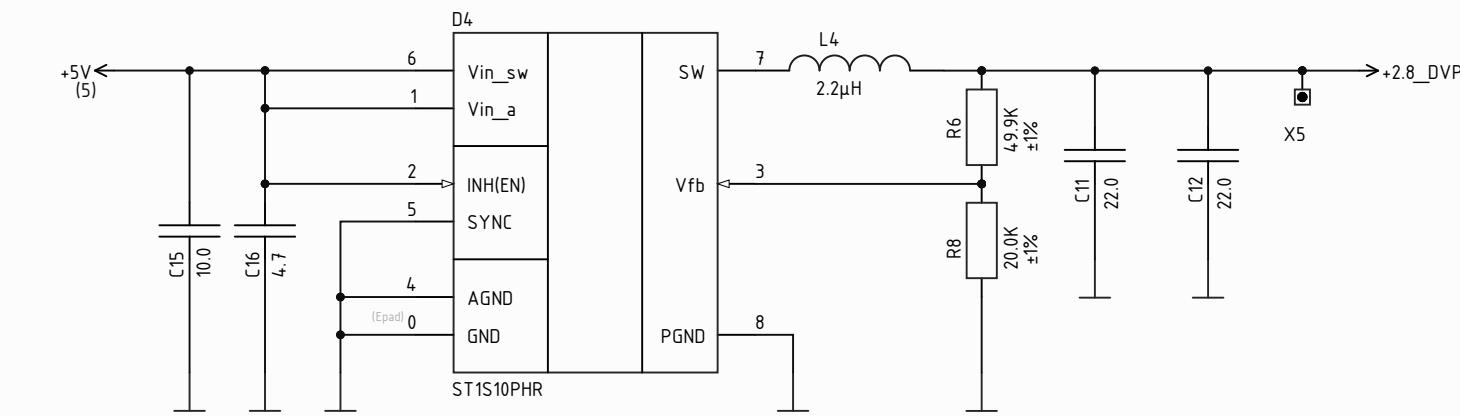
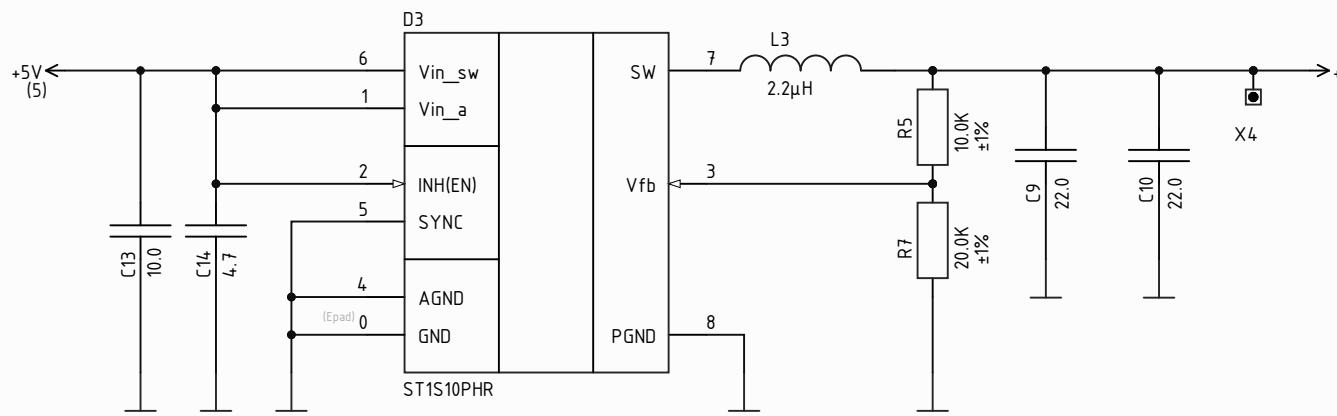
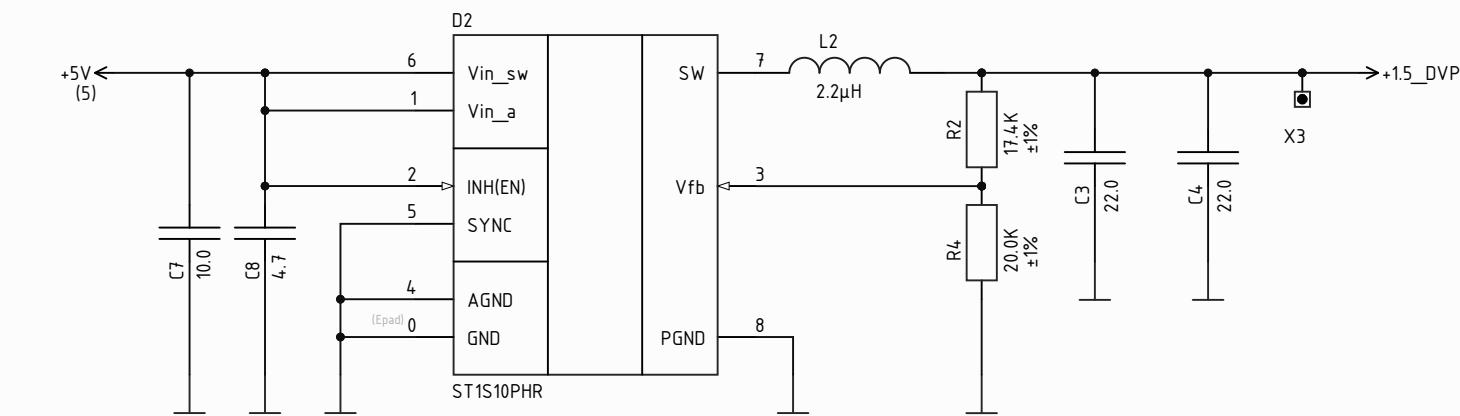
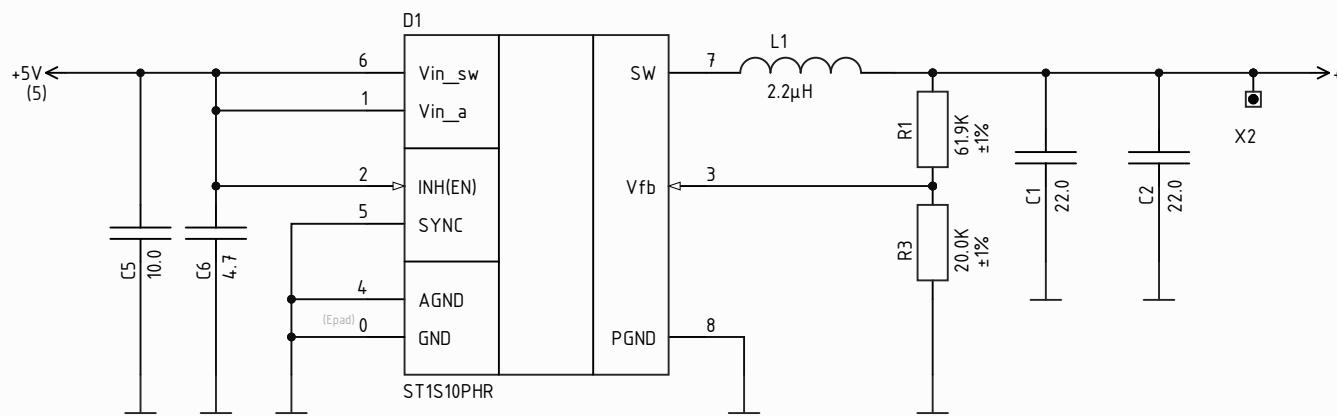


Интерфейс FPGA (SO-DIMM DDR3)



| | | | | | | | | | |
|----------|--------|----------|-------|------|--|----------------|-------|---------|---|
| | | | | | APBC.000001.001 ЭЗ | | | | |
| Изм. | Лист | № докум. | Подп. | Дата | Плата модуля стереокамер Схема электрическая принципиальная | Лит. | Масса | Масштаб | |
| | | | | | | Э | | | |
| Разраб. | Маков | | | | | | | | |
| Проб. | Минаев | | | | | | | | |
| Т.контр. | | | | | | Лист | 1 | Листов | 6 |
| * | | | | | | | | | |
| Н.контр. | Гринев | | | | | ООО "Арвенсис" | | | |
| Утв. | Минаев | | | | | | | | |

Преобразователи напряжений



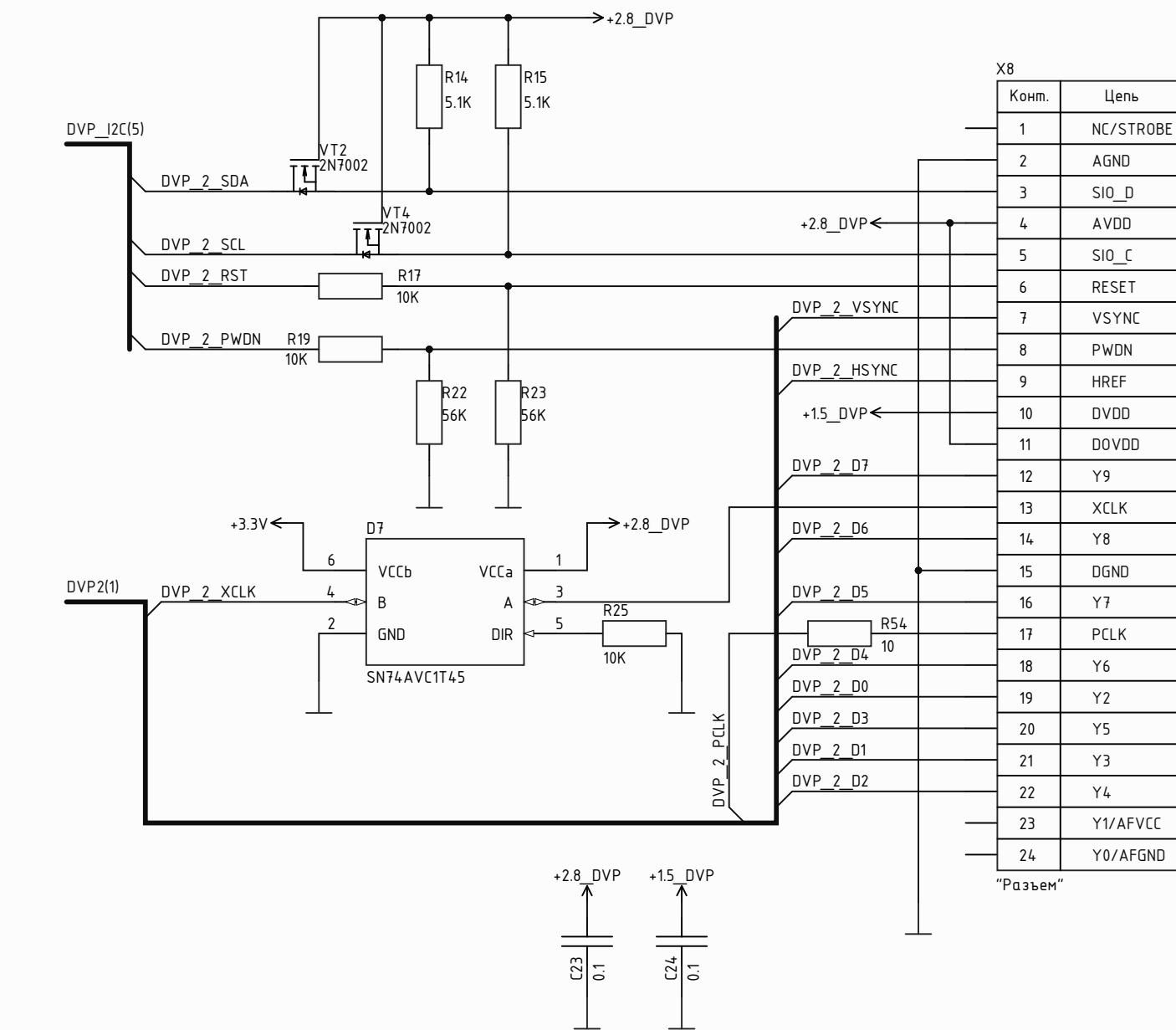
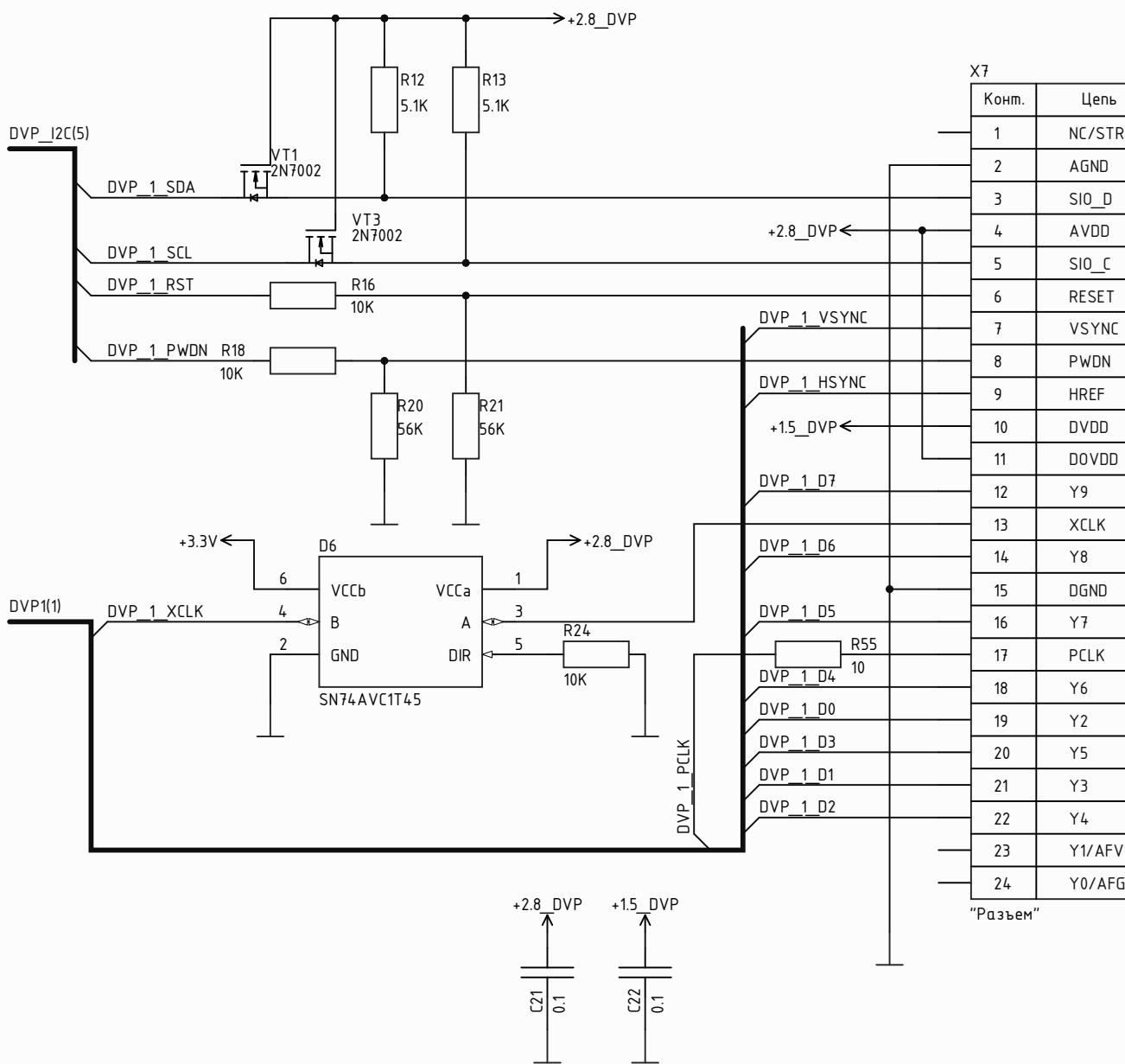
+5B → +5V
X14

GND
X15

| Инф. № подл. | Подл. и дата | Взам. инф. № | Инф. № дубл. | Подл. и дата |
|--------------|--------------|--------------|--------------|--------------|
|--------------|--------------|--------------|--------------|--------------|

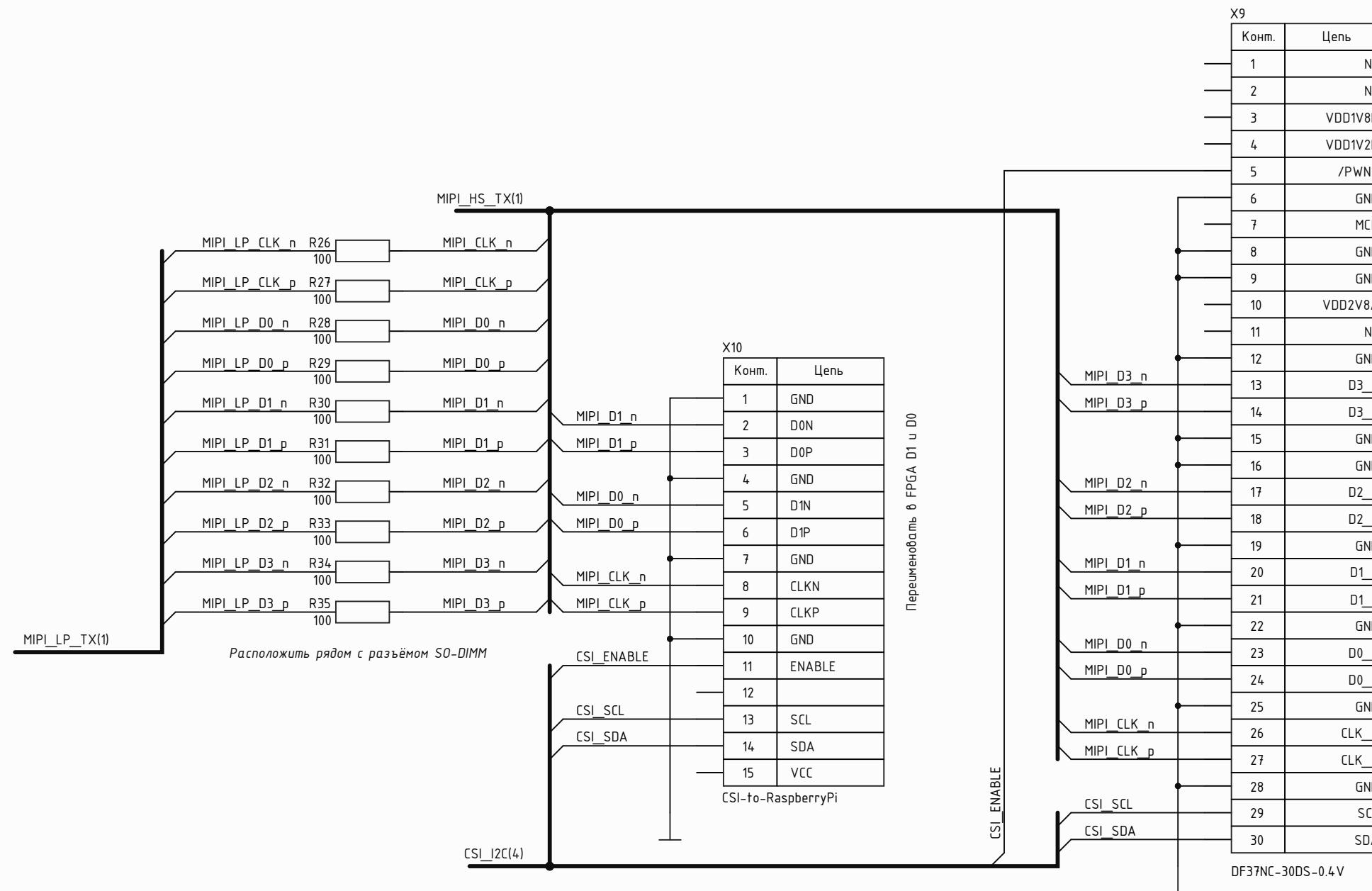
| Изм. | Лист | № докум. | Подп. | Дата | Лист |
|------|------|----------|-------|------|------|
| | | | | | |

Интерфейсы камер (DVP1,DVP2)

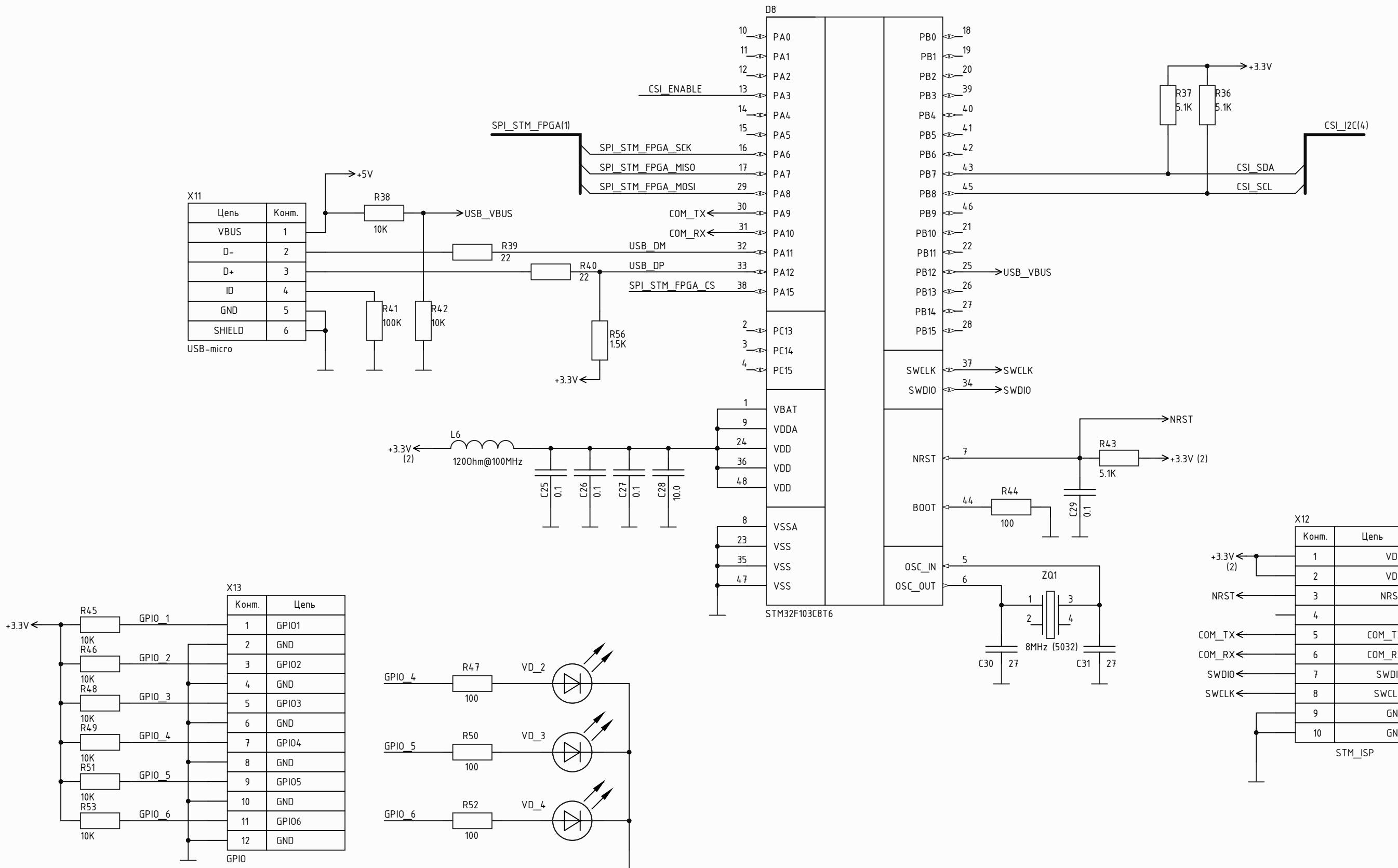


| | |
|--------------|--------------|
| Инд. № подл. | Подл. и дата |
| Взам. инд. № | Инд. № дубл. |
| Подл. и дата | Подл. и дата |

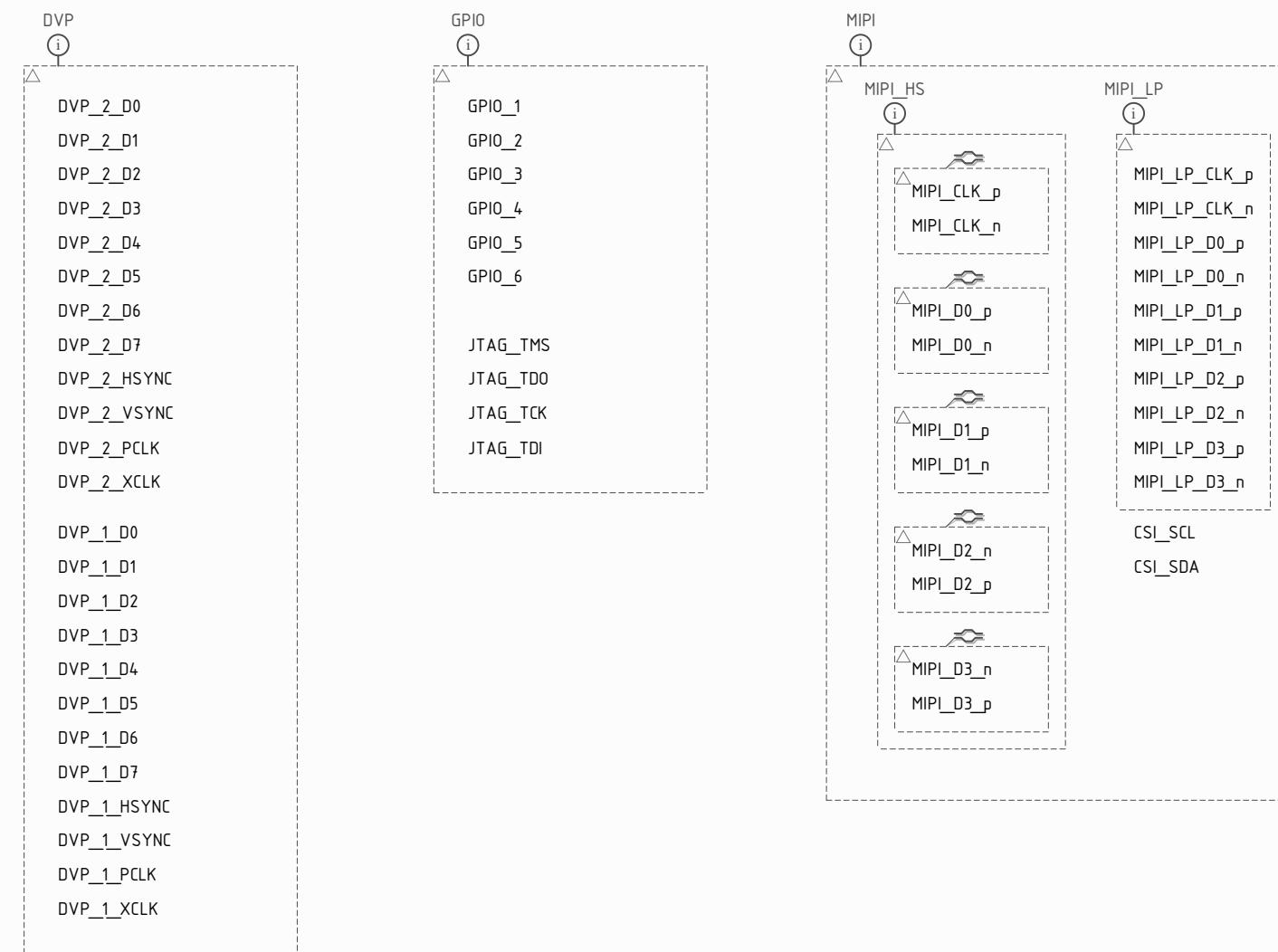
Интерфейс CSI-2 (MIPI)



| | |
|---------------|--------------|
| Инд. № подл. | Подл. и дата |
| Взам. инд. № | Инд. № дубл. |
| Подл. № подл. | Подл. и дата |



Классы цепей



| | |
|--------------|---------------|
| Инф. № подл. | Подп. и дата |
| Взам. инф. № | Инф. № замен. |
| Подп. и дата | Подп. и дата |