		т	т			т	т	т		т	т	т	т		т	т	т	т
/mask_testbench/m_ext	0000	0001																
/mask_testbench/i_ext	1111	0000	0001	0010	0011	0100	0101	0110	0111	(1000	1001	1010	1011	1100	1101	1110	1111	
/mask_testbench/s_ext	0000		0001	0000	0001	0000	0001	0000	0001	( 0000	0001	0000	0001	0000	(0001	0000	0001	
/mask_testbench/s_e_ext	0000		0001	0000	0001	0000	0001	(0000	0001	(0000	0001	( 0000	(0001	0000	0001	0000	0001	
/mask_testbench/out_error																		
	11 1 1 1 1 1		111111	111111111	1111111111		milin			Liiiii					ييسسي		30	
			18000	iu ps	20	JUUU ps		220000	) ps	240	JUUU ps		26000	u ps	28	uuuu ps	30	0000 p