

# 朱强

138-4107-9610 | 3068779985@qq.com | 辽宁省大连市

微信：Aa3068779985

求职意向：C++后台开发

## 教育经历

本科：东北大学	计算机科学与工程学院	2015/06-2019/09
硕士：大连理工大学	计算机学院	2019/09-至今

## 获得荣誉

### 1. 数学建模以及英语水平

- 英语CET6，曾获得校一等奖学金，数学建模美赛二等奖，研创杯数学建模赛三等奖，省赛二等奖

### 2. "龙芯杯"计算机系统结构设计大赛优胜奖

2017年8月 - 2017年9月

- 代表东北大学参加中科院计算所和北航共同举办的“龙芯杯”计算机体系结构设计大赛获得优胜奖

### 3. "世界机器人大赛" 机械臂抓取组8强

2019年8月 - 2019年9月

- 代表大连理工大学赴北京参加“世界机器人大赛”，不同于往常的机械专业的利用动力学进行定位抓取，而采用神经网络目标识别进行估计抓取位姿，从而获得机械臂抓取组前8强

### 4. 参与军工项目：“城市夜间无人作战系统”

2019年9月 - 至今

- 参与导师申请的军工项目：“城市夜间无人作战系统”，本人设计出基于无人机和事件相机结合的算法并且负责计算机视觉部分的代码编写和调试

## 项目经历

### 1. 基于socket编程的即时通信工具

2018年9月 - 2019年1月

基于socket的网络编程编写Linux系统下的局域网即时通讯工具，支持文件传输，前端界面采用C++QT编写，并且采用增量模型开发，后端好友关系采用哈希和图来存储，有效解决了传统社交软件关系冗余问题。

### 2. 基于深度学习的台风路径预测系统

2019年3月 - 2019年6月

采用长短期记忆神经网络和海洋大数据的知识，结合海洋的温度，湿度比，压强等海量数据针对中国东南沿海的台风路径的历史数据进行训练，可以有效的对台风路径进行预测

### 3. "龙芯杯" 计算机体系结构设计大赛

2017年8月 - 2017年9月

本人在指定的FPGA开发板上用Verilog和控制时钟信号实现了哈弗结构和五级流水线，协处理器利用的是FPGA底层的并行性来加速卷积神经网络在1GHz的工作频率下，本设计中的加速器系统在池化、卷积的运算时间开销上较core i7-8700加速了2.66倍，最终通过了大赛给出的测试程序，获得优胜奖。

## 专业技能

- 开发语言：C/C++,python
- 操作系统：Linux
- 数据库：Mysql,HBase
- 其他：机器学习，TCP/IP协议栈，docker,计算机体系结构，数据结构