Filtros multirate (parte 1)

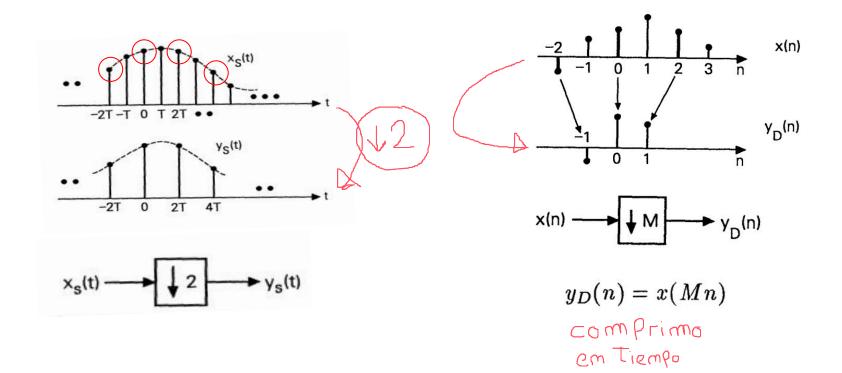
Procesamiento de señales



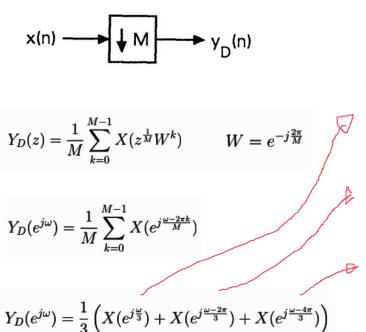
Repaso Decimación / expansión

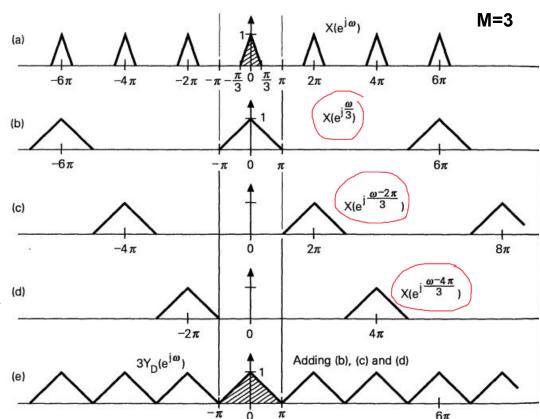
Decimación

Sistema lineal variante en el tiempo



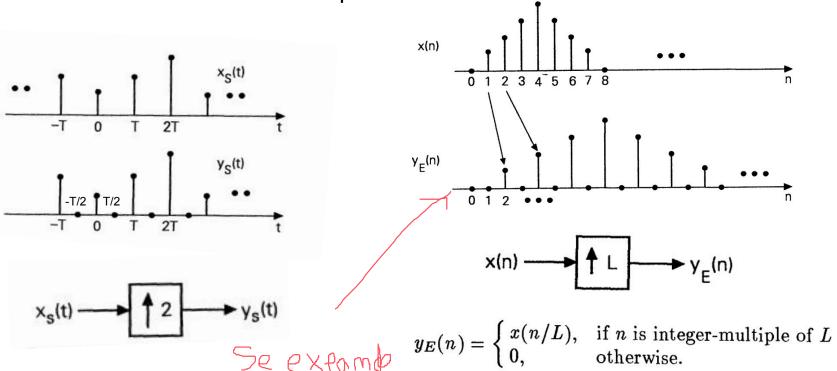
Decimación



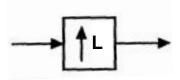


Expansión

Sistema lineal variante en el tiempo

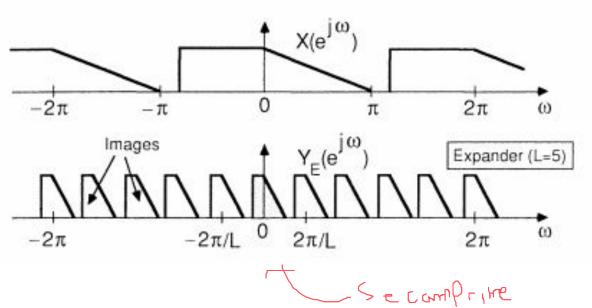


Expansión



$$Y_E(z) = X(z^L)$$

$$Y_E(e^{j\omega}) = X(e^{j\omega L})$$



- \rightarrow incremento en fs^(up) = L fs, aparecen L-1 muestras nuevas
- → efecto de aparición de imágenes (compresión del eje) entonces no hay pérdida de información

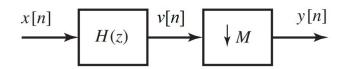
 Emurula

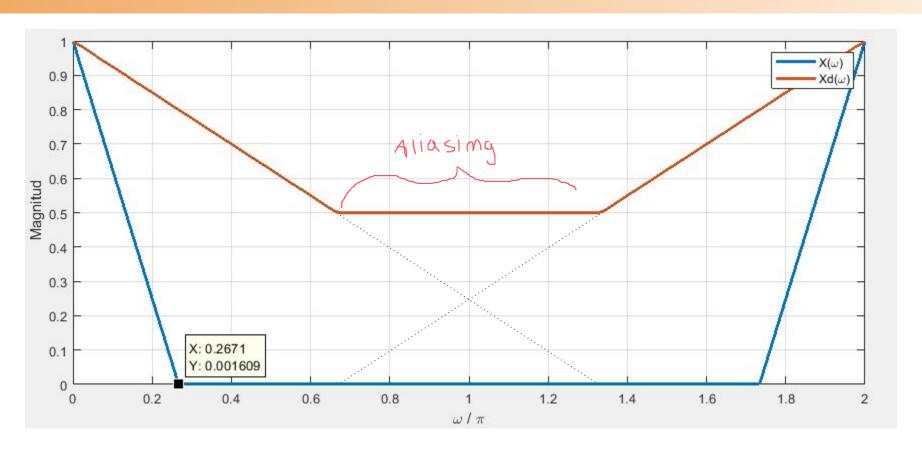
Actividad 1 - Decimación

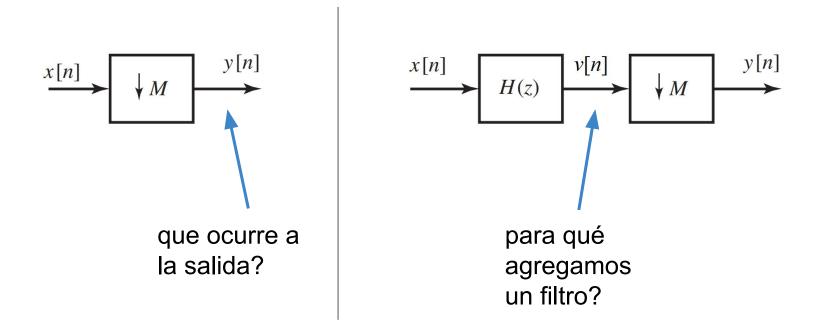
Filtros multirate

Se desea decimar una señal x[n] por un factor de M=5. En el campus puede encontrar esta señal en el archivo ' $x_{input.mat}$ '.

- a) Realice el submuestreo directo de la señal x[n] y grafique su espectro junto al de la entrada (en el intervalo $[0,2\pi)$). Se recomienda normalizar la amplitud de cada espectro para poder compararlos. ¿Por cuánto se escala el espectro de la señal submuestreada? ¿Podría recuperarse la señal original?
- b) Implemente un filtro FIR H(z) de acuerdo al esquema de la Figura con un diseño adecuado para evitar el efecto aliasing. ¿Qué frecuencia de corte elegiría? Utilice un filtro FLG óptimo (LS) con $\delta_s = \delta_p = 0.01$ y $\Delta \omega = 0.01\pi$. Obtenga y[n] a la salida y grafique su espectro junto al de x[n] y v[n]. Por otro lado, grafique los espectros de la señal y[n] con y sin el filtro implementado. Observe los resultados y analice la necesidad de utilizar el esquema de la Figura.







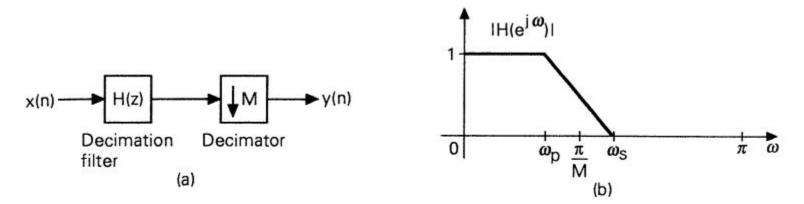
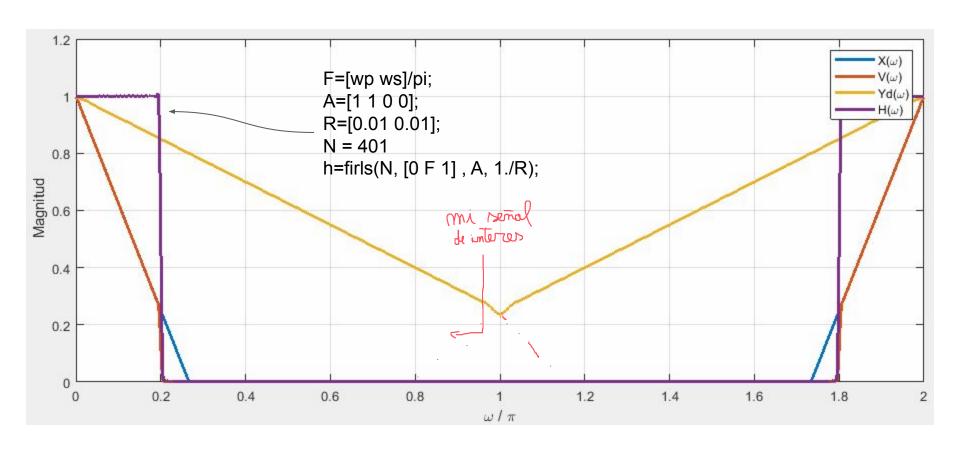
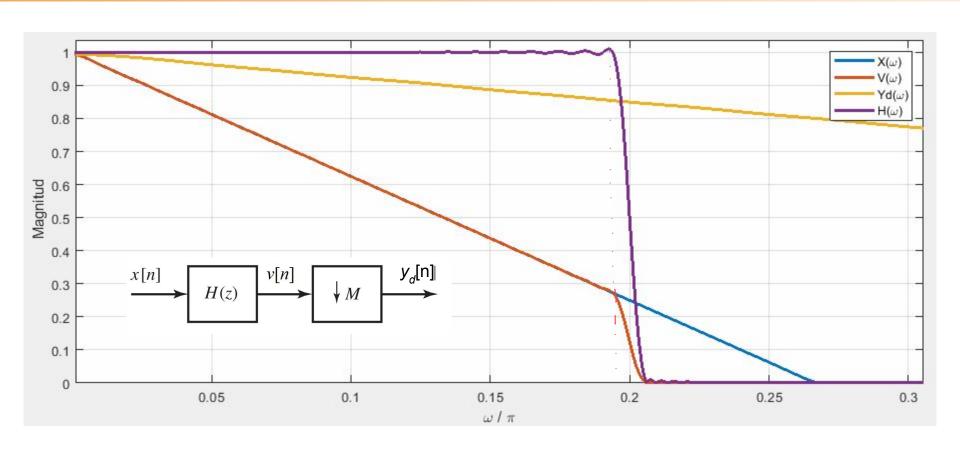


Figure 4.1-7 (a) The complete decimation circuit, and (b) typical response of the decimation filter.



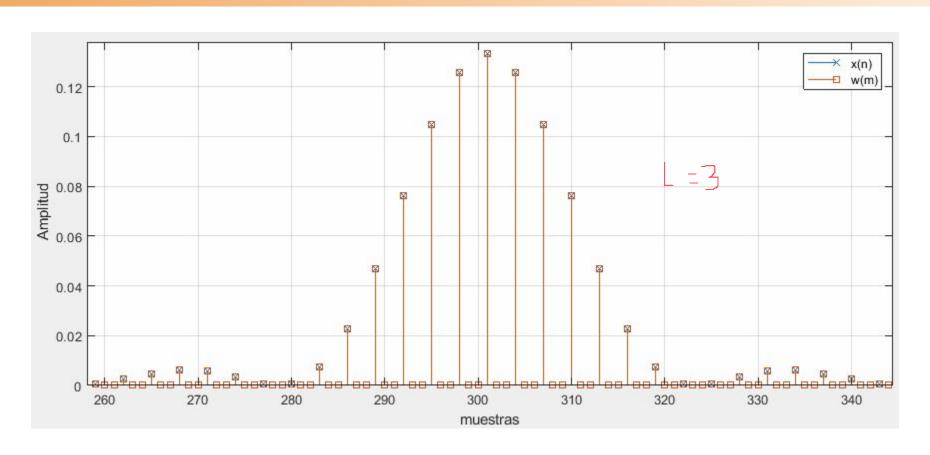


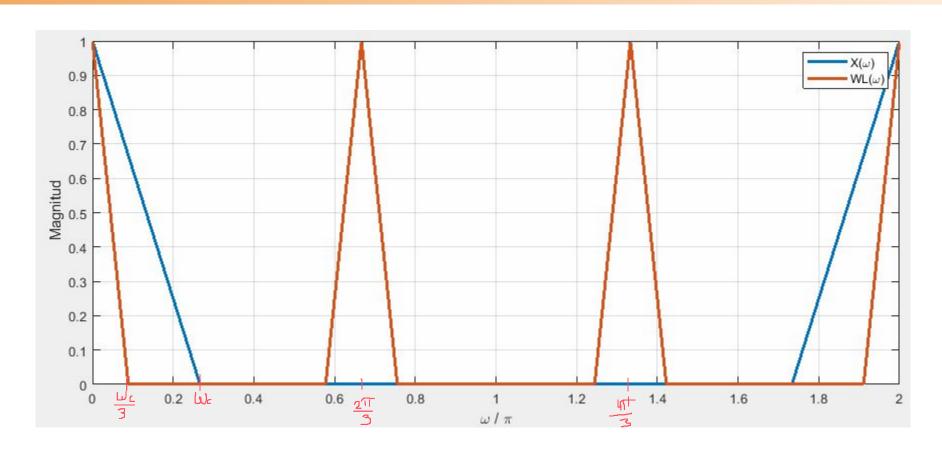
Actividad 2 - Sobremuestreo e interpolación

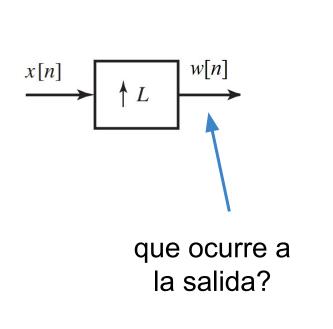
Sobremuestreo e interpolación

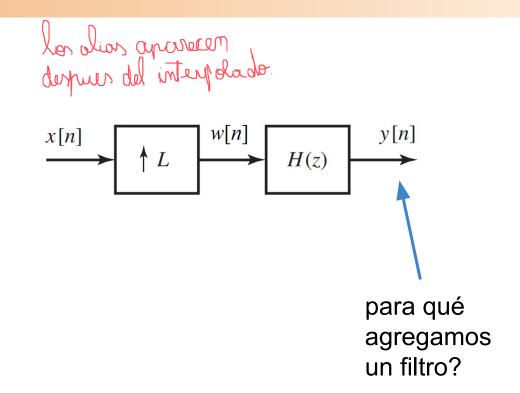
Se desea realizar la interpolación de una señal x[n] por un factor de L=3. Utilice la misma señal de entrada del Ejercicio 1.

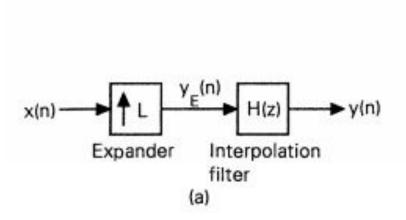
- a) Realice el sobremuestreo de x[n] (puede utilizar la función upsample(x,L)) y observe su respuesta temporal mediante stem(). Grafique simultáneamente los espectros de x[n] y w[n]. ¿En cuánto se redujo el ancho de banda de la señal luego de la expansión temporal?.
- b) De acuerdo al esquema de la Figura, implemente un filtro FIR H(z), con mismos parámetros que el ejercicio anterior, pero con frecuencias adecuadas para realizar el interpolado. Obtenga y[n] y grafique su espectro junto al de x[n] y w[n]. Por otro lado, grafique con stem(), w[n] e y[n] en el tiempo y verifique el interpolado. ¿Es necesario escalar la secuencia de salida y[n]?.

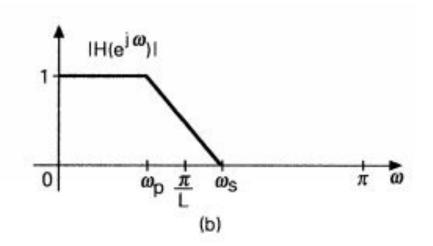


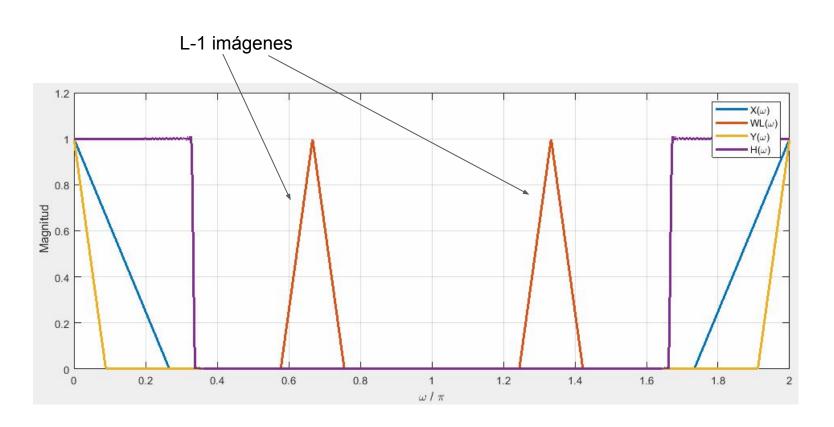


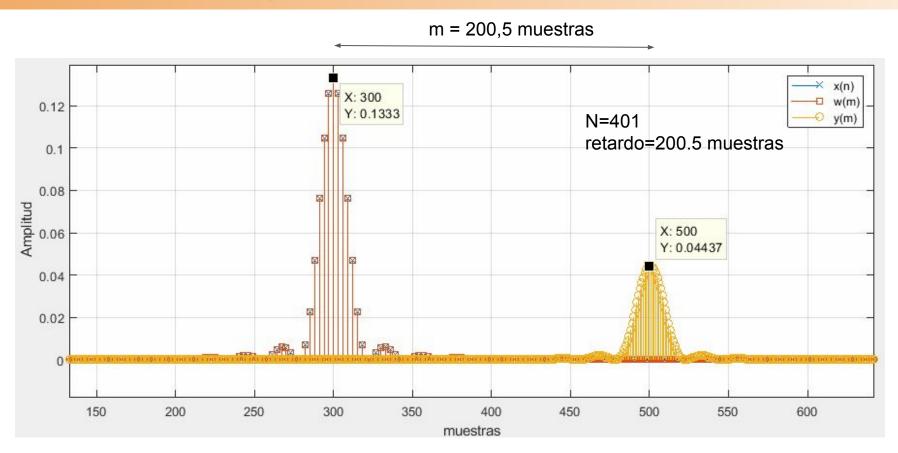


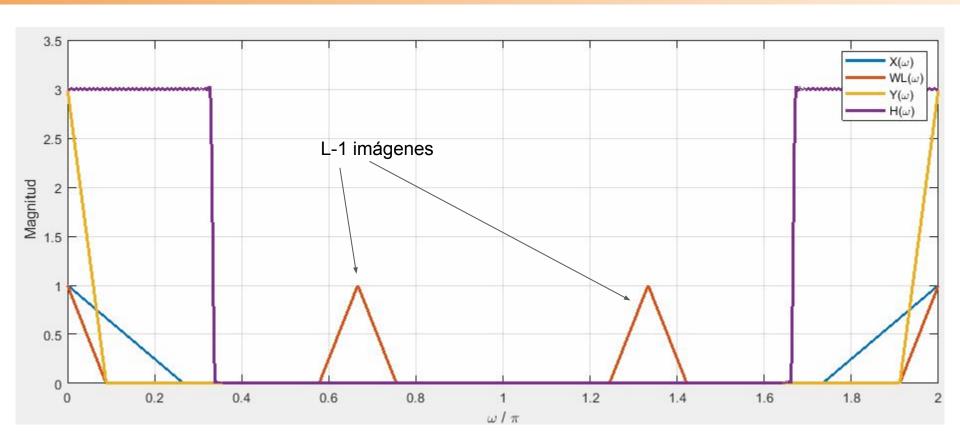


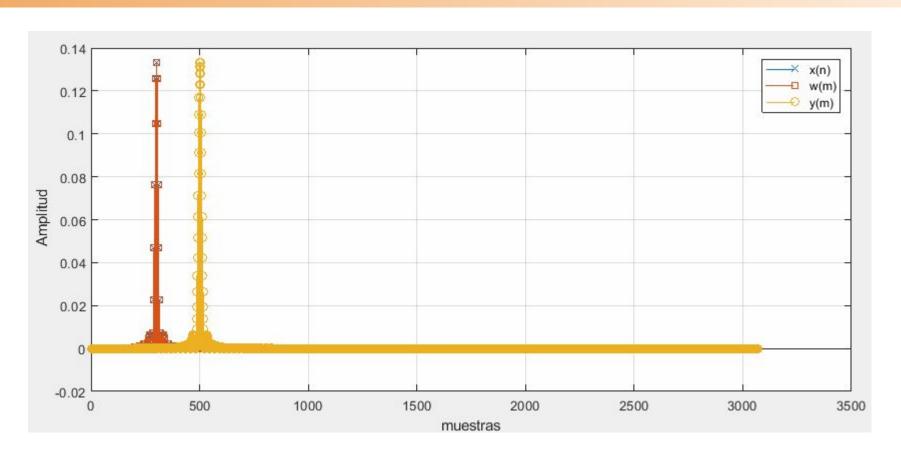


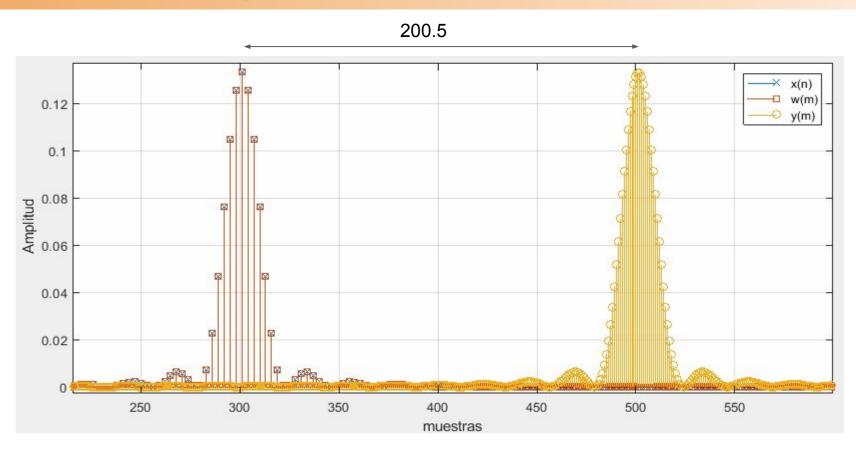












Actividad 3 - Tasa de muestreo fraccional

Tasa de muestreo fraccional

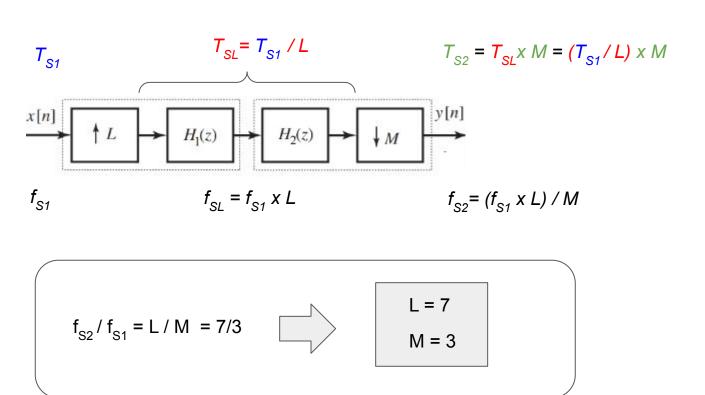
Un sistema debe procesar una señal digital x[n] muestreada a 12 kHz, pero dado que el sistema posee solo un conversor D/A de 28 kHz para reconstruir la señal, se requiere implementar una etapa de remuestreo para permitir la compatibilidad con el sistema (ver Figura).

- a) Determine los factores *L* y *M* tal que se cumpla con el requerimiento de muestreo en la señal de salida *y*[n].
- b) Considerando las mismas tolerancias del ejercicio 1 y 2, determine las frecuencias de corte de los filtros de interpolación y antialiasing. Implemente el filtro que considere apropiado. ¿Qué retardo produce el sistema a la salida?.
- C) Utilice la señal del Ejercicio 1 como entrada x[n] suponiendo que proviene de un muestreo a f_{s1} =12 kHz y aplíquela como entrada al sistema de remuestreo. Compare x[n] con y[n] (tenga en cuenta el retardo introducido por el sistema y utilice el eje de tiempo en segundos).

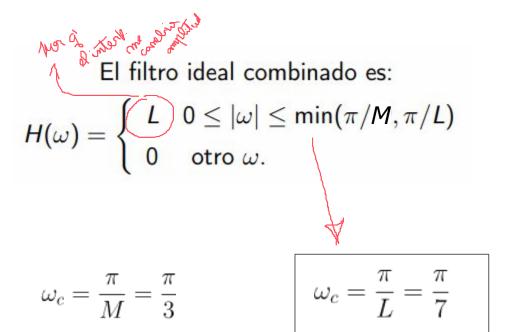
$$f_{S1} = 12 \text{ kHz}$$
 $f_{S2} = 28 \text{ kHz}$

Tasa de muestreo fraccional

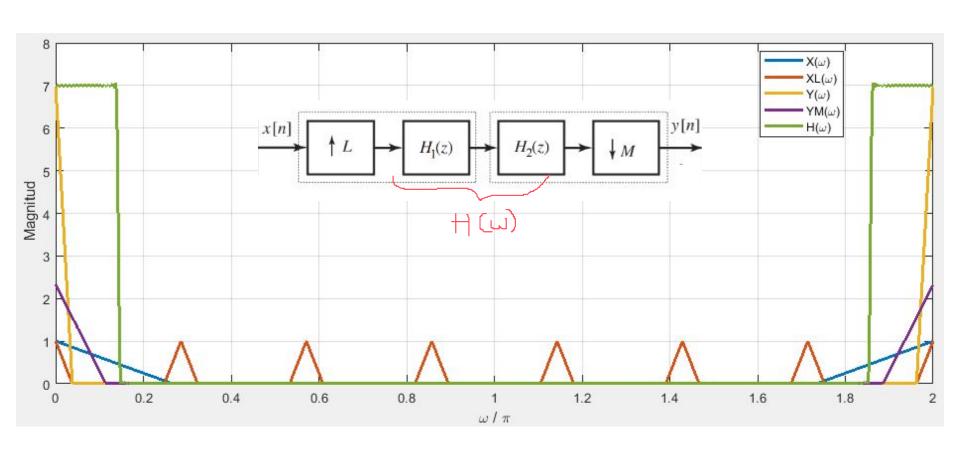
L, M? $f_{S1} = 12 \text{ kHz}$ 2.333... $f_{S2} = 28 \text{ kHz}$



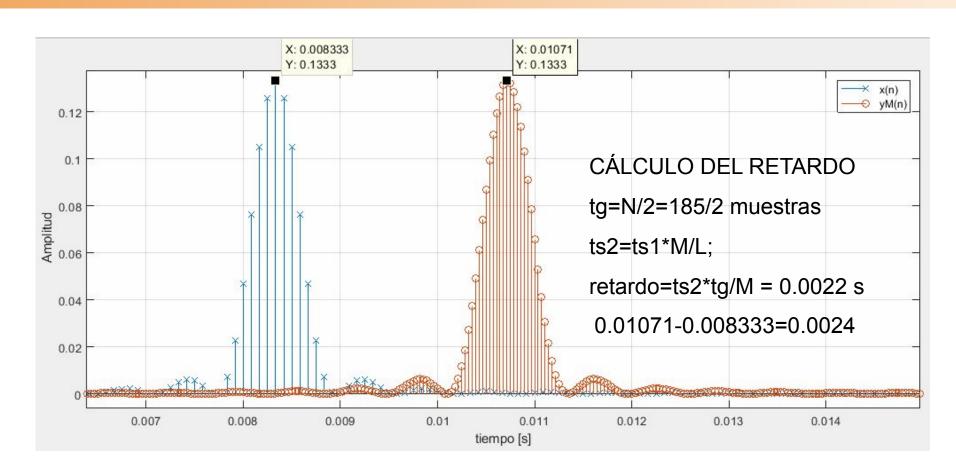
Tasa de muestreo fraccional



Tasa de muestreo fraccional



Tasa de muestreo fraccional

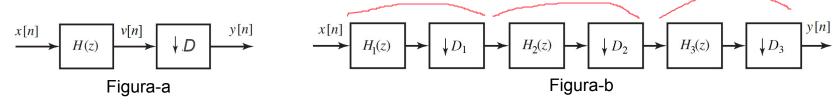


Actividad 4 - Multietapa

Multietapa

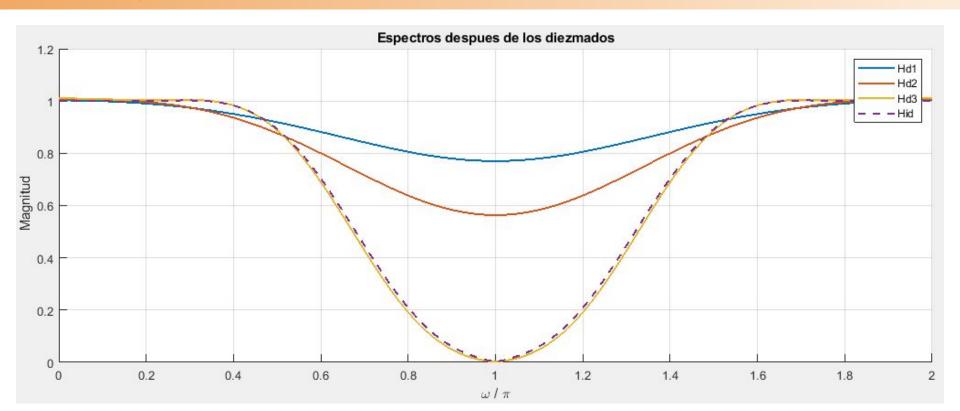
Se desea decimar una señal con una tasa D=18, garantizando una banda de paso de w_p = 0.02 π .

- a) Implemente un sistema como el de la Figura-a para decimar la señal en una sola etapa, considerando un filtro H(z) que garantice un ripple de δ= 3×10⁻³ mediante ventana de Kaiser. Calcule la salida del sistema completo y[n] para una entrada impulsiva. Grafique su respuesta en frecuencia para ω∈[0,π). ¿Cuál es el orden resultante para el filtro diseñado?
- b) Ahora se requiere implementar el mismo sistema pero con un diseño equivalente en tres etapas, tal como se indica en la Figura-b. Suponiendo los factores de decimación D₁= 3, D₂= 3 y D₃= 2 tal que D=D₁D₂D₃, diseñe adecuadamente los filtros H₁(z), H₂(z) y H₃(z) para obtener la misma respuesta que en punto a) (ayuda: ver Apéndice). Suponiendo una entrada impulsiva, grafique en frecuencia la salida de cada etapa de diezmado. ¿Con la asignación de frecuencias elegidas para cada filtro, se produce aliasing luego de cada decimación? ¿Se preserva la banda de frecuencia de interés definida para w≤wp?¿Qué órdenes resultaron para cada uno de estos tres filtros? Analice la ventajas de esta implementación respecto del sistema implementado en una sola etapa.



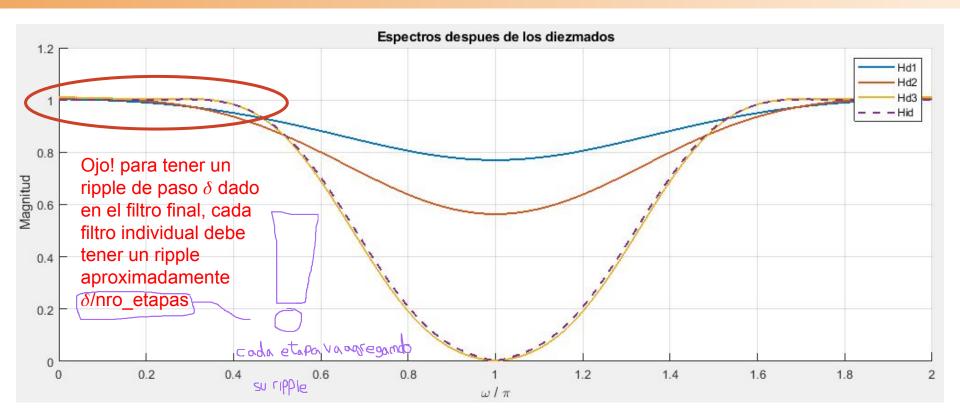
Multietapa

Dj=[3 3 2]; % DECIMADORES Nj = [11 14 19] N = 167



Multietapa

Dj=[3 3 2]; % DECIMADORES Nj = [11 14 19] N = 167



Multietapa

