# MEMORIA DEL PROYECTO ES\_INT.s DE ARQUITECTURA DE COMPUTADORES:

El objetivo del proyecto es que nos familiaricemos con la realización de Entrada/Salida en un periférico mediante interrupciones. El proyecto se divide en la elaboración de las siguientes subrutinas:

* **INIT:** Subrutina que inicializa los dispositivos. Prepara las dos líneas por las que se van a recibir y transmitir caracteres y notificar las interrupciones.

(aquí contamos nuestras vainas locas que nos han pasado haciendo el trabajo y el tiempo **APROX.** que hemos tarado en programar y arreglar la subrutina)

* **SCAN:** Subrutina en la que se lee de un dispositivo. Devuelve el bloque de caracteres previamente escrito por una de las dos líneas

(aquí contamos nuestras vainas locas que nos han pasado haciendo el trabajo y el tiempo **APROX.** que hemos tarado en programar y arreglar la subrutina)

* **PRINT:** Subrutina en la que se escribe en un dispositivo. Manda la escritura de el bloque de caracteres previamente escrito en una de las dos líneas.

(aquí contamos nuestras vainas locas que nos han pasado haciendo el trabajo y el tiempo **APROX.** que hemos tarado en programar y arreglar la subrutina)

* **RTI:** Subrutina que se ocupa del tratamiento de las interrupciones.

(aquí contamos nuestras vainas locas que nos han pasado haciendo el trabajo y el tiempo **APROX.** que hemos tarado en programar y arreglar la subrutina)