**一、填空题**

1．数36.25用十六进制可表示为 H；二进制数1010110.11B用十进制可表示为 。

2．内存某数据的段地址为1000H，偏移地址为2000H，则其物理地址为 H。

3．8088CPU地址线有 根，数据线有 根，内存最大寻址空间 M。

4．CPU用来指示程序段地址和偏移地址的两个寄存器是 和 。

5．8259A两级级联的情况下，5片8259A可管理的中断源最多为 个。

6．MOV BX, [1000H]的寻址方式为 ，

MOV AX, 80[SI+BX] 的寻址方式为 ，

OUT 20H, AL的寻址方式为 ，MOV BX, 1000H的寻址方式为 ，ADD AX, BX的寻址方式为 。

7．微型计算机系统由 和软件系统两大部分组成。

8．8088CPU可屏蔽中断类型码是由 芯片提供。若某外设中断类型号是35H，中断向量在中断向量表中的存放地址为 。

**二、选择题**

1．从8088CPU的内部结构上看，其是由（ ）两部分组成。

A）控制器和20位物理地址加法器 B）运算器和总线接口

C）执行单元和总线接口部件 D．控制器和计算

2．下列几种半导体存贮器中，（ ）需要刷新操作。

A）SRAM B）DRAM C）EPROM D）EEPROM

3．下列的16位寄存器不能被分割为高、低字节使用的是（ ）。

A）AX B）BX C）CX D）DI

4、并行接口芯片8255A具有双向数据传送功能的端口是（ ）。

A）PA口 B）PB口 C）PC口 D）控制口

5．当使用BP寄存器作为基地址寻址时，若无指定段替换，则默认在（ ）段内寻址。

A）程序 B）数据 C）堆栈 D）附加

1. 计算机内部采用（ ）表示有符号数，便于实现加减运算。

（A）原码 （B）补码 （C）反码 （D）BCD码

1. 8088CPU上的ALE信号的用途是（ ）

（A）锁存IOR （B）锁存IOW （C）锁存数据 （D）锁存地址

1. 8088系统中通常堆栈是以（ ）为单位进行操作。

（A）字节 （B）字 （C）双字 （D）四字

1. 下列的16位寄存器不能被分割为高、低字节使用的是（ ）。

（A）AX （B）BX （C）CX （D）DI

1. CPU对存储器或I／O端口完成一次读／写操作所需的时间为一个（ ） 。

（A）指令周期 （B）总线周期 （C）时钟周期 （D）以上都不是

1. 8088CPU工作在最小方式，执行指令MOV DH，[BX+3]时，引脚IO/、、的

电平分别为（ ）。

（A）1、0、1 ( B）0、1、0 （C）0、0、1 （D）1、1、0

1. 下列几种半导体存贮器中，（ ）需要刷新操作。

（A）SRAM （B）DRAM （C）EPROM （D）EEPROM

1. 有3片8259A组成级联结构，最多可接（ ）外部中断请求。

（A）22 （B）23 （C）24 （D）25

1. 8088CPU对I/O接口编址采用的是（ ）。

（A）I/O端口和存储器独立编址 （B）I/O端口和寄存器统一编址

（C）I/O端口和存储器统一编址 （D）输入和输出口分别编址

**三、指出下列指令中源操作数的寻址方式**

1．MOV AX, [2000H]

2．MOV CX, 10[SI+BP]

3．MOV CX, [BX+SI]

4．MOV AX, 1234H

5．ADD AX, CX