

Node Name	Customize Column S...	Direction	Location	I/O Bank	VREF Group	Fitter Location	I/O Standard	Reserved	Current Strength	Slew Rate	Differential Pair	Strict Preservation
altera_reserved_tck		Input				PIN_16	2.5 V (default)		8mA (default)			
altera_reserved_tdi		Input				PIN_15	2.5 V (default)		8mA (default)			
altera_reserved_tdo		Output				PIN_20	2.5 V (default)		8mA (default)	2 (default)		
altera_reserved_tms		Input				PIN_18	2.5 V (default)		8mA (default)			
clk_clk		Input				PIN_23	2.5 V (default)		8mA (default)			
reset_reset		Input				PIN_34	2.5 V (default)		8mA (default)			
sdram_adata[12]		Output				PIN_42	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[11]		Output				PIN_141	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[10]		Output				PIN_28	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[9]		Output				PIN_3	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[8]		Output				PIN_10	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[7]		Output				PIN_2	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[6]		Output				PIN_31	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[5]		Output				PIN_136	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[4]		Output				PIN_1	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[3]		Output				PIN_11	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[2]		Output				PIN_30	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[1]		Output				PIN_7	2.5 V (default)		8mA (default)	2 (default)		
sdram_adata[0]		Output				PIN_137	2.5 V (default)		8mA (default)	2 (default)		
sdram_ba[1]		Output				PIN_138	2.5 V (default)		8mA (default)	2 (default)		

Node Name	Customize Column S...	Direction	Location	I/O Bank	VREF Group	Fitter Location	I/O Standard	Reserved	Current Strength	Slew Rate	Differential Pair	Strict Preservation
sdram_ba[0]		Output				PIN_135	2.5 V (default)		8mA (default)	2 (default)		
sdram_cas_n		Output				PIN_32	2.5 V (default)		8mA (default)	2 (default)		
sdram_clk_clk		Output				PIN_43	2.5 V (default)		8mA (default)	2 (default)		
sdram_cs_n		Output				PIN_144	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[15]		Bidir				PIN_115	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[14]		Bidir				PIN_121	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[13]		Bidir				PIN_120	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[12]		Bidir				PIN_124	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[11]		Bidir				PIN_127	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[10]		Bidir				PIN_110	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[9]		Bidir				PIN_111	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[8]		Bidir				PIN_126	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[7]		Bidir				PIN_112	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[6]		Bidir				PIN_119	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[5]		Bidir				PIN_125	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[4]		Bidir				PIN_113	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[3]		Bidir				PIN_129	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[2]		Bidir				PIN_128	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[1]		Bidir				PIN_114	2.5 V (default)		8mA (default)	2 (default)		
sdram_dq[0]		Bidir				PIN_133	2.5 V (default)		8mA (default)	2 (default)		
sdram_dqm[1]		Output				PIN_142	2.5 V (default)		8mA (default)	2 (default)		
sdram_dqm[0]		Output				PIN_132	2.5 V (default)		8mA (default)	2 (default)		

Node Name	Customize Column S...	Direction	Location	I/O Bank	VREF Group	Fitter Location	I/O Standard	Reserved	Current Strength	Slew Rate	Differential Pair	Strict Preservation
sdram_ras_n		Output				PIN_46	2.5 V (default)		8mA (default)	2 (default)		
sdram_we_n		Output				PIN_143	2.5 V (default)		8mA (default)	2 (default)		
test_result_export[1]		Output				PIN_50	2.5 V (default)		8mA (default)	2 (default)		
test_result_export[0]		Output				PIN_49	2.5 V (default)		8mA (default)	2 (default)		
<<new node>>												