

## ВАРИАНТ 203

Микрооперация					
CLR	EN	Y0	Y1	Y2	
1	X	X	X	X	Асинхронная установка в «0»
0	1	0	0	0	Преобразование двоичного кода канала X по модулю 10 в двоично-десятичный код 7421
0	1	0	0	1	Логический сдвиг вправо на количество разрядов, определяемое суммой битов X2 и Z1
0	1	0	1	0	Арифм. сдвиг влево (доп. код)
0	1	0	1	1	Маскирование содержимого регистра кодом канала Z
0	1	1	0	0	Количество вхождений кода 00 в коде X2,Z1,X1,Z0 ←
0	1	1	0	1	Загрузка поразрядной импликации каналов X и Z ✓
0	1	1	1	X	Загрузка суммы утроенного количества нулей в разрядах 0,2,3 в канале X , количества единиц в <u>первой группе</u> справа в канале Z и константы «1»