МИНОБРНАУКИ РОССИИ САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ «ЛЭТИ» ИМ. В.И. УЛЬЯНОВА (ЛЕНИНА) Кафедра МО ЭВМ

ОТЧЕТ

по лабораторной работе №3

по дисциплине «Организация ЭВМ и систем»

Тема: Представление и обработка целых чисел. Организация ветвящихся процессов.

Студентка гр. 9383	 Лысова А.М,
Преподаватель	Ефремов М.А

Санкт-Петербург

2020

Цель работы.

Познакомиться с представлением и обработкой целых чисел. Создать программу на языке Ассемблер, реализовывающую ветвящийся процесс.

Задание.

Разработать на языке Ассемблера программу, которая по заданным целочисленным значениям параметров a, b, i, k вычисляет:

- а) значения функций i1 = f1(a,b,i) и i2 = f2(a,b,i);
- b) значения результирующей функции res = f3(i1,i2,k), где вид функций f1 и f2 определяется из табл. 2, а функции f3 из табл.3 по цифрам шифра индивидуального задания (n1,n2,n3), приведенным в табл.4.

Значения a, b, i, k являются исходными данными, которые должны выбираться студентом самостоятельно и задаваться в процессе исполнения программы в режиме отладки. При этом следует рассмотреть всевозможные комбинации параметров a, b и k, позволяющие проверить различные маршруты выполнения программы, а также различные знаки параметров a и b.

Ход работы.

В ходе работы была реализована программа на языке Ассемблер, которая по заданным целочисленным параметрам вычисляет значения функций.

Исходные данные заносятся в программу до выполнения, а выходные данные отслеживаются через отладчик.

Также были организованы ветвящиеся процессы, для которых использовались:

- стр сравнение с изменением флага ZF (0 аргументы не равны, 1 аргументы равны)
- јтр безусловный переход по заданной метке (без изменения флагов)
- jl условный переход по заданной метке, в случае если первый аргумент меньше второго после выполнения стр.
- јg условный переход по заданной метке, в случае если первый аргумент больше второго после выполнения стр.

Также использовался логический сдвиг влево (shl), он позволяет умножать значение на 2.

Тестирование.

1.
$$a = 1$$
, $b = 2$, $i = 3$, $k = 4 \Rightarrow f1 = 8$, $f2 = -12$, $f3 = 12$

2.
$$a = 1$$
, $b = 2$, $i = 3$, $k = -3 \Rightarrow f1 = 8$, $f2 = -12$, $f3 = 20$

3.
$$a = 2$$
, $b = 1$, $i = 3$, $k = 4 \Rightarrow f1 = -15$, $f2 = 8$, $f3 = 8$

4.
$$a = 2$$
, $b = 1$, $i = 3$, $k = -3 \Rightarrow f1 = -15$, $f2 = 8$, $f3 = 23$

Выводы.

Была реализована программа на языке Ассемблер с ветвящимися процессами. Изучены представление и обработка целых чисел.

ПРИЛОЖЕНИЕ А. ИСХОДНЫЙ КОД ПРОГРАММЫ.

Название файла: lb3.asm

```
AStack SEGMENT STACK
      DW 32 DUP(?)
AStack ENDS
DATA SEGMENT
      DW
            1
      DW
            2
b
i
      DW
            3
k
      DW
            4
      DW
i1
i2
      DW
      DW
res
DATA ENDS
CODE SEGMENT
      ASSUME CS:CODE, DS:DATA, SS:AStack
Main PROC FAR
      mov ax, DATA
      mov ds, ax
f1:
      mov ax, a
      cmp ax, b
      jg f1 1
                   ;if a > b
                   ;a<=b
      mov ax, i
                   ax = 2*ax
      shl ax, 1
                   bx = 2*ax
      mov bx, ax
      shl ax, 1
                   ax = 4*ax
      add ax, bx
                   ax = 6*ax
      sub ax, 10
                   ax = ax - 10
      mov i1, ax
      jmp f2
f1_1:
      mov ax, i
      shl ax, 1
      shl ax, 1
      add ax, 3
      neg ax
      mov i1, ax
f2:
      mov ax, a
```

```
cmp ax, b
       jg f2_1
                     ;if a > b
                      ;a<=b
       mov ax, i
       shl ax, 1
                      ax = 2*ax
       mov bx, ax
                      bx = 2*ax
       shl ax, 1
                      ax = 4*ax
       add ax, bx
                      ax = 6*ax
                      ax = ax - 6
       sub ax, 6
       neg ax
                     ax = -ax
       mov i2, ax
       jmp f3
f2 1:
       mov ax, i
       shl ax, 1
                      ax = 2*ax
                      bx = 2*ax
       mov bx, ax
       shl ax, 1
                      ax = 4*ax
                      ax = -ax
       neg ax
       add ax, 20
                     ax = ax + 20
       mov i2, ax
f3:
       mov ax, k
       cmp k, 0
                     ; if k < 0
       jl f3 1
       mov ax, i2
                     ; if ax < 0
       cmp ax, 0
       jl f abs
                     ;then |ax|
       jmp f3 cmp 7
f3_1:
       mov ax, i1
                     ax = i1
       sub ax, i2
                     ax = i1 - i2
       cmp ax, 0
                     ; if ax < 0
       jl f_abs_1
                      then ax = |ax|
       jmp f3 res
f abs:
       neg ax
                     ax = -ax
f3 cmp 7:
                     ; if ax < 7
       cmp ax, 7
                      ;res = 7
       jl f3_7
       jmp f3 res
```

f3_res:

mov res, ax ; else res = ax

jmp f_end

f_abs_1:

neg ax ;ax = |ax|

jmp f3_res

f3_7:

mov res, 7 ; res = 7

jmp f_end

f_end:

mov ah, 4ch

int 21h

Main ENDP

CODE ENDS

END Main

ПРИЛОЖЕНИЕ Б. ЛИСТИНГ ПРОГРАММЫ.

Название файла: lb3.lst

```
#Microsoft (R) Macro Assembler Version 5.10
                                                  10/21/20 23:55:0
                                 Page
                                       1-1
0000
                         AStack SEGMENT STACK
0000 0020[
                                DW 32 DUP(?)
        ????
                   ]
0040
                         AStack ENDS
0000
                         DATA SEGMENT
0000 0001
                               DW
                                      1
0002 0002
                         b
                                DW
                                      2
0004 0003
                         i
                               DW
                                      3
0006 0004
                         k
                                DW
                                      4
0008 0000
                         i1
                                DW
                                      ?
000A 0000
                                DW
                         i2
000C 0000
                                DW
                         res
000E
                         DATA ENDS
0000
                         CODE SEGMENT
                                ASSUME CS:CODE, DS:DATA, SS:AStack
0000
                         Main PROC FAR
0000 B8 ---- R
                                mov ax, DATA
0003 8E D8
                                mov ds, ax
0005
                         f1:
0005 A1 0000 R
                                mov ax, a
0008 3B 06 0002 R
                               cmp ax, b
000C 7F 14
                               jg f1 1
                                            ; if a > b
                                            ;a<=b
000E A1 0004 R
                                mov ax, i
0011 D1 E0
                                shl ax, 1
                                            ax = 2*ax
0013 8B D8
                                mov bx, ax
                                            bx = 2*ax
0015 D1 E0
                                shl ax, 1
                                            ax = 4*ax
0017 03 C3
                                add ax, bx
                                            ax = 6*ax
0019 2D 000A
                                      sub ax, 10
                                                  ax = ax - 10
001C A3 0008 R
                                mov i1, ax
001F EB 10 90
                                      jmp f2
0022
                         f1 1:
0022 A1 0004 R
                                mov ax, i
0025 D1 E0
                                shl ax, 1
0027 D1 E0
                                shl ax, 1
0029 05 0003
                                      add ax, 3
```

```
002C F7 D8
                                neg ax
002E A3 0008 R
                                mov i1, ax
0031
                          f2:
0031 A1 0000 R
                                mov ax, a
0034 3B 06 0002 R
                                cmp ax, b
0038 7F 16
                                jg f2 1
                                             ;if a>b
                                              :a<=b
003A A1 0004 R
                                mov ax, i
003D D1 E0
                                             ax = 2*ax
                                shl ax, 1
003F 8B D8
                                mov bx, ax
                                              ;bx = 2*ax
#Microsoft (R) Macro Assembler Version 5.10
                                                  10/21/20 23:55:0
                                 Page 1-2
0041 D1 E0
                                shl ax, 1
                                             ax = 4*ax
                                             ax = 6*ax
0043 03 C3
                                add ax, bx
0045 2D 0006
                                       sub ax, 6
                                                   ax = ax - 6
0048 F7 D8
                                             ax = -ax
                                neg ax
004A A3 000A R
                                mov i2, ax
004D EB 12 90
                                       jmp f3
0050
                          f2 1:
0050 A1 0004 R
                                mov ax, i
0053 D1 E0
                                shl ax, 1
                                             ax = 2*ax
                                             bx = 2*ax
0055 8B D8
                                mov bx, ax
0057 D1 E0
                                             ax = 4*ax
                                shl ax, 1
0059 F7 D8
                                neg ax
                                             ax = -ax
005B 05 0014
                                       add ax, 20 ; ax = ax + 20
005E A3 000A R
                                mov i2, ax
0061
                          f3:
0061 A1 0006 R
                                mov ax, k
                                       cmp k, 0
0064 83 3E 0006 R 00
0069 7C 0B
                                jl f3 1
                                            \inf k < 0
006B A1 000A R
                                mov ax, i2
006E 3D 0000
                                       cmp ax, 0
                                                    ; if ax < 0
0071 7C 12
                                il f abs
                                             then |ax|
0073 EB 12 90
                                       jmp f3 cmp 7
0076
                          f3 1:
0076 A1 0008 R
                                mov ax, i1
                                             ax = i1
                                             ax = i1 - i2
0079 2B 06 000A R
                                sub ax, i2
007D 3D 0000
                                       cmp ax, 0 ; if ax < 0
0080 7C 13
                                             ;then ax = |ax|
                                jl f abs 1
0082 EB 0B 90
                                       jmp f3 res
0085
                          f abs:
```

0085 F7 D8 neg ax ax = -ax0087 f3 cmp 7: 0087 3D 0007 cmp ax, 7 ; if ax < 7il f3 7 008A 7C 0D res = 7008C EB 01 90 jmp f3 res 008F f3 res: 008F A3 000C R mov res, ax ; else res = ax0092 EB 0E 90 imp f end 0095 f abs 1: 0095 F7 D8 neg ax 0097 EB F6 jmp f3 res #Microsoft (R) Macro Assembler Version 5.10 10/21/20 23:55:0 Page 1-3 0099 f3 7: 0099 C7 06 000C R 0007 mov res, 7 res = 7009F EB 01 90 imp f end 00A2 f end: 00A2 B44C mov ah, 4ch 00A4 CD 21 int 21h 00A6 Main ENDP 00A6 **CODE ENDS END Main** #Microsoft (R) Macro Assembler Version 5.10 10/21/20 23:55:0 Symbols-1 Segments and Groups: Name Length Align Combine Class ASTACK 0040 PARA STACK 00A6 PARA NONE CODE DATA 000E PARA NONE Symbols: Name Type Value Attr A L WORD 0000 DATA

L WORD

0002 DATA

F1_1 L NEAR 0022 CODE F2 L NEAR 0031 CODE F2_1 L NEAR 0050 CODE F3 L NEAR 0061 CODE F3_1 L NEAR 0076 CODE F3_7 L NEAR 0087 CODE F3_CMP_7 L NEAR 008F CODE F_ABS L NEAR 0085 CODE F_ABS_1 L NEAR 0095 CODE F_END L NEAR 0002 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h TEXT TEST @VERSION TEXT 510	F1	L NEAR	0005	CODE	
F2 L NEAR 0031 CODE F2_1 L NEAR 0050 CODE F3 L NEAR 0061 CODE F3_1 L NEAR 0076 CODE F3_7 L NEAR 0099 CODE F3_CMP_7 L NEAR 0087 CODE F3_RES L NEAR 0085 CODE F_ABS L NEAR 0095 CODE F_END L NEAR 0002 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h TEXT 0101h @FILENAME TEXT 510	F1 1	L NEAR	0022	CODE	
F3 L NEAR 0061 CODE F3_1 L NEAR 0076 CODE F3_7 L NEAR 0099 CODE F3_CMP_7 L NEAR 0087 CODE F3_RES L NEAR 0085 CODE F_ABS L NEAR 0095 CODE F_END L NEAR 0002 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h TEXT TEST @VERSION TEXT 510			0031	CODE	
F3_1 L NEAR 0076 CODE F3_7 L NEAR 0099 CODE F3_CMP_7 L NEAR 0087 CODE F3_RES L NEAR 0085 CODE F_ABS L NEAR 0095 CODE F_END L NEAR 0002 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 0000 DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h TEXT TEST @VERSION TEXT 510	F2_1	L NEAR	0050	CODE	
F3_7 L NEAR 0099 CODE F3_CMP_7 L NEAR 0087 CODE F3_RES L NEAR 0085 CODE F_ABS L NEAR 0095 CODE F_ABS_1 L NEAR 0042 CODE F_END L NEAR 00A2 CODE I L WORD 0008 DATA I1 L WORD 0008 DATA I2 L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h TEXT TEST @VERSION TEXT 510	F3	L NEAR	0061	CODE	
F3_CMP_7 L NEAR 0087 CODE F3_RES L NEAR 008F CODE F_ABS L NEAR 0085 CODE F_ABS_1 L NEAR 0095 CODE F_END L NEAR 00A2 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 0006 DATA K L WORD 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510	F3_1	L NEAR	0076	CODE	
F3_RES L NEAR 008F CODE F_ABS L NEAR 0085 CODE F_ABS_1 L NEAR 0095 CODE F_END L NEAR 00A2 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510	F3_7	L NEAR	0099	CODE	
F_ABS L NEAR 0085 CODE F_ABS_1 L NEAR 0095 CODE F_END L NEAR 00A2 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510	F3_CMP_7	L NEAR	0087	CODE	
F_ABS_1 L NEAR 0095 CODE F_END L NEAR 00A2 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510			008F	CODE	
F_END L NEAR 00A2 CODE I L WORD 0004 DATA I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST TEXT TEST @VERSION TEXT 510	F_ABS	L NEAR	0085	CODE	
I L WORD 0004 DATA II L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510	F_ABS_1	L NEAR	0095	CODE	
I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h (@FILENAME) TEXT TEST (TEST) @VERSION TEXT 510	F_END	L NEAR	00A2	CODE	
I1 L WORD 0008 DATA I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h (@FILENAME) TEXT TEST (TEST) @VERSION TEXT 510					
I2 L WORD 000A DATA K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h oFILENAME TEXT TEST of 100 test TEXT TEST of 100 test @VERSION TEXT 510 TEXT TEST of 100 test TEXT TEST of 100 test	I L WO	RD 0004	DATA	Λ	
K L WORD 0006 DATA MAIN F PROC 0000 CODE Length = 00A6 RES L WORD 000C DATA @CPU TEXT 0101h TEXT 510 TEXT TEST TEST TEST TEST @VERSION TEXT 510	I1 L WO	RD 0008	DATA	Α	
MAIN F PROC	I2 L WO	RD 000A	DATA	Λ	
MAIN F PROC					
RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510	K	L WORD	0006	DATA	
RES L WORD 000C DATA @CPU TEXT 0101h @FILENAME TEXT TEST @VERSION TEXT 510					
@CPUTEXT 0101h@FILENAMETEXT TEST@VERSIONTEXT 510	MAIN	F PROC	0000	CODE Length = $00A6$	
@CPUTEXT 0101h@FILENAMETEXT TEST@VERSIONTEXT 510					
@FILENAME TEXT TEST @VERSION TEXT 510	RES	L WORD	000C	DATA	
@FILENAME TEXT TEST @VERSION TEXT 510					
@VERSION TEXT 510	@CPU	TEXT 0101h	l		
@VERSION TEXT 510	@FILENAME	. TEXT	TEST		
#Microsoft (R) Macro Assembler Version 5.10 10/21/20 23:55:0					

Symbols-2

117 Source Lines 117 Total Lines 28 Symbols

48040 + 457170 Bytes symbol space free

- 0 Warning Errors0 Severe Errors