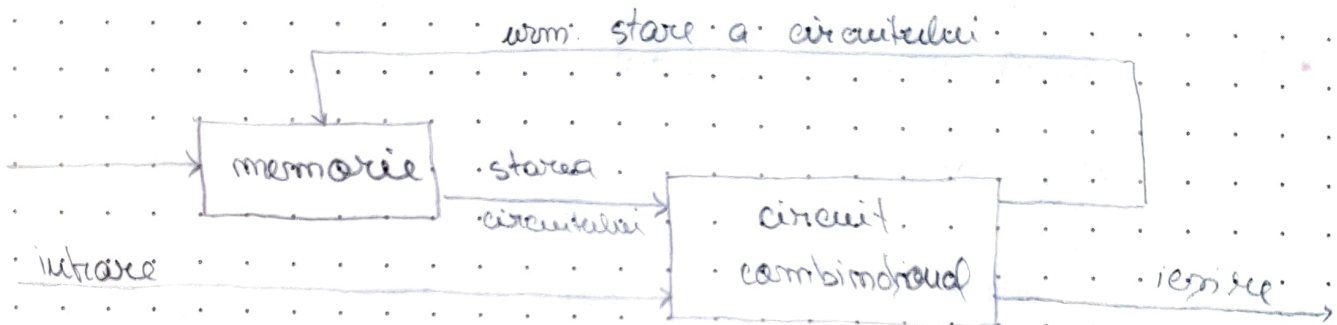


CURS 4

CIRCUITE SECVENTIALE

- adresează unele dintre limitările circuitelor combinatoriale
- adăugăm o stare circuitului \Rightarrow memorie



SR Latch (Set-Reset Latch)

- memorează un bit de inf.

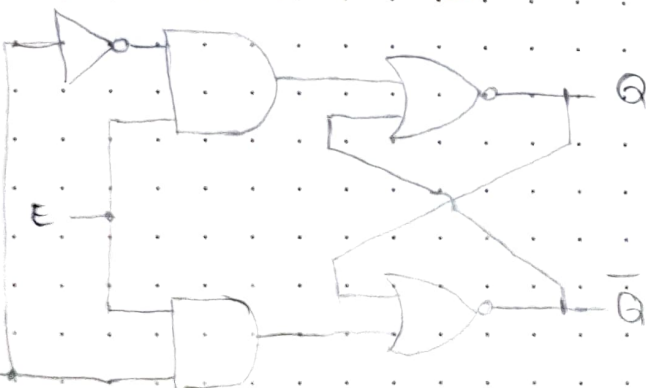


S	R	Q	\bar{Q}
0	0	latch	latch
0	1	0	1
1	0	1	0
1	1	0	0

nu se schimbă nimic
aici punem 0 în memorie
punem 1 în memorie
stare invalidă.

D Latch (în timp)

E = enable / activare

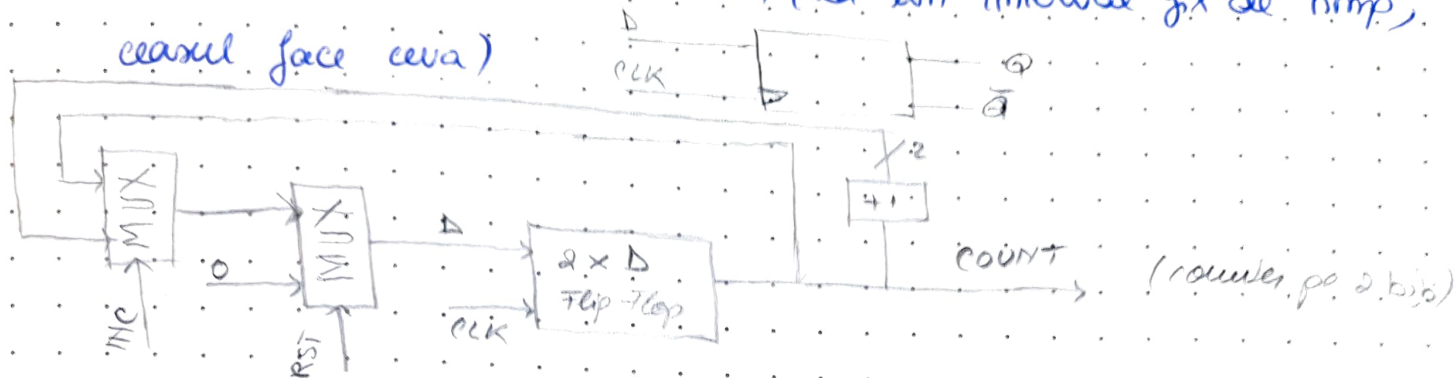


E	D	Q	\bar{Q}
0	0	latch	latch
0	1	latch	latch
1	0	0	1
1	1	1	0

nu se schimbă
0 în mem.
1 în mem.

• Δ Flip-Flop

- sincronizăm mai multe dispozitive
- E devine clock = ceasul intern (la un interval fix de timp, ceasul face ceva)



- avem variabile de timp
 - intrări/ieșiri nu sunt fixe
 - nr. var. de pară în rezolvare
- MUX = multiplexor (un fel de if)