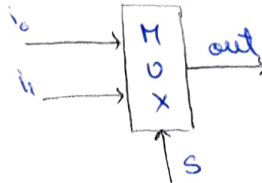


TutoriatMultiplexori

①

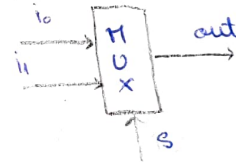
S	i <sub>0</sub>	i <sub>1</sub>	out
0	-	-	i <sub>0</sub>
1	-	-	i <sub>1</sub>



Multiplexorul este un fel de „if” > merge ca să merg. ce e în i<sub>0</sub> sau i<sub>1</sub>,  
când S = 0 pe el se decide.

Relația intrare-ieșire:  $S \cdot i_0 + \bar{S} \cdot i_1$

②

Cum funcționează un CPU?

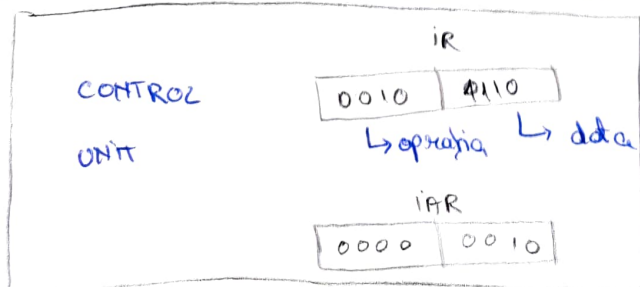
0010 → LOAD-A (pui în registrul A)

0001 → LOAD-B

0100 → STORE-A

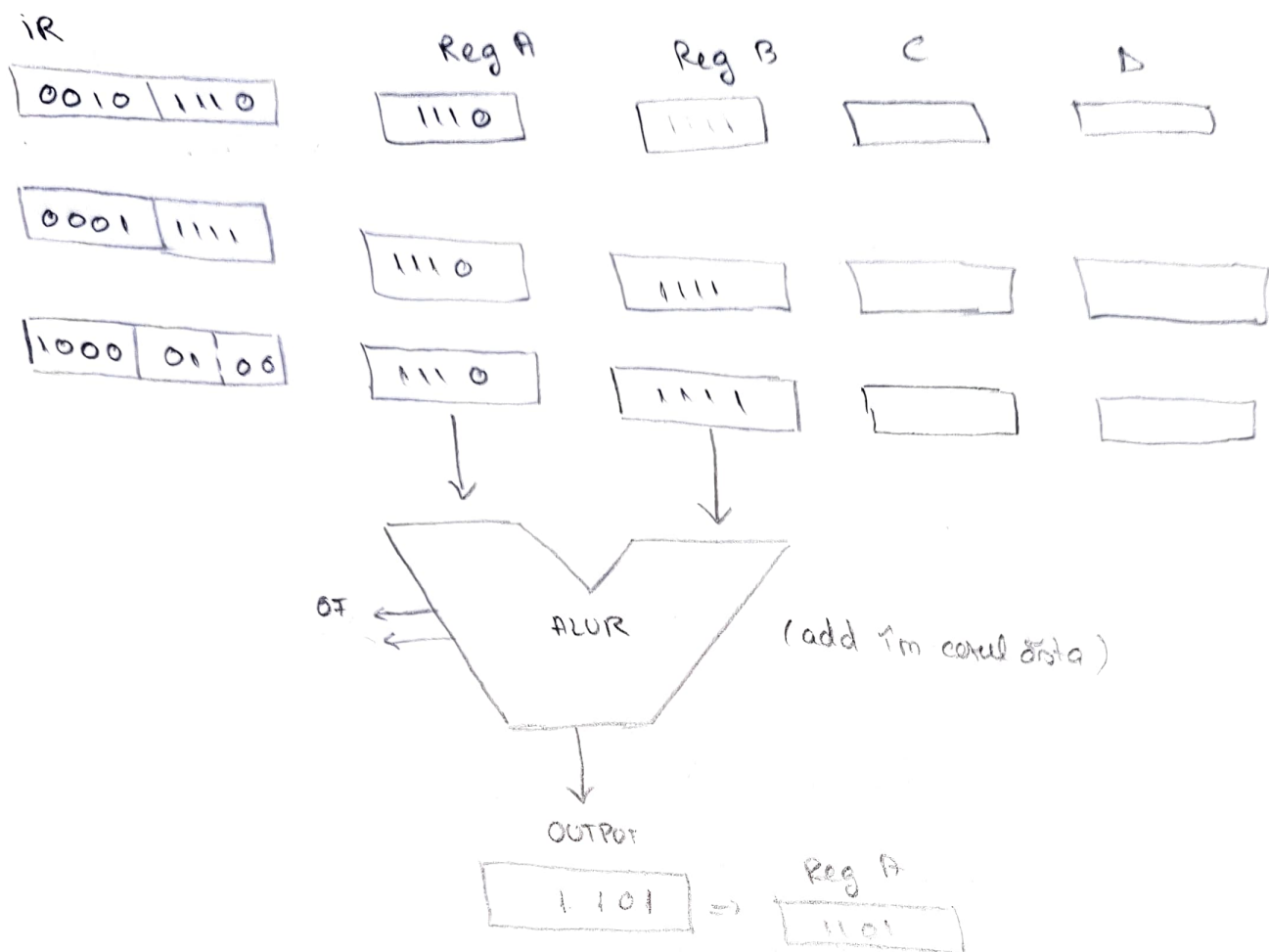
1000 → ADD

În Control Unit se fac calculele  
pe care le simțim la pui în registre



REM

Address	Data
0	0010 1110
1	0001 1111
2	1000 0100
3	0100 1101
4	0... 0
...	...
14	0000 0011
15	0000 1110



Când control Unit-ul preia datele din Rem se folosește instrucțiunea "fetch"

Ordinea: Fetch → Decode → Execute

La STORE-A îți arată adresa de memorie la care trebuie mutat outputul add din /m reg A.

