



蛇皮团团怪

码龄3年 暂无认证

77

原创

171

粉丝

172

获赞

235

评论

16万+

访问

2392

积分

512

收藏

1万+

周排名

3万+

总排名

等级



TA的主页

私信

关注

搜博文文章



## 最新文章

安装VMware Tools选项显示灰色的一种解决方法

Parrot OS下安装win10实现双系统的历程

CVE-2019-14234笔记

2019EIS-ezjava--fastjson-1.2.47-RCE

旅行售货员问题回溯法笔记

## 分类专栏



flask开发部署

2篇



sql注入

2篇



汇编语言

2篇



python

1篇



搞机

2篇



流量分析

## 归档

2020

2月

1篇

1月

1篇

2019

12月

2篇

10月

2篇

9月

1篇

8月

3篇

7月

3篇

6月

9篇

5月

1篇

4月

4篇

3月

2月

1月

## 热门文章

sql-lab教程——1-35通关Writeup

37088

wireshark数据包分析学习总结

修复mongodb启动失败问题

buaku——讨狗一句活（奇淫技巧）

点赞2

评论1

分享

收藏17

手机看

打赏

...

关注

课程设第一部分使用logisim软件设计一个模型机器，包括但不限于CPU，主存，实现至少二  
二 编织并执行一个程序（最好是循环程序）。

课程设计逻辑电路。

成作业

逻辑。

作发生器（四条基本指令：ADD LDA JMP STP）。

l，并能运行出结果，结果存在ACC（累加器）中。

业

逻辑。

作发生器（八条基本指令、建议可以实现一个循环程序段）。

l，并能运行出结果，结果存在ACC（累加器）中。

才微操作

表

作微操作发生器Microoperation signal generator（我简称为MOG）

诸器等部件

的指令字长，高四位为OP，低四位为地址码或者立即数。

78条指令：LDA（取数） ADD STA（存数） SHL SHR NOT JMP STP（停止）

开了4条指令：CMP INC LDI（取数至ID寄存器） JE

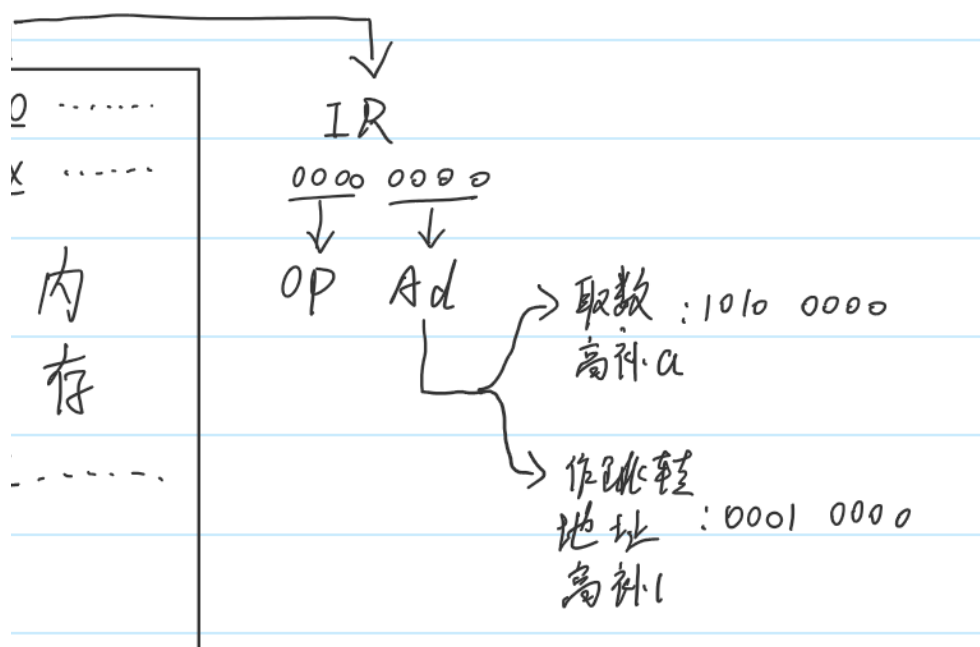
| 对应hex | 指令  |
|-------|-----|
| 0     | LDA |
| 1     | cmp |
| 2     | ADD |
| 3     | INC |
| 4     | STA |
| 5     | LDI |
| 6     | SHL |
| 8     | SHR |
| A     | NOT |
| C     | JMP |
| e     | STP |
| F     | JE  |

[https://blog.csdn.net/qg\\_41420747](https://blog.csdn.net/qg_41420747)

文档中，提到在数据寻址时，高位自动补1010，在跳转指令寻址时高位自动补0001

识别为LDA [1010 0001]; 1100 0001 识别为JMP [0001 0001] 如下图所示

设计一个 根据指令不同 自动补齐高位的电路。（在下面的指令寄存器电路模块有所体现）。



[https://blog.csdn.net/qg\\_41420747](https://blog.csdn.net/qg_41420747)

## 设计微操作

```
MAR; 1->R 4 | T1: M[MAR]->MDR; PC+1->PC
->IR

R)->MAR; 1->R
R]->MDR
->X
C->ACC
```

```
MAR; 1->R
R]->MDR; PC+1->PC
->IR

R)->MAR; 1->R
R]->MDR
->ACC
```

IX是执行周期。这里不考虑间址周期。

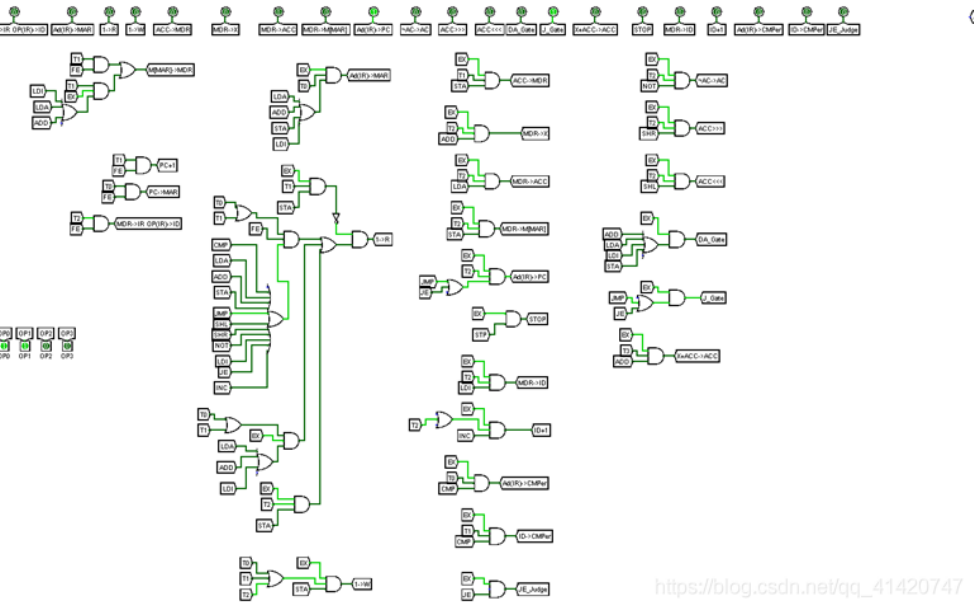
表

| LDA(0) | CMP(1) | ADD(2) | INC(3) | STA(4) | LDI(5) | SHL(6) | SHR(8) | NOT(a) | JMP(c) | STP(e) | JE(f) |
|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|--------|-------|
| √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √     |
| √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √     |
| √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √     |
| √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √     |
| √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √      | √     |
| √      |        | √      |        | √      | √      |        |        |        | √      |        |       |
|        | √      |        |        |        |        |        |        |        |        |        |       |
| √      |        | √      |        |        | √      |        |        |        |        |        |       |
|        |        |        |        | √      |        |        |        |        |        |        |       |
| √      | √      | √      |        |        | √      |        |        |        |        |        |       |
|        |        |        |        | √      |        |        |        |        |        |        |       |
|        | √      |        |        |        |        |        |        |        |        |        |       |

|   |  |   |   |   |   |   |  |   |   |   |   |  |
|---|--|---|---|---|---|---|--|---|---|---|---|--|
|   |  | √ |   |   |   |   |  |   |   |   |   |  |
| √ |  |   |   |   |   |   |  |   |   |   |   |  |
|   |  |   |   | √ |   |   |  |   |   |   |   |  |
|   |  |   |   |   |   |   |  |   | √ |   | √ |  |
|   |  |   |   |   |   |   |  |   |   | √ |   |  |
|   |  |   |   |   |   |   |  | √ |   |   |   |  |
|   |  |   |   |   |   | √ |  |   |   |   |   |  |
|   |  |   |   |   |   |   |  | √ |   |   |   |  |
|   |  |   | √ |   |   |   |  |   |   |   |   |  |
|   |  |   |   |   | √ |   |  |   |   |   |   |  |
|   |  | √ |   |   |   |   |  |   |   |   |   |  |

制作微操作发生器（[下载链接](#)）

象不能自己定积分了，默认就是5积分？



裁图显示不清楚，可以使用logisim打开我完成的电路图看。

图，左下角一排是输入引脚，最上面一排是输出引脚，最左侧是一个译码器，根据输入的4令，中间和右侧这整一大片是对微操作的选择电路。关于选择电路主要就是根据微操做时间以及指令类型进行选择。

寸，可以通过下图中的按钮进入一个调整页面，调整其他程序调用它时的显示样式。



存储器等部件



ACC, [A3]

page cycle 这是一个循环程序

[illegible]

[https://blog.csdn.net/qq\\_41420747](https://blog.csdn.net/qq_41420747)

首先给IDload一个数，然后比较这个数是否与某个立即数相等，如果相等则结束，否则进入

否和一个立即数相等，如果相等，这跳出循环，否则继续循环。

王赧述。

引师的意思了，老师说的ID其实是一个变址寄存器，在比较的时候时

就不再做修改了，大家只要理解循环的思路，这个也是很容易做出来的。

m实验


weixin 44382711的博客 662

是也

## 设计-基本模型机的设计与实现

hades's stack 2万+

**设计目的1、**综合运用所学计算机组成原理知识,在掌握部件单元电路实验的基础上,进一步将其...

 lz链接挂了 1年前



点赞2

评论<sup>1</sup>

分享

★ 收藏<sup>17</sup>

手机看

⌘ 打赏

...

关注

#### 最新评论

sqlmap教程——1-35通...

天天卡丁：你好，第一题的第一个payload：  
?id=-1' union select 1,2,database()

数学建模资料

Zeze!：894530492@qq.com 谢谢大佬!

数学建模资料

weixin\_44598083：1214398056@qq.com 谢谢

数学建模资料

ningzinaanqu：361656727@qq.com 谢谢大佬

数学建模资料

渊崖飞雪：1532240141@qq.com 谢谢大佬

#### 目录

##### 前言

##### 题目

##### 设计方案

##### 具体实施

##### 设计指令集

##### 为每个指令设计微操作

##### 微操作时间表

##### 根据时间表制作微操作发生器（下载...

##### 制作CPU和存储器等部件

##### 调试执行



|   |                        |  |
|---|------------------------|--|
| 文) .pdf   | 09-12                  |  |
| 包含各种库函数，供大家参考！  |                        |  |
| 实现)   | Willy_Qi的博客 1万+        |  |
| 软件是一种用于设计和模拟数字逻辑电路的工具。其简单的工具栏界面和构建它们时的电路仿真，...  |                        |  |
| ——编制并执行程序_蛇皮团团怪的博..._CSDN博客   | 8-9                    |  |
| 设计第一部分使用logisim软件设计一个模型机器,包括但不限于CPU,主存,实现至少4条指令,在其上编织并执行一个程...                                |                        |  |
| 寒-CSDN博客_logisim  | 8-16                   |  |
| U https://blog.csdn.net/qq_37937830/article/details/93144805 Logisim设计模型机——编制并执行程序 https:/... |                        |  |
|   | 06-28                  |  |
| 、“时、分、秒”计数器、译码器及显示器、校时电路、整点报时电路组成。  |                        |  |
|   | 05-02                  |  |
| 于教育的数字逻辑电路设计模拟软件。本版本是一个可执行的jar文件，需要java运行环境的支持；运行时点击窗口-偏...                                   |                        |  |
| 天 - AAAAAAB123654的博客 - CSDN博客   | 10-30                  |  |
| 编制并执行程序 阅读数 765 前言 计算机组成原理课程设第一部分使用logisim软件设计一个模型机器,包括但不限于C...                               |                        |  |
| 寒泉-CSDN博客_使用logisim完成数字逻辑电路...  | 7-16                   |  |
| 编制并执行程序 前言 计算机组成原理课程设第一部分使用logisim软件设计一个模型机器,包括但不限于CPU,主存,实...                                |                        |  |
| 器   | 01-15                  |  |
| 及RAM模块，寄存器模块，计数器等logisim模块构建一个自动运算电路，该电路由时钟驱动，可自动完成RAM模块...                                   |                        |  |
|   | 12-12                  |  |
| 于教育的数字逻辑电路设计模拟软件. 本版本是一个可执行的jar文件，需要java运行环境的支持；运行时点击窗口-偏...                                  |                        |  |
| 设计——用微程序控制器设计简单计..._CSDN博客  | 5-3                    |  |
| 程设计》的设计要求设计能够执行一定机器指令完成指定任务的CISC模型机。 1、课程设计的题目和内容 1.1 课程设...                                  |                        |  |
| 数字电路模拟实验_weixin_43873177..._CSDN博客  | 7-16                   |  |
| 编制并执行程序 前言 计算机组成原理课程设第一部分使用logisim软件设计一个模型机器,包括但不限于CPU,主存,实...                                |                        |  |
|   | 01-22                  |  |
| 版的.....想用的话可以下载，内含一份.jar和一份.exe，就算.exe用不了，只要你电脑里有java，你也可以用jar命令运...                          |                        |  |
| gisim设计ALU（8位算术/逻辑运算）   | beMORExcellent的博客 3022 |  |
| 是大多学生会有的一个作业，只是不同学校形式不同，有的是软件实现，有的则是硬件电路箱实现...  |                        |  |
| 系统——第3章:程序编码,过程调用(程序栈)  | 10-22                  |  |
| 编制并执行程序 06-11 阅读数 730 前言 计算机组成原理课程设第一部分使用logisim软件设计一个模型机器,包括但...                             |                        |  |
| 实现 - weixin_34365417的博客 - CSDN博客  | 11-22                  |  |
| 编制并执行程序 阅读数 887 前言 计算机组成原理课程设第一部分使用logisim软件设计一个模型机器,包括但不限于C...                               |                        |  |
| ©2020 CSDN 皮肤主题: 技术黑板 设计师: CSDN官方博客 返回首页  |                        |  |
| 招聘 广告服务 网站地图 kefu@csdn.net 客服论坛 400-660-0108 QQ客服 (8:30-22:00)                                |                        |  |
| 号 11010502030143 京ICP备19004658号 京网文〔2020〕1039-165号 版权与免责声明 版权申诉 网络110报警服务                     |                        |  |
| 网举报中心 家长监护 版权申诉 北京互联网违法和不良信息举报中心 ©1999-2020 北京创新乐知网络技术有限公司                                    |                        |  |

