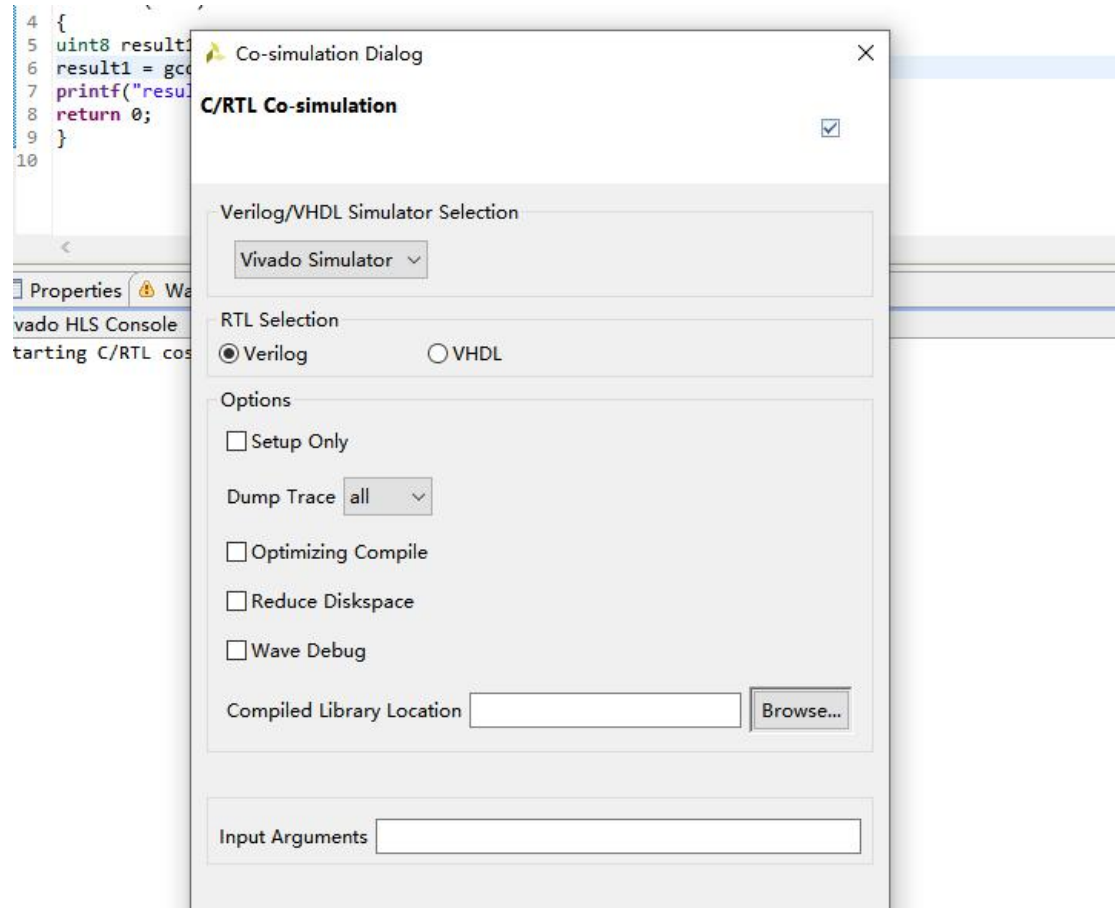


Vivado 仿真 For GCD

Vivado 仿真使用 Vivado 工具。

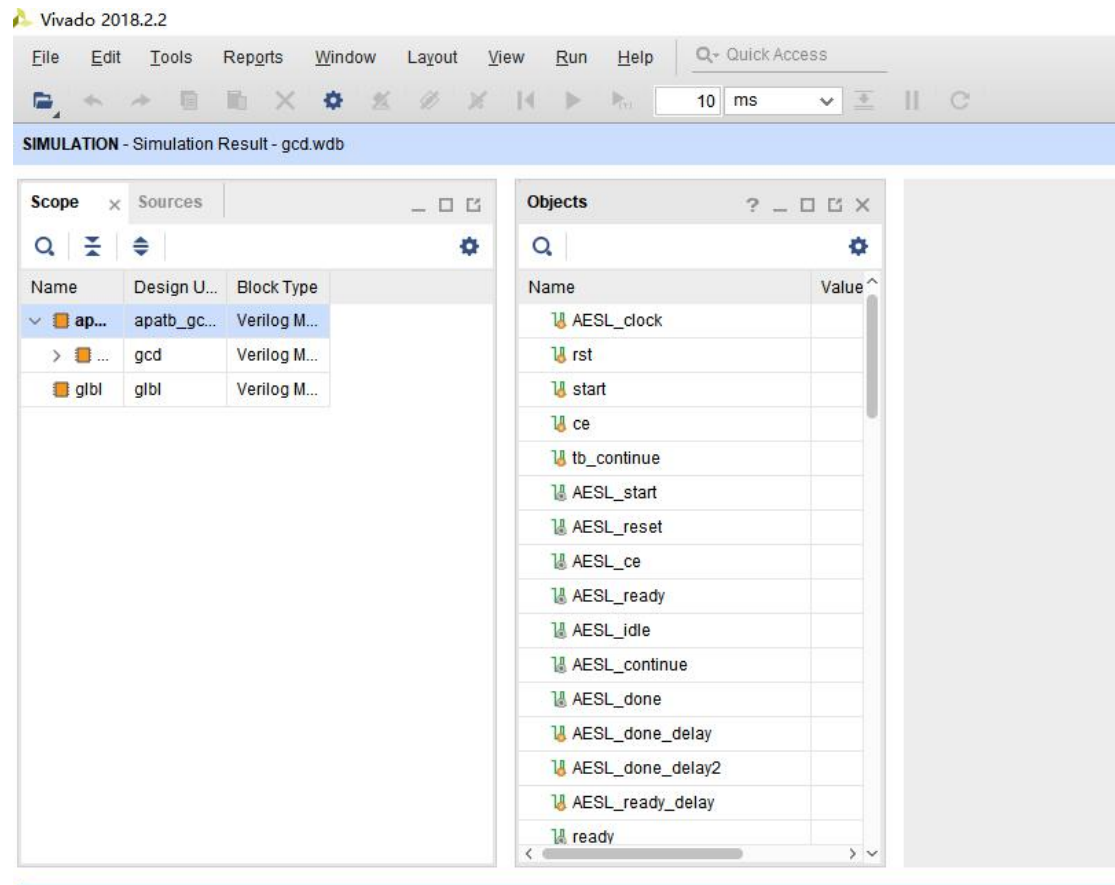
1、使用 Vivado HLS 工具进行 C/RTL Cosimulation 时需要在 Co-simulation Dialog 中将 Auto 选项选定 Vivado Simulator，同时在 Dump Trace 框选 all，以便能产生仿真波形。



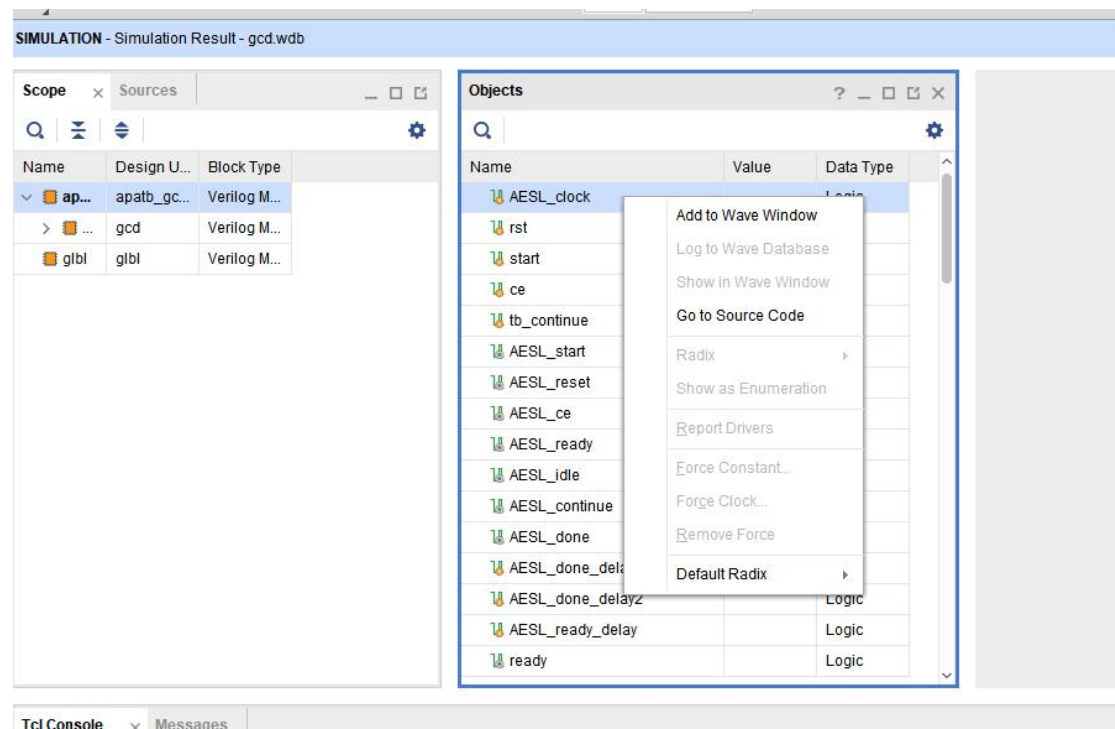
2、打开 Vivado 工具，出现下面界面，在底部的 Tcl 框内输入待仿真文件的路径：cd C:/vivado\_files/gcd/solution1/sim/verilog（添加路径），回车，然后输入 current\_fileset（加载工程），回车后，Vivado 工具平台在工作并显示 Success。再输入 open\_wave\_database gcd.wdb，回车。



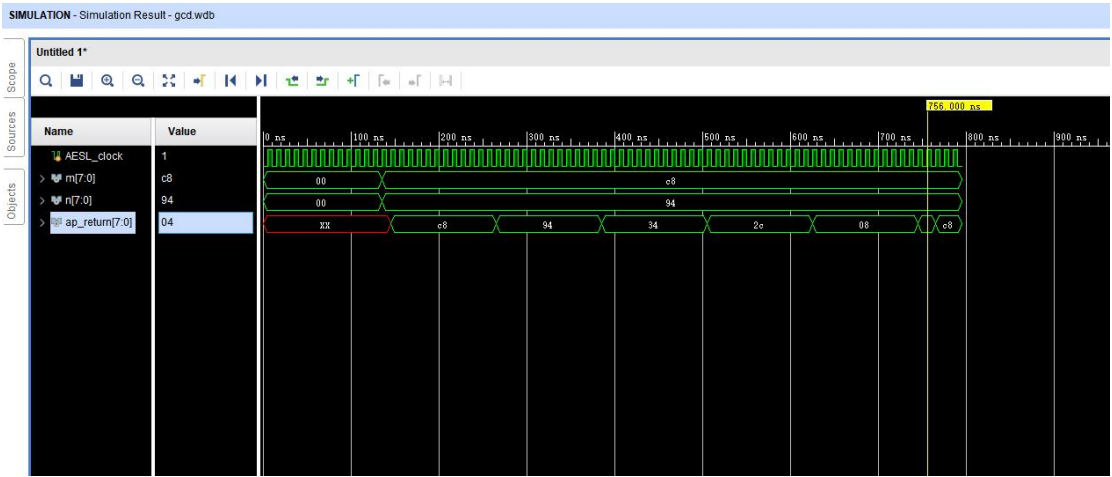
3、进入 SIMULATION-Simulation Result-gcd.wdb 界面



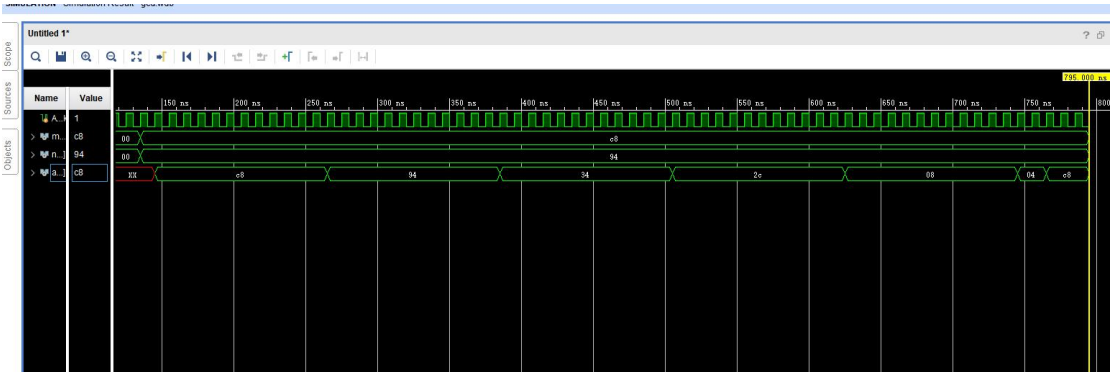
4、加入波形 右击需要加入的变量，如 Clock，add to wave Window。



5、通天塔本例选了 Clock, m, n 和 Return。



(波形正常图形)



(波形放大图形)

从这个波形可以看出整个任务执行时间为 795ns。