İsim :	2018/1 BLM3031 Mikroişlemci Sistemleri	S1	S2	Σ
No :	Vize - 21 Kasım 2018	(40p)	(60p)	(100p)
lmza :	Süre: 75 dk			

NOT1 : Tüm sorular için izole hafıza haritalama (isolated mapping) kullanın. NOT2 : Tüm μ P uçlarının uygun şekilde ayrıştırılmış ve tutulmuş olduğunu varsayın.

Soru 1) Aşağıdaki boşlukları uygun şekilde doldurun <i>(40p)</i>					
a)	8086 veri yolu genişliği <u>16</u> bittir. <i>(2p)</i>				
b)	8086 adres yolu genişliği <u>20</u> bittir. <i>(2p)</i>				
c)	8086 için uygun hafıza arayüzü512×16 kapasitesindedir. (2p)				
d)	8086 I/O uzayı64K byte boyutundadır. <i>(2p)</i>				
e)) 8086 hafıza uzayı <u>1M</u> byte boyutundadır. <i>(2p)</i>				
f)) $\underline{M} \setminus \overline{IO}$ ucu sadece izole I/O haritalamada adres çözümleme için kullanılır. (3p)				
g)	g) 80 88 için uygun hafıza arayüzü 1M×8 olduğuna göre, 8088 adres yolu genişliği <u>20</u> bittir. (2p)				
h)	ı) 80 486 için uygun hafıza arayüzü 1G×32 olduğuna göre, 80486 adres yolu genişliği <u>32</u> bittir. <i>(2p)</i>				
i)	8086'da AD_i uçlarından adres bilgisi ayrıştırılırken <u>ALE</u> ucu kullanılır. (3p)				
j)	8086'da AD_i uçlarından veri bilgisi ayrıştırılırken <u>DEN</u> ve <u>$DT \setminus \overline{R}$</u> uçları kullanılır. (3p)				
k)	8086, veri ve program hafızalarının aynı veri yolunu kullanması açısından <u>von Neumann</u> mimarisindedir. (2p)				
I)	8086, anlamlı byte'ın hafızada saklanma yeri açısından <u>little endian</u> mimarisindedir. (2p)				
m)	8086, komut seti yapısı itibariyle CISC mimarisindedir. (2p)				
n)	Adres çözümleme devresi belirli bir zamanda sadece bir çevre birimin aktif olmasını sağlayarak, farklı entegrelerin aynı				
	anda, aynı yola (bus) farklı veri yazmasını engeller. <i>(3p)</i>				
0)	Mikroişlemcide aritmetik, lojik işlem sonuçlarını saklayan yazmaca <u>akümülatör (AX)</u> denir. <i>(2p)</i>				
p)	8086'da adres ve veri bilgisinin aynı uçlarda farklı zamanlarda bulunması <u>zaman çoğullama</u> olarak adlandırılır. <i>(3p)</i>				
q)	8255 mod 1'de input yönlü ayarlamışsa port uçlarındaki verinin 8255'e otomatik olarak alınmasından sorumlu anlaşma				
	(handshaking) uçları <u>\$\overline{STB}\$</u> ve <u>IBF</u> dir. (3p)				

Soru 2) Game of Life oyununun donanımsal olarak gerçeklenmesi istenmektedir. İlk durum oluşturulup oyun hızı belirlendikten sonra hücresel bir otomat uygulaması olan Game of Life oyununda adım adım sonraki nesilleri oluşturulur.

Game of Life oyunu aşağıdaki kurallara göre çalışmaktadır:

Bir canlı hücrenin, iki'den daha az canlı komşusu varsa "yalnızlık nedeniyle" ölür

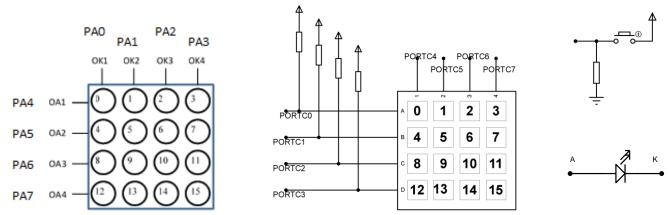
Bir canlı hücrenin, üç'ten daha fazla canlı komşusu varsa "kalabalıklaşma nedeniyle" ölür

Bir canlı hücrenin, iki ya da üç canlı komşusu varsa değişmeden bir sonraki nesile kalır

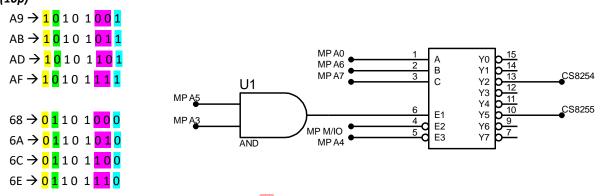
Bir ölü hücrenin tam olarak üç canlı komşusu varsa canlanır.

Bu oyun için 4×4 LED matris, 4×4 tuş tarama sistemi, 4 adet buton, 8255 ve 8254 kullanılacaktır. Oyun 4×4 boyutundaki grid yapısında bir düzende oynanır. Oyuncu 4×4 tuş tarama sisteminde herhangi bir tuşa basarak, bastığı numaralı LED'leri toggle (yanıksa söndürebilir, sönükse yakabilir) ettirir. Daha sonra HIZ+ ve HIZ- butonları ile oyun hızını ayarlayarak, BASLA tuşu ile hücresel otomatı çalıştırır. Her bir yeni nesil öncesi HIZ+, HIZ- tuşları ile belirlenmiş bir süre beklenerek nesiller hesaplanır. Oyuncu isterse SIFIRLA tuşuna basarak oyunu durdurup, 4×4 LED matriste tüm LED'leri söndürebilir.

4×4 LED matris yapısı şekil ile verilmiştir. Aynı satırdaki LED'lerin anot uçları birleştirilerek dışarı verilmektedir (OA uçları), benzer şekilde aynı sütundaki LED'lerin katot uçları birleştirilerek dışarı verilmektedir (OK uçları). Bir LED'e ilişkin uç tanımları ilgili şekil ile verilmiştir. Basıldığında ilgili satır ve sütunu kısa devre yapan butonlar içeren, 4×4 tuş tarama sistemi konfigürasyonu şekil ile verilmiştir. Kullanılan ayrık butonlar (BASLA, HIZ+, HIZ-, SIFIRLA) için ortak konfigürasyon şekilde verilmiştir. Bunlara göre:



a) A9H adresinden itibaren ardışık tek adreslere 8255'i, 68H adresinden itibaren ardışık çift adreslere ise 8254'ü yerleştirebilmek için uygun adres çözümleme devresini 1 adet 3×8 dekoder ve gerekli en az sayıda basit lojik kapılar kullanarak gerçekleyiniz. (10p)



A7, A6, A0 seçim uçları, A5=1, A4=0, A3=1, $M \setminus \overline{IO}$ =0, A2 ve A1 8255 ve 8254 adres uçlarına

b) Verilen adres değerlerine göre mikroişlemci ve adres çözümleme devresinden 8255 ile 8254'e yapılması gereken bağlantıları çizerek gösterin. (4p)

8255	8254
D0-7 → MP D8-15	D0-7 → MP D0-15
A0 → MP A1	A0 → MP A1
A1 → MP A2	A1 → MP A2
RD → MP RD	RD → MP RD
WR → MP WR	WR → MP WR
CS → CS8255	CS → CS8254

c) 4×4 LED matris 8255 PORTA'ya (OK1-4→PORTAO-3, OA1-4→PORTA4-7), 4 adet ayrık buton PORTB'ye (BASLA→PORTBO, HIZ+→PORTB1, HIZ-→PORTB2, SIFIRLA→PORTB3), 4×4 tuş tarama sistemi ise PORTC'ye (A,B,C,D→PORTCO-3, 1,2,3,4→PORTC4-7) bağlanacaktır. 8255 için uygun bir kontrol kelimesini belirleyin. (4p)

PORTA →output, PORTB→ input, PORTCL →input, PORTCU→output, 8255→ MODO 1000011

d) 8255'e belirlemiş olduğunuz kontrol kelimesini aktarmak için gerekli assembly kodunu yazın. (3p)

MOV AL, 83H; PORTA \rightarrow output, PORTB \rightarrow input, PORTCL \rightarrow input, PORTCH \rightarrow output, 8255 \rightarrow MOD0 OUT 0AFH, AL

e) 8254, CNTRO'ın MODO'da 100ms ile 1sn arasında zamanlayıcı olarak kullanılması istenmektedir (HIZ+ veya HIZ- tuşlarına basıldıkça oyunda adımlar arası bekleme süresi 100ms ile 1sn arasında 100ms'lik adımlarla değişecektir (1kHz'lik saat işareti mevcutken), varsayılan bekleme süresi ise 500ms'dir). Bunun için uygun 8254 kontrol kelimesini belirleyin. (3p)

0011 0000 → CNTRO modO'da LSB+MSB, binary, 100ms-1s arası 100ms adımlarla sayabilmek için sayma değeri 100-1000 arasında olur

f) Yukarıda bahsedilen durum ile 1kHz'lik saat işareti mevcutken, 8254 için uygun kontrol kelimesini ve ilk sayma değerlerini (500ms'lik zamanlama için) aktaran assembly kodunu yazın. *(4p)*

MOV AL, 0011 0000B; CNTR0 mod0'da LSB+MSB, binary
OUT 6EH, AL
MOV AX, 500; varsayılan bekleme suresi
OUT 68H, AL
MOV AL, AH
OUT 68H, AL

g) BASLA isimli butona basılıp basılmadığını tespit eden assmebly kodunu yazınız. (3p)

TEKRAR:

IN AL, OABH

TEST AL, 01H; BASLA tuşu PORTB 0'da 0000 0001B ile test edilir, tuş basılı değilse sonuç 0 olur JZ TEKRAR

BASLABASILI:

h) SIFIRLA tuşuna basıldığını tespit eden ve tuş basılmışsa 4×4 LED matrisi bir seferde temizleyen assembly kodunu yazın. *(5p)* TEKRAR:

IN AL, OABH

TEST AL, 08H; SIFIRLA tuşu PORTB 3'te 0000 1000B ile test edilir, tuş basılı değilse sonuç 0 olur

SIFIRLABASILI:

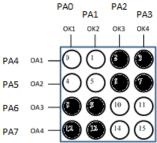
MOV AL, 0FFH; PORTA'dan FF göndererek tüm OK uçları 1 yapılır, sonuçta tüm LED'ler söner OUT 0A9H, AL

i) Yanda verilen durumu (varsayılan ilk durum) 4×4 LED matriste oluşturabilmek için gerekli assembly kodunu yazınız (yanan LED'ler siyah ile gösterilmiştir). *(6p)*

TEKRAR: MOV AL, OCCH

OUT 0A9H, AL MOV AL, 33H OUT 0A9H, AL

JMP TEKRAR



j) 4×4 tuş tarama sisteminde 5 ve 9 numaralı tuşlarından hangisine basıldığını tespit eden assembly kodunu yazın. (6p)

TEKRAR: MOV AL, 0DFH; PORTC5 \rightarrow 0 ,PORTC4,6,7 \rightarrow 1

OUT 0ADH, AL; keypadin sadece 2 numaralı ucu 0 ile sürülüyor

IN AL, ADH

TEST AL, 02H; PORTC5 aktifken, B numaralı uç PORTC1'de 0 olduysa 5'e basılmıştır

JZ TUS5

TEST AL, 04H; PORTC5 aktifken, C numaralı uç PORTC2'de 0 olduysa 9'a basılmıştır

JZ TUS9 JMP TEKRAR

k) 8254'ün zamanlama miktarını, HIZ+ butonuna basıldığında 100ms arttıran, HIZ- butonuna basıldığında ise 100ms azaltan assembly kodunu yazın (zamanlama miktarının 100ms ile 1s arasında kalması gerekmektedir). (6p)

TEKRAR: IN AL, 0ABH; PORTB oku HIZEKSI: DEC COUNT8254, 100

TEST AL, 02H; HIZ+ için test CMP COUNT8254, 100

JZ HIZARTI JAE DEVAM

TEST AL, 04H; HIZ- için test MOV COUNT8254, 100

JZ HIZEKSI DEVAM: MOV AX, COUNT8254

HIZARTI: ADD COUNT8254, 100 OUT 68H, AL

CMP COUNT8254, 1000 MOV AL, AH
JBE DEVAM OUT 68H, AL
MOV COUNT8254, 1000 JMP TEKRAR

JMP DEVAM

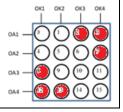
I) 8254'ün zamanlamasının bittiğini tespit eden assembly kodunu yazınız. (4p)

TEKRAR: OUT 6EH, 11100010B; CNTRO status latch için readback komutu

IN AL, 68H; CNTRO status okuma

ROL AL, 1; CNTRO output status 7'de, ROL ile carry'e aktarılır JNC TEKRAR; MODO 'da sayma devam ederken output 0'da

CNTROTIMEOUT:



m) i şıkkındaki başlangıç konumundan bir sonraki nesli, verilen boş şekle çizerek gösterin. (2p)