

دانشگاه صنعتی شریف دانشکده مهندسی کامپیوتر

عنوان:

الگوها در سیستم های نهفته بی درنگ

نویسنده علی محسنی نژاد

استاد دکتر رامان رامسین

مرداد ۱۴۰۳

الگوها در مهندسی نرم افزار صفحه ۲ از ۱۲

| - 1 | 1 1 | | |
|-----|------|----|---------------|
| | 111_ | ** | |
| ىب | مص | ست | حـ |
| | | | \mathcal{T} |

| ٣ | a. | مقدم | ١ |
|----|--|-------|---|
| ۴ | مای طراحی برای دسترسی به سختافزار | الگوھ | ۲ |
| ۴ | TT 1 | 1.1 | |
| ۵ | الگوى Hardware Adapter الگوى | ۲.۲ | |
| ۵ | | ٣.٢ | |
| ۶ | | 4.7 | |
| ٧ | | ۵.۲ | |
| ٧ | reconstruction of the contract | 8.7 | |
| ٨ | الگوی Polling | ٧.٢ | |
| ۱۱ | مای طراحی برای همزمانی نهفته و مدیریت حافظه | الگوھ | ٣ |
| ۱۱ | الگوی Cyclic Executive | ۲.۳ | |
| ۱۲ | x | مراح | ۴ |

الگوها در مهندسی نرم افزار صفحه ۳ از ۱۲

۱ مقدمه

این گزارش به طور مفصل به توضیح الگوهای معرفی شده در مقالات و کتب مختلف در حوزه سیستمهای نهفته و بی درنگ می پردازد. برای درک عمیق تر این الگوها، باید ابتدا مشخص شود که منظور از سیستمهای نهفته بی درنگ چیست. سیستمهای نهفته در بخشهای زیادی از زندگی روزمره وجود دارند؛ به طور مثال سیستمهای رادیویی، سیستمهای ناوبری، سیستمهای تصویربرداری. به طور کلی یک سیستم نهفته را می توان اینگونه تعریف کرد،: «یک سیستم کامپیوتری که به طور مشخص برای انجام یک کار در دنیای واقعی تخصیص داده شده و هدف آن ایجاد یک محیط کامپیوتری با کاربری عام نیست» [۱]. یک دسته مهم از سیستمهای نهفته، سیستمهای بی درنگ هستند. «سیستمهای بی درنگ هستند. (۱].

حال که مفهوم سیستمهای نهفته بی درنگ را دریافتیم، باید تعریفی از الگو در این سیستمها ارائه دهیم. منابع متنوع تعاریف متفاوتی از الگوها ارائه کردهاند و بسیاری از آنها این تعریف را به الگوهای طراحی محدود می کنند [۱]. هدف این گزارش تقسیم بندی الگوهای نرمافزاری به طور کلی نیست و صرفا می خواهیم الگوهای مورد استفاده در سیستمهای نهفته و بی درنگ را بررسی کنیم. Zalewski می گوید: «یک الگو یک مدل یا یک قالب نرمافزاری است که به فرایند ایجاد نرمافزار کمک می کند.» این تعریف در عین سادگی، جامع است؛ به طوری که الگوهای طراحی، معماری و فرایندی را در خود شامل می شود. با این حال این مقاله نیز مانند بسیاری از دیگر مقالات، تعریف جدیدی از الگوهای طراحی، مهراحی ارجاع دادهاند.

ساختار گزارش و مطالبی که گفته میشود.

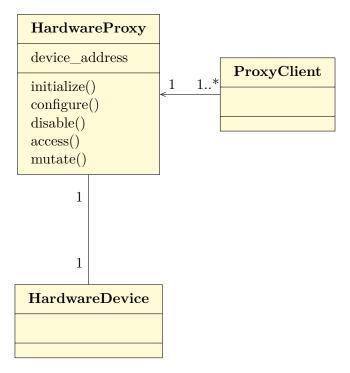
الگوها در مهندسی نرم افزار صفحه ۴ از ۱۲

۲ الگوهای طراحی برای دسترسی به سختافزار

نرمافزارهای نهفته بر روی یک بستر سختافزاری مستقر میشوند و معمولا بسیاری از قابلیتهای آنها ملزم به ارتباط با سختافزار میشود. به همین دلیل Douglass [۱] یک دسته از الگوها را با عنوان الگوهای دسترسی به سختافزار معرفی می کند.

۱.۲ الگوی Hardware Proxy

این الگو با ایجاد یک رابط روی یک جزء سختافزاری، یک دسترسی مستقل از پیچیدگیهای اتصال به سختافزار برای کلاینت ایجاد می کند. این الگو با معرفی یک کلاس به نام پروکسی بین سختافزار و کلاینت، باعث می شود که تمامی عملیات وابسته به سختافزار در پروکسی انجام شود و در صورت تغییر در سختافزار، هیچ تغییری به کلاینت تحمیل نشود. در این الگو بر روی یک جزء سختافزاری، یک پروکسی قرار گرفته و کلاینتان متعدد می توانند از آن سرویس بگیرند. لازم به ذکر است که ارتباط پروکسی و سختافزار بر پایه یک «رابط قابل آدرس دهی توسط نرمافزار» است. دیاگرام کلاس این الگو در شکل ۱ رسم شده است.



شکل ۱: دیاگرام کلاس Hardware Proxy

همانطور که در شکل ۱ دیده می شود، کلاس پروکسی توابع مشخصی را در اختیار کلاینتها قرار می دهد ۱. توضیحات مربوط به هر یک از توابع کلاس پروکسی در شکل زیر داده شده است:

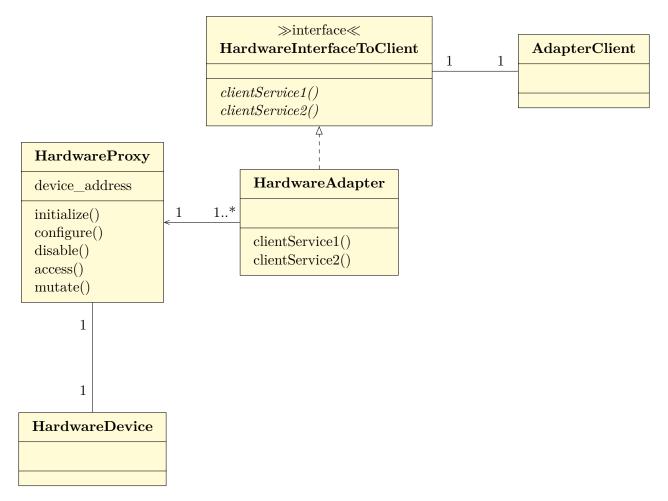
- initialize □ این تابع برای آماده سازی اولیه ارتباط با سختافزار استفاده می شود و معمولا تنها یک بار صدا زده می شود.
- © configure: این تابع برای ارسال تنظیمات برای سختافزار استفاده می شود. معمولا باید در سختافزار تنظیماتی قرار داده شود که آن را قابل استفاده کند.
 - 🛘 disable: این تابع برای غیرفعال کردن سختافزار به صورت امن استفاده میشود.
 - access: این تابع برای دریافت اطلاعات از طرف سختافزار استفاده میشود.
 - mutate: این تابع برای فرستادن اطلاعات به سمت سختافزار استفاده میشود.

^{&#}x27;توابع دیگری نیز در [۱] گفته شده ولی اینجا تنها توابع public کلاس پروکسی را بررسی می کنیم.

الگوها در مهندسی نرم افزار صفحه ۵ از ۱۲

۲.۲ الگوی Hardware Adapter

این الگو مشابه الگوی Gamma که Gamma و دیگران [۳] معرفی کردهاند تعریف شده. استفاده از این الگو این اجازه را میدهد که کلاینتی که انتظار یک رابط خاص با سختافزار را دارد، بتواند با سختافزارهای مختلف بدون این که متوجه تفاوتهای آنها شود ارتباط بگیرد. این الگو روی ساختار الگوی Hardware Proxy بنا شدهاست و دیاگرام کلاس آن در شکل ۲ ترسیم شدهاست.



شکل ۲: دیاگرام کلاس Hardware Adapter

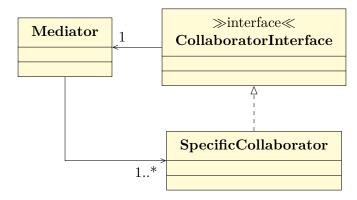
همانطور که در شکل ۲ دیده می شود، کلاس کلاینت سرویسهای مورد انتظار خود را از رابط HardwareInterfaceToClient انتظار دارد. در این ساختار، کلاس آداپتور، سرویسهای مورد انتظار کلاینت را به سرویسهای ارائه شده از طرف سختافزار ترجمه می کند. این کار اجازه می دهد که در صورت تغییر سختافزار (و متناظرا پروکسی)، تنها با ایجاد پیاده سازی جدید برای رابط آداپتور، نیازی به تغییر در کلاینت نباشد.

۳.۲ الگوی Mediator

این الگو با معرفی یک کلاس میانجی گر بین چند کلاس همکار، کمک می کند که چند سختافزار را با هم مدیریت کند. ساختار این الگو در شکل ۳ ترسیم شدهاست.

همانطور که در شکل مشخص است، کلاس میانجی با هر یک از کلاسهای همکار ارتباط دارد. این ارتباط به این شکل است که کلاس میانجی تمامی پیادهسازیهای رابط همکار را می شناسد و با آنها ارتباط دارد. این کلاسها خودشان نیز همانطور که نشان داده شده، میانجی را می شناسند و با آن ارتباط دارند. هر یک از کلاسهای همکار، با سختافزار در ارتباط هستند و حتی می توانند خود یک پروکسی باشند (الگوی Hardware Proxy). ولی به هر صورت در این الگو برای ارتباط با یکدیگر، باید برای میانجی سیگنال بفرستند و میانجی وظیفه ارتباطات بین همکارها را دارد (با ایجاد ارتباط غیر مستقیم). به طور کلی فرایندهایی که در آن استفاده از چند سختافزار و نیاز است، توسط میانجی کنترل می شود.

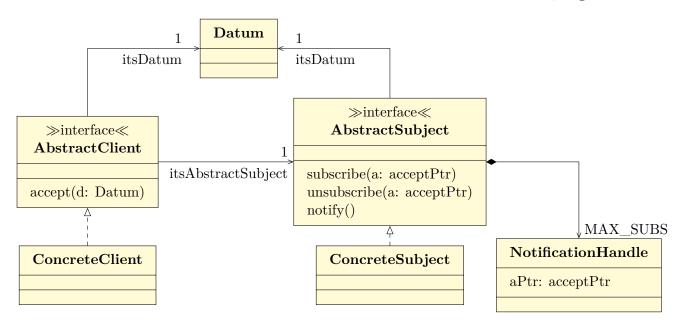
الگوها در مهندسی نرم افزار صفحه ۶ از ۱۲



شکل ۳: دیاگرام کلاس Mediator

۴.۲ الگوی Observer

یکی از پرکاربردترین الگوها در حوزه سیستمهای نهفته، الگوی Observer است. این الگو به شیءهای برنامه این اجازه را میدهد که به یک شیء دیگر برای دریافت اطلاعات گوش دهند. این به این معنی است که اگر یک کلاینت به دنبال دریافت داده از یک سرور است، به جای این که هر دفعه درخواست دریافت دادهها را برای سرور بفرستد، برای آن سرور درخواست عضویت فرستاده و سرور هرگاه که دادههای جدید در دسترس بودند، آنها را برای کلاینتهای عضوشده بفرستد. یکی از مهمترین کاربردهای این الگو در دریافت دادهها از سنسورها است. یکی از قابلیتهای خوب این الگو این است که کلاینتها میتوانند در زمان اجرای برنامه عضویت خود را قطع یا ایجاد کنند. در شکل ۴ دیاگرام کلاس این الگو را میبینیم.



شکل ۴: دیاگرام کلاس Observer

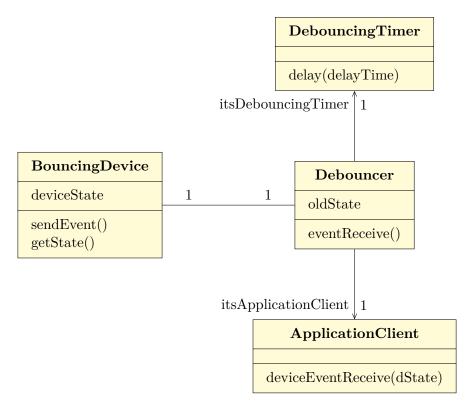
در این ساختار کلاینتها با فرستادن یک اشاره گر به کلاس سابجکت، درخواست عضویت برای سرویس می فرستند. کلاس سابجکت نیز با ذخیره کردن اشاره گرهای مختلف از طرف کلاینتها زمانی که داده جدید آماده می شود، با فراخوانی تابع notify تابع accept که اشاره گرهایش را در Datum قرار داده، با پاس دادن ورودی به فرمت Datum صدا می زند. اینگونه این داده برای تمامی کلاینتهای عضو سرویس فرستاده می شود. کلاینتها می توانند در حین اجرای برنامه، عضویت خود برای سرویس را لغو کنند. دقت شود که خود کلاسهای سابجکت معمولا از نوع پروکسی هستند (الگوی Hardware Proxy).

الگوها در مهندسی نرم افزار صفحه ۷ از ۱۲

۵.۲ الگوی Debouncing

در سختافزار بسیاری از ورودیها به صورت دکمهها و سوییچهایی هستند که بر اثر ایجاد اتصال دو فلز با یکدیگر، باعث فعال شدن یک پایه شده و آغازگر یک عملیات در نرمافزار نهفته هستند. اتصال این دو فلز با یکدیگر دارای تعدادی حالت میانی است. به این صورت که اتصال با کمی لرزش همراه بوده و اتصال برای چند میلی ثانیه چند بار قطع و وصل می شود. این قطع و وصل شدن، باعث می شود که نتوانیم حالت فعلی سخت افزار را به درستی در نرمافزار ضبط کنیم.

این الگو به ما کمک می کند که با صبر کردن برای یک مدت کوتاه، مقدار ورودی را زمانی که پایدار شدهاست بخوانیم. با این کار دغدغه معتبر بودن مقدار خواندهشده را در کلاینت نخواهیم داشت. دیاگرام کلاسی این الگو در شکل ۵ نمایش داده شدهاست.



شکل ۵: دیاگرام کلاس Debouncing

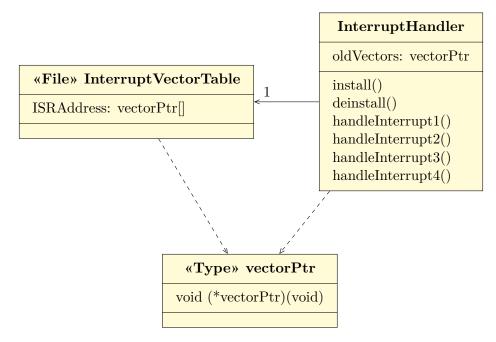
در این ساختار، BouncingDevice همان سختافزار مورد بررسی است. تابع sendEvent می تواند یک نوع اینتراپت سختافزاری باشد که نرمافزار را از تغییر در سختافزار باخبر می سازد و getState می تواند یک عملیات خواندن از حافظه باشد. کلاس Pebouncer وظیفه ارائه حالت پایدار سختافزار به کلاینت را دارد. این کار با استفاده از یک کلاس زمان سنج انجام می شود که با ایجاد یک تاخیر نرمافزاری تا پایدار شدن شرایط خروجی سختافزار، خواندن حالت سختافزار را به تعویق می اندازد.

۱۳۲ الگوی Interrupt ۶.۲

یکی از واحدهای مهم در سیستمهای سختافزاری، واحد Interrupt است. Interrupt برای هندل کردن وقایعی است که توسط سختافزار جرقه زده می شوند. زمانی که یک فرایند رسیدگی به برقه زده می شوند. زمانی که یک فرایند رسیدگی به interrupt اتفاق افتاده آغاز می شود. با انجام این فرایند و رسیدگی به interrupt، فرایند اصلی نرمافزار دوباره از سر گرفته می شود. ساختار این الگو در شکل ۶ نمایش داده شده است.

در این الگو، کلاس InterruptHandler کار اصلی را انجام میدهد. این کلاس دارای بردار InterruptHandler کار اصلی را انجام میدهد. این کلاس دارای بردار به توابعی است که در صورت بروز install میتوان این بردار را با یک بردار جدید جایگزین کرد. این بردار در اصل تعدادی اشاره گر به توابعی است که در صورت بروز Interrupt VectorTable است از اشاره گرها به توابع است که از نوع است که از نوع اشاره گر به تابع است که از نوع امر در Interrupt Vector Routine استفاده شده است.

الگوها در مهندسی نرم افزار صفحه ۸ از ۱۲



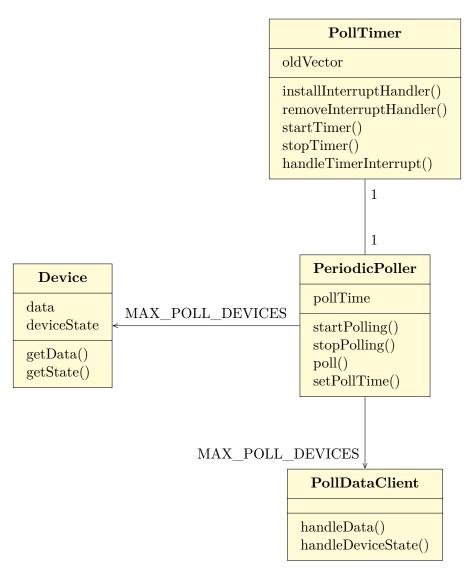
شكل ۶: دياگرام كلاس Interrupt

۷.۲ الگوی Polling

این الگو یک روش دیگر برای دریافت دادهها از سنسورها است و زمانی استفاده می شود که استفاده از الگوی Interrupt ممکن نیست یا این که دادههایی که می خواهیم ضبط کنیم آن قدر اضطراری نیستند و می توان برای دریافت آنها صبر کرد. عملکرد این الگو به این صورت است که با سرکشی کردن به صورت دورهای دادهها را دریافت می کنیم. حال این الگو در دو شکل بیان می شود: سرکشی دادهها به صورت دورهای و به صورت فرصتی. در نوع اول با استفاده از یک تایمر، در زمانهای مشخصی، برای دریافت دادههای جدید سرکشی می کنیم که ساختار کلاسی آن نیز در شکل ۷ نشان داده شده است. در نوع دوم زمانی عمل سرکشی را انجام می دهیم که برای سیستم ممکن باشد و قیدهای زمانی سیستم به ما این اجاره را بدهد. ساختار کلاسی این نوع نیز در شکل ۸ رسم شده است.

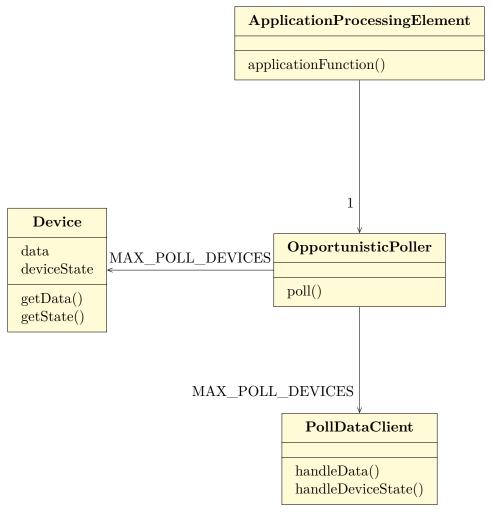
در این الگو کلاس Device همان سختافزار/حافظه/... هست که میخواهیم دادههایش را دریافت کنیم. کلاس Device با سرکشی از Device نیز کلاینتی است که میخواهد دادههای Device را دریافت کند. در ساختار شکل ۷، کلاس PeriodicPoller با سرکشی از Device صدا بزند. در دریافت می کند. این سرکشی زمانی انجام می شود که کلاس PollTimer تابع poll را از poll صدا بزند. و در هر startPolling تابع poll را صدا و میخورد، تابع poll را صدا زمانی که فرمان poll به بیاید، تایمر کار خود را شروع می کند و در هر Interruptی که تایمر میخورد، تابع poll را صدا زده می شود که میزند. با فراخوانی تابع poll زمانی صدا زده می شود که کلاس کلاس در فرایندهای خود لازم می بیند که لازم است دادههای کلاس در فرایندهای خود لازم می بیند که لازم است دادههای جدید از Device گرفته شود، این تابع صدا زده می شود.

الگوها در مهندسی نرم افزار صفحه ۹ از ۱۲



شکل ۷: دیاگرام کلاس Periodic Polling

الگوها در مهندسی نرم افزار



Opportunistic Polling شکل Λ : دیاگرام کلاس

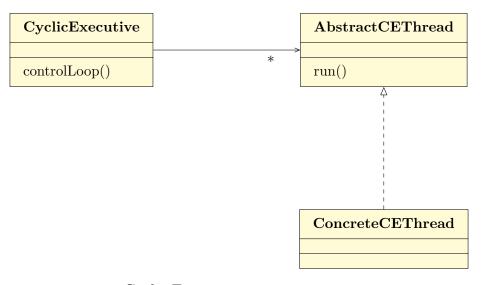
الگوها در مهندسی نرم افزار صفحه ۱۱ از ۱۲

۳ الگوهای طراحی برای همزمانی نهفته و مدیریت حافظه

در بسیاری از مواقع در سیستمهای نهفته لازم است که فعالیتهای متنوع به صورت همزمان انجام شوند. به همین دلیل Douglass در بسیاری از مواقع در سیستمهای نهفته لازم است که فعالیتهای متنوع به صورت همزمان انجام شوند. به همین دلیل Douglass یک دسته از الگوها به نام الگوهای برنامه ریزی را معرفی کردهاست.

۱.۳ الگوی Cyclic Executive

این الگو یکی از ساده ترین روشهای زمانبندی در سیستمها است. در این روش، هر تسک شانس مساوی برای اجرا شدن دارد و تمامی تسکها در یک حلقه بینهایت به صورت نوبتی جلو می روند. این الگو در دو موقعیت مشخص کاربرد دارد. موقعیت اول زمانی است که سیستم مورد بررسی یک سیستم نهفته بسیار کوچک است و می خواهیم بدون نیاز به الگوریتمهای پیچیده زمانبندی به یک ساختار شبههم زمان برسیم. موقعیت دوم زمانی است که سیستم مورد بررسی یک سیستم بسیار امن است و می خواهیم به طور قطع از انجام درست فرایند برنامه ریزی برای تسکها و تحقق ددلاینها مطمئن باشیم. ساختار کلاسی این الگو در شکل ۹ رسم شده است.



شكل ٩: دياگرام كلاس ٢٩: دياگرام

کلاس CyclicExecutive با داشتن یک حلقه تکرار همیشگی، تابع $^{\text{run}}$ را از هر یک از $^{\text{vun}}$ کلاس خلفه تکرار همیشگی دارد صدا می زند.

^۲در [۱]، یک کلاس دیگر نیز با نام CycleTimer وجود دارد. اما به دلیل کاربر کم، در اینجا درباره آن بحثی نمی کنیم.

لگوها در مهندسی نرم افزار صفحه ۱۲ از ۱۲

۲ مراج

Douglass, Bruce Powel. Design patterns for embedded systems in C: an embedded software [1] engineering toolkit. Elsevier, 2010.

- Zalewski, Janusz. "Real-time software architectures and design patterns: Fundamental concepts and their consequences." Annual Reviews in Control 25 (2001): 133-146.
- Gamma, Erich, et al. "Design patterns: Abstraction and reuse of object-oriented design." [7] ECOOP'93—Object-Oriented Programming: 7th European Conference Kaiserslautern, Germany, July 26–30, 1993 Proceedings 7. Springer Berlin Heidelberg, 1993.