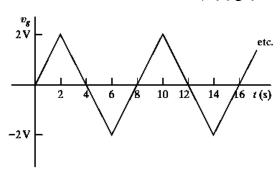
درس مدارهای الکتریکی و الکترونیکی

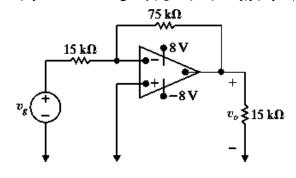
بخش اول) سوالات اختیاری ۱ بخش اول) سوالات اختیاری

(Hayt 8^{th} edition) سوالات 17 و 17 و 17 و 17 و 17 از فصل ششم کتاب هیت (۱

بخش دوم) سوالات اجباری۲

را رسم کنید. v_0 ولتاژ ورودی در مدار شکل زیر نشان داده شده است، نمودار v_0 بر حسب زمان را رسم کنید.



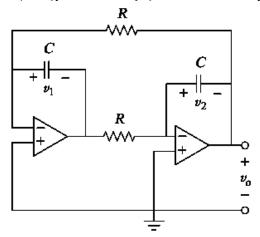


_

ا حل این سوالات برای دانشجویانی که تمرین نیاز به تمرین بیشتر دارند توصیه می شود. دقت کنید تحویل این قسمت از سوالات اجباری نیست و در صورت تحویل نمره ای نخواهد داشت.

این سوالات بخش اصلی تمرین است و تحویل آن اجباری است. $^{\mathsf{r}}$

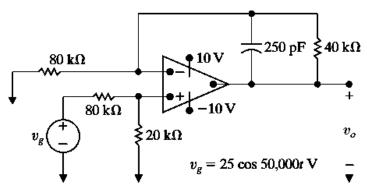
 $(C=1~\mu\mathrm{F}$ و $R=100~\mathrm{k}\Omega$) در مدار شکل زیر اگر $v_1(0^+)=0$ و $v_2(0^+)=0$ باشند، $v_2(0^+)=0$ و $v_1(0^+)=0$ و $v_2(0^+)=0$ در مدار شکل زیر اگر $v_2(0^+)=0$



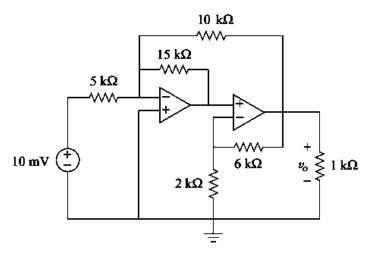
۴) آپ-امپ مدار شکل زیر ایدهآل است:

الف) $v_0(t)$ را در حالت دائمی بدست آورید.

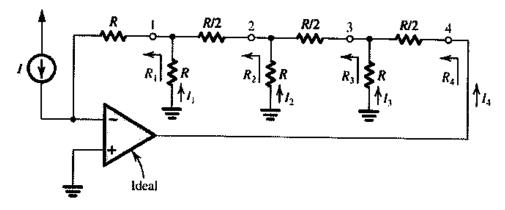
ب) دامنه v_{g} را تا چه مقداری می توان بالا برود قبل از اینکه اَپ–امپ اشباع شود.



۵) ولتاژ خروجی v_0 را در مدار شکل زیر بدست آورید.

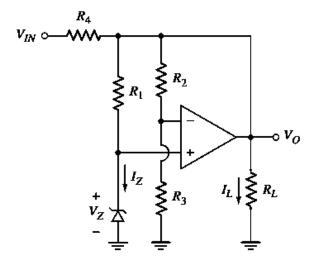


- ع) در مدار شکل زیر را در نظر بگیرید (اَپ-امپ ایدهاَل است):
- الف) مقاومت دیده شده از گرههای ۱ (R_1) ، ۲ (R_2) ، ۳ (R_3) و ۴ (R_4) را بدست آورید.
 - ب) جریانهای I_{1} ، I_{2} I_{3} و I_{4} را برحسب جریان ورودی بدست آورید.
 - ج) ولتاژهای V_1 ، V_2 ، V_3 و V_4 را برحسب جریان ورودی و V_3 بدست آورید.



بخش سوم) سوالات امتيازي $^{\text{T}}$

۷) در مدار شکل زیر ولتاژ شکست دیود V 5.6 است، مدار طوری طراحی شده است که به ازای ولتاژ ورودی I_z =2 mA مدار شکل زیر ولتاژ شکست دیود V است. مقدار مقاومتهای مدار را بدست آورید.



این سوالات امتیازی بوده و در صورت تحویل نمره اضافی به اَن تعلق می گیرد. $^{\mathsf{T}}$